

2017年4月11日

■R-Car V3M の主な仕様

ARM® Cortex®-A53 (800MHz) CPU×2

ロックステップ方式採用による ARM Cortex-R7 (800MHz) CPU×2

32ビットの DDR3L-1600 向けメモリ・コントローラ

画像認識エンジン (IMP-X5-V3M)

信号処理プロセッサ (ISP)

ローレーテンシ・ビデオ・エンコーダ

ビデオ出力 (4レーン 1チャンネル LVDS、1チャンネル デジタル)

ビデオ入力 (4レーン 1チャンネル MIPI-CSI2、2チャンネル デジタル)

CAN-FD interface 2チャンネル

Ethernet AVB interface 1チャンネル

FlexRay interface 2チャンネル

*ARM および Cortex は、ARM Limited(またはその子会社)の EU またはその他の国における登録商標です。その他、本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。