NewsRelease NewsRelease NewsRelease

「RL78/I1C」の主な仕様　　2016 年 8 月 25 日

グループ名		RL78/I1C			
端子数		64 ピン	80 ピン	80 ピン	100 ピン
品名		R5F10NLE/G	R5F10NME/G	R5F10NMJ	R5F10NPJ/G
コード・フラッシュ（バイト）		64K～128K	64K～128K	256K	128K～256K
データ・フラッシュ（バイト）		4K			
RAM（バイト）		6K～8K	6K～8K	16K	8K～16K
システム・クロック	外部	高速クロック 1MHz～20MHz、低速クロック 32.768KHz			
	オンチップ・オシレータ・クロック	高速 1.5MHz～24MHz、中速 1MHz～4MHz、低速 15KHz			
	PLL クロック	-		32MHz	
高速オンチップ・オシレータ・クロック周波数補正機能		あり			
24 ビットΔΣA/D コンバータ	入力チャネル数	4ch	3ch	3ch	4ch
	SNDR	～80dB （ゲイン×1）			
	サンプリング周波数	3.906kHz/1.953kHz			
	PGA	×1, ×2, ×4, ×8, ×16, (×32)			
	内部基準電圧(温度係数)	0.8V(10ppm/℃)			
	ゼロクロス検出	HW ゼロクロス検出			
8/10 ビット A/D コンバータ		4ch			6ch
32 ビット積和演算回路		あり			
LCD	セグメント/コモン信号組み合わせ	15/8, 19/4	30/8, 34/4	30/8, 34/4	38/8, 42/4
	駆動電圧生成方式	内部昇圧/容量分割/外部抵抗分割			
タイマ機能		16 ビット・タイマ・アレイ・ユニット：8ch, 12 ビット・インターバル・タイマ：1ch, 8 ビット・インターバル・タイマ：4ch			
独立電源 RTC		1ch			
シリアル I/F	CSI0/UART0/簡易 I2C0	1ch			
	CSI1/UART1/簡易 I2C1	1ch			
	UART2/IrDA	-	1ch		
	CSI3/UART3/簡易 I2C3	-			1ch
	マルチマスタ I2C	1ch			
データ・トランスファ・コントローラ		29 要因	31 要因		
イベント・リンク・コントローラ		イベント発生元 22 種類、イベント出力先選択 5 種類			
バッテリ・バックアップ機能	CPU	VDD/VBAT			
	24 ビットΔΣA/D コンバータ	VDD/VBAT			
	RTC	VRTC（独立電源）			
電圧検出（LVD）		内部 VDD、VDD 端子、VBAT 端子、VRTC 端子、外部端子			
AES HW		暗号利用モード GCM/ECB/CBC、暗号鍵長 128/192/256 ビット			
キー割り込み		5 端子	8 端子		
他周辺機能		ウォッチドッグ・タイマ、パワーオンリセット(POR)、安全機能			
電源電圧範囲		1.7V～5.5V			
動作温度		-40℃～85℃			

※本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。