

2016年10月13日

■「RX65N/RX651 グループ」の主な仕様

グループ名	RX65N		RX651	
ピン数	144、145ピン	100ピン	144、145ピン	100ピン
品名	R5F565NxyDFB R5F565NxyDLK	R5F565NxyDFP R5F565NxyDLJ	R5F5651xyDFB R5F5651xyDLK	R5F5651xyDFP R5F5651xyDLJ
フラッシュメモリ	512KB (x=4), 768KB (x=7), 1024KB (x=9)			
RAM	256KB			
電源電圧	2.7~3.6V			
動作周波数	最大 120MHz			
動作周囲温度	-40~+85°C (-40~105°Cは計画中)			
CPU コア	32bit RXv2 CPU			
浮動小数点演算器	単精度浮動小数点演算器(加算/減算/比較/乗算/除算他、命令対応)			
I/O ポート	入出力:111 入力:1	入出力:78 入力:1	入出力:111 入力:1	入出力:78 入力:1
転送機能	<ul style="list-style-type: none"> <li>● DMA コントローラ 8ch</li> <li>● データトランスファコントローラ</li> <li>● EXDMA コントローラ 2ch</li> </ul>			
タイマ機能	<ul style="list-style-type: none"> <li>● 16ビットタイマパルスユニット 6ch</li> <li>● マルチファンクションタイマパルスユニット 9ch</li> <li>● ポートアウトプットイネーブル</li> <li>● プログラマブルパルスジェネレータ</li> <li>● 8ビットタイマ 4ch</li> <li>● 16ビットコンペアマッチタイマ 4ch</li> <li>● 32ビットコンペアマッチタイマ 2ch</li> <li>● リアルタイムクロック</li> <li>● ウォッチドッグタイマ</li> <li>● 独立ウォッチドッグタイマ</li> </ul>			
通信機能	<ul style="list-style-type: none"> <li>● イーサネットコントローラ 1ch</li> <li>● イーサネットコントローラ用 DMA コントローラ 1ch</li> </ul>		-	
	● USB2.0 FS ホスト/ファンクションモジュール 1ch			
	● シリアルコミュニケーション インタフェース 11ch	● シリアルコミュニケーション インタフェース 9ch	● シリアルコミュニケーション インタフェース 11ch	● シリアルコミュニケーション インタフェース 9ch
	<ul style="list-style-type: none"> <li>● 16バイト FIFO 付きシリアルコミュニケーションインタフェース 2ch</li> <li>● I<sup>2</sup>C バスインタフェース 2ch</li> <li>● シリアルパライフェラルインタフェース 3ch</li> </ul>			

	<ul style="list-style-type: none"> <li>● CAN モジュール 2ch</li> <li>● クワッドシリアルペリフェラルインタフェース 1ch</li> <li>● SD ホストインタフェース 1ch (有: y=B or F、無: y=A or E)</li> <li>● SD スレーブインタフェース 1ch (有: y=B or F、無: y=A or E)</li> <li>● MMC ホストインタフェース 1ch</li> <li>● CMOS カメラインタフェース(パラレルデータキャプチャユニット) 1ch</li> </ul>			
アナログ	● 12ビット A/D コンバータ 8ch			
	● 12ビット A/D コンバータ 21ch	● 12ビット A/D コンバータ 14ch	● 12ビット A/D コンバータ 21ch	● 12ビット A/D コンバータ 14ch
	● 12ビット D/A コンバータ 2ch	● 12ビット D/A コンバータ 1ch	● 12ビット D/A コンバータ 2ch	● 12ビット D/A コンバータ 1ch
	● 温度センサ			
暗号 有 (y=E or F) 無 (y=A or B)	<ul style="list-style-type: none"> <li>● AES</li> <li>● TRNG</li> </ul>			
その他	<ul style="list-style-type: none"> <li>● CRC 演算回路</li> <li>● データ演算回路</li> <li>● クロック周波数精度測定回路</li> <li>● イベントリンクコントローラ</li> </ul>			
パッケージ	144pinLFQFP 0.5mm ピッチ 145pinTFLGA 0.5mm ピッチ	100pinLFQFP 0.5mm ピッチ 100pinTFLGA 0.65mm ピッチ	144pinLFQFP 0.5mm ピッチ 145pinTFLGA 0.5mm ピッチ	100pinLFQFP 0.5mm ピッチ 100pinTFLGA 0.65mm ピッチ

※本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。

以上