

IGBT

ウエハ品の不良領域とマッピングデータに関して

要旨

本資料では、弊社 IGBT の Sawn ウエハ含む、ウエハ製品の不良領域の MAP データの仕様に関して説明しています。

対象デバイス

IGBT のウエハ製品

目次

1. ウエハ品の不良領域とマッピングデータに関して.....	2
1.1 E-wafer map 提供フロー	2
1.2 e-wafer map format	2
1.2.1 e-wafer map format データ仕様.....	2
1.2.2 e-wafer map data 例	3
1.2.3 e-Wafer map data 座標図	4
改訂記録	5

1. ウエハ品の不良領域とマッピングデータに関して

ウエハ品の不良領域の情報は、e-wafer map と称す電子データで提供させて頂いております。

1.1 E-wafer map 提供フロー

以下に、製造工程から、e-wafer map データ提供までのフローを示します。

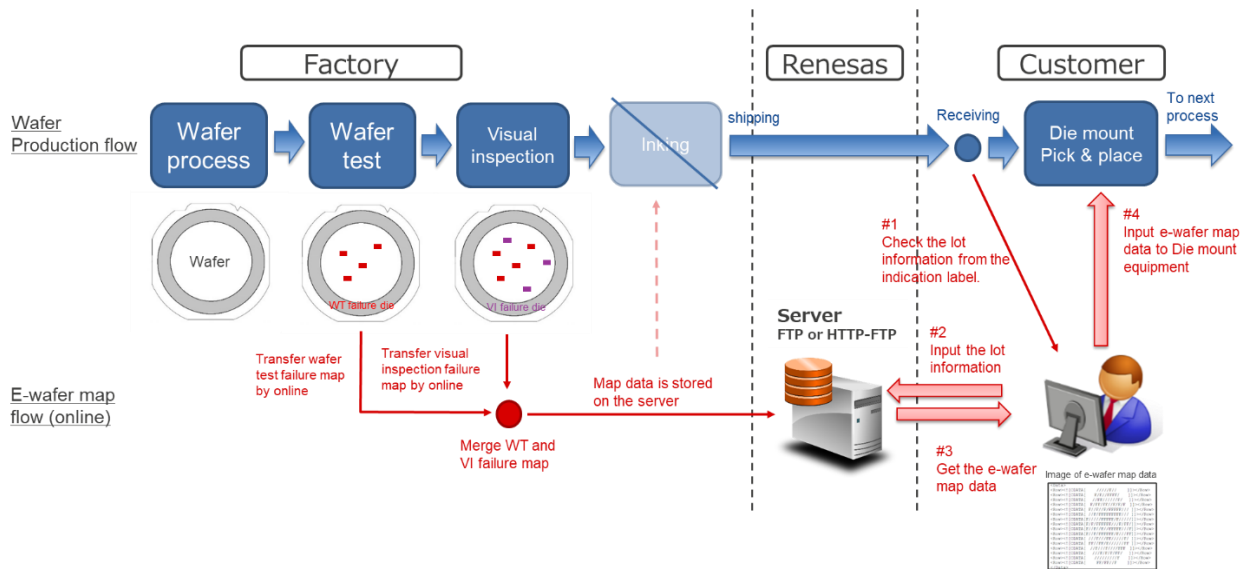


図 1 E-wafer map 提供フロー

1.2 e-wafer map format

以下に、e-wafer map format 仕様を示します。

1.2.1 e-wafer map format 仕様

表 1 e-wafer map format 仕様

items	Contents	Note.
File format	XML format	
Data format	SEMI standard compliant Version : SEMI G85-0303	See an example on the next page
File unit	One file for one wafer	E-map files is compressed for each lot and stored on the FTP server.
File name	(Wafer ID).xml →ex1. DQ6393 10.xml Lot No. space Wafer No. ex2. DQ6393@10.xml	The "wafer ID" in the file name matches the reading on the barcode label attached to the wafer.

1.2.2 e-wafer map data 例

以下に、e-wafer map の XML データ例を示します。

```

<?xml version="1.0" ?>
<Map
  xmlns="http://www.semi.org"
  WaferId="EQJ123_08" ← Wafer ID
  FormatRevision="SEMIG45-0301">
<Device
  ProductId="RBN220N75A5JWS-000"
  LotId="EQJ333" ← Lot No.
  SubstrateNumber="8" ← Wafer No.
  SlotNumber="8"
  Orientation="0"
  DeviceSizeX="8600" ← Chip size [um]
  DeviceSizeY="9000"
  Rows="30" ← Number of lines in the map area
  Columns="32" ← Number of columns in the map area
  BinType="ASCII"
  FrameId=""
  NullBin=""
  SupplierName="Renesas"
  MapType="Array"
  HeadingDeviceX="94" ← Origin coordinates in the map area
  HeadingDeviceY="73"
  DeviceRow="30"
  OriginLocation="2"
  WaferSize="300"
  CreateDate="2023102000000000"
  Status="PS">
<ReferenceDevice
  ReferenceDeviceX="100"
  ReferenceDeviceY="100"
/>
<Bin BinCode="1" BinQuality="Pass" BinDescription="Grade1" BinCount="724" /> ← Number of Pass
<Bin BinCode="0" BinQuality="Fail" BinDescription="" BinCount="38" /> ← Number of Fail
<Bin BinCode="." BinQuality="Null" BinDescription="Null" BinCount="198" />
<Data>
<Row><! [CDATA[.....11111111111.....]]></Row> ← Map data
<Row><! [CDATA[.....11111111111.....]]></Row>
<Row><! [CDATA[.....11111111111.....]]></Row>
<Row><! [CDATA[.....11111111111.....]]></Row>
<Row><! [CDATA[.....11111111111.....]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
<Row><! [CDATA[...11111111111111111111...]]></Row>
</Data>
</Device>
</Map>

```

Category:
 "1" means Pass.
 "0" means Fail.
 "." means blank.

図 2 e-wafer map data 例

1.2.3 e-Wafer map data 座標図

以下に 1.2.2 e-wafer map data 例に対する座標図を示します。

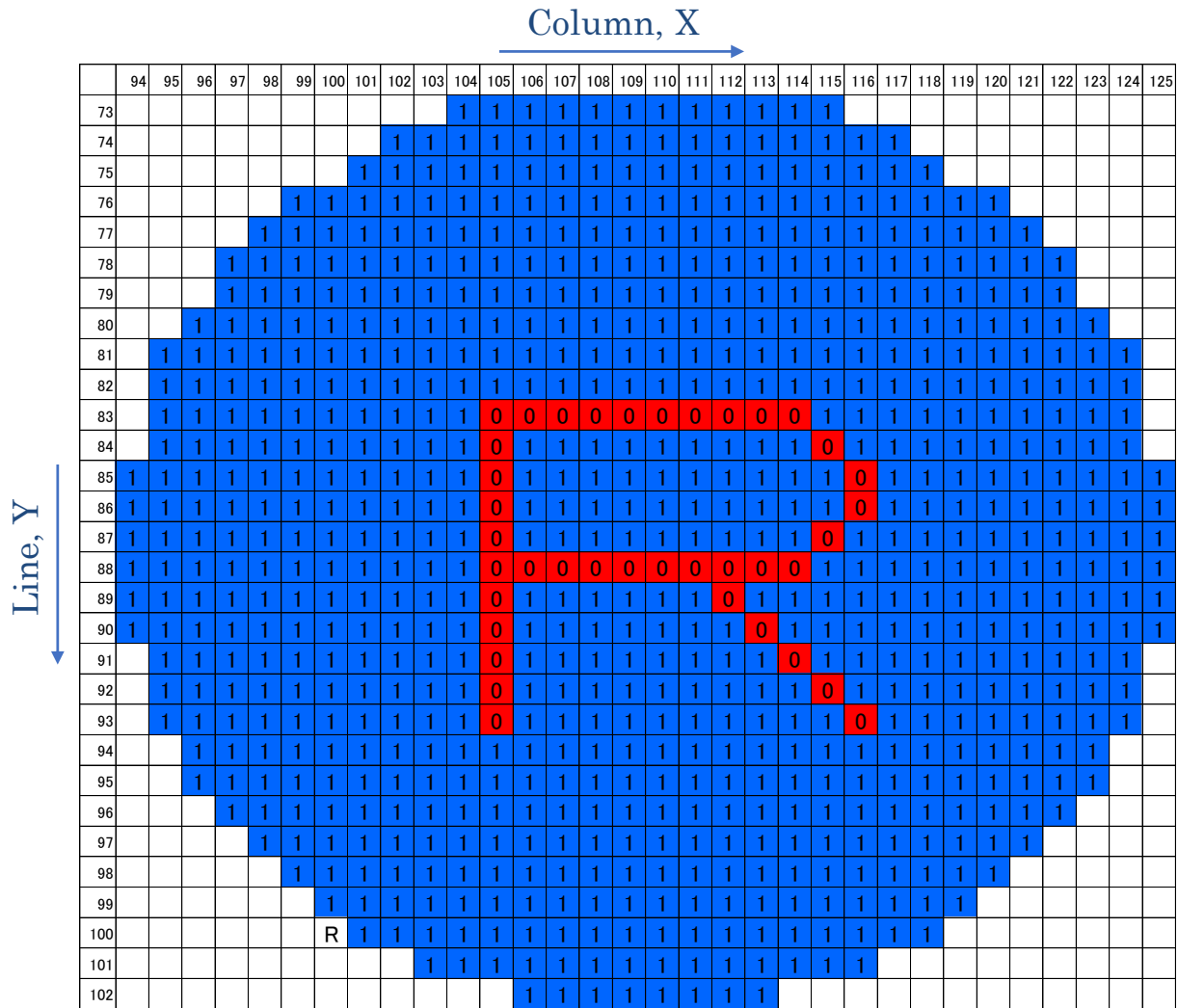


図 3 e-Wafer map data 座標図^{*1}

*1) この図は不良箇所を説明向けに図示したものであり、実製品の不良率/不良位置と関係はありません。

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.0	2024.7.1		初版発行

ご注意書き

- 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関連する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含まれます。以下同じです。）に関し、当社は、一切その責任を負いません。
 - 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
 - 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
 - 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
 - 当社製品を、全部または一部を問わず、改造、変更、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、変更、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
 - 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等
高品質水準： 輸送機器（自動車、電車、船舶等）、交通管制（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等
当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。
 - あらゆる半導体製品は、外部攻撃からの安全性を 100%保証されているわけではありません。当社ハードウェア/ソフトウェア製品にはセキュリティ対策が組み込まれているものもありますが、これによって、当社は、セキュリティ脆弱性または侵害（当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限られません。）から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為（「脆弱性問題」といいます。）によって影響を受けないことを保証しません。当社は、脆弱性問題に起因したまたはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア/ソフトウェア製品について、商品性および特定目的との合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
 - 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
 - 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
 - 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
 - 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
 - お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものとなります。
 - 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
 - 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。
- 注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。
- 注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1 2020.10)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。