

## 【注意事項】

R20TS0710JJ0100

Rev.1.00

2021.06.01 号

## フラッシュメモリプログラマ PG-FP6

(RA4M2、RA4M3、RA6M4、および RA6M5 グループ)

## 概要

フラッシュメモリプログラマ PG-FP6 の使用上の注意事項を連絡します。

1. RA4M2、RA4M3、RA6M4、および RA6M5 グループに関する注意事項

## 1. RA4M2、RA4M3、RA6M4、および RA6M5 グループに関する注意事項

## 1.1 該当製品

PG-FP6 用プログラミング GUI 「FP6 Terminal」 V1.05.00、V1.05.01、V1.05.02

## 1.2 該当デバイス

RA ファミリ RA4M2 グループ : R7FA4M2AB, R7FA4M2AC, R7FA4M2AD

RA ファミリ RA4M3 グループ : R7FA4M3AD, R7FA4M3AE, R7FA4M3AF

RA ファミリ RA6M4 グループ : R7FA6M4AD, R7FA6M4AE, R7FA6M4AF

RA ファミリ RA6M5 グループ : R7FA6M5AG, R7FA6M5AH, R7FA6M5BF, R7FA6M5BG, R7FA6M5BH

## 1.3 内容

コマンド実行時、PG-FP6 の IO 端子で該当デバイスの MD 端子を Low 制御できず、下記エラーが発生し使用できません。

V1.05.00、V1.05.01 使用時

- PG-FP6 用プログラミング GUI のコンソールウィンドウ  
ERROR(E012): Connection or Synchronisation failed.
- PG-FP6 本体のメッセージディスプレイ  
ERROR: 012 Synchron. failed

V1.05.02 使用時

- PG-FP6 用プログラミング GUI のコンソールウィンドウ  
ERROR(E004): The device is not responding.
- PG-FP6 本体のメッセージディスプレイ  
ERROR: 004 No response

## 1.4 回避策

ターゲットシステム上で MD 端子を Low 制御してください。回路例の詳細は、以下の URL で PG-FP6 フラッシュメモリプログラマ V1.05 ユーザーズマニュアル 資料番号 R20UT4469JJ0500 の「11.19 RA (UART 通信方式)」をご確認ください。

<https://www.renesas.com/search/keyword-search.html#genre=document&q=r20ut4469>

## 1.5 恒久対策

PG-FP6 用プログラミング GUI 「FP6 Terminal」 V1.05.03 で改修します。（2021 年 7 月公開予定）

以上

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	Jun.01.21	-	新規発行

本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。

ニュース本文中の URL を予告なしに変更または中止することがありますので、あらかじめご承知ください。

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

[www.renesas.com](http://www.renesas.com)

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

[www.renesas.com/contact/](http://www.renesas.com/contact/)

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。