

RL78/G23

SMS 電源監視

要旨

本アプリケーションノートでは、SNOOZE モード・シーケンサを使った電源監視システムを構築する方法を説明します。電源監視に必要な電源電圧の測定および測定結果を判定する処理を、CPU から SNOOZE モード・シーケンサへ置き換えることで、より低消費電力で電源監視することが可能です。

動作確認デバイス

RL78/G23

本アプリケーションノートを他のマイコンへ適用する場合、そのマイコンの使用に合わせて変更し、十分評価してください。

目次

1. 仕様	4
2. 動作確認条件	6
3. 関連アプリケーションノート	7
4. ハードウェア説明	8
4.1 ハードウェア構成例	8
4.2 使用端子一覧	8
5. ソフトウェア説明	9
5.1 動作概要	9
5.2 フォルダ構成	10
5.3 オプション・バイトの設定一覧	11
5.4 定数一覧	11
5.5 変数一覧	12
5.6 関数一覧	12
5.7 関数仕様	12
5.8 フローチャート	14
5.8.1 メイン処理	14
5.8.2 INTP0 割り込み処理	15
5.8.3 ウェイト処理	16
5.8.4 TAU0 チャンネル7 割り込み処理	16
5.9 SNOOZE モード・シーケンサの設定	17
6. 応用例	22
6.1 r01an5605_sms_power_monitoring.scfg	22
6.1.1 クロック	24
6.1.2 システム	24
6.1.3 r_bsp	24
6.1.4 Config_LVD0	24
6.1.5 Config_INTC	24
6.1.6 Config_IT000_ITL001	24
6.1.7 Config_TAU0_7	24
6.1.8 Config_ADC	25
6.1.9 Config_SMS	25
6.1.10 Config_PORT	25
6.2 r01an5605_sms_power_monitoring.sms	26
6.2.1 Start	26
6.2.2 2byte 転送	27
6.2.3 A/D チャンネル指定	27
6.2.4 A/D 動作開始	27
6.2.5 A/D 電圧取得	28
6.2.6 更新	28
6.2.7 A/D 動作終了	29

6.2.8 A/D チャンネル指定	29
6.2.9 比較	29
6.2.10 Finish	30
6.2.11 変数の設定	31
7. サンプルコード	32
8. 参考ドキュメント	32
改訂記録	33

1. 仕様

本アプリケーションノートでは、STOP モード中に SNOOZE モード・シーケンサ (SMS) の処理で電源電圧の測定および測定結果を判定し、電源電圧が低下した場合に CPU を起動する方法を示します。

電源電圧は、A/D コンバータ (ADC) を使用して測定します。SMS には A/D 変換および変換結果を判定する処理をあらかじめ設定しておきます。電源電圧を測定する間隔はインターバル・タイマ (TML32) を用いて設定し、SMS は TML32 の割り込み (INTITL) をトリガに起動します。SMS の起動により、A/D 変換および変換結果を判定する処理を順次実行し、電源電圧が低下していた場合は SMS から割り込み要求信号 (INTSMSE) を出して CPU を起動させます。

図 1-1 にシステム構成を、図 1-2 にシステム全体のフローチャートを示します。

図 1-1 システム構成

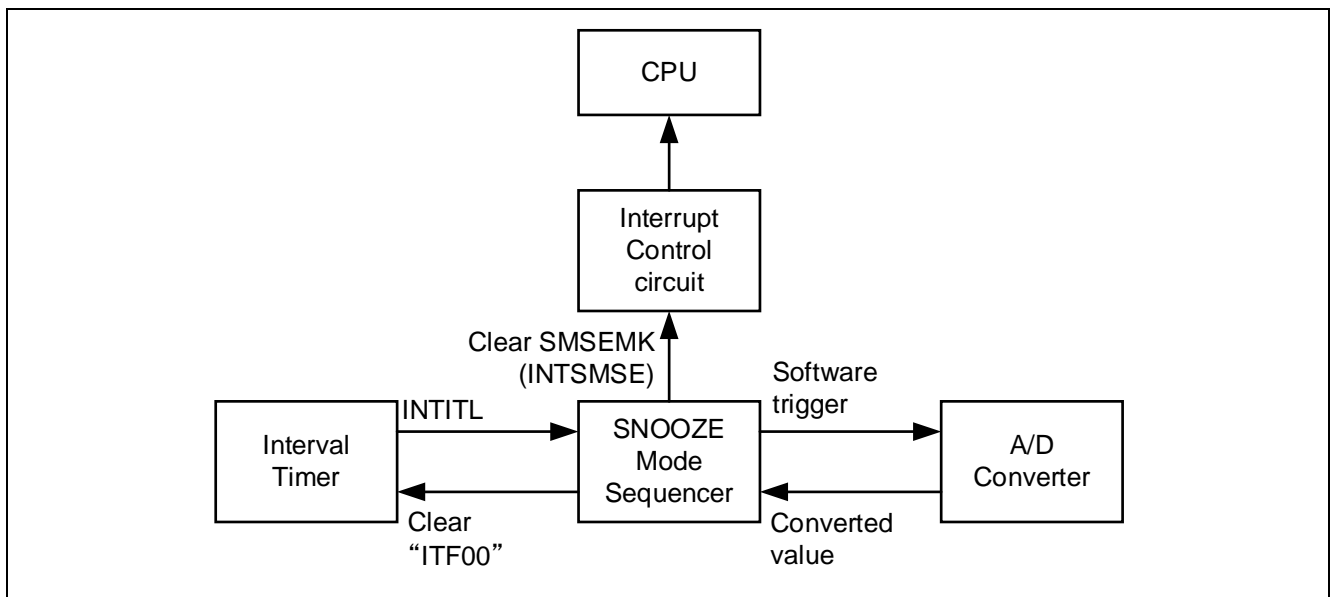
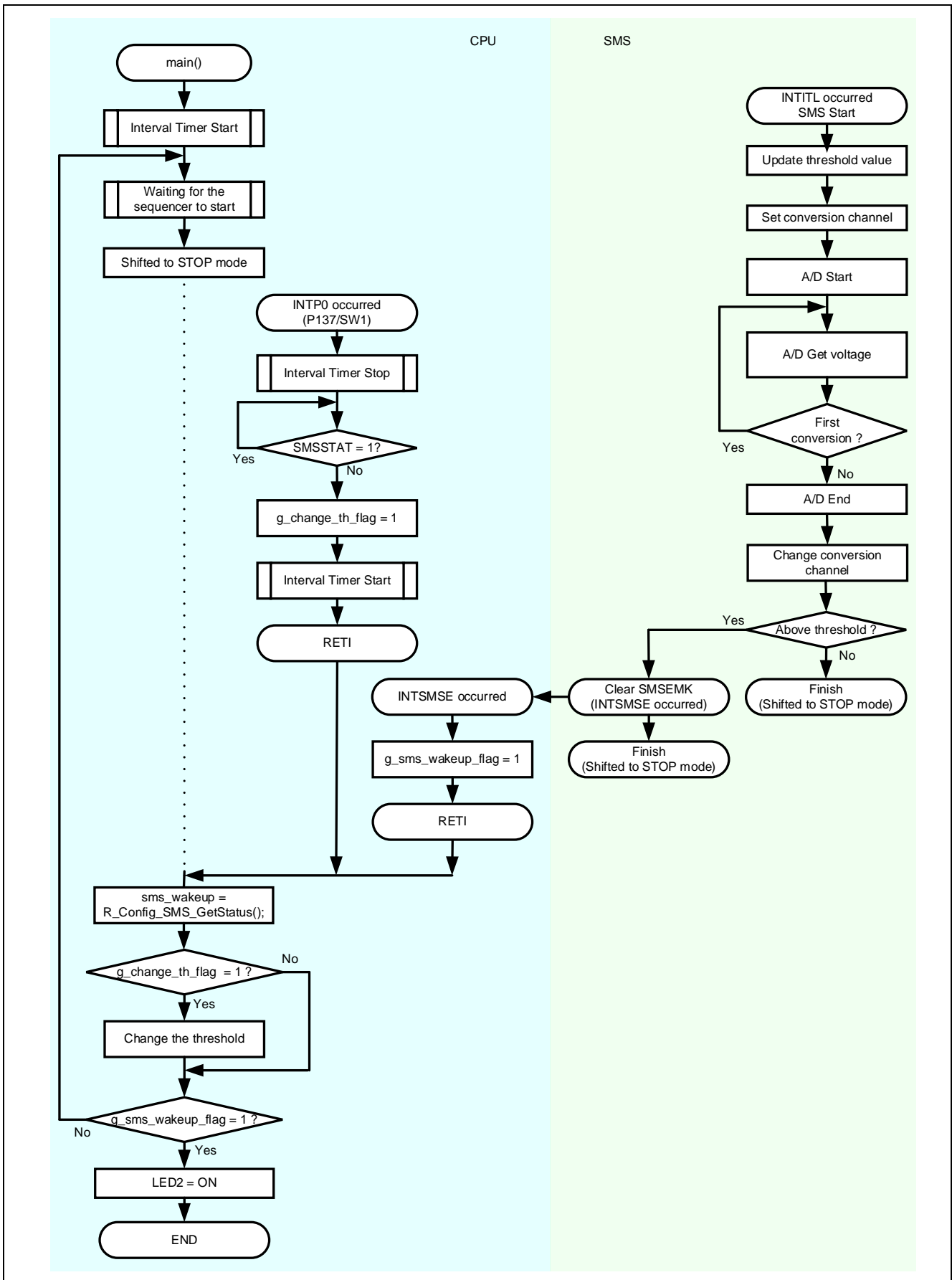


図 1-2 全体フローチャート



2. 動作確認条件

本アプリケーションノートのサンプルコードは、下記の条件で動作を確認しています。

表 2-1 動作確認条件

項目	内容
使用マイコン	RL78/G23 (R7F100GLG)
動作周波数	<ul style="list-style-type: none"> 高速オンチップ・オシレータ・クロック : 32MHz CPU/周辺ハードウェア・クロック : 32MHz
動作電圧	<ul style="list-style-type: none"> 3.3V LVD0 動作 (V_{LVD0}) : リセット・モード 立ち上がり時 TYP. 1.875V 立ち下がり時 TYP. 1.835V
統合開発環境 (CS+)	ルネサスエレクトロニクス製 CS+ for CC V8.10.00
C コンパイラ (CS+)	ルネサスエレクトロニクス製 CC-RL V1.12.0
統合開発環境 (e ² studio)	ルネサスエレクトロニクス製 e ² studio 2021-04 (21.4.0)
C コンパイラ (e ² studio)	ルネサスエレクトロニクス製 CC-RL V1.12.0
統合開発環境 (IAR)	IAR システム製
C コンパイラ (IAR)	IAR Embedded Workbench for Renesas RL78 V4.21.1
スマート・コンフィグレータ	V.1.7.0
ボードサポートパッケージ (r_bsp)	V.1.10
エミュレータ	CS+、e ² studio : COM ポート IAR : E2 エミュレータ Lite
使用ボード	RL78/G23 Fast Prototyping Board (RTK7RLG230CLG000BJ)

3. 関連アプリケーションノート

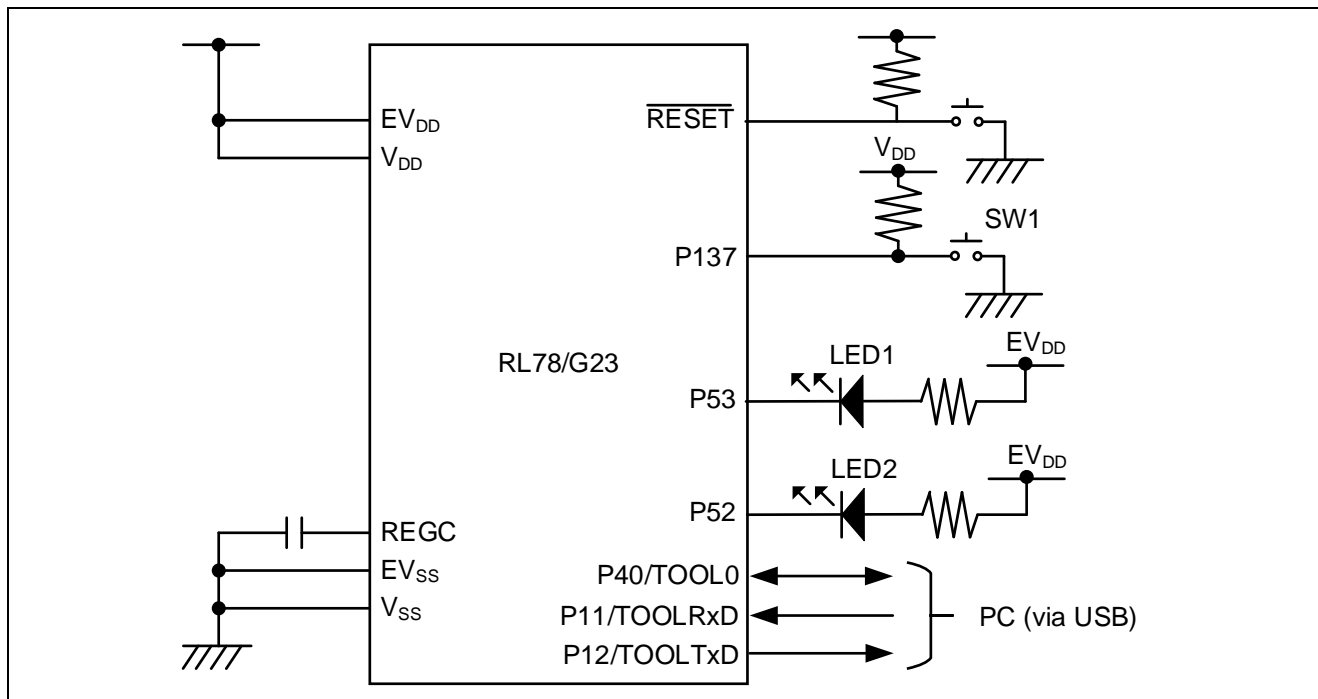
本アプリケーションノートに関連するアプリケーションノートを以下に示します。
併せて参照してください。

4. ハードウェア説明

4.1 ハードウェア構成例

図 4-1 に本アプリケーションで使用するハードウェア構成例を示します。

図 4-1 ハードウェア構成例



注意1. この回路イメージは接続の概要を示す為に簡略化しています。実際に回路を作成される場合は、端子処理などを適切に行い、電気的特性を満たすように設計してください（入力専用ポートは個別に抵抗を介して V_{DD} 又は V_{SS} に接続して下さい）。

注意2. EV_{SS} で始まる名前の端子がある場合には V_{SS} に、 EV_{DD} で始まる名前の端子がある場合には V_{DD} にそれぞれ接続してください。

注意3. V_{DD} は $LVD0$ にて設定したリセット解除電圧 (V_{LVD0}) 以上にしてください。

4.2 使用端子一覧

表 4-1 に使用端子と機能を示します。

表 4-1 使用端子と機能

端子名	入出力	内容
P53	出力	LED1 点灯 (Low Active)
P52	出力	LED2 点灯 (Low Active)
P137	入力	SW1 (Low Active)

注意 本アプリケーションノートは、使用端子のみを端子処理しています。実際に回路を作成される場合は、実際に回路を作成される場合は、端子処理などを適切に行い、電気的特性を満たすように設計してください。

5. ソフトウェア説明

5.1 動作概要

本サンプルコードでは、32ビット・インターバル・タイマ（TML32）の割り込み要求（INTITL）によってSTOPモードからSNOOZEモードに移行し、A/D変換および変換結果の判定をSNOOZEモード・シーケンサ（SMS）で処理します。

A/D変換は、基準電圧に電源電圧（V_{DD}）を設定し、アナログ入力チャンネルに内部基準電圧を設定して測定します。内部基準電圧は電源電圧に依存せず一定（TYP. 1.48V）です。よって、電源電圧が低下していくと、A/D変換結果はより大きい値になっていきます。SMSはA/D変換結果を閾値と比較し、閾値を超えた場合は割り込み要求信号（INTSMSE）を出力してCPUを起動させます。

SMSが処理を完了する度にLED1がON/OFFします。また、SW1を押下される毎に、閾値が1.7Vから2.0V、2.5V、3.0V、3.5V、4.0V、4.5V、5.0Vに変更されます。閾値を超えた場合は、LED2が点灯します。

注意 本アプリケーションノートで示すハードウェア構成のようにRL78/G23とLEDを同一電源で使用する場合、LEDの順方向電圧の規格を満たせず、LEDが点灯しない場合があります。

本サンプルコードで行う処理の概要を以下に示します。

- (1) TML32のカウンタ開始
- (2) STOPモードへ移行
- (3) TML32のコンペア一致でSNOOZEモードへ移行
- (4) A/D変換を実行
- (5) 変換結果が閾値を超えていない場合は(6)へ、超えた場合は(8)へ
- (6) LED1のON/OFF切り替え^注
- (7) (2)へ戻る
- (8) LED1を消灯しCPUを起動
- (9) SNOOZEモードから通常動作へ移行
- (10) LED2を点灯

注 消灯しているときは点灯し、点灯しているときは消灯します。

(4)～(8)はSMSで処理を行います。

<閾値変更処理>

- (1) SW1押下でINTP0割り込みの発生
- (2) 閾値の変更処理
- (3) STOPモードへ移行

5.2 フォルダ構成

表 5-1 にサンプルコードの使用しているソースファイル／ヘッダファイルの構成を示します。なお、統合開発環境で自動生成されるファイル、bsp 環境のファイルは除きます。

表 5-1 フォルダ構成

フォルダ、ファイル名	説明	スマート・コンフィグレータを使用
¥r01an5605_sms_power_monitoring<DIR>	サンプルコードのフォルダ	
¥src<DIR>	プログラム格納用フォルダ	
main.c	サンプルコードソースファイル	
¥smc_gen<DIR> ^{注4}	スマート・コンフィグレータ生成フォルダ	√
¥Config_ADC<DIR>	ADC 用プログラム格納フォルダ	√
Config_ADC.c	ADC 用ソースプログラム	√
Config_ADC.h	ADC 用ヘッダファイル	√
Config_ADC_user.c	ADC 用割り込みソースファイル	√ ^{注1}
¥Config_INTC<DIR>	割り込み用プログラム格納フォルダ	√
Config_INTC.c	INTP0 (SW1) 用ソースファイル	√
Config_INTC.h	INTP0 用ヘッダファイル	√
Config_INTC_user.c	INTP0 用割り込みソースファイル	√ ^{注2}
¥Config_ITL000_ITL001<DIR>	TML32 用プログラム格納フォルダ	√
Config_ITL000_ITL001.c	TML32 用ソースファイル	√
Config_ITL000_ITL001.h	TML32 用ヘッダファイル	√
Config_ITL000_ITL001_user.c	TML32 用割り込みソースファイル	√ ^{注1}
¥Config_PORT<DIR>	PORT 用プログラム格納フォルダ	√
Config_PORT.c	PORT 用ソースファイル	√
Config_PORT.h	PORT 用ヘッダファイル	√
Config_PORT_user.c	PORT 用割り込みソースファイル	√ ^{注1}
¥Config_SMS<DIR>	SMS 用プログラム格納フォルダ	√
Config_SMS.c	SMS 用ソースプログラム	√
Config_SMS.h	SMS 用ヘッダファイル	√
Config_SMS_ASM.smsasm	SMS 用 ASM ソースファイル	√ ^{注3}
Config_SMS_user.c	SMS 用割り込みソースファイル	√
¥Config_TAU0_7<DIR>	TAU 用プログラム格納フォルダ	√
Config_TAU0_7.c	TAU 用ソースファイル	√
Config_TAU0_7.h	TAU 用ヘッダファイル	√
Config_TAU0_7_user.c	TAU 用割り込みソースファイル	√ ^{注2}
¥general<DIR>	初期化、共通プログラム格納フォルダ	√
¥r_bsp<DIR>	BSP プログラム格納フォルダ	√
¥r_config<DIR>	BSP_CFG プログラム格納フォルダ	√

補足 "＜DIR＞" は、ディレクトリを意味します。

注 1. 本サンプルコードでは使用しません。

注 2. スマート・コンフィグレータで生成したファイルに割り込み処理ルーチンを追加しています。

注 3. スマート・コンフィグレータで生成したファイルに LED1 の ON/OFF 処理を追加しています。

注 4. IAR 版のサンプルコードは構成が異なります。詳細は IAR 版のサンプルコードを確認してください。

また、r01an5605_sms_power_monitoring.ipcf を格納しています。詳細は、「RL78 スマート・コンフィグレータ ユーザーガイド：IAR 編 (R20AN0581)」を確認してください。

5.3 オプション・バイトの設定一覧

表 5-2 にオプション・バイト設定を示します。

表 5-2 オプション・バイト設定

アドレス	設定値	内容
000C0H/040C0H	1110 1111B (EFH)	ウォッチドッグ・タイマ動作停止 (リセット解除後、カウント停止)
000C1H/040C1H	1111 1110B (FEH)	LVD0 リセット・モード 検出電圧：立ち上がり 1.875V／立下り 1.835V
000C2H/040C2H	1110 1000B (E8H)	フラッシュ動作モード：高速メインモード 高速オンチップ・オシレータの周波数：32MHz
000C3H/040C3H	1000 0101B (85H)	オンチップ・デバッグ動作許可

5.4 定数一覧

表 5-3 にサンプルコードで使用する定数を示します。

表 5-3 サンプルコードで使用する定数

定数名	設定値	内容	ファイル
LED2	P5_bit.no2	P52	main.c
LED_ON	0	LED を ON するための設定値	main.c
THRESHOLD_PATTE RN	8	AD 変換結果閾値の切り替え数	main.c
CHATTA_WAIT	100	チャタリング防止時間 (100ms)	Config_INTC_user.c
g_adcr_th[]	0DEDH	A/D 変換結果閾値 (V _{DD} =1.7V) 注	main.c
	0BD6H	A/D 変換結果閾値 (V _{DD} =2.0V) 注	
	0978H	A/D 変換結果閾値 (V _{DD} =2.5V) 注	
	07E4H	A/D 変換結果閾値 (V _{DD} =3.0V) 注	
	06C3H	A/D 変換結果閾値 (V _{DD} =3.5V) 注	
	05EBH	A/D 変換結果閾値 (V _{DD} =4.0V) 注	
	0542H	A/D 変換結果閾値 (V _{DD} =4.5V) 注	
	04BCH	A/D 変換結果閾値 (V _{DD} =5.0V) 注	

注 A/D 変換結果閾値は、基準電圧を V_{DD}、アナログ入力チャネルを内部基準電圧 (TYP. 1.48V) に設定して、基準となる V_{DD} の電圧が 1.7~5.0V で変動したときの A/D 変換結果の理論値を設定します。電源電圧がここで設定した閾値以下になると、スタンバイ・モードから CPU が起動します。

5.5 変数一覧

表 5-4 にサンプルコードで使用するグローバル変数を示します。

表 5-4 サンプルコードで使用するグローバル変数

型	変数名	内容	使用関数
volatile uint16_t	g_ms_timer	ウェイト処理のカウント値	r_ms_delay, r_Config_TAU0_7_interrupt
uint8_t	g_change_th_flag	SW1 押下フラグ	main.c Config_INTC_user.c

5.6 関数一覧

表 5-5 にサンプルコードで使用する関数を示します。ただし、スマート・コンフィグレータで生成された関数の内、変更を行っていないものは除きます。

表 5-5 関数一覧

関数名	概要	ソースファイル
main	メイン処理	main.c
r_Config_INTC_intp0_interrupt	INTP0 割り込み処理	Config_INTC_user.c
r_ms_delay	チャタリング防止用ウェイト処理	Config_TAU0_7_user.c
r_Config_TAU0_7_interrupt	TAU0 チャンネル 7 割り込み処理 (チャタリング防止用)	Config_TAU0_7_user.c

5.7 関数仕様

サンプルコードの関数仕様を示します。

[関数名] main

概要	メイン処理
ヘッダ	r_smc_entry.h
宣言	void main (void);
説明	スタンバイ・モードから CPU を起動する閾値を設定します。その後、TML32 の動作を開始して STOP モードへ移行します。 スタンバイ・モードから復帰した際、SW1 押下フラグがセットされていない場合は、CPU 起動要求フラグの確認へ移行します。また、SW1 押下フラグがセットされている場合は、CPU を起動する閾値を変更し、CPU 起動要求フラグの確認へ移行します。CPU 起動要求フラグ ^注 がセットされていない場合は再度 STOP モードへ移行、CPU 起動要求フラグがセットされている場合は LED2 を点灯します。閾値は初期値の 1.7V から 2.0V、2.5V、3.0V、3.5V、4.0V、4.5V、5.0V で変更します。
引数	なし
リターン値	なし
備考	なし

注 スマート・コンフィグレータで生成される変数フラグです。

[関数名] r_Config_INTC_intp0_interrupt

概要	INTP0 割り込み処理
ヘッダ	r_cg_macrodriver.h, r_cg_userdefine.h, Config_INTC.h, Config_TAU0_7.h, Config_ITL000_ITL001.h, Config_SMS.h
宣言	#pragma interrupt r_Config_INTC_intp0_interrupt (vect=INTP0)
説明	SW1 押下により発生する INTP0 による割り込み処理です。 SW1 押下のチャタリング対策としてウェイト処理を実行します。
引数	なし
リターン値	なし
備考	なし

[関数名] r_ms_delay

概要	ウェイト処理
ヘッダ	r_cg_macrodriver.h, r_cg_userdefine.h, Config_TAU0_7.h
宣言	void r_ms_delay (uint16_t msec);
説明	引数 msec で指定した時間 (ms) ウェイトします。 TAU0 チャンネル 7 を使ってカウントします。g_ms_timer が CHATTA_WAIT 未満の場合はポーリングし、CHATTA_WAIT 以上の場合はウェイト処理を完了します。
引数	msec
リターン値	なし
備考	なし

[関数名] r_Config_TAU0_7_interrupt

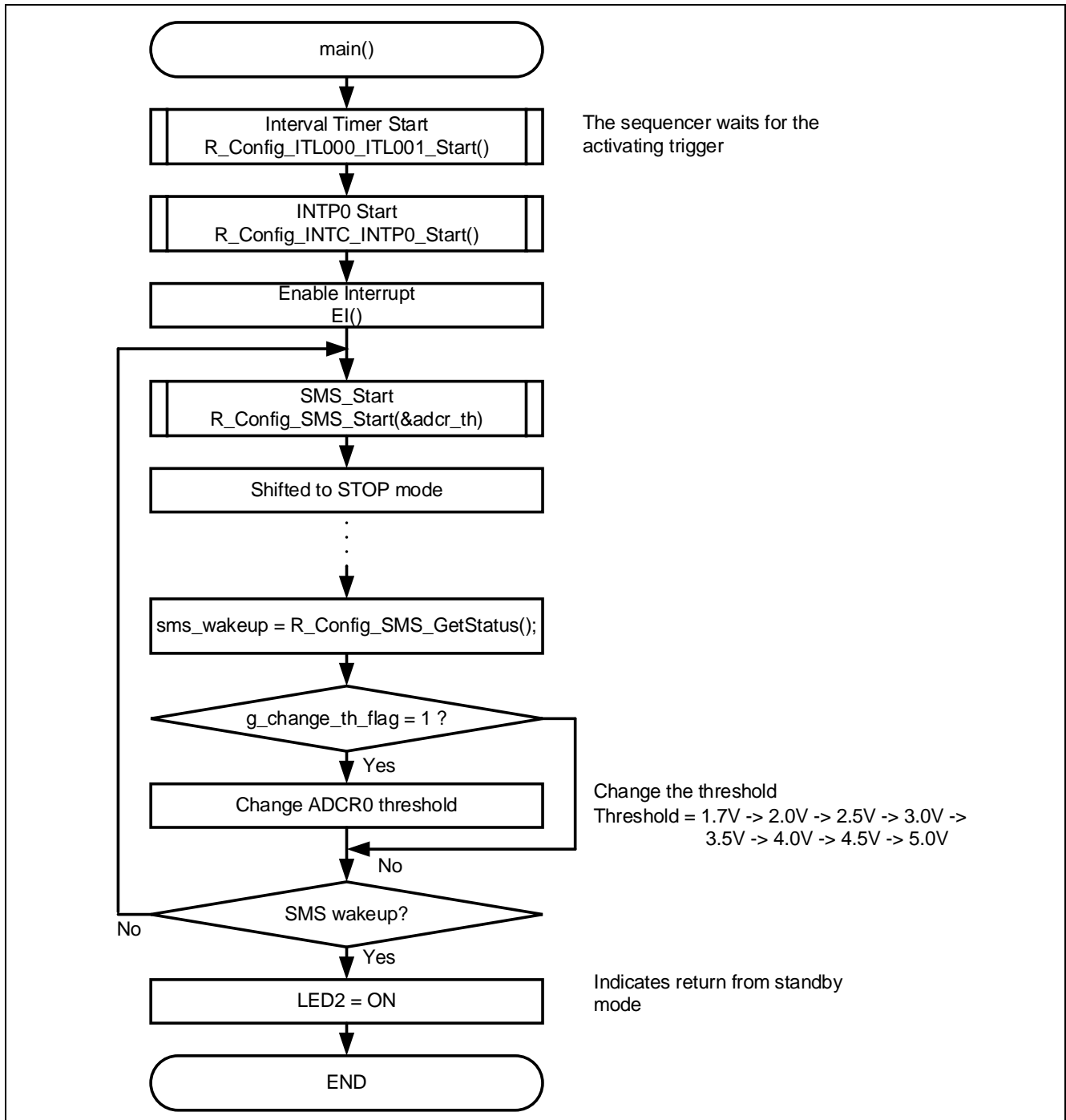
概要	TAU0 チャンネル 7 割り込み処理
ヘッダ	r_cg_macrodriver.h, r_cg_userdefine.h, Config_TAU0_7.h
宣言	#pragma interrupt r_Config_TAU0_7_interrupt (vect=INTTM07)
説明	TAU0 チャンネル 7 の INTTM07 による割り込み処理です。 g_ms_timer をカウントアップします。
引数	なし
リターン値	なし
備考	なし

5.8 フローチャート

5.8.1 メイン処理

図 5-1 にメイン処理のフローチャートを示します。

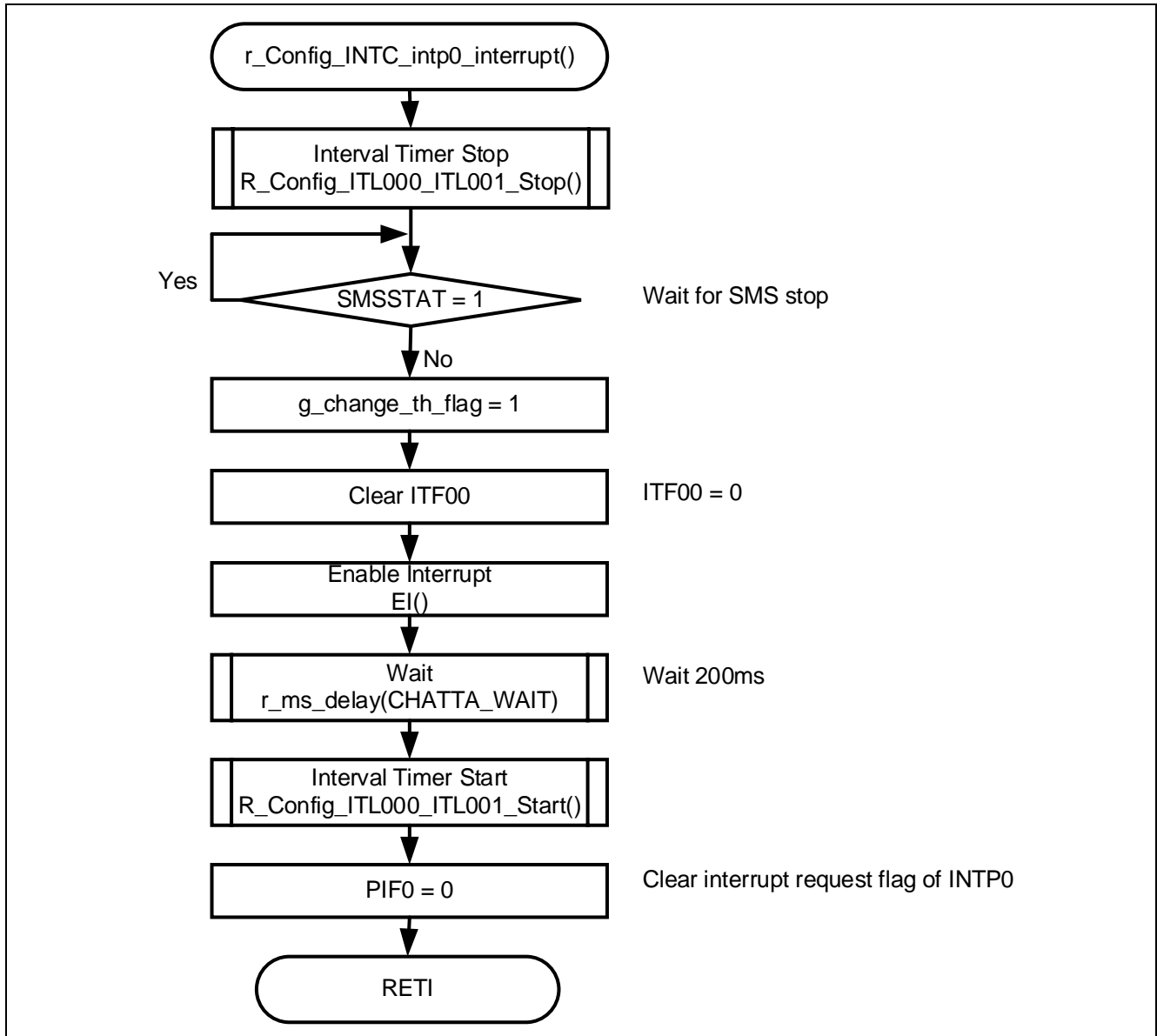
図 5-1 メイン処理



5.8.2 INTP0 割り込み処理

図 5-2 に INTP0 割り込み処理のフローチャートを示します。

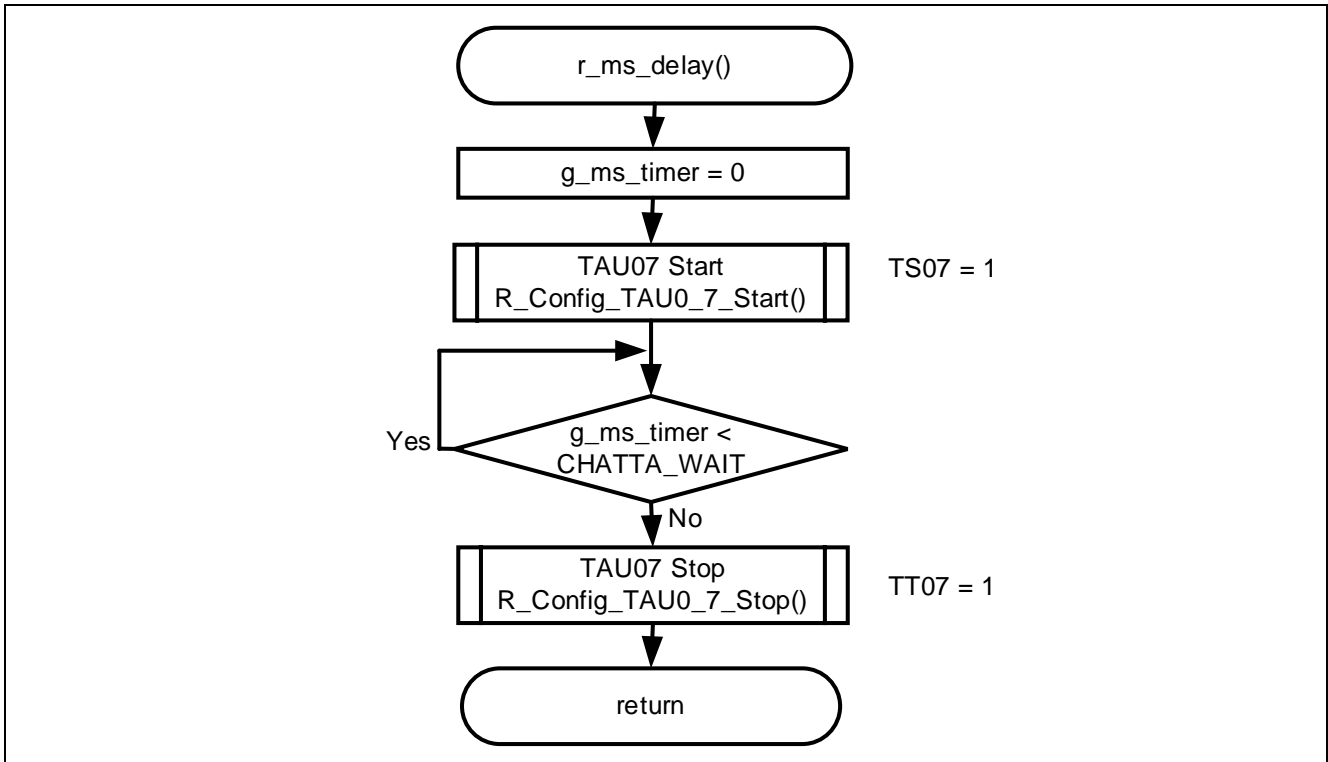
図 5-2 INTP0 割り込み処理



5.8.3 ウェイト処理

図 5-3 にウェイト処理のフローチャートを示します。

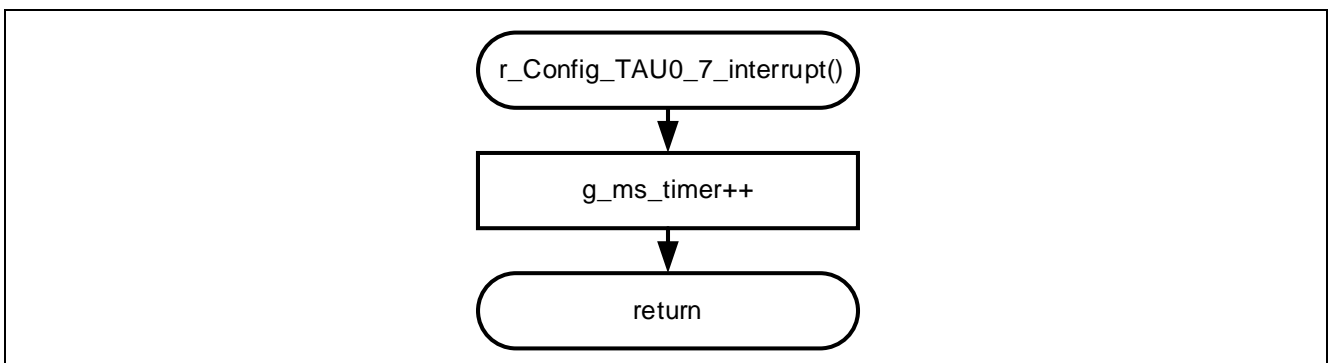
図 5-3 ウェイト処理



5.8.4 TAU0 チャンネル 7 割り込み処理

図 5-4 に TAU0 チャンネル 7 割り込み処理のフローチャートを示します。

図 5-4 TAU0 チャンネル 7 割り込み処理



5.9 SNOOZE モード・シーケンサの設定

起動トリガに設定したイベントが発生すると SMS はシーケンサ・インストラクション・レジスタ (SMSIO-31) に格納された処理コマンドを順次実行します。処理コマンドの実行では、シーケンサ汎用レジスタ (SMSG0-15) をソース・アドレスやディスティネーション・アドレス、演算データなどの格納に使用します。

SMSIO-31 と SMSG0-15 は、SMS 用プログラム (.SMSASM ファイル) をアセンブリ言語で記述することで設定します。SMS 用プログラムは、スマート・コンフィグレータの SNOOZE Mode Sequencer コンポーネントを使い処理ブロックを組み合わせることで作成することも可能です。作成した SMS 用プログラムは SMS 用アセンブラで C 言語ファイルへ変換されプログラムに組み込まれます。

サンプルコードで実行する SMS 処理の仕様を以下に示します。

概要	SMS 処理
説明	TML32 割り込みにより SMS が起動し、ADC の設定および A/D 変換を実行します。A/D チャンネルに内部基準電圧を選択した場合、1 回目の変換結果は使用できないため A/D 変換を 2 回実行します。A/D 変換後は ADC を停止し、A/D チャンネルは初期値に戻します。変換結果が ADCR 閾値 ^注 以上であれば CPU を起動し、ADCR 閾値より小さければ SMS 処理を終了し再度 STOP モードへ移行します。
引数 ^{注1}	addr_adcr_th
リターン値	なし
備考	サンプルコードでは、SMS 処理が完了する度に LED1 の ON/OFF を切り替える処理を追加しています。LED1 の ON/OFF 切り替え処理は、Config_SMS_ASM.smsasm ファイルにおいて.DEFINE 命令で"USE_LED"を定義している場合に有効です。LED1 を使用しない場合は、".DEFINE USE_LED"をコメントアウトしてください。

注 1 R_Config_SMS_Start 関数設定で指定する引数です。詳細は、6.2.1、6.2.12 を参照してください。

注 サンプルコードでは以下の値に ADCR 閾値を設定しています。

初期設定値	0DEDH (V _{DD} =1.7V)
SW1 押下 1 回目	0BD6H (V _{DD} =2.0V)
SW1 押下 2 回目	0978H (V _{DD} =2.5V)
SW1 押下 3 回目	07E4H (V _{DD} =3.0V)
SW1 押下 4 回目	06C3H (V _{DD} =3.5V)
SW1 押下 5 回目	05EBH (V _{DD} =4.0V)
SW1 押下 6 回目	0542H (V _{DD} =4.5V)
SW1 押下 7 回目	04BCH (V _{DD} =5.0V)

図 5-5 に SMS 処理のフローチャートを示します。

表 5-6～表 5-8 に SNOOZE モード・シーケンサを制御するレジスタの設定値を示します。

図 5-5 SMS 処理

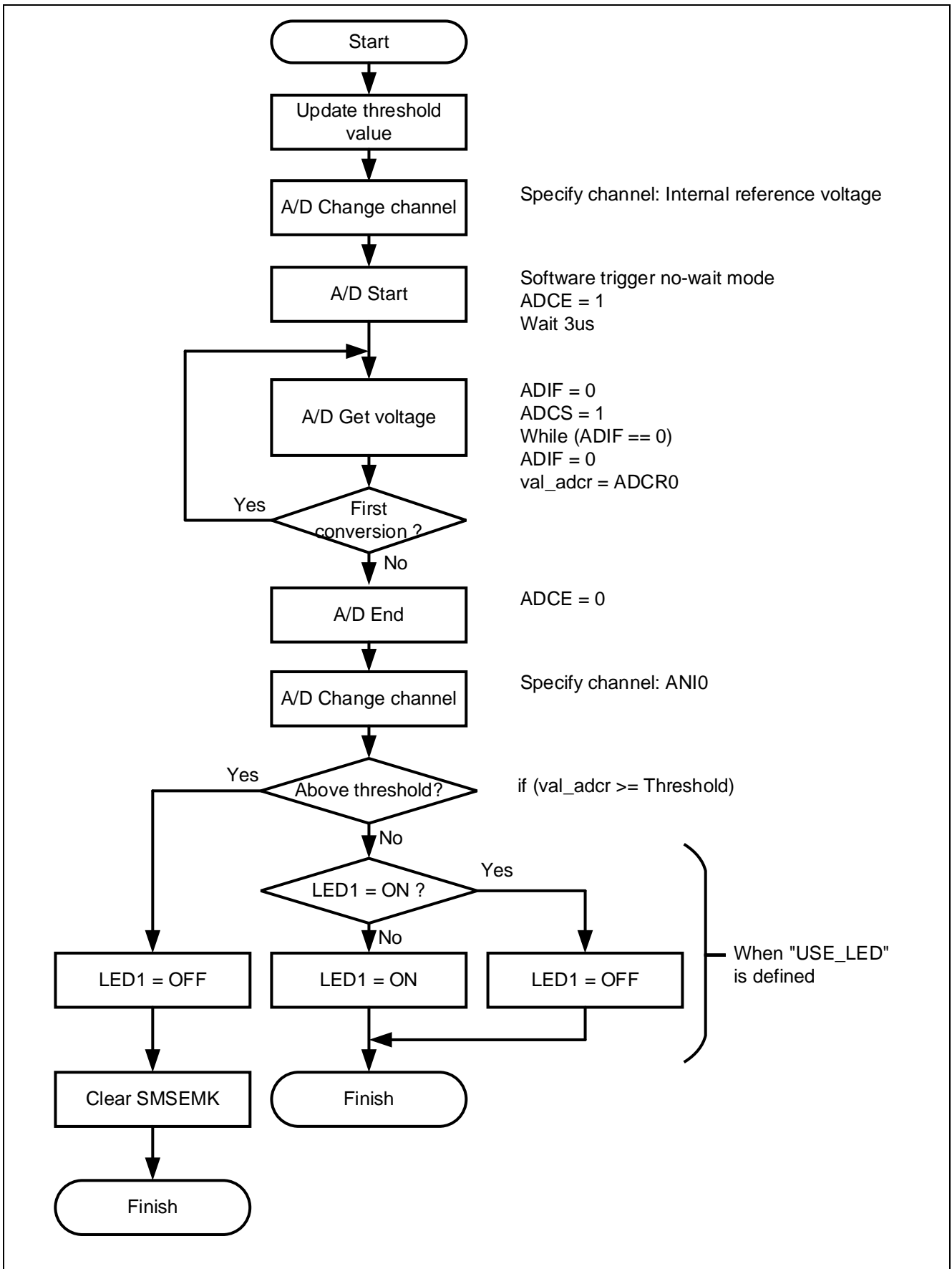


表 5-6 シーケンサ汎用レジスタ 0-15

レジスタ呼称	設定値	備考
SMSG0	0000H	固定値 : 0000H
SMSG1	0000H	ADCR 閾値アドレス : addr_adcr_th
SMSG2	0000H	ADCR 閾値 : val_adcr_th
SMSG3	0000H	ADCR 格納用変数 : val_adcr
SMSG4	2	SMS 内部変数 : val_loop
SMSG5	0xFF05	P5 アドレス格納変数
SMSG6	0xFFE5	MK0H アドレス
SMSG7	&ITLS0	ITLS0 アドレス
SMSG8	FF05H	P5 アドレス (USE_LED 定義時のみ使用)
SMSG9	&ADCR0	ADCR0 アドレス
SMSG10	&ADM0	ADM0 アドレス
SMSG11	&IF1H	IF1H アドレス
SMSG12	129	固定値 : 129
SMSG13	1	固定値 : 1
SMSG14	&smsInitValue0	変数初期値格納アドレス (初期値 : 2)
SMSG15	FFFFH	固定値 : FFFFH

表 5-7 シーケンサ・インストラクション・レジスタ 0-31 (USE_LED 定義時)

レジスタ呼称	設定値	備考
SMSI0	3E40H	MOVW SMSG4, [SMSG14+0]
SMSI1	0700H	MOV [SMSG7+0], SMSG0
SMSI2	3120H	MOVW SMSG2, [SMSG1+0]
SMSI3	0AC1H	MOV [SMSG10+1], SMSG12
SMSI4	4A00H	SET1 [SMSG10+0].0
SMSI5	9600H	WAIT 96, 0
SMSI6	5B00H	CLR1 [SMSG11+0].0
SMSI7	4A70H	SET1 [SMSG10+0].7
SMSI8	BB00H	WHILE0 [SMSG11+0].0
SMSI9	5B00H	CLR1 [SMSG11+0].0
SMSI10	3930H	MOVW SMSG3, [SMSG9+0]
SMSI11	74D1H	SUBW SMSG4, SMSG13
SMSI12	7402H	CMPW SMSG4, SMSG0
SMSI13	8F93H	BNZ \$__updbranch_do
SMSI14	5A00H	CLR1 [SMSG10+0].0
SMSI15	0A01H	MOV [SMSG10+1], SMSG0
SMSI16	7322H	CMPW SMSG3, SMSG2
SMSI17	8081H	BNC \$__endbranch_yes
SMSI18	6530H	MOV1 SCY, [SMSG5+0].3
SMSI19	8041H	BNC \$__bitbranch_yes
SMSI20	5830H	CLR1 [SMSG8+0].3
SMSI21	7002H	CMPW SMSG0, SMSG0
SMSI22	8022H	BZ \$__bitbranch_finish
SMSI23	4830H	SET1[SMSG8+].3
SMSI24	F000H	FINISH
SMSI25	4830H	SET1 [SMSG8+0].3
SMSI26	5640H	CLR1 [SMSG6+0].4
SMSI27	F000H	FINISH
SMSI28-31	0000H	未使用

表 5-8 シーケンサ・インストラクション・レジスタ 0-31 (USE_LED 未定義時)

レジスタ呼称	設定値	備考
SMSI0	3E40H	MOVW SMSG4, [SMSG14+0]
SMSI1	0700H	MOV [SMSG7+0], SMSG0
SMSI2	3120H	MOVW SMSG2, [SMSG1+0]
SMSI3	0AC1H	MOV [SMSG10+1], SMSG12
SMSI4	4A00H	SET1 [SMSG10+0].0
SMSI5	9600H	WAIT 96, 0
SMSI6	5B00H	CLR1 [SMSG11+0].0
SMSI7	4A70H	SET1 [SMSG10+0].7
SMSI8	BB00H	WHILE0 [SMSG11+0].0
SMSI9	5B00H	CLR1 [SMSG11+0].0
SMSI10	3930H	MOVW SMSG3, [SMSG9+0]
SMSI11	74D1H	SUBW SMSG4, SMSG13
SMSI12	7402H	CMPW SMSG4, SMSG0
SMSI13	8F93H	BNZ \$ __updbranch_do
SMSI14	5A00H	CLR1 [SMSG10+0].0
SMSI15	0A01H	MOV [SMSG10+1], SMSG0
SMSI16	7322H	CMPW SMSG3, SMSG2
SMSI17	8081H	BNC \$ __endbranch_yes
SMSI18	6530H	MOV1 SCY, [SMSG5+0].3
SMSI19	8041H	BNC \$ __bitbranch_yes
SMSI20	5830H	CLR1 [SMSG8+0].3
SMSI21	7002H	CMPW SMSG0, SMSG0
SMSI22	8022H	BZ \$ __bitbranch_finish
SMSI23	4830H	SET1[SMSG8+].3
SMSI24	F000H	FINISH
SMSI25	4830H	SET1 [SMSG8+0].3
SMSI26	5640H	CLR1 [SMSG6+0].4
SMSI27	F000H	FINISH
SMSI28-31	0000H	未使用

6. 応用例

本アプリケーションノートは、サンプルコードの他に以下のスマート・コンフィグレータの設定ファイルを格納しています。

r01an5605_sms_power_monitoring.scfg

r01an5605_sms_power_monitoring.sms

ファイルの説明と使用する上での設定例および注意事項を以下に示します。

6.1 r01an5605_sms_power_monitoring.scfg

サンプルコードで使用しているスマート・コンフィグレータの設定ファイルです。スマート・コンフィグレータで設定されている全ての機能が含まれています。サンプルコードの設定は以下の通りです。

表 6-1 スマート・コンフィグレータの設定

タグ名	コンポーネント	内容
クロック	-	動作モード：高速メインモード 2.4 (V) ~5.5 (V) EV _{DD} 設定：1.8V ≤ EV _{DD0} < 5.5V 高速オンチップ・オシレータ：32MHz f _{IHP} ：32MHz f _{CLK} ：32000kHz（高速オンチップ・オシレータ） f _{SXP} ：32.768kHz（低速オンチップ・オシレータ）
システム	-	オンチップ・デバッグ動作設定：COMポート ^{注1} 疑似 RRM/DMM 機能設定：使用する Start/Stop 関数機能設定：使用しない トレース機能設定：使用する セキュリティ ID 設定：セキュリティ ID を設定する セキュリティ ID：0x00000000000000000000 セキュリティ ID 認証失敗時の設定：フラッシュ・メモリのデータを消去しない
コンポーネント	r_bsp	Start up select：Enable (use BSP startup) Control of invalid memory access detection：Disable RAM guard space (GRAM0-1)：Disabled Guard of control registers of port function (GPORT)：Disabled Guard of registers of interrupt function (GINT)：Disabled Guard of control registers of clock control function, voltage detector, and RAM parity error detection function (GCSC)：Disabled Data flash access control (DFLEN)：Disables Initialization of peripheral functions by Code Generator/Smart Configurator：Enable API functions disable：Enable Parameter check enable：Enable Setting for starting the high-speed on-chip oscillator at the times of release from STOP mode and of transitions to SNOOZE mode：High-speed Enable user warm start callback (PRE)：Unused Enable user warm start callback (POST)：Unused Watchdog Timer refresh enable：Unused
	Config_LVD0	動作モード設定：リセット・モード 電圧検出設定：リセット発生電圧 (V _{LVD0})：1.835 (V)

表 6-2 スマート・コンフィグレータの設定値

タグ名	コンポーネント	内容
コンポーネント	Config_INTC	INTP0 設定 : 使用する 有効エッジ : 立ち下がりエッジ 優先順位 : レベル 3
	Config_ITL000_ITL001	コンポーネント : インターバル・タイマ 動作モード : 16 ビット・カウンタ・モード リソース : ITL000_ITL001 動作クロック : f _{SXP} クロックソース : f _{ITL0} /128 インターバル時間 : 1000ms 割り込み設定 : 使用しない
	Config_TAU0_7	コンポーネント : インターバル・タイマ 動作モード : 16 ビット・カウンタ・モード リソース : TAU0_7 動作クロック : CK00 クロックソース : f _{CLK} インターバル時間 : 1ms 割り込み設定 : 使用する 優先順位 : レベル 2
	Config_ADC	コンポーネント : A/D コンバータ コンパレータ動作設定 : 停止 分解能設定 : 12 ビット VREF (+) 設定 : V _{DD} VREF (-) 設定 : V _{SS} トリガ・モード設定 : ソフトウェア・トリガ・ノーウエイト・モード 動作モード設定 : ワンショット・セレクト・モード A/D チャンネルの選択 : ANI0 変換時間モード : 標準 1 変換時間 : 66/f _{CLK} 変換結果上限/下限値設定 : ADLL ≤ ADCRn ≤ ADUL で割り込み要求信号 (INTADSL) を発生 上限値 (ADUL) : 255 下限値 (ADLL) : 0 割り込み設定 : 使用しない
	Config_SMS	コンポーネント : SNOOZE モード・シーケンサ 起動トリガ : インターバル検出割り込み (INTITL)
	Config_PORT	コンポーネント : ポート ポート選択 : PORT5 P52 : 出力 (1 を出力) P53 : 出力 (1 を出力)

注 1. IAR 使用時は以下の設定にしてください。

オンチップ・デバッグ動作設定 : エミュレータを使う

エミュレータ設定 : E2 エミュレータ Lite

6.1.1 クロック

サンプルコードで使用するクロックの設定を行います。

サンプルコードでは、 f_{CLK} に 32000KHz を、Config_ADC で変換時間モードを「標準 1」 ($2.4 V \leq V_{DD} \leq 5.5 V$) に設定しているの、動作モードを「高速メインモード 2.4 (V)~5.5 (V)」に設定しています。設定を変更する際は注意してください。

6.1.2 システム

サンプルコードのオンチップ・デバッグ設定を行います。

「オンチップ・デバッグ動作設定」、「セキュリティ ID 認証失敗時の設定」は、「表 5-2 オプション・バイト設定」の「オンチップ・デバッグ動作許可」に影響を与えます。設定を変更する際は注意してください。

6.1.3 r_bsp

サンプルコードのスタートアップの設定を行います。

6.1.4 Config_LVDO

サンプルコードの電源管理の設定を行います。

「表 5-2 オプション・バイト設定」の「LVDO の設定」に影響を与えます。設定を変更する際は注意してください。

6.1.5 Config_INTC

サンプルコードで使用する割り込みの設定を行います。

サンプルコードでは、外部マスカブル割り込み (INTP0) を設定します。INTP0 を使用しない場合は削除してください。

6.1.6 Config_IT000_ITL001

サンプルコードのインターバル・タイマの初期設定を行います。

サンプルコードの SMS の起動にインターバル・タイマ割り込み (INTITL) を使用します。そのため、「割り込み設定」を「使用しない」に設定しています。「割り込み設定」を「使用する」に変更することも可能です。R_Config_SMS_Start 関数で INTITL はマスクされますので、STOP モード、SNOOZE モード中に INTITL が発生しても CPU が起動することはありません。STOP モード、SNOOZE モードから復帰後は、INTITL はマスクされた状態ですので、必要なときは INTITL のマスクを解除してください。

6.1.7 Config_TAU0_7

サンプルコードの TAU07 の設定を行います。

サンプルコードでは、INTP0 に対するチャタリング対策で使用します。INTP0 を使用しない場合、またはチャタリング対策が不要な場合は削除してください。

6.1.8 Config_ADC

サンプルコードの ADC の初期設定を行います。

サンプルコードでは、「VREF (+)設定」に V_{DD} 、「A/D チャンネルの選択」に ANI0 を設定しています。「A/D チャンネルの選択」を別の ANI 端子に変更することも可能です。また、「内部基準電圧出力」、「温度センサ出力」を選択することも可能ですが、STOP モード時に A/D コンバータ基準電圧電流、温度センサ動作電流が流れます。

サンプルコードでは、SNOOZE モードでない状態のときは A/D 変換を行いませんので、「割り込み設定」を「使用しない」に設定しています。「割り込み設定」を「使用する」に変更することも可能です。R_Config_SMS_Start 関数で INTAD はマスクされますので、STOP モード、SNOOZE モード中に INTAD が発生しても CPU が起動することはありません。STOP モード、SNOOZE モードから復帰後は、INTAD はマスクされた状態ですので、必要なときは INTAD のマスクを解除してください。

6.1.9 Config_SMS

サンプルコードの SMS の設定を行います。

詳細は、「6.2 r01an5605_sms_power_monitoring.sms」を参照してください。

6.1.10 Config_PORT

サンプルコードのポートの設定を行います。

サンプルコードでは LED1 の制御に P53 を、LED2 の制御に P52 を使用します。

6.2 r01an5605_sms_power_monitoring.sms

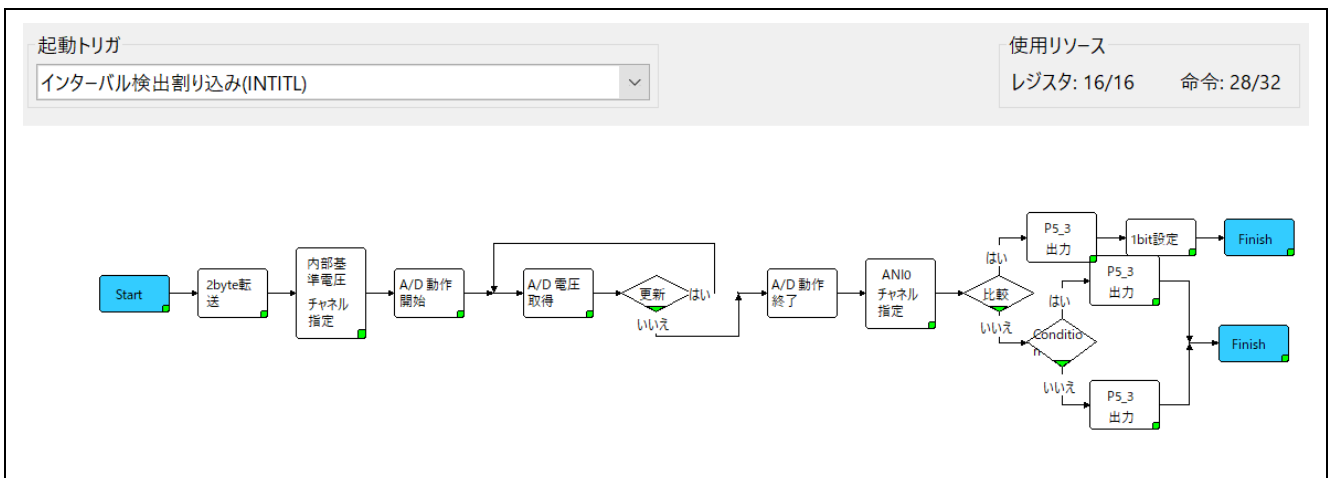
Config_SMS 単体のデータです。サンプルコードでは、SMS の起動にインターバル・タイマの割り込みを使用し、SMS の動作で A/D を使用します。別途インターバル・タイマと A/D の設定を行う必要がありませんので注意してください。

また、r01an5605_sms_power_monitoring.sms は、別プロジェクトのスマート・コンフィグレータにインポートすることが可能です。別プロジェクトに SMS コンポーネントを設定後、[インポート] → [ブラウザ] で「r01an5605_sms_power_monitoring.sms」を選択するとインポートします。

スマート・コンフィグレータにインポートすると

図 6-1 のようなフロー図となります。このフロー図は、「図 5-5 SMS 処理」と同じです。

図 6-1 Config_SMS のフロー図

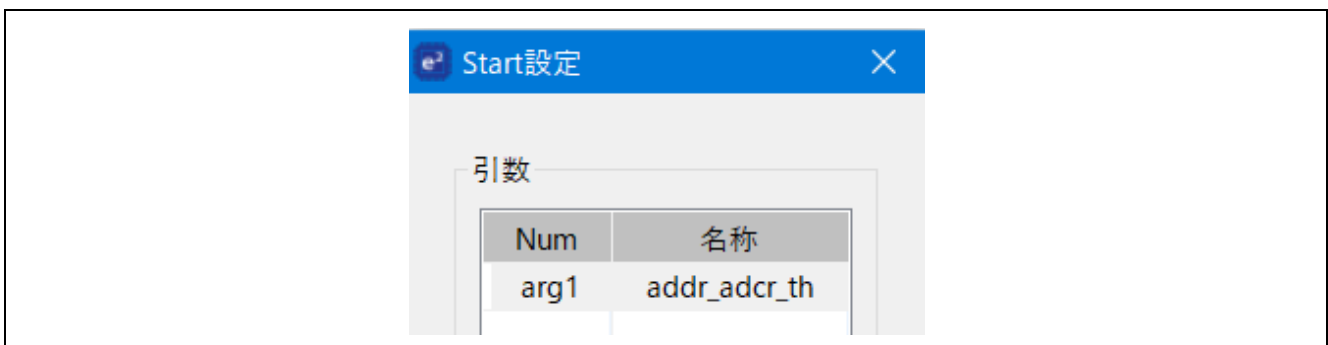


各ブロックの説明を以下に示します。

6.2.1 Start

SMS 起動時に SMS 開始関数 (R_Config_SMS_Start 関数) で引数として渡された g_adcr_th[0] のアドレスが addr_adcr_th (ADCR 閾値アドレス) に設定されます。

図 6-2 Start 設定



6.2.2 2byte 転送

引数 `addr_adcr_th` (ADCR 閾値アドレス) の値を転送対象 `val_adcr_th` に格納します。

図 6-3 2byte 転送設定



6.2.3 A/D チャンネル指定

A/D 変換のチャンネル指定として、「内部基準電圧出力」を設定します。A/D 変換の対象を他のチャンネルにすることも可能です。

図 6-4 A/D チャンネル指定設定



6.2.4 A/D 動作開始

A/D のトリガ・モードを設定します。モードに合わせて自動で待ち時間が追加されます。

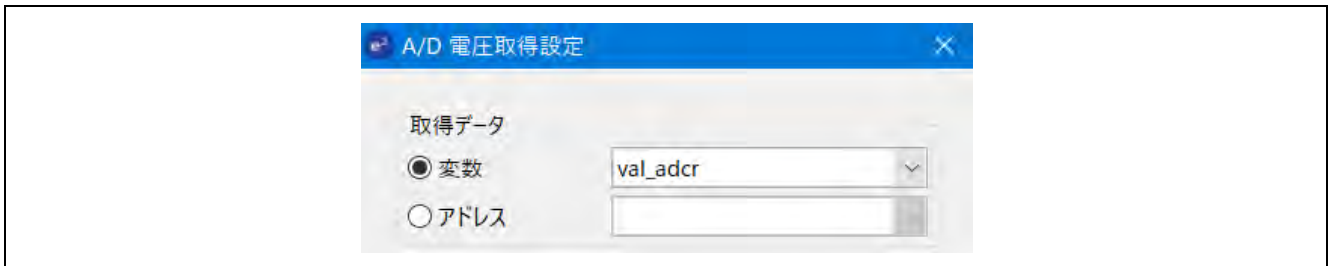
図 6-5 A/D 動作開始設定



6.2.5 A/D 電圧取得

A/D 変換を行い、A/D 変換結果の値（ADCR0）を変数 val_adcr に格納します。

図 6-6 A/D 電圧取得設定



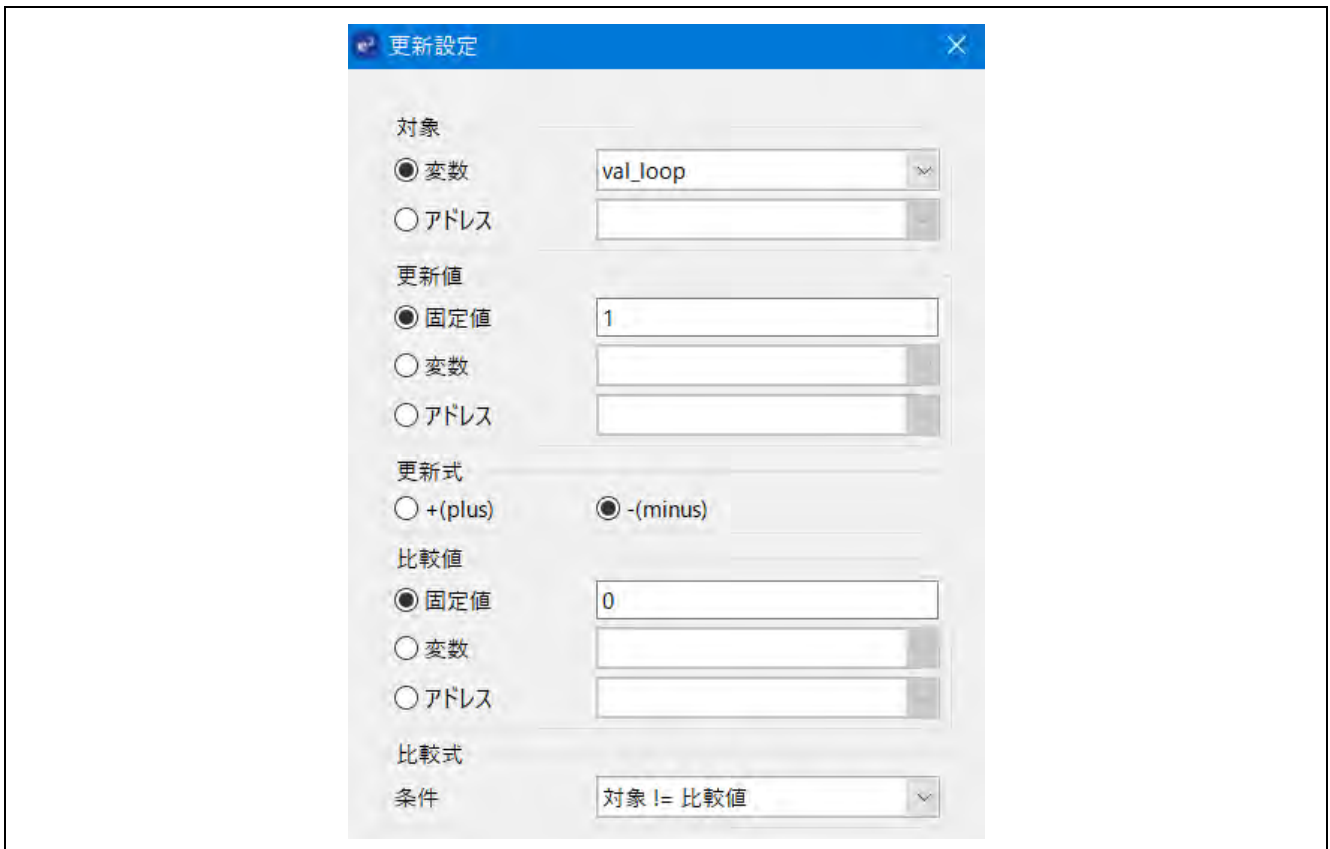
6.2.6 更新

サンプルコードでは、A/D 変換の対象として「内部基準電圧出力」が選択されており、1 回目の A/D 変換結果は使用できず、A/D 変換を 2 回行います。

変数 val_loop に設定された値 "2" を固定値 "1" で引き、この値を比較値 "0" と比較式 (val_loop != 比較値) で比較します。値が比較値と一致しない場合は元に戻り、この時 val_loop には更新された値 "1" が書き込まれます。値が比較値と一致する場合は、次に進みます。

「内部基準電圧出力」以外を A/D 変換対象として選択する場合は、A/D 変換は 1 回で問題ありません

図 6-7 更新設定



6.2.7 A/D 動作終了

A/D 変換を終了します。

6.2.8 A/D チャンネル指定

A/D 変換対象を ANI0 に変更します。

STOP モード移行時には ADISS=1 に設定してはいけなないので、A/D 変換対象を「内部基準電圧出力」から「ANI0」に変更します。ANI0~ANI19 のチャンネルであれば変更することができます。

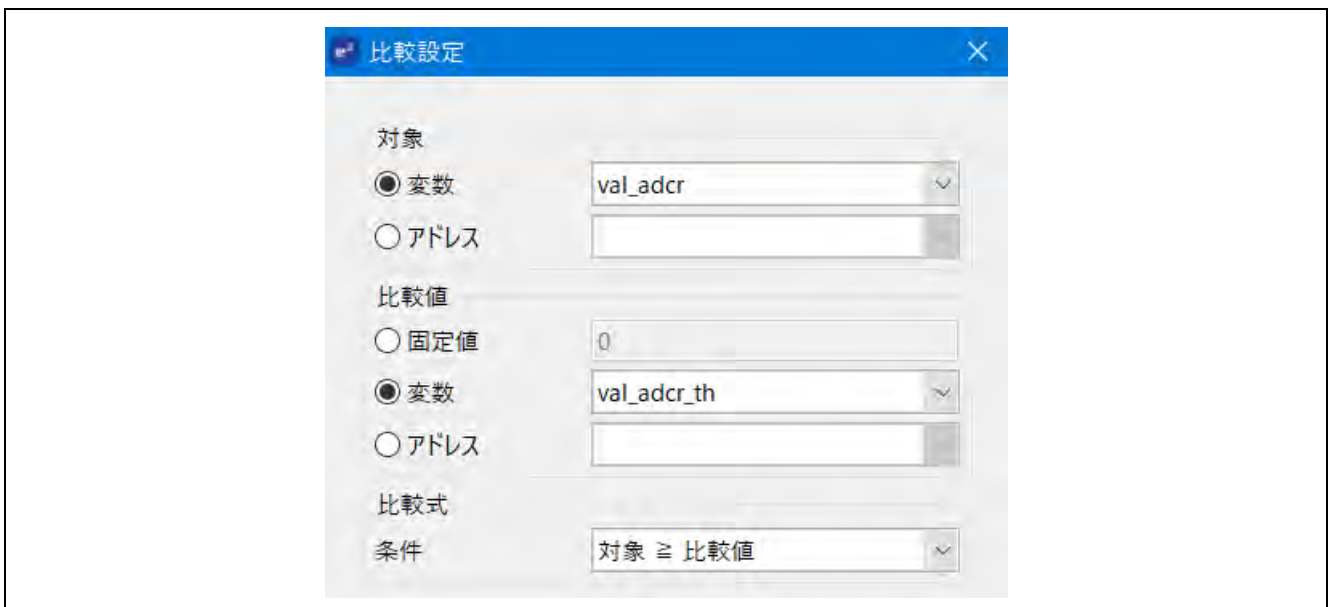
図 6-8 A/D チャンネル指定設定



6.2.9 比較

変数 val_adcr に格納された A/D 変換結果が変数 val_adcr_th に格納された閾値より大きい比較を行います。val_adcr が閾値より大きい場合は、電源電圧が任意の値より小さくなったと判断し、SNOOZE モードから CPU 動作モードに復帰します。va_adcr が閾値より小さい場合は、電源電圧は任意の値以上にあると判断し、STOP モードに移行します。

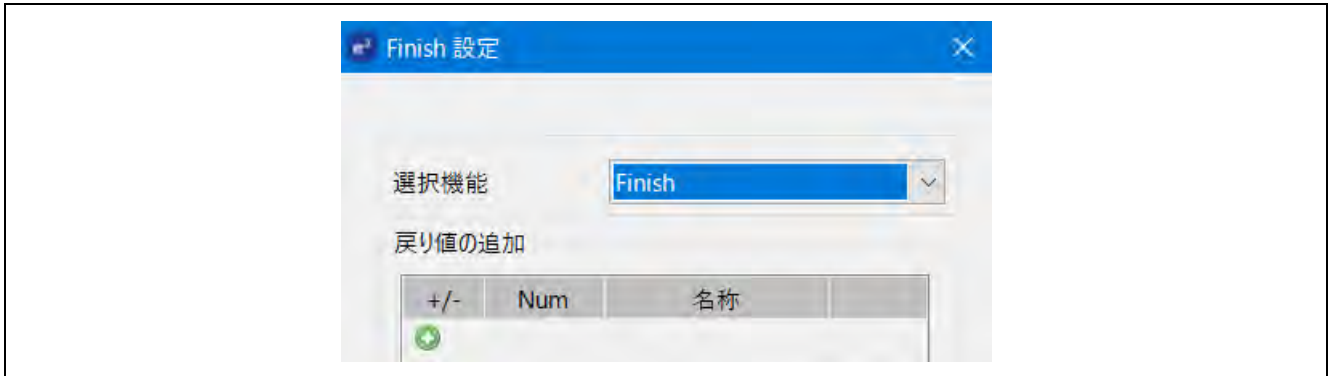
図 6-9 比較設定



6.2.10 Finish

STOP モードに移行します。サンプルコードでは、戻り値を使用しません。

図 6-10 Finish 設定



6.2.11 変数の設定

SMS で使用している変数の設定を以下に示します。

表 6-3 SMS で使用している変数

データ名	初期化	初期値	説明
val_adcr	初期化しない	-	A/D 変換結果を格納します。
val_adcr_th	初期化しない	-	閾値を格納します。
val_loop	SMS で毎回初期化	2	ループ回数を設定しています。 サンプルコードでは 2 回ループします。
addr_adcr_th	SMS の開始関数で引数渡し	-	閾値のアドレスを格納します。 R_Config_SMS_Start 関数で g_adcr_th[0]のアドレスが引数として設定されます。

7. サンプルコード

サンプルコードは、ルネサスエレクトロニクスホームページから入手してください。

また、SC でコードを再生成した場合は、R_Config_SMS_Start 関数内を下記赤枠の様に変更してください。

```
void R_Config_SMS_Start(uint16_t addr_adcr_th)
{
    /* Set the sms data from arguments */
    SMSG1 = addr_adcr_th;
    /* Initialize SMS data */
    SMSG6 = 65509U;
    SMSG5 = 65285U;
    /* Disable related interrupts */
    ITLMK = 1U;
    ADMK = 1U;
    /* Start sms */
    //SMSEIF = 0U; /* clear INTSMSE interrupt flag */
    //SMSEMK = 0U; /* enable INTSMSE interrupt */
    SMSEMK = 1U; /* disable INTSMSE interrupt */
    SMSEIF = 1U; /* set INTSMSE interrupt flag */
    g_sms_wakeup_flag = 0U;
    ITLS0 = _00_INTITL_CLEAR;
    SMSSTART = 1U;
}
```

8. 参考ドキュメント

RL78/G23 ユーザーズマニュアル ハードウェア編 (R01UH0896J)

RL78 ファミリ ユーザーズマニュアル ソフトウェア編 (R01US0015J)

SMS アセンブラ ユーザーズマニュアル (R20UT4792J)

RL78 スマート・コンフィグレータ ユーザーガイド : CS+編 (R20AN0580J)

RL78 スマート・コンフィグレータ ユーザーガイド : e² studio 編 (R20AN0579J)

RL78 スマート・コンフィグレータ ユーザーガイド : IAR 編 (R20AN0581J)

(最新版をルネサスエレクトロニクスホームページから入手してください。)

テクニカルアップデート/テクニカルニュース

(最新版の情報をルネサスエレクトロニクスホームページから入手してください。)

すべての商標および登録商標は、それぞれの所有者に帰属します。

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	Apr.13.21	-	初版発行
1.10	Jun.1.21	6	ツールバージョンを更新 表 2-1 動作確認条件 統合開発環境 (CS+) : CS+ for CC V E8.05.00f ⇒ V8.05.00 C コンパイラ (CS+) : CC-RL V1.09 ⇒ V1.10 統合開発環境 (e ² studio) : e ² studio 2021-01 (21.1.0) ⇒ 2021-04 (21.4.0) C コンパイラ (e ² studio) : CC-RL V1.09 ⇒ V1.10 統合開発環境 (IAR) : V4.20.1 ⇒ V4.21.1 スマート・コンフィグレータ : V.1.0.0 ⇒ V.1.0.1 ボードサポートパッケージ (r_bsp) : V.1.0.0 ⇒ V.1.10
		6, 8 22, 23	COM ポート対応に伴う変更 表 2-1 動作確認条件 エミュレータ : E2 エミュレータ Lite ⇒ CS+, e ² studio : COM ポート IAR : E2 エミュレータ Lite 図 4-1 ハードウェア構成例 P11/TOOLRxD、P12/TOOLTxD 追加 表 6-1 スマート・コンフィグレータの設定 注 1 の追加
		10, 12	IAR 版サンプルコード更新に伴う変更 表 5-1 フォルダ構成、注 4 フォルダ構成の参照ドキュメントに関する注意書き追加 5.7 関数仕様 [関数名]main, ヘッダ e ² studio, CS+ : r_smc_entry.h IAR : ior7f100g.h, ior7f100g_ext.h, r_cg_macrodriver.h, Config_SMS.h, Config_ITL000_ITL001.h, Config_INTC.h ⇒r_smc_entry.h
		22, 23	クロック略称変更 表 6-1 スマート・コンフィグレータの設定 クロック : f _{SXL} ⇒ f _{SXP} 表 6-2 スマート・コンフィグレータの設定値 動作クロック : f _{SXL} ⇒ f _{SXP}
		32	RL78 スマート・コンフィグレータ ユーザーガイドの追記 8. 参考ドキュメント RL78 スマート・コンフィグレータ ユーザーガイド : CS+編 (R20AN0580J) RL78 スマート・コンフィグレータ ユーザーガイド : e ² studio 編 (R20AN0579J) RL78 スマート・コンフィグレータ ユーザーガイド : IAR 編 (R20AN0581J)
1.20	Jan.9.24	-	SMS 処理のフロー変更

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 静電気対策

CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。

2. 電源投入時の処置

電源投入時は、製品の状態は不定です。電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. 電源オフ時における入力信号

当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れしないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。

4. 未使用端子の処理

未使用端子は、「未使用端子の処理」に従って処理してください。CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。

5. クロックについて

リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

6. 入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、 V_{IL} (Max.) から V_{IH} (Min.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、 V_{IL} (Max.) から V_{IH} (Min.) までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。

7. リザーブアドレス（予約領域）のアクセス禁止

リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

8. 製品間の相違について

型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違えば、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関連する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含まれます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
5. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
6. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等

高品質水準： 輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等

当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。

7. あらゆる半導体製品は、外部攻撃からの安全性を 100%保証されているわけではありません。当社ハードウェア/ソフトウェア製品にはセキュリティ対策が組み込まれているものもありますが、これによって、当社は、セキュリティ脆弱性または侵害（当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限りません。）から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為（「脆弱性問題」といいます。）によって影響を受けないことを保証しません。当社は、脆弱性問題に起因したまたはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア/ソフトウェア製品について、商品性および特定目的との合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
8. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
10. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
11. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
12. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものいたします。
13. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
14. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1 2020.10)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。