

# HA1630S08

R03DS0084JJ0200

Rev.2.00

2014.01.10

## 高出力電流シングル CMOS オペアンプ

### 概要

HA1630S08 は、高出力電流を特長とした低消費電流のシングル CMOS オペアンプで、動作電源電圧範囲は 2.7V ~ 5.5V、消費電流は 170 $\mu$ A です。

本 IC は、単一電源動作、出力フルスイング動作できるよう設計されています。

パッケージは超小型の CMPAK-5, MPAK-5 を採用しているため、携帯機器の小型化だけでなく、信号源 (センサ) との距離を最短にできるため、増幅前の外来ノイズの入り込みを低減できます。

本 IC は、400pF までの容量負荷で安定な上、600 $\Omega$  の抵抗負荷を駆動できる優れた出力電流能力を有します。

### 特長

- 低消費電流  $I_{DD} = 170\mu\text{A Typ (}V_{DD} = 3.0\text{V, }R_L = \text{無負荷)}$
- 低電圧電源動作  $V_{DD} = 2.7\text{V} \sim 5.5\text{V}$
- 低入力オフセット電圧  $V_{IO} = 6\text{mV Max}$
- 低入力バイアス電流  $I_{IB} = 1\text{pA Typ}$
- 高出力電流  $I_{OSOURCE} = 30\text{mA Typ (}V_{DD} = 3.0\text{V, }V_{OH} = 2.5\text{V)}$   
 $I_{OSINK} = 30\text{mA Typ (}V_{DD} = 3.0\text{V, }V_{OL} = 0.5\text{V)}$
- グランド電位を含む同相入力電圧範囲

### 製品ラインアップ

型名	パッケージ名称	パッケージコード
HA1630S08CM	CMPAK-5	PTSP0005ZC-A
HA1630S08LP	MPAK-5	PLSP0005ZB-A



## 絶対最大定格

(Ta = 25°C)

項目	記号	定格値	単位	注
電源電圧	V <sub>DD</sub>	7.0	V	
差動入力電圧	V <sub>IN(diff)</sub>	-V <sub>DD</sub> ~ +V <sub>DD</sub>	V	1
入力電圧	V <sub>IN</sub>	-0.1 ~ +V <sub>DD</sub>	V	
出力電流	I <sub>OUT</sub>	70	mA	
許容損失	P <sub>T</sub>	80 (CMPAK-5)	mW	2
		120 (MPAK-5)		
動作温度	T <sub>opr</sub>	-40 ~ +85	°C	
保存温度	T <sub>stg</sub>	-55 ~ +125	°C	

- 【注】 1. V<sub>DD</sub>または7Vを越える入力電圧を印加しないこと。  
2. Ta = 25°Cまでの値であり、それ以降は下記の値でデレーティングしてください。

CMPAK-5: -0.8mW/°C

MPAK-5: -1.2mW/°C

## 電気的特性

## DC 特性

(Ta = 25°C, V<sub>DD</sub> = 3.0V, V<sub>SS</sub> = 0V)

項目	記号	Min	Typ	Max	単位	測定条件
入力オフセット電圧	V <sub>IO</sub>	—	—	6	mV	V <sub>IN</sub> = 1.5V, R <sub>L</sub> = 1MΩ
入力バイアス電流	I <sub>IB</sub>	—	(1)	—	pA	V <sub>IN</sub> = 1.5V
入力オフセット電流	I <sub>IO</sub>	—	(1)	—	pA	V <sub>IN</sub> = 1.5V
同相入力電圧範囲	V <sub>CM</sub>	-0.1	—	1.8	V	
消費電流	I <sub>DD</sub>	—	170	500	μA	V <sub>IN(+)</sub> = 1.0V, R <sub>L</sub> = ∞
出力ソース電流	I <sub>OSOURCE</sub>	15	30	—	mA	V <sub>OUT</sub> = 2.5V
出力シンク電流	I <sub>OSINK</sub>	15	30	—	mA	V <sub>OUT</sub> = 0.5V
電圧利得	A <sub>V</sub>	55	80	—	dB	R <sub>L</sub> = 100kΩ
同相弁別比	CMRR	50	80	—	dB	V <sub>IN1</sub> = 0V, V <sub>IN2</sub> = 1.8V
電源電圧除去比	PSRR	55	80	—	dB	V <sub>DD1</sub> = 2.7V, V <sub>DD2</sub> = 5.5V
出力ハイ電圧	V <sub>OH</sub>	2.9	—	—	V	R <sub>L</sub> = 600Ω to V <sub>SS</sub>
出力ロー電圧	V <sub>OL</sub>	—	—	0.1	V	R <sub>L</sub> = 600Ω to V <sub>DD</sub>

【注】 ( ) 内は設計参考値を示します。

## AC 特性

(Ta = 25°C, V<sub>DD</sub> = 3.0V, V<sub>SS</sub> = 0V)

項目	記号	Min	Typ	Max	単位	測定条件
スルーレート	SRr	—	(1.5)	—	V/μs	V <sub>IN</sub> = 1.5V, C <sub>L</sub> = 15pF (V <sub>INL</sub> = 0.2V, V <sub>INH</sub> = 1.7V)
	SRf	—	(1.5)	—		
帯域幅	GBW	—	(2.0)	—	MHz	V <sub>IN</sub> = 1.5V, C <sub>L</sub> = 15pF

【注】 ( ) 内は設計参考値を示します。

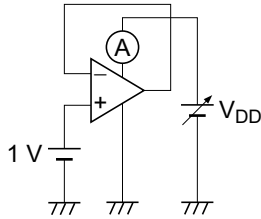
## 電氣的特性図一覧表

電氣的特性			特性図	測定回路図
電源電流	I <sub>DD</sub>	対 電源電圧特性	1	1
		対 温度特性	2	1
出力ハイ電圧	V <sub>OH</sub>	対 抵抗負荷特性	3	2
出力ロー電圧	V <sub>OL</sub>	対 抵抗負荷特性	4	3
出力ソース電流	I <sub>OSOURCE</sub>	対 出力ハイ電圧特性	5	4
		対 温度特性	6	4
出力シンク電流	I <sub>OSINK</sub>	対 出力ロー電圧特性	7	5
		対 温度特性	8	5
入力オフセット電圧	V <sub>IO</sub>	対 電源電圧特性	9	6
		対 入力電圧特性	10	6
		対 温度特性	11	7
同相入力電圧範囲	V <sub>CM</sub>	対 電源電圧特性	12	8
		対 温度特性	13	8
同相弁別比	CMRR	対 入力電圧特性	14	9
電源電圧除去比	PSRR	対 電源電圧特性	15	10
入力バイアス電流	I <sub>IB</sub>	対 入力電圧特性	16	11, 12
		対 温度特性	17	11, 12
スルーレート (立ち上がり)	SR <sub>r</sub>	対 容量負荷特性	18	13
		対 温度特性	19	13
		過渡応答波形	20	13
スルーレート (立ち下がり)	SR <sub>f</sub>	対 容量負荷特性	21	13
		対 温度特性	22	13
		過渡応答波形	23	13
電圧利得と帯域幅	A <sub>V</sub>	対 抵抗負荷特性	24	14
		対 周波数特性	25, 26	14
位相余裕	PM	対 容量負荷特性	27	14
入力換算ノイズ	VNI	対 周波数特性	28	15

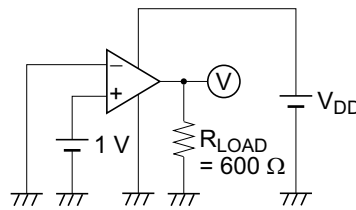
測定回路

(指定なき場合,  $V_{DD} = 3V$ ,  $V_{SS} = 0V$ ,  $T_a = 25^\circ C$ )

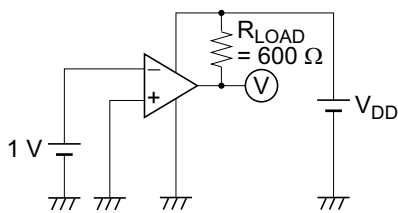
1. 消費電流,  $I_{DD}$



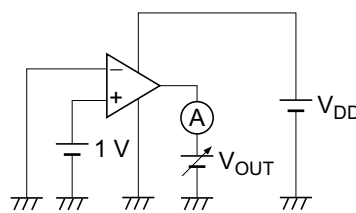
2. 出力ハイ電圧,  $V_{OH}$  (Output High)



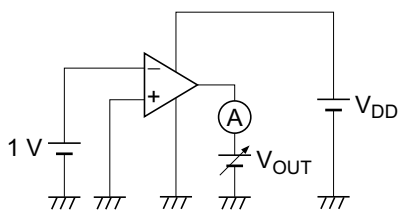
3. 出力ロー電圧,  $V_{OL}$  (Output Low)



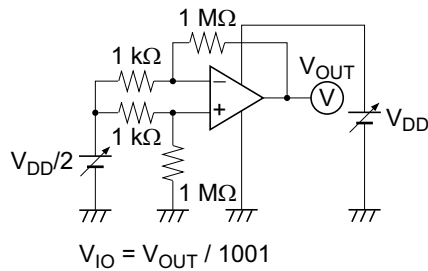
4. 出力ソース電流,  $I_{OSOURCE}$



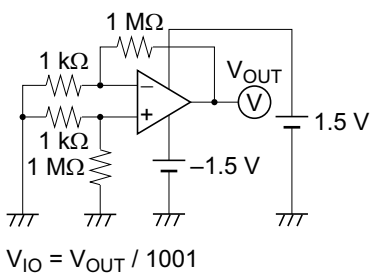
5. 出力シンク電流,  $I_{OSINK}$



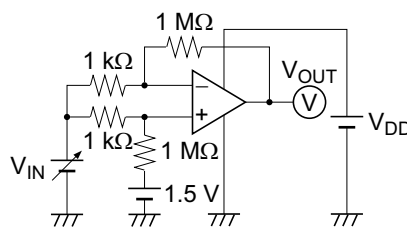
6. 入力オフセット電圧  $V_{IO}$  対 電源電圧  $V_{DD}$



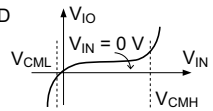
7. 入力オフセット電圧,  $V_{IO}$



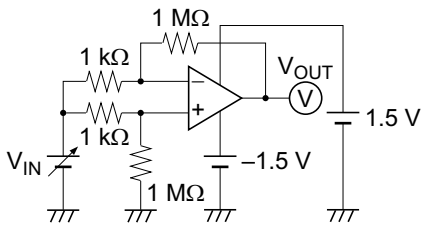
8. 同相入力電圧範囲,  $V_{CM}$



【注】  
 $V_{CML}$ と $V_{CMH}$ は,  $V_{IN} = 0V$ 時の  
 $V_{IO}$ に対して50 dB以上変化  
 した時の $V_{IN}$ の値です。

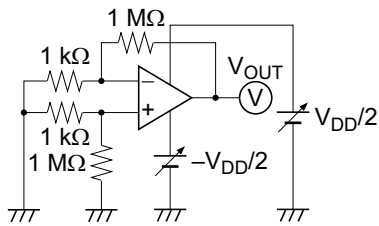


9. 同相弁別比, CMRR



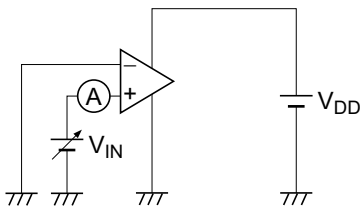
$V_{IN}$	測定点	計算式 $V_{IO}$	CMRR 計算式
-1.5 V	$V_{OUT1}$	$V_{IO1} = V_{OUT1} / 1001$	$CMRR = \left  20 \log_{10} \frac{ V_{IO2} - V_{IO1} }{0.3 - (-1.5 V)} \right $
0.3 V	$V_{OUT2}$	$V_{IO2} = V_{OUT2} / 1001$	

10. 電源電圧除去比, PSRR

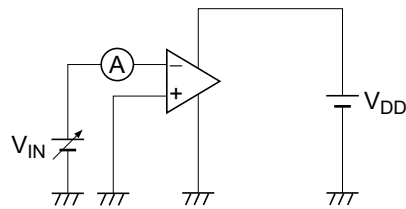


$V_{DD}$	測定点	計算式 $V_{IO}$	CMRR 計算式
2.7 V	$V_{OUT1}$	$V_{IO1} = V_{OUT1} / 1001$	$PSRR = \left  20 \log_{10} \frac{ V_{IO2} - V_{IO1} }{5.5 V - 2.7 V} \right $
5.5 V	$V_{OUT2}$	$V_{IO2} = V_{OUT2} / 1001$	

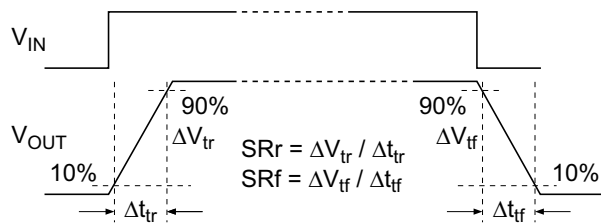
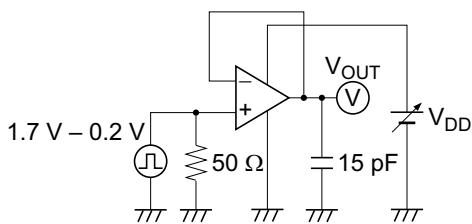
11. 入力バイアス電流,  $I_{IB+}$

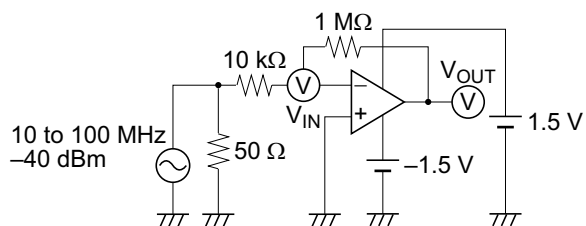


12. 入力バイアス電流,  $I_{IB-}$



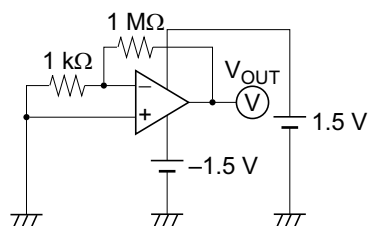
13. スルーレート (大振幅入力)



14. 電圧利得,  $A_V$ 

$$A_V = \left| 20 \log_{10} \frac{101 \times |V_{OUT}|}{|V_{IN}|} \right|$$

## 15. 入力換算ノイズ, VNI



$$VNI = \frac{V_{OUT}}{1001}$$

主特性

図1 HA1630S08  
電源電流 対 電源電圧特性

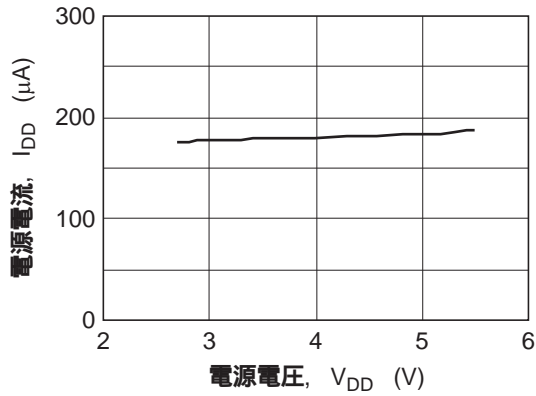


図2 HA1630S08  
電源電流 対 周囲温度特性

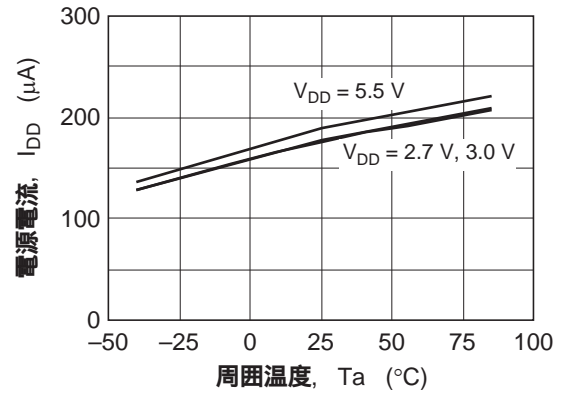


図3 HA1630S08  
出力ハイ電圧 対 抵抗負荷特性

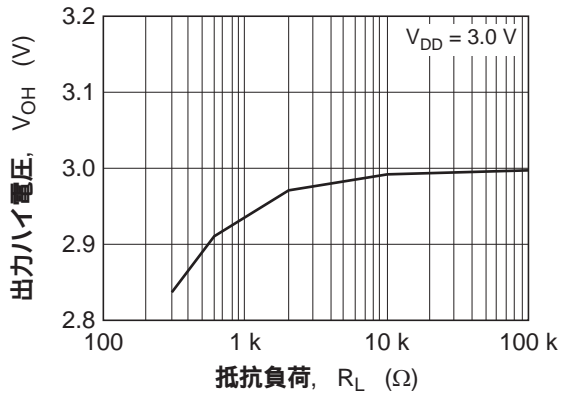


図4 HA1630S08  
出力ロー電圧 対 抵抗負荷特性

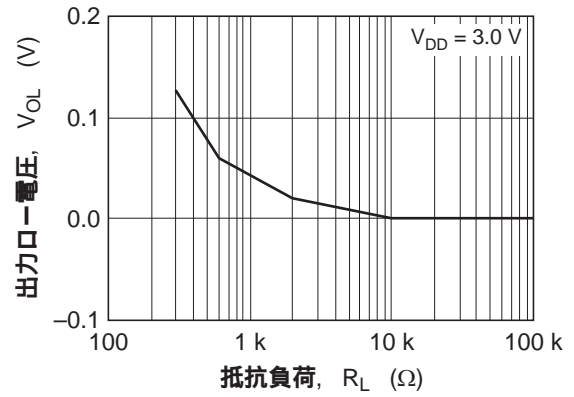


図5 HA1630S08  
出力ハイ電圧 対 出力ソース電流特性

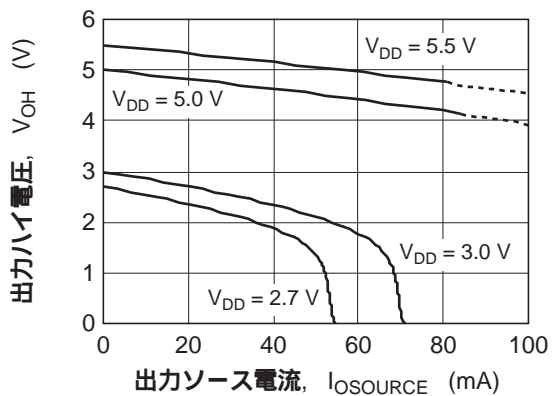
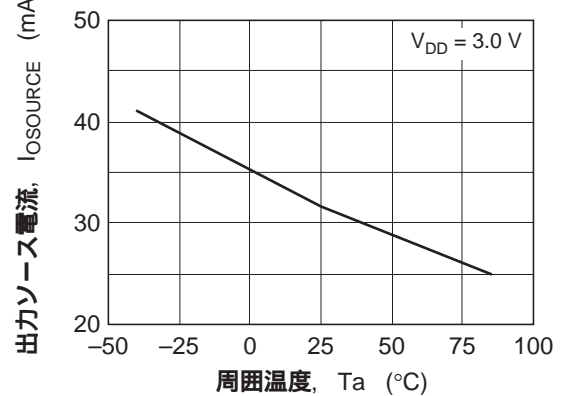


図6 HA1630S08  
出力ソース電流 対 周囲温度特性





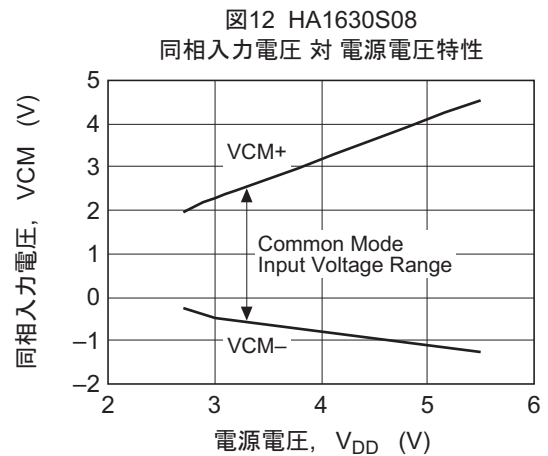
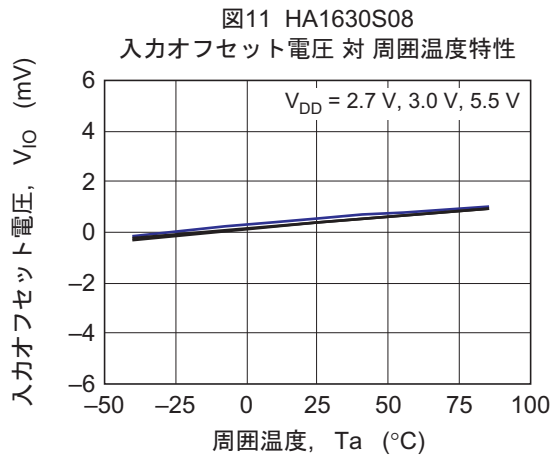
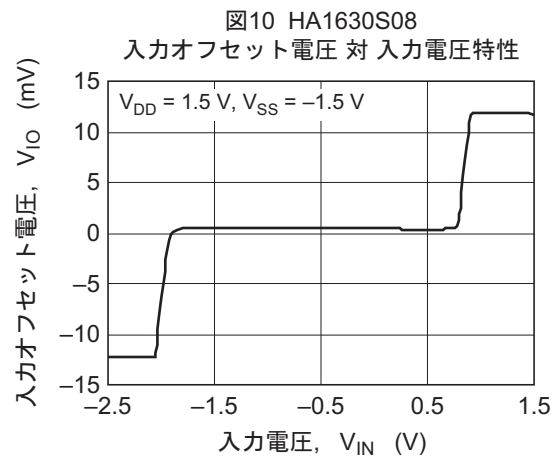
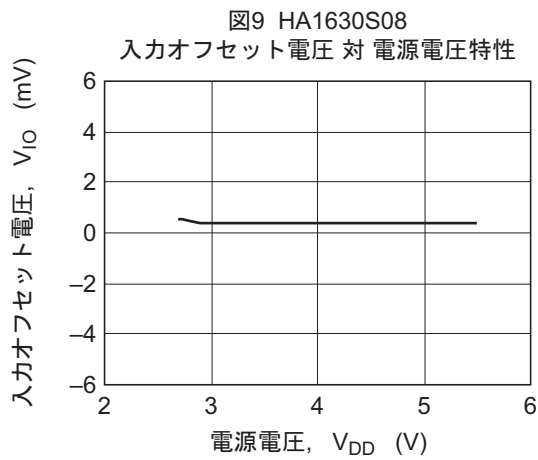
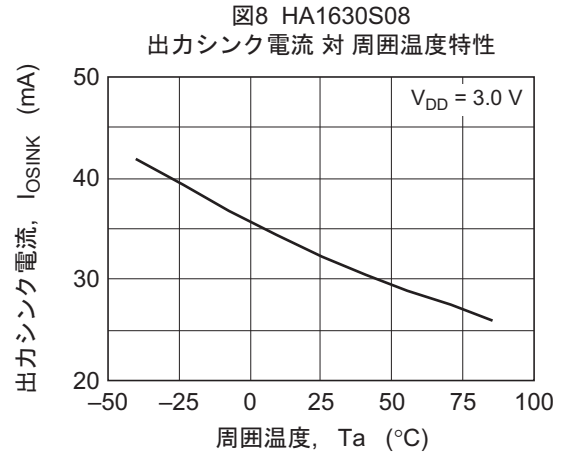
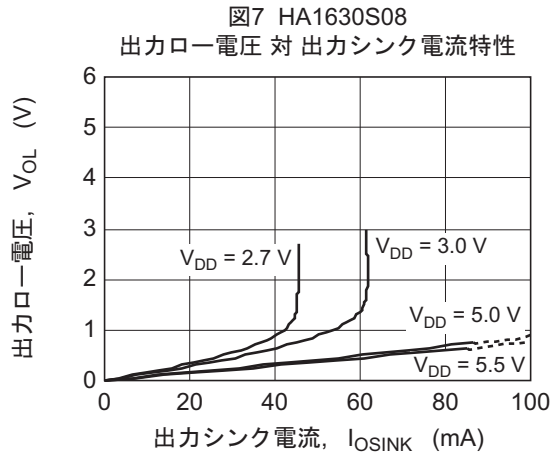


図13 HA1630S08  
同相入力電圧 対 周囲温度特性

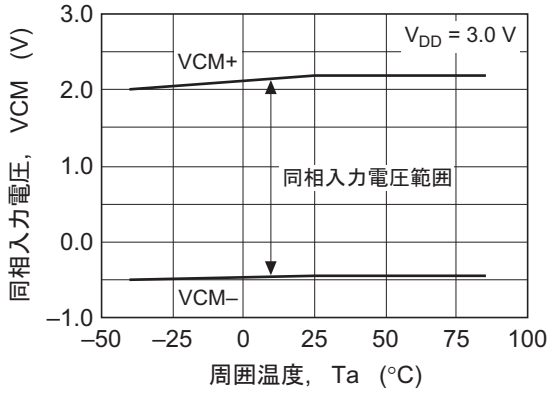


図14 HA1630S08  
同相弁別比 対 入力電圧特性

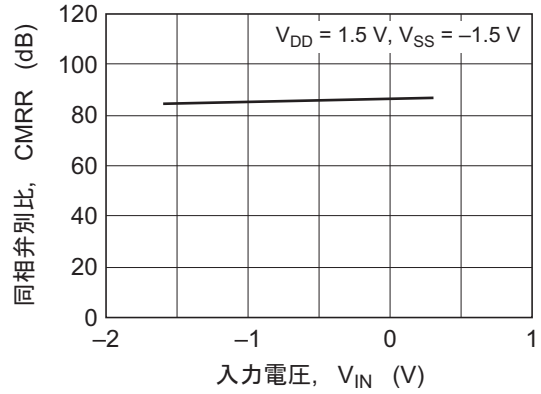


図15 HA1630S08  
電源電圧除去比 対 電源電圧特性

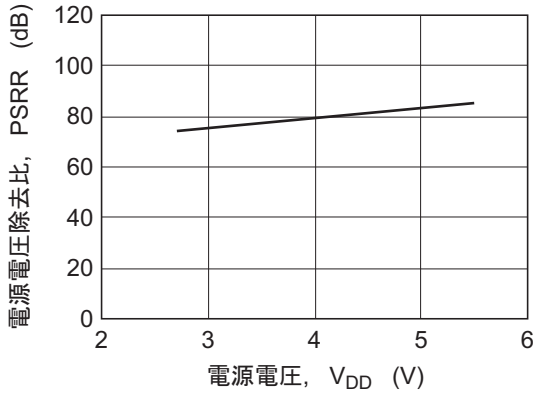


図16 HA1630S08  
入力バイアス電流 対 入力電圧特性

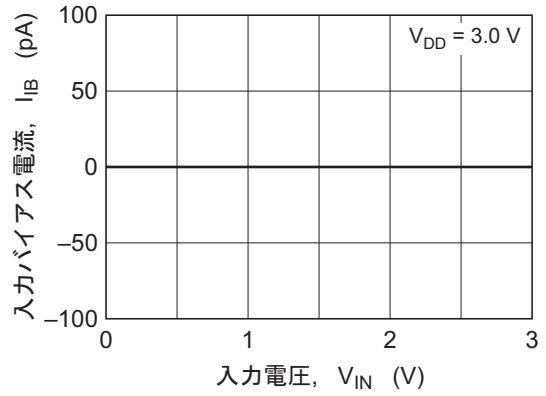


図17 HA1630S08  
入力バイアス電流 対 周囲温度特性

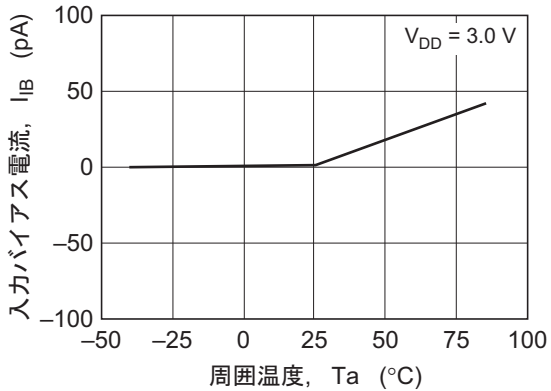
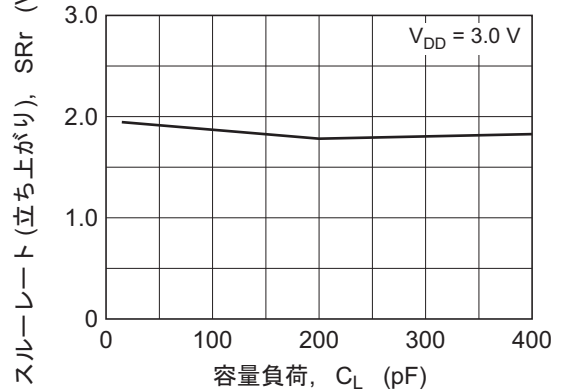
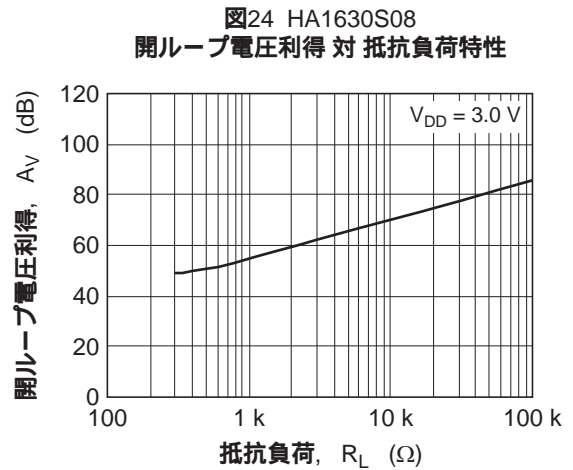
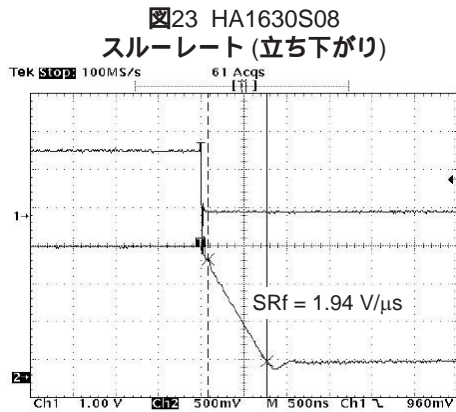
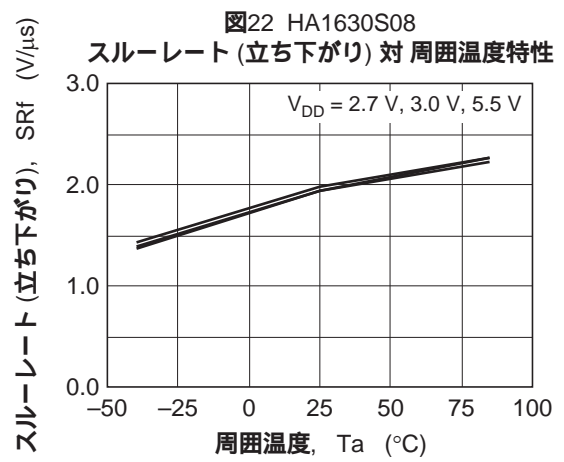
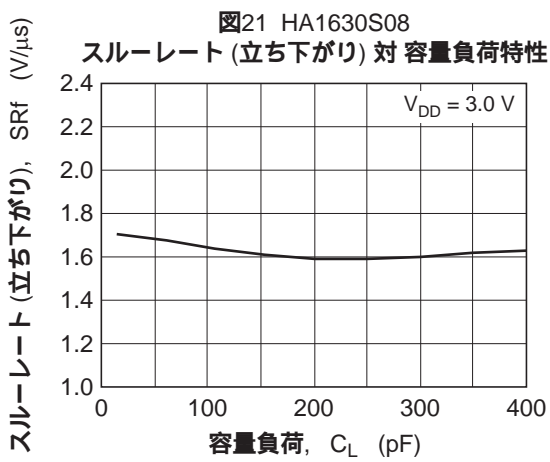
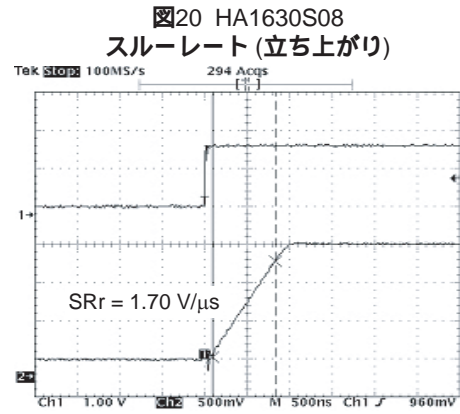
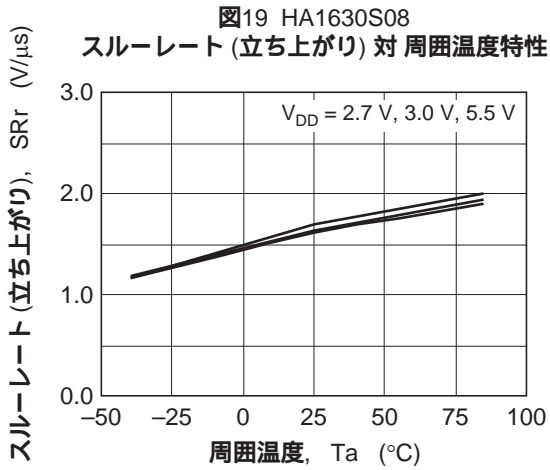
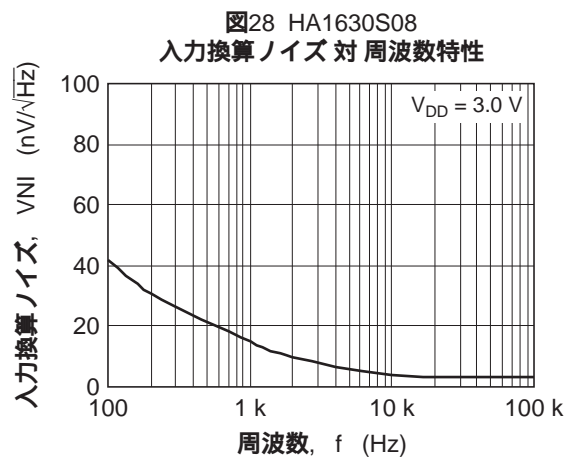
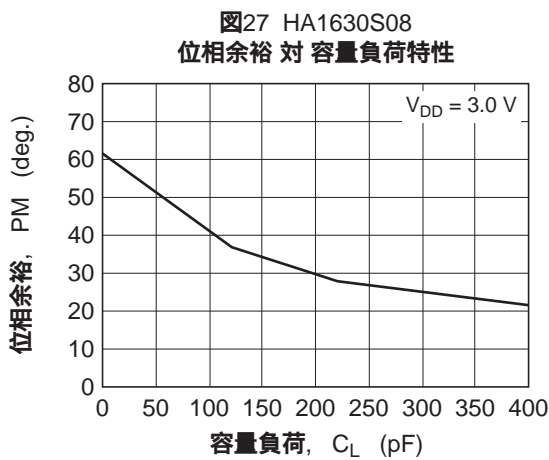
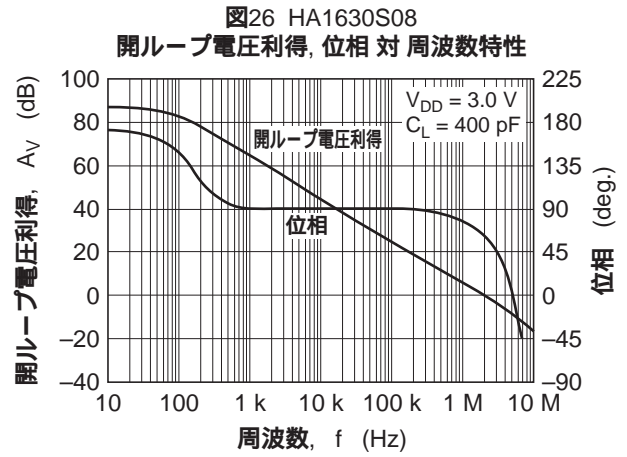
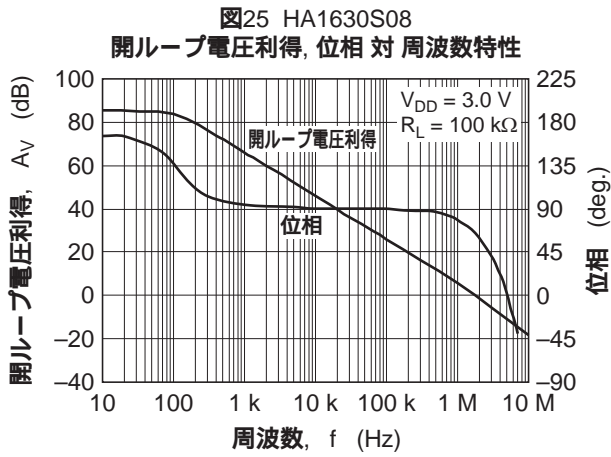


図18 HA1630S08  
スルーレート (立ち上がり) 対 容量負荷特性

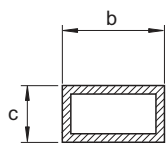
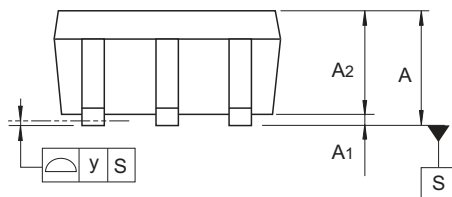
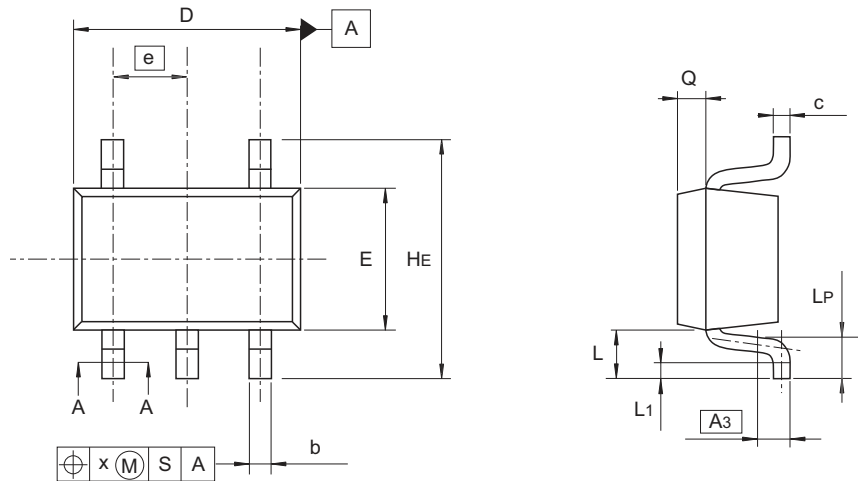






外形寸法図

JEITA Package Code	RENESAS Code	Previous Code	MASS (Typ) [g]
SC-88A	PTSP0005ZC-A	CMPAK-5 / CMPAK-5V	0.006

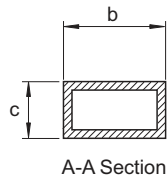
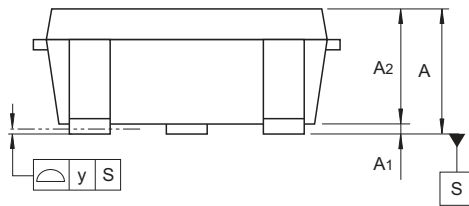
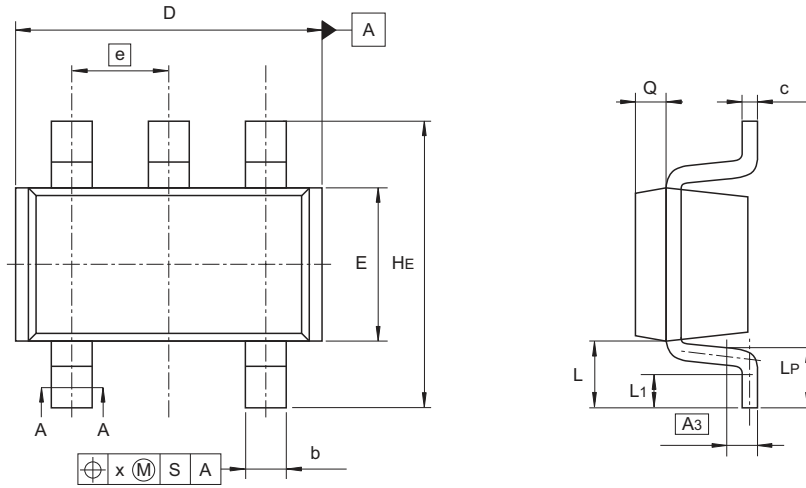


A-A Section

Reference Symbol	Dimensions in millimeters		
	Min	Nom	Max
A	0.8	—	1.1
A <sub>1</sub>	0	—	0.1
A <sub>2</sub>	0.8	0.9	1.0
A <sub>3</sub>	—	0.25	—
b	0.15	0.22	0.3
c	0.1	0.13	0.15
D	1.8	2.0	2.2
E	1.15	1.25	1.35
e	—	0.65	—
H <sub>E</sub>	1.8	2.1	2.4
L	0.3	—	0.7
L <sub>1</sub>	0.1	—	0.5
L <sub>P</sub>	0.2	—	0.6
x	—	—	0.05
y	—	—	0.05
Q	—	0.25	—

© 2013 Renesas Electronics Corporation. All rights reserved.

JEITA Package Code	RENESAS Code	Previous Code	MASS (Typ) [g]
SC-74A	PLSP0005ZB-A	MPAK-5 / MPAK-5V	0.015



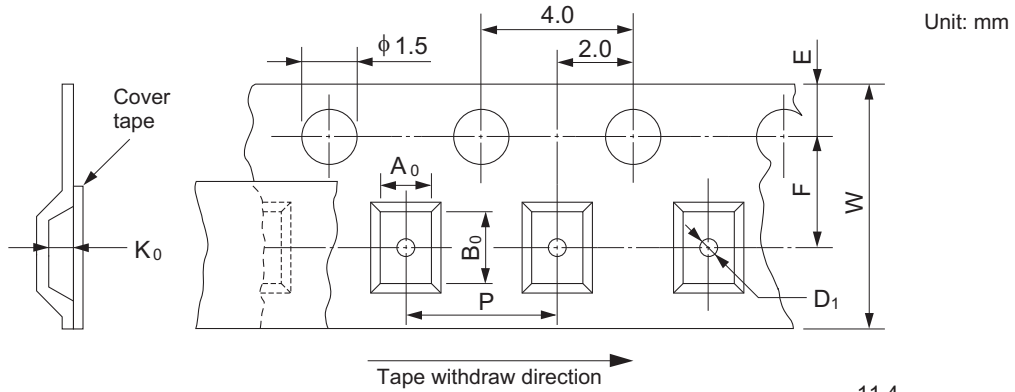
Reference Symbol	Dimensions in millimeters		
	Min	Nom	Max
A	1.0	—	1.4
A <sub>1</sub>	0	—	0.1
A <sub>2</sub>	1.0	1.1	1.3
A <sub>3</sub>	—	0.25	—
b	0.35	0.4	0.5
c	0.11	0.16	0.26
D	2.8	2.95	3.1
E	1.5	1.6	1.8
e	—	0.95	—
HE	2.5	2.8	3.0
L	0.3	—	0.7
L <sub>1</sub>	0.1	—	0.5
LP	0.2	—	0.6
x	—	—	0.05
y	—	—	0.05
Q	—	0.3	—

© 2013 Renesas Electronics Corporation. All rights reserved.

テーピング&リール仕様

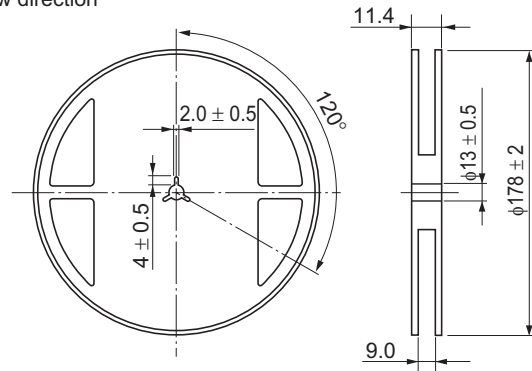
[テーピング]

パッケージ	W	P	A <sub>0</sub>	B <sub>0</sub>	K <sub>0</sub>	E	F	D <sub>1</sub>	数量
MPAK-5	8	4	3.3	3.3	1.5	1.75	3.5	1.05	3,000 個/巻
CMPAK-5	8	4	2.25	2.45	1.1	1.75	3.5	1.05	3,000 個/巻



[リール]

パッケージ	テープ幅	W1	W2
MPAK-5	8	11.4	9
CMPAK-5	8	11.4	9



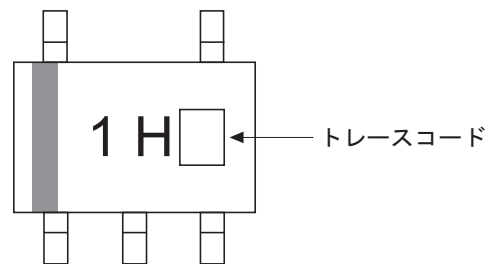
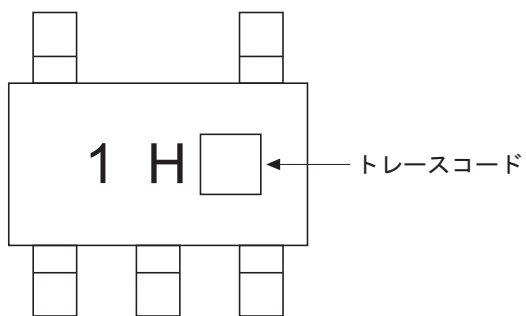
[受注単位]

個数
3,000 個

現品表示

• MPAK-5

• CMPAK-5



## ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して、お客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
2. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
3. 本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害に関し、当社は、何らの責任を負うものではありません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を改造、改変、複製等しないでください。かかる改造、改変、複製等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。  
標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、  
家電、工作機械、パーソナル機器、産業用ロボット等  
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、  
防災・防犯装置、各種安全装置等  
当社製品は、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（原子力制御システム、軍事機器等）に使用されることを意図しておらず、使用することはできません。たとえ、意図しない用途に当社製品を使用したことによりお客様または第三者に損害が生じても、当社は一切その責任を負いません。なお、ご不明点がある場合は、当社営業にお問い合わせください。
6. 当社製品をご使用の際は、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他の保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問い合わせください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
9. 本資料に記載されている当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。また、当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍用用途に使用しないでください。当社製品または技術を輸出する場合は、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。
10. お客様の転売等により、本ご注意書き記載の諸条件に抵触して当社製品が使用され、その使用から損害が生じた場合、当社は何らの責任も負わず、お客様にてご負担して頂きますのでご了承ください。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。

注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



ルネサス エレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス株式会社 〒100-0004 千代田区大手町2-6-2（日本ビル）

■技術的なお問合せおよび資料のご請求は下記へどうぞ。

総合お問合せ窓口：<http://japan.renesas.com/contact/>