

R2A20134ASP

R03DS0067JJ0300

Rev.3.00

2015.09.25

LED 照明用コントロール IC

概要

R2A20134ASP は、LED 照明用の制御 IC です。

制御方式は、スイッチング周波数固定方式です。

エラーアンプを用いた降圧型周波数一定モードを用いた場合には、高力率、高効率化の実現が可能です。

また、ピーク電流制御では、入力電力を一定にすることができ、外付け部品を大幅に削減しセットの小型化、低価格化が可能です。

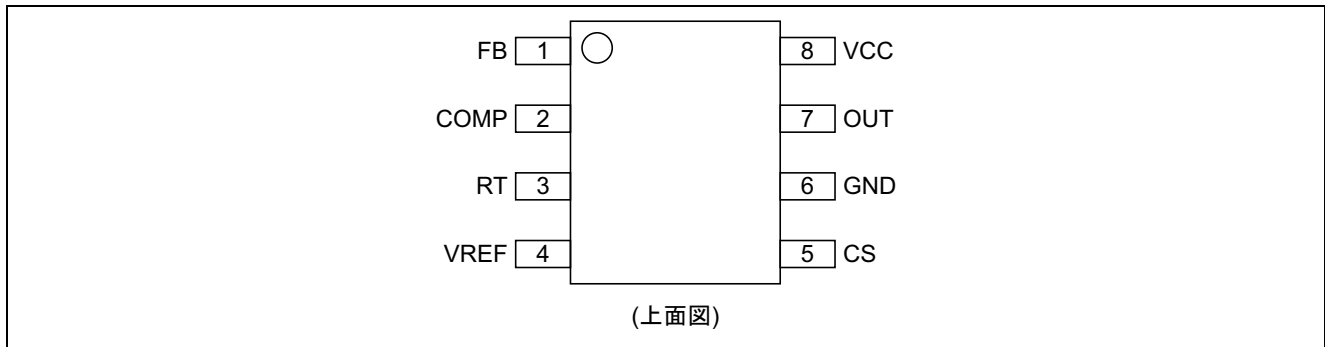
特長

- 絶対最大定格
 - 電源電圧 V_{CC} : 24V
 - 接合温度 T_j : $-40 \sim +150^{\circ}\text{C}$
- 電気的特性値
 - UVLO 動作開始電圧 V_H : $12\text{V} \pm 0.8\text{V}$
 - UVLO 動作停止電圧 V_L : $9.2\text{V} \pm 0.7\text{V}$
 - UVLO ヒステリシス電圧 Hys_{UVL} : $2.8\text{V} \pm 0.7\text{V}$
- 機能
 - スwitching周波数一定制御 (Rrt: V_{ref} 接続時)
 - 過電流保護 (2 段階)
 - 過電圧保護
 - 過熱保護 (T.S.D.)
 - パッケージラインアップ: Pb フリー-SOP-8 (JEDEC)

受注情報

受注型名	パッケージ名称	パッケージコード	パッケージ略称	テーピング略称 (数量)
R2A20134ASP#W5	—	PRSP0008DJ-A	SP	W (2,500 個/リール)

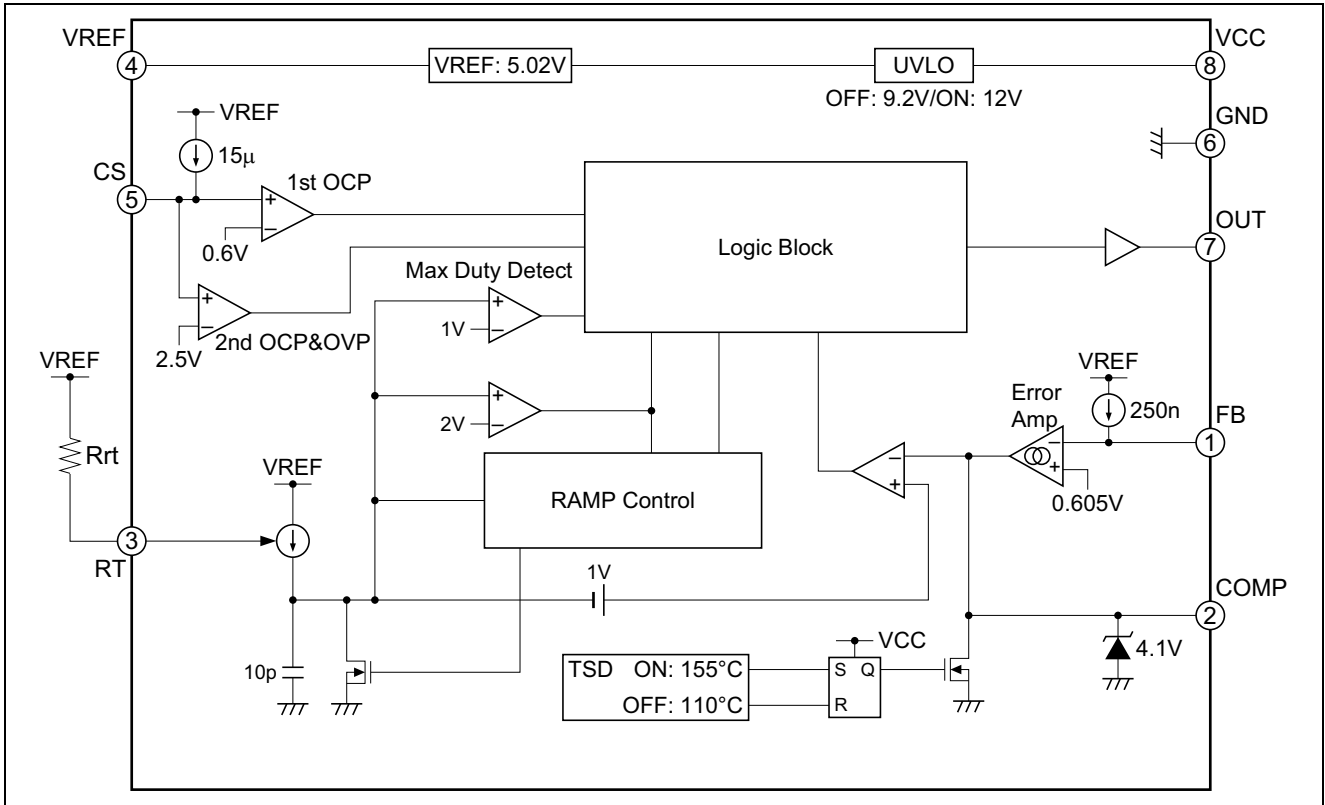
ピン配置



ピン機能

ピン No.	ピン名	入出力端子区分	機能
1	FB	Input	エラーアンプ入力端子 (電流帰還入力端子)
2	COMP	Output	エラーアンプ出力端子 (位相補償端子)
3	RT	Input/Output	ランブチャージ電流設定用抵抗接続端子
4	VREF	Output	基準電圧安定化容量接続端子
5	CS	Input	過電流および過電圧検出入力端子
6	GND	—	接地端子
7	OUT	Output	パワー-MOSFET ゲート駆動出力端子
8	VCC	Input	電源電圧入力端子

ブロックダイアグラム



絶対最大定格

(Ta = 25°C)

項目	記号	定格値	単位	注
電源電圧	VCC	-0.3 ~ +24	V	
OUT 端子ピーク電流	l _{pk} -snk-out	0.9	A	3
	l _{pk} -src-out	-0.50		
OUT 端子 DC 電流	l _{dc} -snk-out	100	mA	
	l _{dc} -src-out	-50		
RT 端子電流	I _{rt}	200	μA	
VREF 端子電流	I _{ref}	-5	mA	
VREF 端子電圧	V _{t-ref}	-0.3 ~ V _{ref} + 0.3	V	
FB 端子電圧	V _{t-fb}	-0.3 ~ +5	V	
CS 端子電圧	V _{cs}	-0.3 ~ +5	V	
許容消費電力	P _t	0.68	W	4
動作周囲温度	T _{a-opr}	-40 ~ +125	°C	
接合温度	T _j	-40 ~ +150	°C	5
保存温度	T _{stg}	-55 ~ +150	°C	

- 【注】
1. 定格電圧は、GND 端子を基準とします。
 2. 定格電流は、IC に流れ込む方向を(+)、吐き出す方向を(-)とします。
 3. 容量性負荷を駆動する際の過渡的な電流です。
 4. R2A20134ASP(SOP)の場合: $\theta_{ja} = 120^{\circ}\text{C}/\text{W}$
この値は、 $40 \times 40 \times 1.6$ [mm]、配線密度 10%のガラスエポキシ基板に実装時のものです。
 5. 絶対最大定格を超えるストレスは製品に致命的なダメージを与えることがあります。
これはストレスの定格のみを示しており、推奨する動作周囲温度範囲を超える状態での本製品の機能動作は含まれていません。
絶対最大定格の状態に長時間置くと、本製品の信頼性に影響を与えることがあります。

電気的特性

(Ta = 25°C, VCC = 15 V, CS = 0 V, FB = COMP, RRT = 200 kΩ)

項目		記号	Min	Typ	Max	単位	測定条件
Supply	UVLO turn-on threshold	Vuvlh	11.2	12	12.8	V	
	UVLO turn-off threshold	Vuvll	8.5	9.2	9.9	V	
	UVLO hysteresis	Hysuvl	2.1	2.8	3.5	V	
	Standby current	Istby	—	130	250	μA	VCC = Vuvlh - 0.2 V
	Operating current	Icc	—	2.2	3.3	mA	FB: GND
VREF	Reference voltage	Vref	4.945	5.020	5.095	V	Isource = 0 mA
	Temperature stability	dVref	—	±80	—	ppm/°C	Tj = -40 ~ 150°C *1
	Line regulation	Vref-line	—	5	20	mV	Isource = 0 mA Vcc = 10 V ~ 24 V
	Load regulation	Vref-load	—	5	20	mV	Isource = 0 mA ~ -5 mA
Error amplifier	Feedback voltage	Vfb	0.587	0.605	0.623	V	
	Input bias current	Ifb	-0.75	-0.25	-0.1	μA	Measured pin: FB
	Open loop gain	Av	—	63	—	dB	
	Upper clamp voltage	Vclamp_comp	3.85	4.10	4.30	V	FB = 0.3 V COMP: Open
	Low voltage	Vl-comp	—	0.1	0.3	V	FB = 0.9 V COMP: Open
	Source current	Isrc-comp	-13	-9.5	-6	μA	FB = 0.3 V COMP: 2.5 V
	Sink current	Isnk-comp	6	9.5	13	μA	FB = 0.9 V COMP: 2.5 V
	Transconductance	gm	25	45	70	μS	FB = 0.55 V ↔ 0.65 V COMP: 2.5 V
RT	RAMP offset voltage	Voffset_ramp	—	1.0	—	V	
	RAMP amplitude	dVramp	2.9	3.1	3.3	V	*2
	RT voltage2	V-rt2	2.9	3.0	3.1	V	RT-Vref: 200 kΩ

【注】 *1 設計参考値

*2 dVramp = Vclamp_comp - Voffset_ramp

(Ta = 25°C, VCC = 15 V, CS = 0 V, FB = COMP, RRT = 200 kΩ)

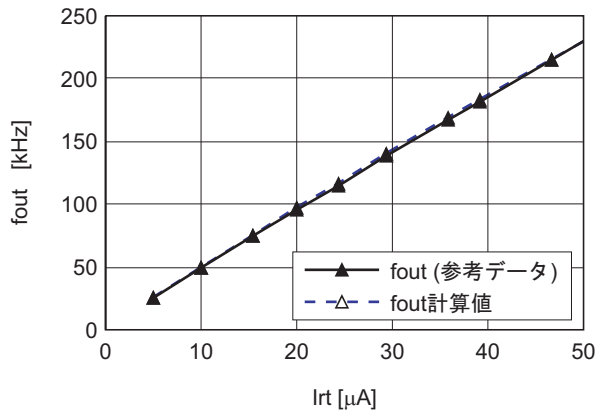
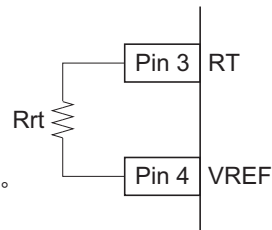
項目		記号	Min	Typ	Max	単位	測定条件
OUT	Rise time	tr-out	—	30	100	ns	CL = 1000 pF, FB = 0.3 V, COMP = 2.5 V
	Fall time	tf-out	—	30	100	ns	CL = 1000 pF, FB = 0.3 V, COMP = 2.5 V
	OUT low voltage	Vol1-out	—	0.08	0.20	V	Isink = 20 mA
		Vol2-out	—	0.05	0.70	V	Isink = 10 mA, VCC = 5 V
	OUT high voltage	Voh-out	14.5	14.8	—	V	Isource = -20 mA *1
	OUT frequency	fout	43	48	53	kHz	RT-Vref: 200 kΩ *3
Maximum duty cycle	Dmax	47	52	57	%	RT-Vref: 200 kΩ	
Over current protection	OCP threshold voltage	Vocp	0.57	0.6	0.63	V	
	OCP blanking time	tblank	170	300	450	ns	
	Input bias current	Ics	-30	-15	-7.5	μA	Vcs = 0 mV
2nd over current and over voltage protection	2nd OCP threshold voltage	V2ndocp	2.25	2.5	2.75	V	
Thermal shut down	Shut down temperature	TSD_ON	140	155	170	°C	*1
	TSD release temperature	TSD_OFF	90	110	130	°C	*1

【注】 *1 設計参考値

*3 fout は、RT-VREF 端子間に接続する抵抗 Rrt を変更することで変更できます。参考データと計算式を下記に示します。

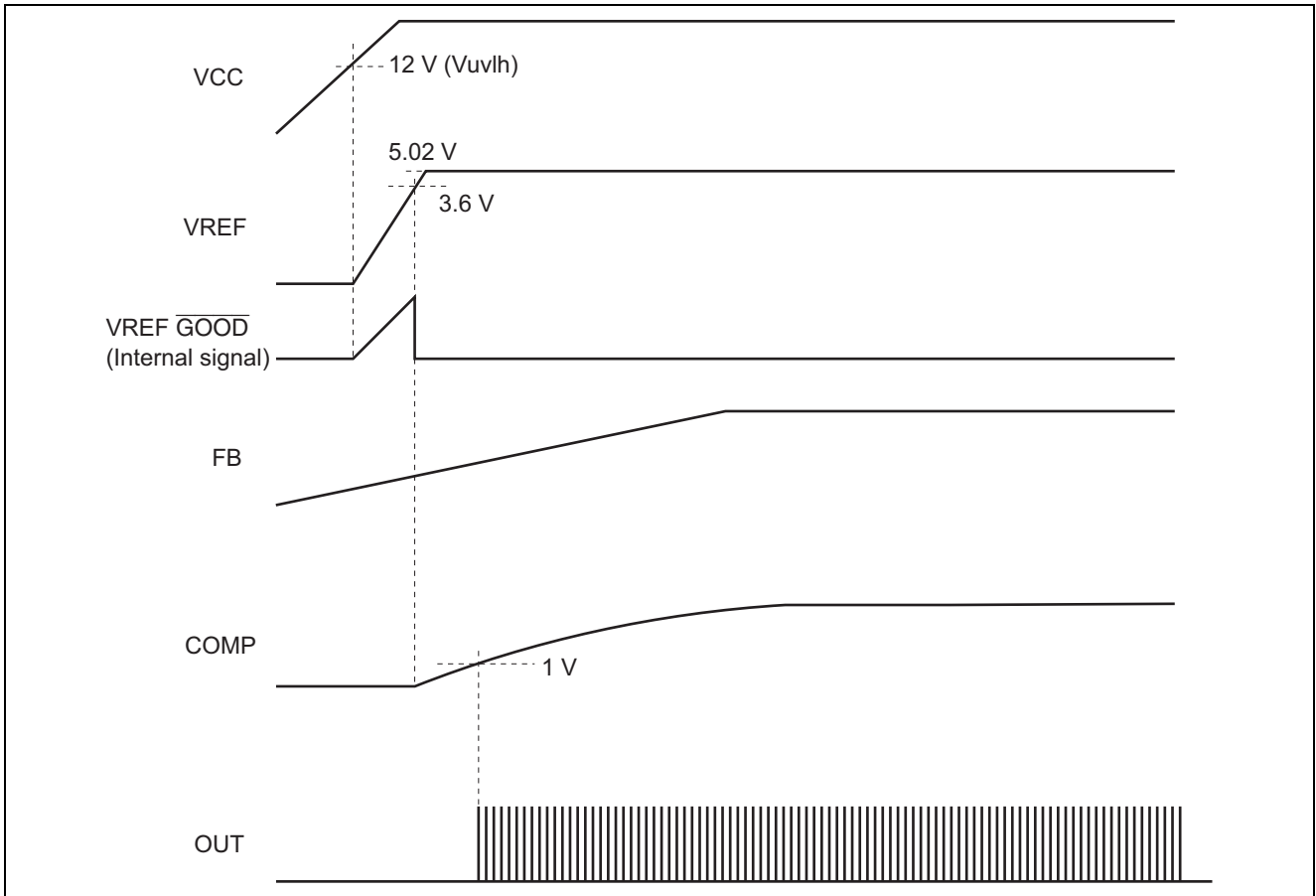
$$f_{out} [\text{kHz}] = \frac{1}{(100 \times 10^{-9} \times R_{rt}) + (360 \times 10^{-6})}$$

※グラフは参考データあり、特性を保証するものではありません。

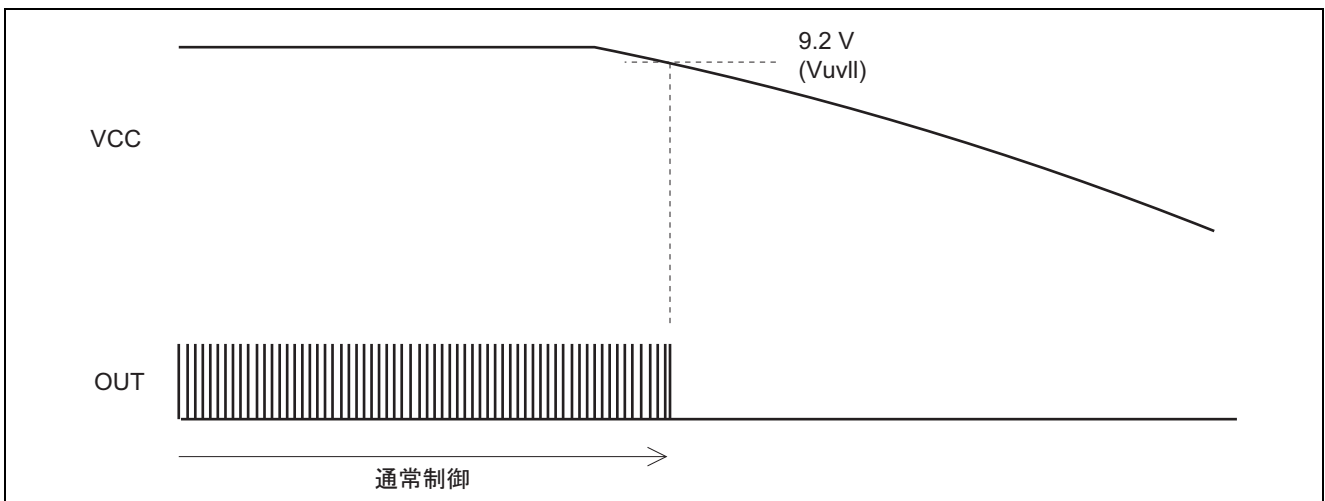


波形タイミング

1. 起動タイミング

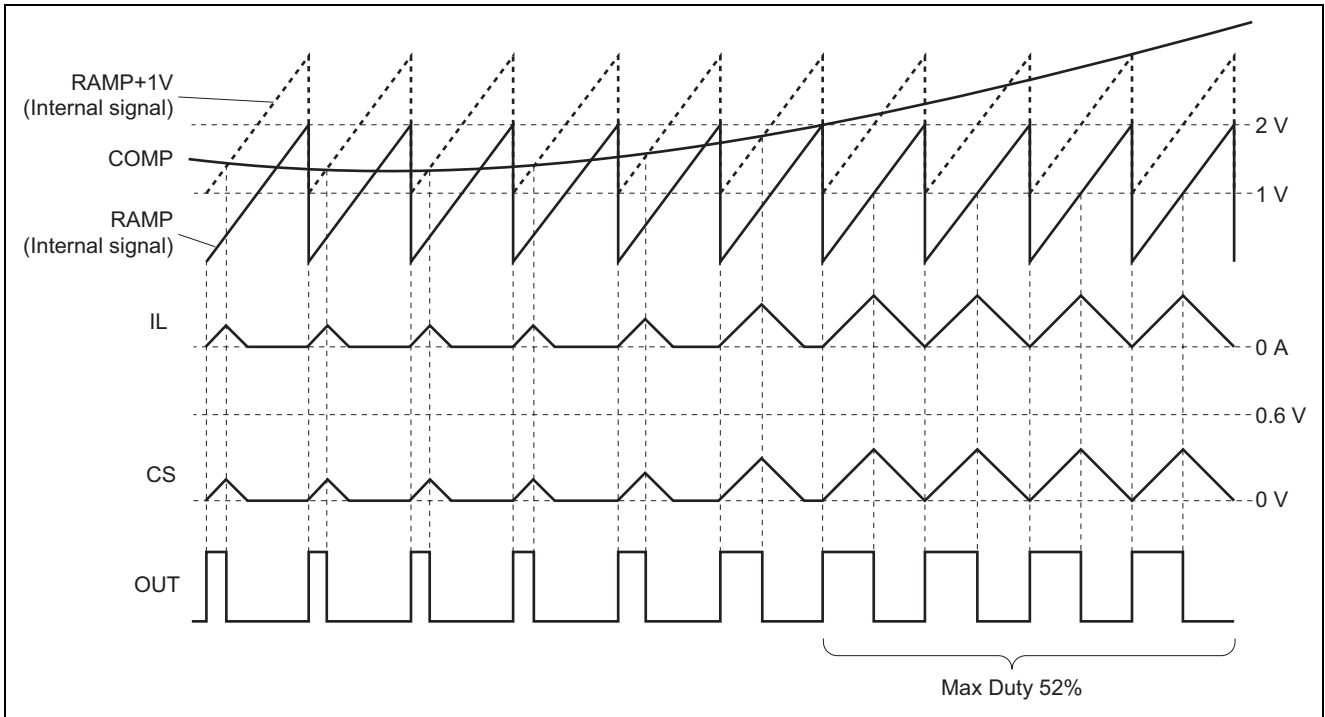


2. 停止タイミング

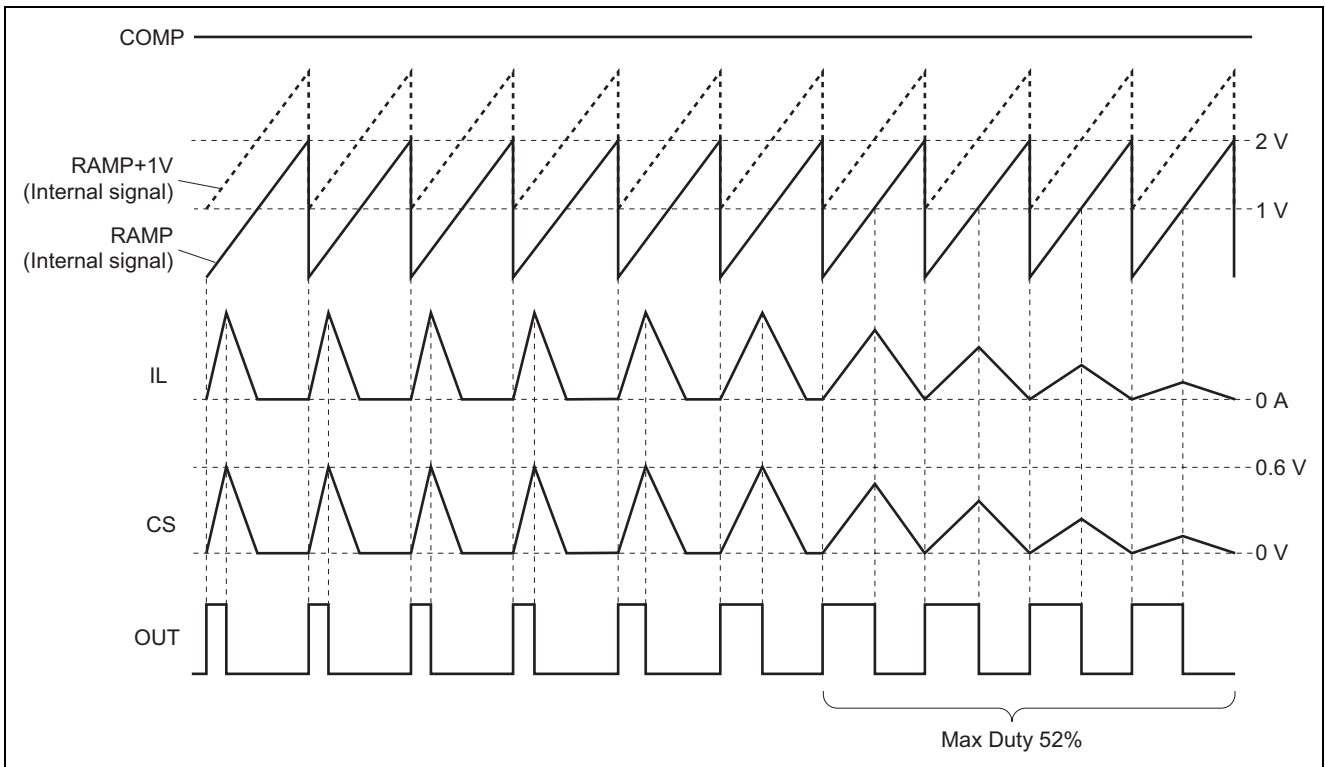


3. ゲートドライブ

3.1 エラーアンプ制御

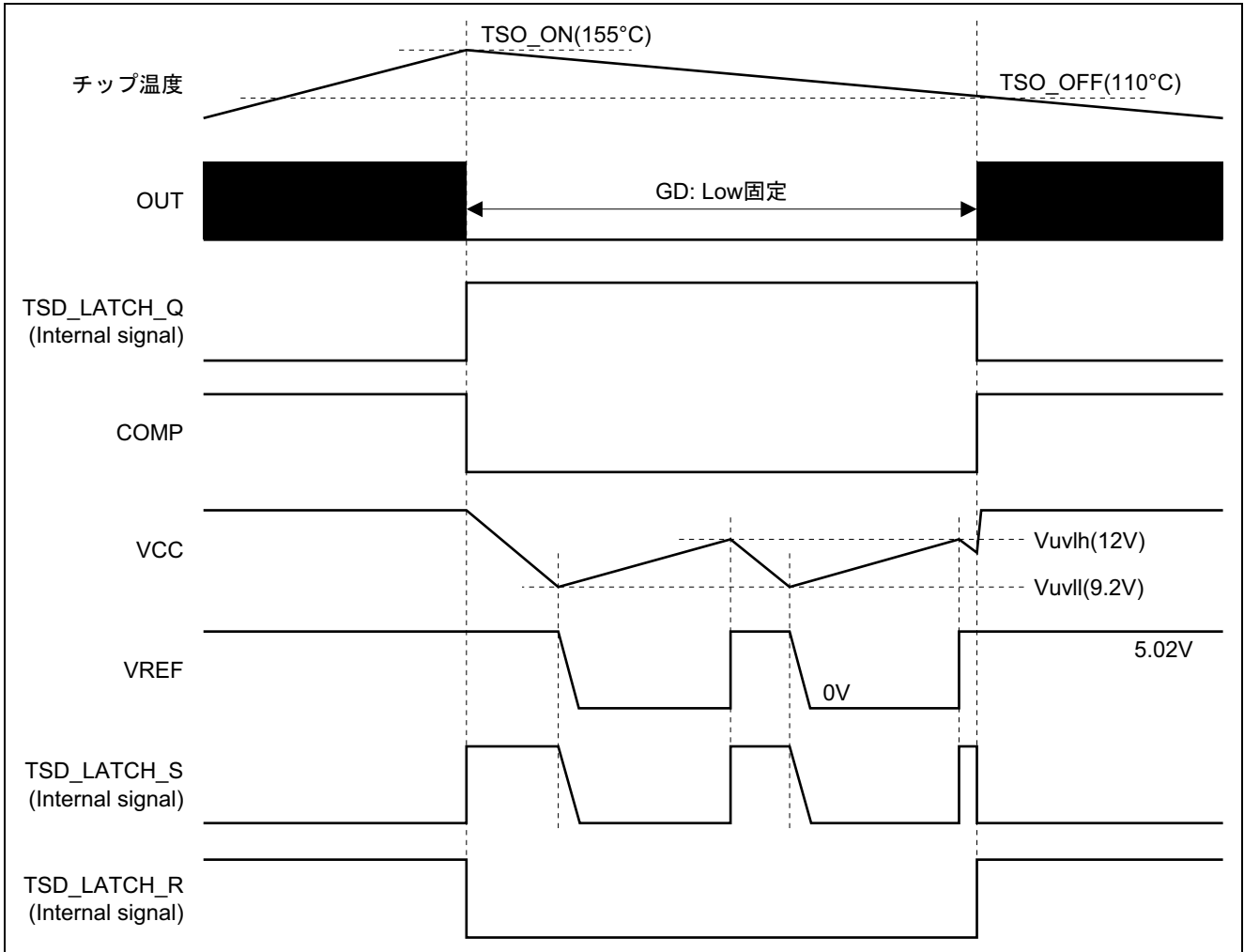


3.2 ピークカレント制御



4. TSD 検出・解除

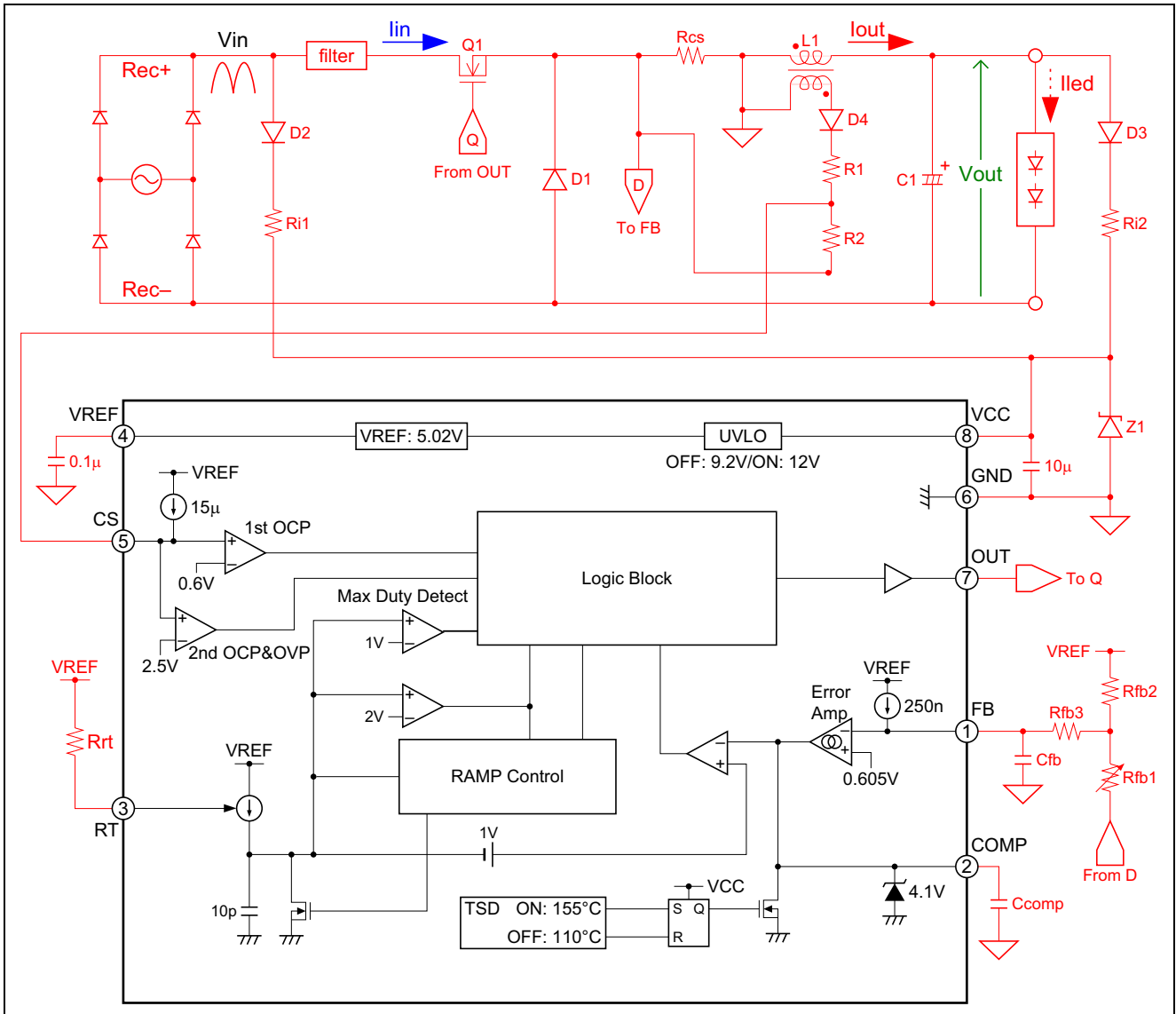
【注】 * VCC での TSD ラッチ解除する場合は VCC < 約 2.5V にしてください。



システム図

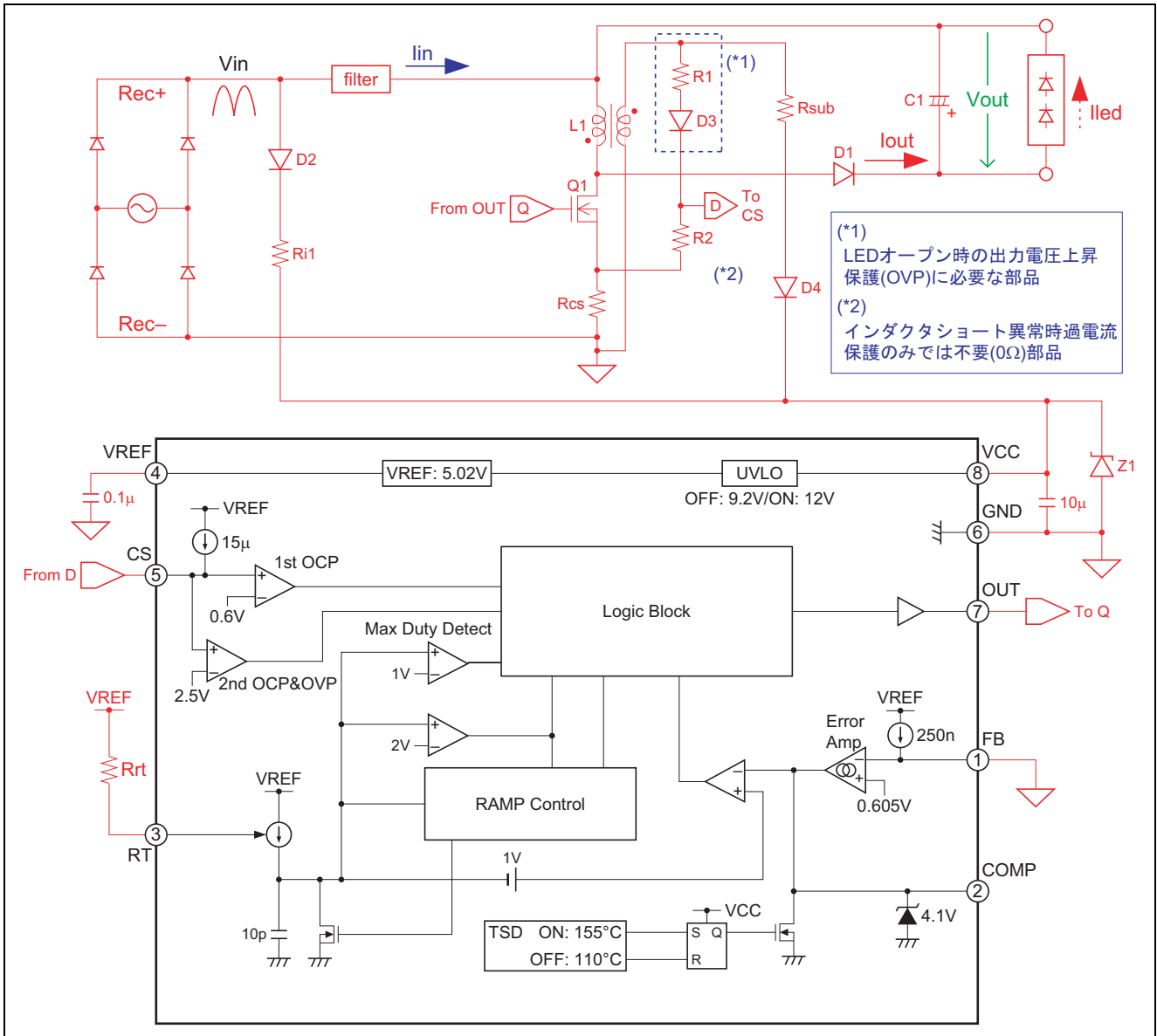
1. エラーアンプを用いた降圧型周波数一定モードの場合

1.1 システム図

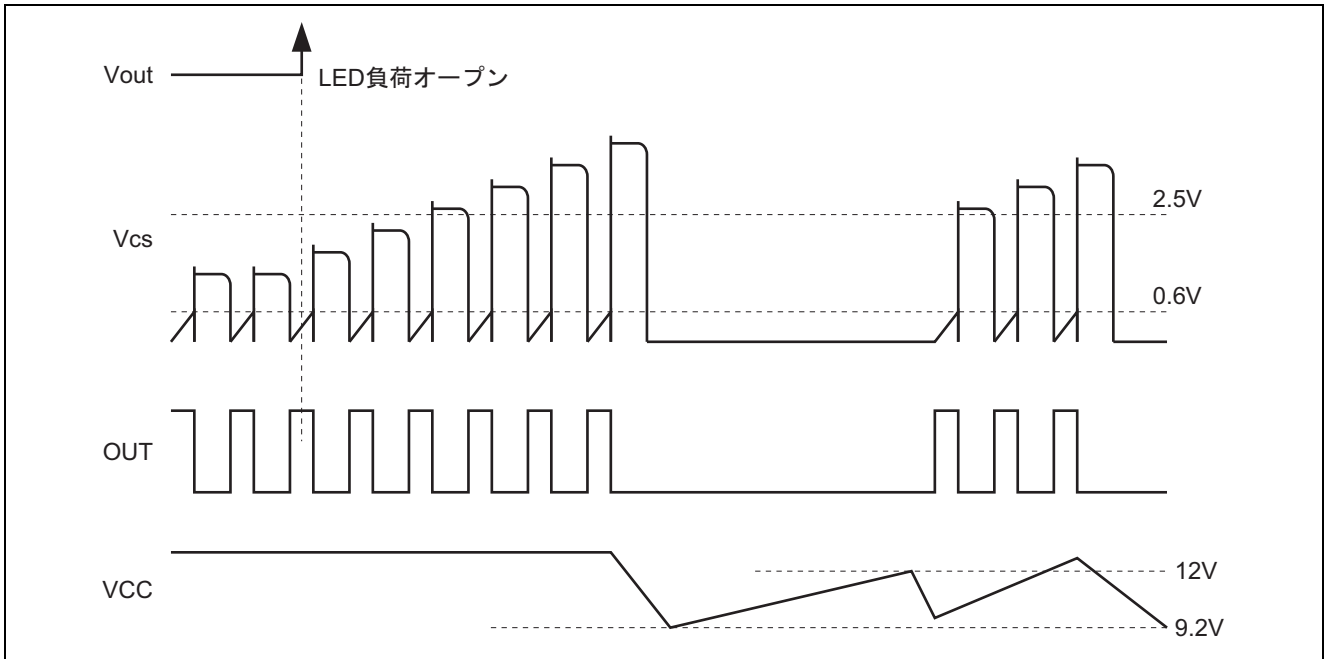


2. ピークカレント方式を用いた昇降圧型周波数一定モードの場合

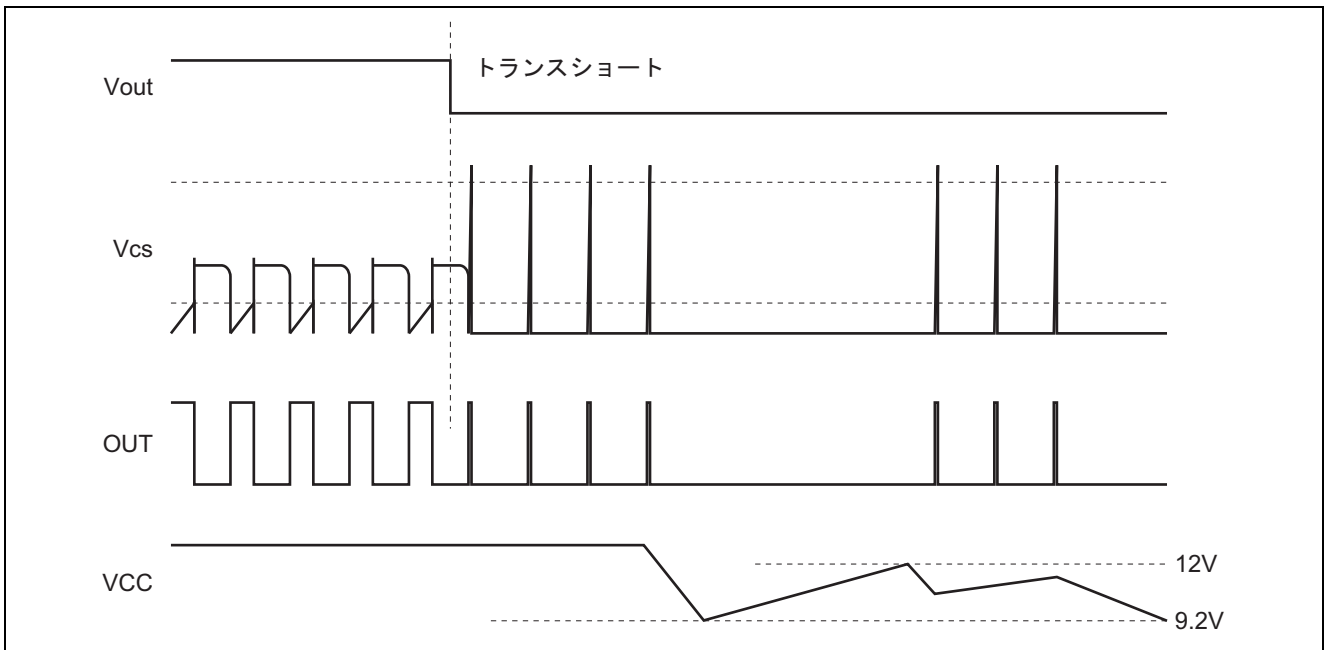
2.1 システム図



2.2 LED 負荷オープン時動作波形

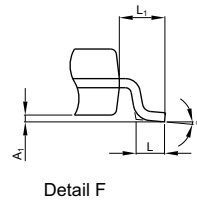
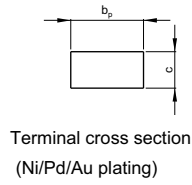
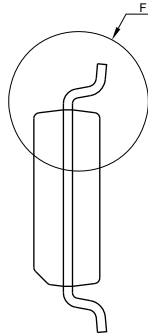
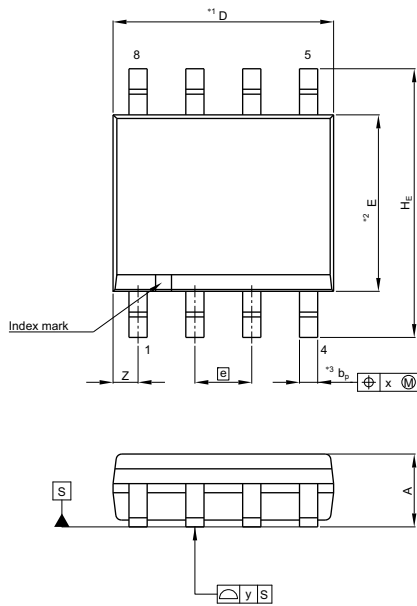


2.3 トランスショート時動作波形



外形寸法図

JEITA Package Code	RENESAS Code	Previous Code	MASS[Typ.]
P-SOP8-3.94x4.93-1.27	PRSP0008DJ-A	—	0.073g



NOTE)
1. DIMENSIONS**1 (Nom)**AND**2*
DO NOT INCLUDE MOLD FLASH.
2. DIMENSION**3*DOES NOT
INCLUDE TRIM OFFSET.

Reference Symbol	Dimension in Millimeters		
	Min	Nom	Max
D	4.80	4.93	4.98
E	3.81	3.94	3.99
A_2	—	1.47	—
A_1	0.10	0.15	0.25
A	—	—	1.73
b_p	0.35	0.41	0.49
b_1	—	—	—
c	0.19	0.20	0.25
c_1	—	—	—
θ	0°	—	8°
H_E	5.84	5.99	6.20
$\ominus y$	—	1.27	—
x	—	—	0.25
y	—	—	0.10
Z	—	0.56	—
L	0.41	0.64	0.89
L_1	—	1.03	—

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して、お客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
2. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
3. 本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害に関し、当社は、何らの責任を負うものではありません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を改造、改変、複製等しないでください。かかる改造、改変、複製等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。
標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット等
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置等
当社製品は、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（原子力制御システム、軍事機器等）に使用されることを意図しておらず、使用することはできません。たとえ、意図しない用途に当社製品を使用したことによりお客様または第三者に損害が生じても、当社は一切その責任を負いません。なお、ご不明点がある場合は、当社営業にお問い合わせください。
6. 当社製品をご使用の際は、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他の保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問い合わせください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
9. 本資料に記載されている当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。また、当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍用用途に使用しないでください。当社製品または技術を輸出する場合は、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。
10. お客様の転売等により、本ご注意書き記載の諸条件に抵触して当社製品が使用され、その使用から損害が生じた場合、当社は何らの責任も負わず、お客様にてご負担して頂きますのでご了承ください。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。

注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



ルネサス エレクトロニクス株式会社

営業お問い合わせ窓口

<http://www.renesas.com>

営業お問い合わせ窓口の住所は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス株式会社 〒135-0061 東京都江東区豊洲3-2-24 (豊洲フォレシア)

技術的なお問合せおよび資料のご請求は下記へどうぞ。
総合お問い合わせ窓口：<http://japan.renesas.com/contact/>