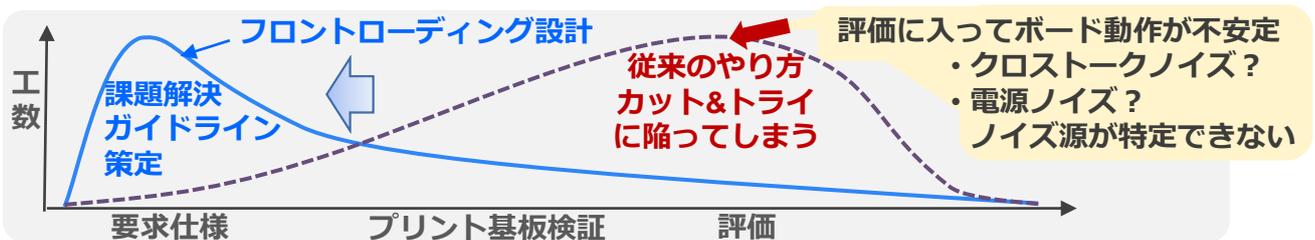


ルネサスIPパートナー コンサルティング

NECプラットフォームズ株式会社

◆基板フロントローディング設計・トラブル解析サポート

- ・上流工程に重点を置き、手戻りの少ない開発プロセスにより、総開発費の削減を支援します。
- ・基板設計の各開発工程のお困りごと/トラブル解析をサポートします。



◆ルネサス製 高速信号IP活用時のフロントローディング設計への適用例

- ・上流工程となる仕様検討フェーズを重視
[高速信号IPの例] 32G SerDes : PCIe5/4/3/2/1、16G SerDes : PCIe4/3/2/1 等
 - ✓ Signal Integrity : 配線仕様策定、初期シミュレーションによる勘所の把握
 - ✓ Power Integrity : 給電系の設計、他電源とのカップリングや分離の設計
- ・検証/評価項目も設計初期に策定、検証/評価までをスムーズに完了し、一発完動をサポート

◆事例紹介：プリント基板におけるSI/PI設計、解析サポート

仕様検討	基板検証	評価	成果の一例	実績事例
◆SI(Signal Integrity) 配線仕様策定 	損失検証 伝送sim 	評価,実績へのフィードバック 	減衰特性が設計と実物で一致 	<ul style="list-style-type: none"> ・PCI-Express Gen4 (製品実績あり) ・PCI-Express Gen5 (設計実績あり) ・PCI-Express Gen6 (設計中)
◆PI(Power Integrity) 給電仕様策定 De-cap LSI PKG PCB VRM 	特性Z検証 	実機ノイズ評価 	ノイズ波形が設計と実機で一致 設計: 34.3mV, 実機: 35.5mV 	<ul style="list-style-type: none"> ・300WクラスASIC ・LSI~PKG~PCBを含む協調設計 ・20年超のノウハウ

・サービスメニューを用意していますので、ぜひ、お問い合わせください。

問合せ先：

NECプラットフォームズ株式会社
コアテックソリューション統括部
新市場開拓グループ

E-Mail: lsi-sales@necpf.jp.nec.com
(代表 高木敦則)

- ・PCIe、PCI-Expressは、PCI-SIGの登録商標です。
- ・このカタログの内容は改良のために予告なしに仕様・デザインを変更することがありますのでご了承ください。
- ・本紙の一部、または全部を複写、転載、複製、引用することは禁じられています。

* 本内容はIPパートナーのソリューションであり、IPパートナーからお客様へ提供いたします。