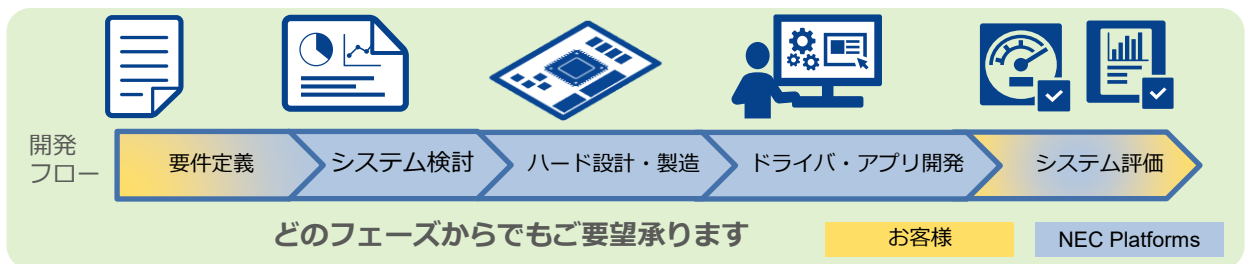


ルネサスIPパートナー デザインサポート

NECプラットフォームズ株式会社

IPの実装からドライバ開発、ボード開発までトータルにサポート

USB3.0 xHCIホストコントローラIPやSATA3.2 Host Link/Transport IPなどのルネサス製IPを使ったお客様のシステム開発において、FPGA TOP階層・周辺回路開発、ファームウェア・組込みOSなどのドライバ開発、高周波動作が必要となるボード開発などをトータルにサポートします。



開発サポート概要

■ FPGA開発

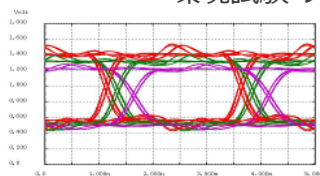
- ルネサス製USB3.0 xHCIホストIPコア
- ルネサス製SATA3.2 Host Link/Transport IPコア
- 周辺IPコア組込み設計
- C言語のハードウェア化

■ ソフトウェア開発

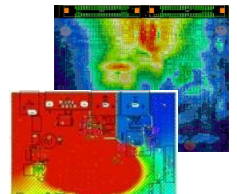
- 組込み向けUSB3.0 xHCIドライバ設計
- 組込み向けSATAドライバ設計
- 標準/ベンダクラスドライバ設計
- アプリケーション設計

■ ボード開発

- 組込み用マザーボードの設計
- システム仕様へのカスタム対応
- 配線インピーダンスシミュレーション対応
- 高速信号波形シミュレーション対応
- 環境試験・ノイズ対策



放射・伝導
ノイズ解析



USBコントローラで豊富な実績

- ルネサス製ホストIP開発実績があり、内部仕様・活用技術を熟知
- USB3.2 Device IP(自社IP)を活用した最適なシステムの提案
- ルネサス製IPをFPGAに実装した評価ボード開発
- その他ルネサス製IPの実装実績多数あり



USB3.2デバイスIPコア/周辺回路組込設計

問合せ先：

NECプラットフォームズ株式会社
コアテックソリューション統括部
新市場開拓グループ

E-Mail: lsi-sales@necpf.jp.nec.com
(代表 高木敦則)

- USBはUSB Implementers Forum, Inc.の登録商標です。
- PCI Expressは、PCI-SIGの登録商標です。
- このカタログの内容は改良のために予告なしに仕様・デザインを変更することがありますのでご了承ください。
- 本紙の一部、または全部を複写、転載、複製、引用することは禁じられています。

* 本内容はIPパートナーのソリューションであり、IPパートナーからお客様へ提供いたします。