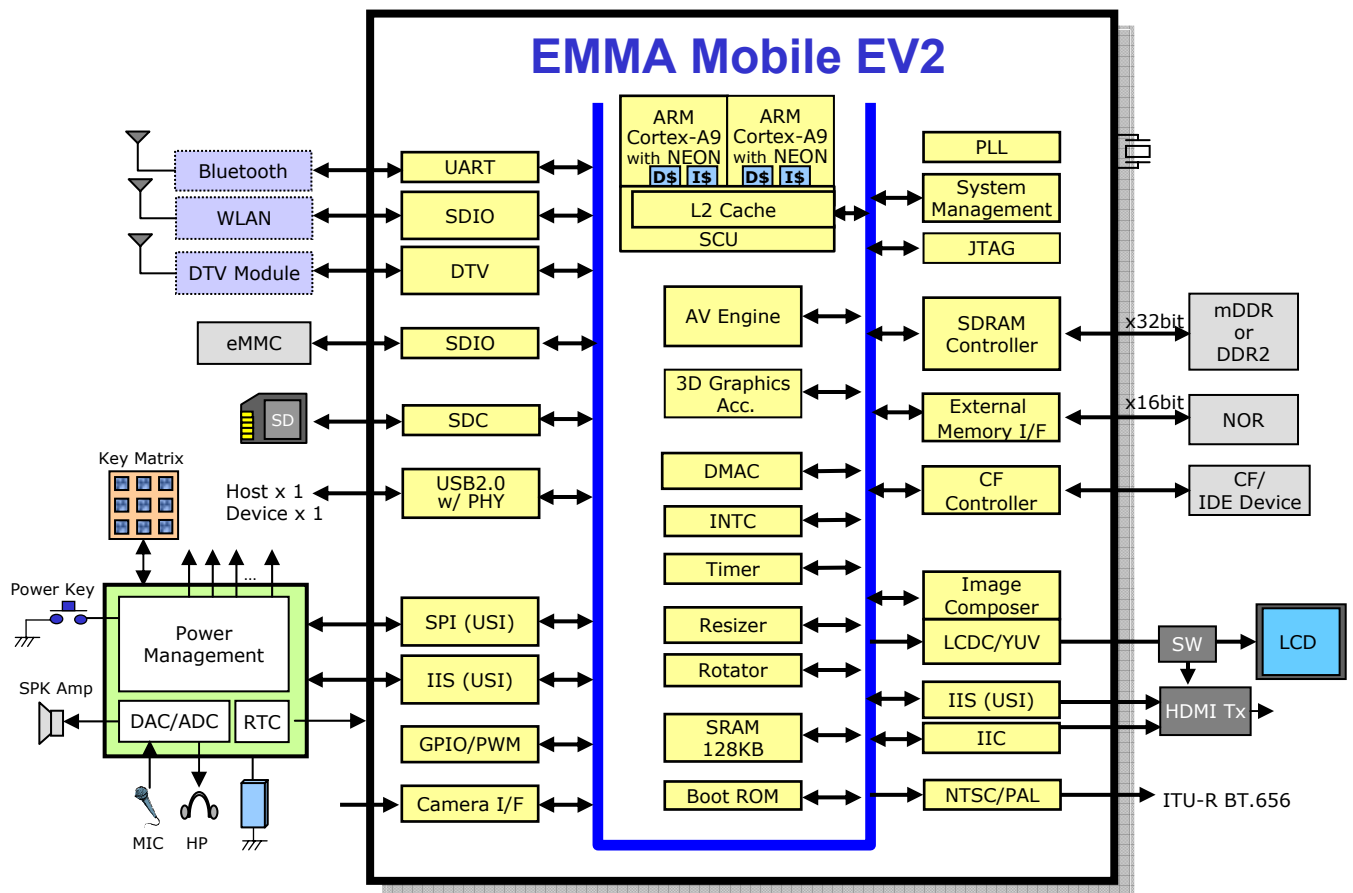


低消費電力マルチメディアプロセッサ

EMMA Mobile™ EV2



EMMA Mobile EV2は、デュアルコアCPU、HDコンテンツデコード、およびグラフィックス処理機能といった高機能化と低消費電力化を追求したマルチメディアプロセッサです



特長

- NEON(メディア拡張)を有するCortex™-A9コアを2個搭載したデュアルコア構成
- フルHDコンテンツ(1920×1080画素)をデコード可能なAVエンジンを搭載し、携帯機器でもH.264、MPEG2等のフルHD(1920×1080画素)エンコードが可能
- 3Dグラフィックスエンジンによる高機能ユーザインタフェースを実現可能
- 携帯電話で実績のある低消費電力技術を駆使し、マルチメディアデータ デコード時においても業界トップレベルの低消費電力化を実現
- USB、SD(SDC)、SPI/IIS、IIC、UARTなどの各種I/Fを内蔵
- MobileDDR SDRAMとDDR2 SDRAMの2種類のSDRAMをサポート

主要な機能

Item		Function
Processor /Memory	CPU	Cortex™ -A9 /NEON 533MHz I/D cache 32KByte, L2 cache 256KByte Dual core CPU (as 2CPU)
	AV Engine	H.264 decode: BP/MP/HP .up to Full HD (1920x1080) MPEG2 decode: MP .up to Full HD (1920x1080) MPEG4 decode: SP/ASP .up to HD (1280x720)
	3D/2D Graphics	14.7Mpolygon/sec 500Mpixel/sec Open-GL-ES2.0,Open-GL-ES1.x,Open-VG1.1
	SDRAM Controller	Mobile DDR-400 (x32bit, 200MHz) or DDR2-533 (x32bit, 266MHz)
	Flash MemoryI/F	eMMC, NOR
Image Processing Function	Image Resizer	Resize
	Rotator	YUV/RGB image rotation (90° /180° /270°)
	Image Composer	LCD Output Image Composition
Peripheral Interface	LCD I/F	RGB565/666/888 (Maximum Size : 4090× 4094)
	NTSC/PAL I/F	ITU-R BT.656
	Serial I/F	4-ch UART 2-ch IIC 6-ch Unified serial I/F : selectable to SPI or Audio I/F
	USB	USB2.0 Host x1/Device x1
	SD I/F	1-ch SD Memory Card Interface 3-ch SDIO interface
	Camera I/F	8bit parallel I/F
	DTV I/F	TS Serial
	Others	GPIO (interrupt capabilities configurable) , PWM

パッケージ情報

393ピン・ファイン・ピッチ BGAパッケージ (16 mm×16 mm 0.65 mmピッチ)
EMMA Mobile EV2 品名 : μ PD77642BF1-GA9-A

本資料の内容は後日変更する場合があります。
 文書による当社の承諾なしに本資料の転載複製を禁じます。
 EMMA Mobileは、ルネサスエレクトロニクス株式会社の日本、米国及びその他の国における商標です。
 本文中に記載の会社名および製品名等は各社の商標または登録商標です。

【お問合せ先情報】

http://japan.renesas.com/contact/contact_tech.html