

## RZ/Five Easy Download Guide

ステップ	エンジニア向け情報	コンテンツ種類	コンテンツ名	RZ/Five リンク	Note	Access levels
	<b>RZ/G Series 32/64-bit MPU (Wiki)</b>	Link summary	Introduction,Boards,Software and Documentation	<a href="#">Link</a>	-	Non limitation
	お問合せ	マイチケット	技術問合せ	<a href="#">Link</a>	-	Non limitation

ステップ	製品紹介	コンテンツ種類	コンテンツ名	RZ/Five リンク	Note	Access levels
1	RZ ファミリー カタログ	Document	RZ ファミリー カタログ	<a href="#">Link</a>	-	Non limitation
2	パンフレット	Document	RZ/Five パンフレット	<a href="#">Link</a>	-	Non limitation
3	White Paper	Document	IoT エッジ開発に新しい選択肢を届ける 64bit RISC-V マイクロプロセッサ	<a href="#">Link</a>	-	Non limitation
3	User's Manual Overview	Document	User's Manual Overview	<a href="#">Link</a>	-	Non limitation
5	Video contents	Video	64-Bit RISC-V General-Purpose MPU for IoT Edge	<a href="#">Link</a>	-	Non limitation
6	Video contents	Video	RISC-V Microprocessors for IoT Edge	<a href="#">Link</a>	-	Non limitation
7	Video contents	Video	Introduction to Renesas RZ/Five MPU	<a href="#">Link</a>	-	Non limitation
8	Webinar	Video	RZ/Five 64 ビットRISC-Vマイクロプロセッサによって実現される柔軟なIoTエッジソリューション	<a href="#">Link</a>	-	Non limitation
9	Blog	Blog	Arm® とRISC-V CPU間のアプリケーション移行が容易	<a href="#">Link</a>	-	Non limitation
10	RZ Family Product Part Number Guide	Document	<a href="#">RZ Family Product Part Number Guide</a>	<a href="#">Link</a>	-	Non limitation

ステップ	ボード、評価環境の立ち上げ	コンテンツ種類	コンテンツ名	RZ/Five リンク	Note	Access levels
1	ユーザーズマニュアル	Document	User's Manual: Hardware	<a href="#">Link</a>	-	Non limitation
		Document	Andes AX45MP-1C Data sheet	<a href="#">Link</a>	-	Non limitation
		Document	Technical Update	<a href="#">Link</a>	-	Non limitation
		Document	Additional document for User's Manual(SDHI)(Requires LoA)	<a href="#">Link</a>	弊社特約店/代理店へお問い合わせ下さい	LoA*1
2	ボードの立ち上げ方法	Document	SMARC Module Board User's Manual	<a href="#">Link</a>	-	Non limitation
		Document	SMARC Carrier Board User's Manual	<a href="#">Link</a>	-	Non limitation
3	ボード情報・入手方法	ボード情報・購入	Evaluation Kit WEB Page	<a href="#">Link</a>	-	Non limitation
4	評価環境立ち上げ方法 Verified Linux Package (VLP)	Document	Release note for RZ/Five Verified Linux Package V3.0.6-update3	<a href="#">Link</a>	-	Non limitation
		Document	SMARC EVK of RZ/Five Linux Start-up Guide Rev.1.04	<a href="#">Link</a>	-	Non limitation
		Document	RZ/G2L Group, RZ/V2L Group and RZ/Five BSP Manual Set	<a href="#">Link</a>	EULA*2	MyRenesas
		Document	RZ/G Proprietary SW Package Handling	<a href="#">Link</a>	弊社特約店/代理店へお問い合わせ下さい	-
5	各種ソフトウェア入手方法 RZ/Five Pre-built Images Board Support Package (BSP) Security Package Web UI Package Demo software	Software	RZ/Five Pre-built Images (RZFive_VLP3.0.6_Pre-built_Images.zip)	<a href="#">Link</a>	-	Non limitation
		Web Link	RZ/Five Verified Linux Package [5.10-CIP]	<a href="#">Link</a>	-	Non limitation
		Web Link	RZ/Five Security Package	<a href="#">Link</a>	SLA*3	Secure Access
		Web Link	RZ MPU WebUI Package	<a href="#">Link</a>	-	Non limitation
		Web Link	WebSocket Demonstration (Github)	<a href="#">Link</a>	-	Non limitation
6	各種ツール入手方法	Tool	Smart Configurator	<a href="#">Link</a>	-	Non limitation
7	各種ツール立ち上げ方法	Document	Smart Configurator for RZ User's Guide	<a href="#">Link</a>	-	Non limitation

ステップ	カスタムボード開発	コンテンツ種類	コンテンツ名	RZ/Five リンク	Note	Access levels
	PCB Design and Verification Flow (for DDR-IF)	Document	PCB Design and Verification Flow (for DDR-IF)	<a href="#">Link</a>	弊社特約店/代理店へお問い合わせ下さい	弊社特約店/代理店へお問い合わせ下さい
	カスタムボード設計時のPCB設計チェックリスト	Document	Board circuit design checklist	<a href="#">Link</a>	-	Non limitation
	高速シリアルインターフェイスのPCB設計ガイド	Document	PCB Design Guidelines for MIPI-CSI, MIPI-DSI and USB2.0	<a href="#">Link</a>	-	Non limitation
	DDRメモリーのPCB設計ガイド, DDR Config Generation Tool	Document,Tool	PCB Design Guideline for DDR4/DDR3L, DDR Config Generation Tool	<a href="#">Link</a>	-	Non limitation
	コア電源のPCB検証ガイド, PDN model	Document,Model	PCB verification guide for Core VDD, PDN model	<a href="#">Link</a>	-	Non limitation
	DDRメモリーのPCB検証ガイド, PKG model	Document,Model	PCB verification guide for DDR4/DDR3L, PKG model	<a href="#">Link</a>	-	Non limitation
	ボードの参照用設計データ	Design Data	SMARC Module Board Design Data(Schematics,Layout,BOM)	<a href="#">Link</a>	Disclaimer*4	MyRenesas
	ボードの参照用設計データ	Design Data	Carrier Board Design Data(Schematics,Layout,BOM)	<a href="#">Link</a>	Disclaimer*4	MyRenesas
	IBISモデル(LSI用)	Model	IBIS	<a href="#">Link</a>	Disclaimer*4	MyRenesas
	Boundary Scan Description Language file	File	BSDL	<a href="#">Link</a>	Disclaimer*4	MyRenesas
	Guide to Using RGMII in Making an Ethernet-IF Connection	Document	Guide to Using RGMII in Making an Ethernet-IF Connection	<a href="#">Link</a>	-	Non limitation
	RZ/G2UL Type-1, RZ/A3UL and RZ/Five Pin Compatibility Gu	Document	RZ/G2UL Type-1, RZ/A3UL and RZ/Five Pin Compatibility Guide	<a href="#">Link</a>	-	Non limitation
	Power Consumption Measurement	Document	Power Consumption Measurement	<a href="#">Link</a>	-	Non limitation
	参照用消費電力情報	Document	Reference power consumption guide	<a href="#">Link</a>	-	Non limitation
	熱管理ガイド	Document	Thermal Management Guideline	<a href="#">Link</a>	-	Non limitation
	メカニカルハンドリングガイド	Document	Mechanical Handling Guideline	<a href="#">Link</a>	-	Non limitation
	リフローソルダーリング条件	Document	Mount Conditions Reflow Soldering Conditions	<a href="#">Link</a>	-	Non limitation
	ベーク条件	Document	Mount Conditions Baking Conditions	<a href="#">Link</a>	-	Non limitation
	半導体パッケージ実装マニュアル	Document	半導体パッケージ実装マニュアル	<a href="#">Link</a>	-	Non limitation
	ライフタイム見積ガイド	Document	Lifetime Guideline	<a href="#">Link</a>	-	Non limitation
	Power Management IC	Device info	EVK搭載PMIC	<a href="#">Link</a>	-	Non limitation
	Clock Generator IC	Device info	EVK搭載Clock Generator	<a href="#">Link</a>	-	Non limitation
	RZ/Five Reliability Report	Document	R9A07G043FXXGBG Reliability Report	<a href="#">Link</a>	-	Non limitation
	Power calculation sheet and guide	Document	Power calculation sheet and guide	<a href="#">Link</a>	弊社特約店/代理店へお問い合わせ下さい	弊社特約店/代理店へお問い合わせ下さい
	Low Power Guideline	Document	Low Power Guideline	<a href="#">Link</a>	弊社特約店/代理店へお問い合わせ下さい	弊社特約店/代理店へお問い合わせ下さい

\*1: Letter of Acknowledgement  
\*2: End User License Agreement  
\*3: Software License Agreement  
\*4: Disclaimer Letter

lo: [Additional Information] Please refer to the software content archive list if necessary.

[補足情報 必要に応じてソフトウェアコンテンツ アーカイブ一覧をご参照ください。]

RZ/G Software package archive list (2H2024)

5.10-CIP

Product	Libraly Nick Name	Version	Package Name
RZ/Five	Verified Linux Package	v3.0.2	<a href="#">RZ/Five Verified Linux Package V3.0.2(RTK0EF0045Z0025AZJ-v3.0.2.zip)</a>
	Verified Linux Package	v3.0.2	<a href="#">Yocto recipe packages [VLP v3.0.2] (rzfive_vlp_v3.0.2.tar.gz)</a>
	Verified Linux Package	v3.0.2	<a href="#">Open source Package(oss_pkg_rzfive_v3.0.2.7z)</a>
	Board Support Package(BSP)	v1.0	<a href="https://www.renesas.com/en/document/sws/rzfive-board-support-package-v10-rtk0ef0126z0000azi-v10zip?r=1620471">https://www.renesas.com/en/document/sws/rzfive-board-support-package-v10-rtk0ef0126z0000azi-v10zip?r=1620471</a>