

RZ/V2N ハンドブック

Step	Launch of board and evaluation environment	Contents Type	Contents Name	RZ/V2N Link
0	製品紹介	ドキュメント ドキュメント ドキュメント ドキュメント	RZ Family Brochure RZ/V2N White Paper RZ/V2N Group Flyer RZ/V2N Group Datasheet	<a href="#">Link</a> <a href="#">Link</a> <a href="#">Link</a> <a href="#">Link</a>
1	ユーザズマニュアル	ドキュメント ドキュメント	User's Manual: Hardware [NDA]User's Manual: Hardware (Additional document) ※DDR PHY, GbitEther, USB3/USB2 PHY, Audioに関する情報が追加されています。	<a href="#">Link</a> <a href="#">Link</a>
2	ボードの立ち上げ方法	ドキュメント ボード カメラモジュール	RZ/V2N Evaluation Board Kit (Secure type) ハードウェアマニュアル RZ/V2N Evaluation Board Kit e-CAM22_CURZH (IMX462@Full HD Sensor, with ISP)	<a href="#">Link</a> <a href="#">Link</a> <a href="#">Link</a>
3	評価環境立ち上げ方法 (AI SDK)	インフォメーション ドキュメント 圧縮ファイル  --- ドキュメント  --- ソフトウェア  --- ソフトウェア  --- ソフトウェア  --- ツール  --- ドキュメント  --- ドキュメント  --- ドキュメント  --- ドキュメント	Renesas AI SDK WEB Page AI SDK Release Note AI SDK V5.00 (RTK0EF0189F05000SJ.zip)  --- Release Note  --- Pre-Build for eSD(Bootloader, Linux Kernel image, Device Tree, Filesystem)  --- Application cross compiler installer  --- Dockerfile (Dockerfile for installing AI SDK)  --- DRP-AI Translator i8 installer  --- DRP-AI Translator User's Manual  --- DRP-AI Quantizer User's Manual  --- Component List  --- Linux License List	<a href="#">Link</a> <a href="#">Link</a> <a href="#">Link</a>
4		圧縮ファイル  --- ソフトウェア  --- ドキュメント	AI SDK Sauce code (RTK0EF0189F05000SJ_linux-src.zip)  --- Yocto recipe package  --- Readme	<a href="#">Link</a>
5	Linux マニュアルセット	ドキュメント ドキュメント	BSP Manual Set (RTK0EF0045Z94001AZJ-v1.0.2.zip) Linux Interface Specification Gstreamer User's Manual: Software	<a href="#">Link</a> <a href="#">Link</a>
6	評価環境立ち上げ方法 (RTOS for Cortex-M33)	インフォメーション  --- ドキュメント  --- ドキュメント  --- ドキュメント  --- ドキュメント  圧縮ファイル  ソフトウェア & ツール ドキュメント ドキュメント	RZ/V Multi-OS Package Web Page  --- Cortex-A55 cold boot support (1.8GHz)  --- Cortex-M33 cold boot support  --- Power Management AWO (Always On)  --- Interprocessor communication (OpenAMP)  Multi-OS Package (r01an7254ej0300_rzv-multi-os-pkg.zip)  Flexible Software Package (RZV_FSP_Packs_v3.1.0.exe) Release Note for Flexible Software Package Getting Started with Flexible Software Package	<a href="#">Link</a> <a href="#">Link</a> <a href="#">Link</a> <a href="#">Link</a>  <a href="#">Link</a>  <a href="#">Link</a> <a href="#">Link</a> <a href="#">Link</a>



Step	Custom board development	Contents Type	Contents Name	Link
	LPDDR4/4X コントローラー設定ガイド	圧縮ファイル  --- ドキュメント  --- ドキュメント  --- ツール	[NDA]DDRTOP Application Note Overview Application Note LPDDR4/4X Controller Configuration Guide Gen_tool (設定パラメータ生成ツール)	<a href="#">Link</a>
	PCB設計ガイド	ドキュメント	[NDA]PCB Design Guidelines	<a href="#">Link</a>
	熱設計ガイド	ドキュメント	Thermal Design Guide	<a href="#">Link</a>
	ライフタイム見積ガイド	ドキュメント	Lifetime Guideline	<a href="#">Link</a>
	LSIデザインモデル (IBIS)	Model	[NDA]LSI IBIS	<a href="#">Link</a>
	Interface Design Model (Spara, IBIS)	圧縮ファイル  --- フォルダ  --- フォルダ  --- モデル  --- モデル  --- モデル  --- フォルダ  --- ドキュメント  --- ドキュメント  --- ドキュメント    --- フォルダ  --- モデル  --- モデル  --- フォルダ  --- ドキュメント  --- ドキュメント    --- フォルダ  --- モデル  --- モデル  --- フォルダ  --- ドキュメント    --- フォルダ  --- モデル  --- モデル  --- フォルダ  --- ドキュメント    --- フォルダ  --- モデル  --- モデル  --- フォルダ  --- ドキュメント	[NDA]Design Model (Spara, IBIS) Signal_Integrity  --- USB    --- USB3_IBIS    --- USB2_IBIS    --- PKG_s-parameter    --- Document    --- USB_Signal_model_port_diagram.pdf    --- IBIS AMI Model Manual.pdf    --- README.txt    --- PCI    --- IBIS    --- PKG_s-parameter    --- Document    --- PCIe_Signal_model_port_diagram.pdf    --- IBIS Release Note.pdf    --- MIPI_DSI    --- IBIS    --- PKG_s-parameter    --- Document    --- MIPI_TX_Signal_model_port_diagram.pdf    --- MIPI_CSI2    --- IBIS    --- PKG_s-parameter    --- Document    --- MIPI_RX_Signal_model_port_diagram.pdf    --- LPDDR    --- LPDDR4_IBIS    --- LPDDR4x_IBIS    --- PKG_s-parameter    --- Document    --- pcb-verification-guide-lpddr4-4x.pdf	<a href="#">Link</a>
	Reference Desing Data	圧縮ファイル  --- デザインデータ  --- デザインデータ  --- デザインデータ  --- デザインデータ  --- デザインデータ	CPU Board Design Data  --- Schamtics  --- BOM List  --- Circuit Data (.DSN)  --- Layout Data (.brd)  --- Gerber Data	<a href="#">Link</a>
	Reference Desing Data	圧縮ファイル  --- デザインデータ  --- デザインデータ  --- デザインデータ  --- デザインデータ  --- デザインデータ	EXP Board Design Data  --- Schamtics  --- BOM List  --- Circuit Data (.DSN)  --- Layout Data (.brd)  --- Gerber Data	<a href="#">Link</a>
	Reference Desing Data	圧縮ファイル  --- デザインデータ  --- デザインデータ  --- デザインデータ  --- デザインデータ  --- デザインデータ	SUB Board Design Data  --- Schamtics  --- BOM List  --- Circuit Data (.DSN)  --- Layout Data (.brd)  --- Gerber Data	<a href="#">Link</a>
Step	Information for engineers	Contents Type	Contents Name	Link
	RZ/V Series 64-bit MPU (Renesas info)	Link summary	Introduction,Boards,Software and Documentation	<a href="#">Link</a>
	FAQ	Link summary	よくあるお問い合わせ	<a href="#">Link</a>
	お問合せ	マイチケット	技術問合せ	<a href="#">Link</a>