

ルネサスIPパートナー ソリューション

# 株式会社エイシックデザイン

ルネサス IPパートナーソリューション

## ご案内

エイシックデザインは1980年代ゲートアレイの開発へ取組んだ時代から2000年代にはルネサスのマイコンSH2AやSH4、H8S他にも各種IP開発にも参画して、長くルネサスの武蔵事業所で勤務した技術者が在籍する会社です。2016年創業の会社で論理回路の設計・検証を請負っています。

画像処理ICやプロセッサ(CPU)の周辺モジュール、センサーなど論理回路の設計・検証、FPGA開発およびネットワークコネクティビティ(\*)を主要技術として有しています。

(\*)一例として、弊社はETG(EtherCAT Technology Group)の会員です。

## 会社概要

# ASiC Design



本社は福岡県筑紫野市ですが設計拠点である福岡デザインセンターは、福岡市内で企業が集まる百道地区にあります。

住所：

福岡市早良区百道浜3-8-33

福岡システムLSI総合開発センター514

## ルネサスIP

ザイリンクスFPGA Spartan®-7の評価ボードを使用して、H8マイコンをIPとして実装しました。

新光商事LSIデザインセンター殿のご協力いただきE10Aエミュレータを接続してH8マイコンのプログラムデバッグを進めています。



問合せ先：

メールアドレス: [sasaki@asicdesign.co.jp](mailto:sasaki@asicdesign.co.jp) Tel. 092-980-1222

\* 本内容はIPパートナーのソリューションであり、IPパートナーからお客様へ提供いたします。

# IDMであるルネサスが提供する高い信頼性と品質 IP製品（IPライセンス）

IDM: Integrated Device Manufacturer

## より広く、より柔軟に設計資産を提供

ルネサスはデバイスの提供だけでなく、保有する膨大な設計資産をIPライセンスとしてお客様へ提供いたします。8,000を超えるIP資産から、より幅広くご活用頂けるIPを選びすぐりラインアップ。これによりお客様は弊社製品では実現出来ない機能の組合せをお客様ご自身のカスタムSoCへ組込んで頂くことが可能になります。

SoC: System on Chip

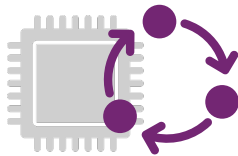
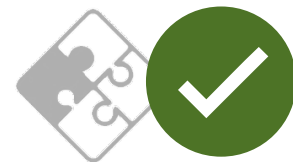


## ルネサスのIP製品を採用するメリット

### 接続検証されたサブシステムの提供

多くのIPを自社開発している為、ユーザは多種多様なIPをルネサス1社からOne Stopで入手可能。また、サブシステムとして提供されるので、ユーザ側で接続の検討と検証が不要

→ユーザは自社のキラーIPの開発に集中可能



### 半導体ベンダの経験に基づく設計情報とサポートの提供

幅広いアプリケーションを手掛けている半導体ベンダであるため、実装、テストまで考慮したプロセスにマッチングした設計情報の提供が可能

→豊富な経験と、幅広く高い技術力を持つエンジニアによるサポート

## 拡充したIPラインアップ 6グループ80種を超えるIPを提供

MCUデバイス親しまれているオリジナルCPUコアから、各種規格インターフェイスコアまで80種を超えるIPが提供可能。

Processor IP	Digital IP	Interface IP	Memory IP	Analog IP	Other IP
RX	GPT	Ethernet TSN	40/28nm	16nm 4.1G PLL	16nm GPIO
SH-4A	SCI	Ethernet AVB	16/12/7nm SRAM	Multiplying PLL	28nm GPIO
SH-4	SPI	USB2.0	28/16/12/7nm TCAM	SSCG PLL	Standard cell
SH3-DSP	I3C	SATA 3.2/3.1		Deskew PLL	
SH-2A	I2C	PCIe-Gen4		Fractional PLL	<b>MBD</b>
SH2-DSP		FPD-Link		R-2R DAC	Motor timer
H8S		MIPI		R-String DAC	Multicore PILS
M32R		CAN FD		SAR ADC	
		CAN		Temp. Sensor	
		SerDes PHY			

\* 本IP製品はルネサスからお客様へ提供いたします。

<https://www.renesas.com/jp/ja/products/ip-products>