

ルネサスIPパートナー ソリューション

# 新光商事LSIデザインセンター(株)

## 新光商事LSIデザインセンターの特徴と提供価値

ワンストップサポート

お客様：メーカー企業  
提案・提供・サポート

**新光商事グループ**

**新光商事株式会社**  
Shinko Shoji Co., Ltd.

**新光商事 LSIデザインセンター株式会社**  
システム開発、デバイス提供  
リファレンスデザイン・コンセプトモデル

デバイス・開発ツール

IPメーカー    デバイスメーカー

**RENESAS**    **AMD**

### なぜ、新光商事LSIデザインセンターか

- ✓ 幅広い分野でのサポート＝ワンストップサポート
- ✓ ルネサスIPやFPGA/ASICの豊富な実装実績
- ✓ **AMDアダプティブ コンピューティング パートナー**



**AMD実績×ルネサス実績×サポート力**  
⇒ **短期間かつ高品質な対応**

### 例えば、こんなニーズのユーザー様に

- ✓ FPGAを使って早期に評価を行いたい
- ✓ ソフトウェア資産を使って開発を加速したい
- ✓ LSI開発＋組み込みソフト、幅広いサポートほしい

**ルネサスIP×FPGA×当社リソース**  
⇒ **幅広いニーズに対応**

## ルネサスIP製品を用いたFPGA/ASIC実装ソリューション

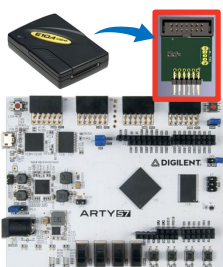
ルネサスIPにより開発環境・ソフトウェア、ノウハウも活用、FPGAによる試作～量産、ルネサス製品や他の機能の1チップ化・長期生産製品対応も可能です。

### FPGA/ASIC 1チップ化



- IPという形でFPGA/ASIC実装できます！
- 過去のソフト資産も再利用が可能でバージョンアップ対応なども可能です！

### IP評価に必要な拡張ボード貸出



E10A(イミュータ)とArty(FPGAボード)は直に接続することは本来出来ませんが、当社では基板を作成して通信させております。

ユーザーのご要望に応じて拡張ボードを貸出いたしますので、お気軽にお問い合わせください。

### 過去資産に機能追加



ハードとソフトの過去資産を用いて新たな機能追加要望についても、当社のハード&ソフト部門でワンストップ開発可能です！

過去資産機能追加によるビジネス拡大も可能です！

### 問合せ先

貸出希望以外もお気軽にお問い合わせください。

- FPGA/ASICを用いた開発全般のお困りごと
- 組み込みソフトウェア開発全般のお困りごと
- 当社の要素技術や実績に関するお問い合わせ

ハード開発部 長尾

[MAIL] [info-sld@sld-shinko.co.jp](mailto:info-sld@sld-shinko.co.jp)

[TEL] 011-558-1125(代表番号)

[URL] <https://www.sld-shinko.co.jp>

# IDMであるルネサスが提供する高い信頼性と品質 IP製品（IPライセンス）

IDM: Integrated Device Manufacturer

## より広く、より柔軟に設計資産を提供

ルネサスはデバイスの提供だけでなく、保有する膨大な設計資産をIPライセンスとしてお客様へ提供いたします。8,000を超えるIP資産から、より幅広くご活用頂けるIPを選びすぐりラインアップ。これによりお客様は弊社製品では実現出来ない機能の組合せをお客様ご自身のカスタムSoCへ組込んで頂くことが可能になります。

SoC: System on Chip

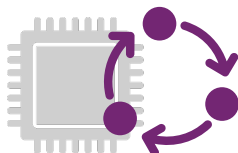


## ルネサスのIP製品を採用するメリット

### 接続検証されたサブシステムの提供

多くのIPを自社開発している為、ユーザは多種多様なIPをルネサス1社からOne Stopで入手可能。また、サブシステムとして提供されるので、ユーザ側で接続の検討と検証が不要

→ユーザは自社のキラーIPの開発に集中可能



### 半導体ベンダの経験に基づく設計情報とサポートの提供

幅広いアプリケーションを手掛けている半導体ベンダであるため、実装、テストまで考慮したプロセスにマッチングした設計情報の提供が可能

→豊富な経験と、幅広く高い技術力を持つエンジニアによるサポート

## 拡充したIPラインアップ 6グループ80種を超えるIPを提供

MCUデバイス親しまれているオリジナルCPUコアから、各種規格インターフェイスコアまで80種を超えるIPが提供可能。

Processor IP	Digital IP	Interface IP	Memory IP	Analog IP	Other IP
RX	GPT	Ethernet TSN	40/28nm	7nm 4.3G PLL	16nm GPIO
SH-4A	SCI※	Ethernet AVB	16/12/7nm SRAM	Multiplying PLL	28nm GPIO
SH-4	SPI※	USB2.0	40/28nm 16/12/7nm TCAM	SSCG PLL	Standard cell
SH3-DSP	I2C※	PCIe-Gen3,4,5		Deskew PLL	
SH-2A	※Processor IPのSub-Systemとして提供可	FPD-Link		Fractional PLL	<b>MBD</b>
SH2-DSP		MIPI		R-2R DAC	Motor timer
H8S		CAN FD		R-String DAC	Multicore PILS
M32R		CAN		SAR ADC	
		SerDes PHY		Temp. Sensor	
		LVDS			

\* 本IP製品はルネサスからお客様へ提供いたします。

[Intellectual Property \(IP\) | Renesas](#)