

2011年1月18日

「 $\mu$  PD48576109」、「 $\mu$  PD48576118」、「 $\mu$  PD48576209」、「 $\mu$  PD48576218」、  
「 $\mu$  PD48576236」の仕様

品名	$\mu$ PD48576109	$\mu$ PD48576118	$\mu$ PD48576209	$\mu$ PD48576218	$\mu$ PD48576236
容量	576Mb				
I/O	Separate I/O		Common I/O		
ビット幅	x9	x18	x9	x18	x36
バンク数	8				
バースト長	2 / 4 / 8				
電源電圧	VDD	1.8V +/- 0.1V			
	VDDQ	1.5V~1.8V +/-0.1V			
	VEXT	2.5V +0.13V / -0.12V			
周波数	533MHz / 400MHz / 300MHz				
レーテンシ	tRC	最小 15ns			
	tRL	= tRC			
	tWL	tRL+1 Cycle			
終端方法	1/2 VDDQ				
パッケージ	144pin BGA (11x18.5mm)				

以上