

2010年12月1日

「R8C/34K」、「R8C/3MK」、「R8C/34U」及び「R8C/3MU」の主な仕様

項目	仕様							
製品名	R8C/34K		R8C/3MK		R8C/34U		R8C/3MU	
型名	R5F	R5F	R5F	R5F	R5F	R5F	R5F	R5F
動作温度範囲	2134	2134	213	213	213	213	213	213
-20~85°C品	CKN	8KN	MCK	M8K	48U	46U	M8U	M6U
(パッケージ)	FP (LQFP)	FP (LQFP)	NNP (QFN)	NNP (QFN)	NFP (LQFP)	NFP (LQFP)	NNP (QFN)	NNP (QFN)
型名	R5F	R5F			R5F	R5F		
動作温度範囲	213	213			213	213		
-40~85°C品	4CK	48K	—		48U	46U	—	
(パッケージ)	DFP (LQFP)	DFP (LQFP)			DFP (LQFP)	DFP (LQFP)		
CPU	16ビットCPUコア:R8C CPU							
最大動作周波数	20MHz/3.0V~3.6V、4.0V~5.5V (USB 使用時)							
／電源電圧	20MHz/2.7~5.5V							
	5MHz/1.8~5.5V							
動作温度範囲	20~85°C (Nバージョン)、および-40~85°C (Dバージョン)							
フラッシュメモリ	128KB	64KB	128KB	64KB	64KB	32KB	64KB	32KB
データフラッシュ	1K バイト×4 ブロック							
RAM	10KB	8KB	10KB	8KB	8KB	4KB	8KB	4KB
内蔵周辺機能	タイマ <ul style="list-style-type: none"> 16ビットタイマ: 2チャンネル (インプットキャプチャ/ アウトプットコンペア機能) 		タイマ <ul style="list-style-type: none"> 16ビットタイマ: 1チャンネル (インプットキャプチャ/ アウトプット) 		タイマ <ul style="list-style-type: none"> 16ビットタイマ: 2チャンネル (インプットキャプチャ/ アウトプットコンペア機能) 		タイマ <ul style="list-style-type: none"> 16ビットタイマ: 1チャンネル (インプットキャプチャ/ アウトプット) 	

項目	仕様			
	<ul style="list-style-type: none"> 8ビットタイマ: 2チャンネル (イベントカウンタ / パルス幅・周期測定モード / プログラマブル波形発生モード) 	コンペア機能) <ul style="list-style-type: none"> 8ビットタイマ: 2チャンネル (イベントカウンタ / パルス幅・周期測定モード / プログラマブル波形発生モード) 	<ul style="list-style-type: none"> 8ビットタイマ: 2チャンネル (イベントカウンタ / パルス幅・周期測定モード / プログラマブル波形発生モード) 	コンペア機能) <ul style="list-style-type: none"> 8ビットタイマ: 2チャンネル (イベントカウンタ / パルス幅・周期測定モード / プログラマブル波形発生モード)
ウォッチドッグタイマ:14ビット×1チャンネル(プリスケアラ付)				
シリアルインタフェース <ul style="list-style-type: none"> UART(クロック同期/非クロック同期形シリアル I/O 兼用):3チャンネル UART(クロック同期/非クロック同期形シリアル I/O 兼用/マルチプロセッサ通信同期):1チャンネル I²C バスインタフェース / シンクロナスシリアルコミュニケーションユニット:1チャンネル 				
USB 機能 <ul style="list-style-type: none"> USB2.0 仕様に準拠、Full speed (12Mbps)に対応 	USB 機能 <ul style="list-style-type: none"> USB2.0 仕様に準拠、Full speed (12Mbps)に対応 USB ファンクション コントローラおよび 			

項目	仕様			
	<ul style="list-style-type: none"> USB ホスト/ファンクション コントローラおよび USB トランシーバ内蔵 		USB トランシーバ内蔵	
	<ul style="list-style-type: none"> 5 パイプ(任意の EP 番号指定可)搭載、それぞれ独立した FIFO 内蔵 FIFO サイズ(Total 448 バイト): DCP (EP0) = 64 バイト PIPE4~5 = 128 バイト(64 バイト Double Buffer) PIPE6~7 = 64 バイト 対応転送: DCP (EP0) = Control 転送 IN/OUT PIPE4~5 = Bulk 転送 IN/OUT PIPE6~7 = Interrupt 転送 IN/OUT 			
	<ul style="list-style-type: none"> ホストコントローラ機能選択時 SOF、パケット送信のスケジュールを自動化 インタラプト転送の転送インターバル設定機能 		—	
<ul style="list-style-type: none"> OTG (On-The-Go) に対応可能 	—		—	
プログラマブル 入出力ポート <ul style="list-style-type: none"> CMOS 入出力ポート :36 本 (プルアップ抵抗 選択可能) 	プログラマブル 入出力ポート <ul style="list-style-type: none"> CMOS 入出力ポート :30 本 (プルアップ抵抗 選択可能) 	プログラマブル 入出力ポート <ul style="list-style-type: none"> CMOS 入出力ポート :36 本 (プルアップ抵抗 選択可能) 	プログラマブル 入出力ポート <ul style="list-style-type: none"> CMOS 入出力ポート :30 本 (プルアップ抵抗 選択可能) 	

項目	仕様			
	<ul style="list-style-type: none"> 大電流駆動ポート: 36本 	<ul style="list-style-type: none"> 大電流駆動ポート: 30本 	<ul style="list-style-type: none"> 大電流駆動ポート: 36本 	<ul style="list-style-type: none"> 大電流駆動ポート: 30本
	パワーオンリセット回路			
	電圧検出: 3点(電圧検出0、電圧検出1は検出レベル選択可能)			
	発振回路 <ul style="list-style-type: none"> 4回路: XIN クロック発振回路、高速オンチップオシレータ(周波数調整機能付)、低速オンチップオシレータ、PLL 周波数シンセサイザ 発振停止検出: XIN クロック発振停止検出機能 周波数分周回路: 1、2、4、8、16 分周選択 低消費電力機構: 標準動作モード(XIN クロック、PLL 周波数シンセサイザ、高速オンチップオシレータ、低速オンチップオシレータ)、ウェイトモード、ストップモード 			
	割り込み <ul style="list-style-type: none"> 割り込みベクタ数: 69 外部割り込み入力: 9 (INT×5、キー入力×4) 割り込み優先レベル: 7レベル 			
	10ビット A/D コンバータ ×12 チャンネル	10ビット A/D コンバータ ×10 チャンネル	10ビット A/D コンバータ ×12 チャンネル	—
	DTC (データトランスファコントローラ): 1 チャンネル			
	コンパレータ B: 2 回路			
パッケージ	48ピン LQFP (7mm×7mm、 0.50mm ピンピッチ)	40ピン QFN (6mm×6mm、 0.50mm ピンピッチ)	48ピン LQFP (7mm×7mm、 0.50mm ピンピッチ)	40ピン QFN (6mm×6mm、 0.50mm ピンピッチ)