

2010年9月7日

「 μ PD48011318、 μ PD48011336、 μ PD48011418、 μ PD48011436」の仕様

品名		μ PD48011318	μ PD48011336	μ PD48011418	μ PD48011436
容量		1.1Gb			
ビット幅		x18	x36	x18	x36
バンク数		8			
バースト長		2		4	
電源電圧	VDD	1.5V \pm 7%			
	VDDQ	1.0V \pm 0.05V			
	VEXT	2.5V \pm 0.2V			
周波数		525MHz/600MHz		667MHz/800MHz	
レイテンシ	tRC	13.3ns		13.75ns	
	tRL	tRC+2 (Data Inversion なし)			
	tWL	tRL+1			
終端方法		VDDQ (High Side)			
パッケージ		180pin BGA (14x18.5mm)			
アドレス入力方式		DDR			
アドレス入力ピン数		14pin (A[13:0])		7pin (A[6:0])	

品名	μ PD48011318	μ PD48011336	μ PD48011418	μ PD48011436
新規機能	終端抵抗自動補正、出力スキュー調整、Data Inversion			

以上