

2010年11月24日

## 「 $\mu$ PD63530」、「 $\mu$ PD63910」、「 $\mu$ PD63911」の主な仕様

### ■全体仕様

- USB 制御/SD カード制御プログラム内蔵
- 外付けフラッシュメモリから、USB 制御/SD カード制御プログラムのバージョンアップが可能 [ $\mu$  PD63530、 $\mu$  PD63910 のみ]
- 周辺インタフェース  
MCU インタフェース:CSI  
外付けオーディオ DAC インタフェース:IIS  
SD カード・インタフェース:SPI  
USB インタフェース:2.0FS Host  
外付けシリアルフラッシュインタフェース:SPI [ $\mu$  PD63530、 $\mu$  PD63910 のみ]
- 電源電圧 3.3V(1.0Vレギュレータ内蔵)
- 振動発振子:48MHz
- パッケージ:64ピン LQFP(10mm×10mm)[ $\mu$  PD63910、 $\mu$  PD63911]  
48ピン LQFP(7mm×7mm)[ $\mu$  PD63530]

### ■オーディオデコーダ部

- 24ビット演算、24ビット出力
- IIS 出力(マスタ/スレーブ選択可能)  
64fs 24bit または 64fs 16bit より選択可能
- MPEG1 Audio Layer3、MPEG2 Audio LSF Layer3、Windows Media Audio、MPEG2 AAC、MPEG4 AAC に対応
- サンプリング・レート・コンバータによる 44.1KHz 固定出力
- デジタル・アッテネート機能によるボリューム・コントロール

### ■USB 部

- USB2.0 Full-Speed 準拠(12Mbps:USB2.0FS ホストコントローラ内蔵)
- Open HCI Specification Release1.0a に準拠
- Mass Storage クラス、Bulk 転送のみ
- VBUS 管理用に USB 過電流状態入力(OCI 端子)、USB 電流制御出力(PPON 端子)を搭載

以上