

2012年9月27日

「RH850/ F1x シリーズ」の主な仕様

項目	仕様		
	RH850/F1L グループ	RH850/F1M グループ	RH850/F1H グループ
パッケージピン数	48,64,80,100, 144,176	100,144, 176,208(*)	176,208(*), 272(*)
コード・フラッシュ(バイト)	256K ~ 2M	1.5M ~ 4M	3M ~ 8M
データ・フラッシュ(バイト)	32K	64K	64K または 128K
CPU コア	G3		G3 x 2ch
最高動作周波数(Hz)	80M	120M	120M(各 core)
外部メモリインタフェース	1 ユニット		
内蔵発振器	有		
タイマ	タイマ・アレイ・ ユニット(16 ビット)	最大 3 ユニット(16ch/ユニット)	
	タイマ・アレイ・ ユニット(32 ビット)	最大 2 ユニット(4ch/ユニット)	
	リアル・タイム・ クロック	1 チャンネル	
	ウォッチドッグ・ タイマ	最大 2 チャンネル	最大 3 チャンネル
	エンコーダ・ タイマ	1 チャンネル	
シリアル インタフェース	CAN	最大 6 チャンネル	最大 7 チャンネル
	シリアルコミュニ ケーションインタ フェース	最大 6 チャンネル	最大 8 チャンネル
	UART/LIN	最大 16 チャンネル	最大 18 チャンネル
	I <sup>2</sup> C	1 チャンネル	
	FlexRay	-	1 チャンネル
	Ethernet	-	-

項目	仕様		
	RH850/F1L グループ	RH850/F1M グループ	RH850/F1H グループ
A/D コンバータ	最大 60 チャンネル	最大 72 チャンネル	
DMA	最大 16 チャンネル		最大 32 チャンネル
モータ制御	1 ユニット		
PWM 診断機能	最大 72	最大 80	最大 96
セキュリティ機能	有		

(\*):BGA パッケージです。他のパッケージは QFP となります。

以上

\* RH850/F1M グループ」と「RH850/F1H グループ」は開発中のため、暫定仕様となっております。本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。