

2012年10月25日

「RL78/G1C グループ」の主な仕様

項目	仕様			
グループ名	RL78/G1C			
パッケージ	32ピン LQFP 32ピン WQFN		48ピン LQFP 48ピン WQFN	
品名	R5F10JBC	R5F10KBC	R5F10JGC	R5F10KGC
コード・フラッシュ (バイト)	32K (注 1)			
データ・フラッシュ (バイト)	2K			
RAM	5.5K			
メインシステム クロック	<ul style="list-style-type: none"> 外部クロック 1~20MHz:VDD =2.7~5.5V, 1~16MHz:VDD =2.4~5.5V 高速オンチップオシレータクロック 1~24MHz:VDD =2.7~5.5V, 1~16MHz:VDD =2.4~5.5V PLL クロック (注 2) 6,12,24MHz:VDD =2.4~5.5V 			
サブシステム クロック	-		32.768 kHz (TYP.): VDD = 2.4~5.5 V	
低速オンチップ オシレータクロック	15 kHz (TYP.): VDD = 2.4~5.5 V			
CPU	RL78 CPU			
I/O	22		38	
タイマ	16ビットタイマ:4ch 12ビットインターバルタイマ:1			
10ビット A/D	8ch		9ch	
シリアル I/F (注 3)	CSI:2ch/UART:1ch/簡易 I2C:2ch			
I2C バス	1ch			
USB	ホスト2ch または ホスト1ch +	ファンクション 1ch	ホスト2ch または ホスト1ch + ファンクション 1ch	ファンクション 1ch

	ファンクション 1ch			
外部割込み	8		10	
DMA コントローラ	2ch			
キー割込み	-		6	
他周辺機能	電圧検出回路(LVD)、 パワーオンリセット(POR)、 安全機能		電圧検出回路(LVD)、 パワーオンリセット(POR)、 安全機能、リアルタイムクロック	
動作電圧	2.4~5.5 V			
動作温度	-40~85 °C、-40~105 °C			

(注 1)この他に 128K バイトまでのコード・フラッシュ、64 ピンのパッケージ対応製品を計画しています。

(注 2)PLL クロック 48MHz 動作時、システムクロックは 2/4/8 分周になります。

(注 3)単独使用時の最大値です。

以 上

* 新製品は、Silicon Storage Technology ,Inc.からライセンスを受けた SuperFlash®技術を使用しています。
SuperFlash®は、米国 Silicon Storage Technology, Inc.の米国、日本などの国における登録商標です。
その他、本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。