

2013年10月8日

「RX631 グループ」の主な仕様

グループ名		RX631		
ピン数	144ピン LQFP	145ピン LGA	176ピン LQFP/BGA	177ピン LGA
品名	R5F5631xxxFB	R5F5631xxxLK	R5F5631xxxFC/ R5F5631xxxBG	R5F5631xxxLC
ROM(バイト)	256K/384K/512K			
E2 データフラッシュ(バイト)	32K			
RAM(バイト)	128K			
クロック	内部	CPU:最大 100MHz 周辺:最大 50MHz		
	外部	最大 50MHz		
CPU	RX CPU			
PDC	有			
通信	USB2.0 F.S(H/F/OTG)x1ch CANx2ch I2Cx4ch SPIx3ch SCIx13ch		USB2.0 F.S(H/F/OTG)x1ch USB2.0 F.S(F)x1ch CANx2ch I2Cx4ch SPIx3ch SCIx13ch	
外部バス	8/16bit バス幅 SRAM,SDRAM 接続可		8/16/32bit バス幅 SRAM,SDRAM 接続可	
タイマ	MTUx6ch TPUx12ch TMRx4ch CMTx4ch PPGx2ch			
12bitADC	21ch			
10bitDAC	2ch			
外部割り込み	15ch+NMI			
DMA/DTC/EXDMAC	4ch/1ch/2ch			
他周辺機能	電圧検出回路(LVD0,1,2)、パワーオンリセット(POR)、 WDTx1ch,IWDTx1ch、温度センサ x1ch、IeBUSx1ch、 リアルタイム・クロック(RTC)、安全機能			
動作電圧	2.7V~3.6V			
動作温度	-40℃~85℃			

以 上

* 本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。