

2015 年 1 月 26 日

主な仕様

グループ名		RX71M グループ			
品名 (xxx:オプション機能、パッケージコード)		R5F571MLxxx	R5F571MJxxx	R5F571MGxxx	R5F571MFxxx
内蔵メモリ	コードフラッシュ	4MB	3MB	2.5MB	2MB
	データフラッシュ	64KB			
	RAM	SRAM 512KB (前半 256KB は最大 240MHz 動作、後半 256KB は最大 120MHz 動作) ECC 付き RAM 32KB スタンバイ RAM 8KB			
CPU コア		CPU RXv2 コア <ul style="list-style-type: none"> 汎用レジスタ:32 ビット×16 本 乗算器:32 ビット乗算器 除算器:有り 積和演算器:有り(メモリ間演算、レジスタ間演算) 			
浮動小数点演算器		単精度浮動小数点演算器(加算/減算/比較/乗算/除算他の命令をサポート)			
最大動作周波数/電源電圧		240MHz / 2.7~3.6V			
クロック	メインクロック	8~24MHz			
	サブクロック	32.768kHz			
	内蔵クロック	IWDT 用クロック:120kHz 低速オンチップオシレータ:240kHz 高速オンチップオシレータ:16/18/20MHz から選択可能			
内蔵周辺機能		<ul style="list-style-type: none"> 外部バス DMAC 8 チャンネル データトランスファコントローラ 			

	<ul style="list-style-type: none"> •16 ビットタイマ •マルチファンクションタイマパルスユニット •プログラマブルパルスジェネレータ •8 ビットタイマ 4 チャンネル •コンペアマッチタイマ •リアルタイムクロック •ウォッチドッグタイマ •独立ウォッチドッグタイマ •シリアルコミュニケーションインタフェース 9 チャンネル •FIFO 付シリアルコミュニケーションインタフェース 4 チャンネル •シリアルペリフェラルインタフェース 2 チャンネル •クワッドシリアルペリフェラルインタフェース 1 チャンネル •シリアルサウンドインタフェース 1 チャンネル •I2C バスインタフェース 2 チャンネル •イーサネットコントローラ IEEE1588 対応 •USB High Speed/Full Speed/Low Speed •CAN 3 チャンネル •パラレルデータキャプチャユニット •12 ビット A/D 変換器 (8ch + 21ch) •12 ビット D/A 変換器 2ch •温度センサ •CRC 演算器 •パワーオンリセット •電圧検出回路 オプション機能 <ul style="list-style-type: none"> •SD Host I/F •暗号機能(AES, DES, SHA, 真性乱数発生器)
動作温度範囲	-40～+85℃
パッケージ	LQFP176(FC:0.5mm ピッチ) LQFP144(FB:0.5mm ピッチ) LQFP100(FP:0.5mm ピッチ) LGA177(LC:0.5mm ピッチ) LGA145(LK:0.5mm ピッチ) LGA100(LJ:0.65mm ピッチ) BGA176(BG:0.8mm ピッチ)

以上

* 本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。