

2011年6月6日

「SH7734」の主な仕様

項目	仕様
製品名	SH7734
型名(注)	R8A77343PAxxBG (注)
電源電圧	コア:1.25V、I/O:3.3V、メモリ:1.5Vまたは1.8V
最大動作周波数	533MHz
動作周囲温度	-40~+85°C
CPU コア	SH-4A
CPU 命令数	103(FPU 関連の命令含む)
内蔵 RAM	高速内蔵メモリ:ILRAM 16K バイト、OLRAM 16K バイト
キャッシュメモリ	64K バイト(命令 32K/データ 32K 分離、 4 ウェイセットアソシアティブ方式)
外部メモリ (拡張バス)	バスクロック:最大 50MHz
	バスステートコントローラにより、SRAM、バースト ROM、 ATAなどを接続可能
	アドレス空間:最大 7 エリア
	データバス幅:外部 8/16 ビット
外部メモリ (メインメモリ)	バスクロック:最大 300MHz
	DDR コントローラにより、DDR2-SDRAM/DDR3-SDRAM を接続可能
	データバス幅:16 ビット
内蔵周辺機能	OpenVG1.1 対応 2D グラフィックスアクセラレータ(注)
	ディスプレイユニット
	ギガビットイーサネットコントローラ(イーサ専用 DMAC 内蔵)
	ビデオ入力機能(BT656)
	シリアルサウンドインタフェース×4 チャンネル
	サンプリングレートコンバータ
	USB 規格 2.0(ハイスピード)ホストまたはファンクションを選択
	多機能 16 ビットタイマ(MTU2)
	I ² C バスインタフェース×2 チャンネル
	FIFO 付シリアルコミュニケーションインタフェース
	ホストインタフェース
	NAND フラッシュインタフェース
	A/D 変換器(10ビット分解能)×8 チャンネル
	ウォッチドッグタイマ

項目	仕様
	リアルタイムクロック
	ダイレクトメモリアクセスコントローラ
	MMC ホストインタフェース
	SD ホストインタフェース(注)
	動画ストリームインタフェース(注)
	RCAN(注)
低消費電力モード	スリープモード
	ソフトウェアスタンバイモード
	ディープスタンバイモード
	モジュールスタンバイモード
パッケージ	440 ピン BGA (21mm×21mm) 0.8mm ピッチ

(注) 型名:R8A77343PAxxBG の Axx の部分は、動画ストリームインタフェース/RCAN/SD ホストインタフェース/OpenVG1.1 対応 2D グラフィックスアクセラレータの内の有効機能により、A00-A0F のバリエーションがあります。

以上

* SuperH は、ルネサス エレクトロニクス株式会社の日本、米国及びその他の国における登録商標または商標です。OpenVG は、Khronos Group(クロノスグループ)の商標です。CAN(Controller Area Network)は独 Robert Bosch GmbH が提唱している車載用のネットワーク仕様です。その他、本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。