

2011年2月17日

「V850ES/JG3-L」の主な仕様

品名		V850ES/JG3-L			
		μ PD70F3841	μ PD70F3842	μ PD70F3843	μ PD70F3844
内部メモリ	フラッシュメモリ(KB)	768	1024	768	1024
	RAM(KB)	80	80	80	80
クロック	メインクロック	2.5~20MHz			
	サブクロック	32.768KHz			
	内蔵クロック	220KHz (ウォッチドッグ・タイマ用)			
	最小命令実行時間	50ns (20MHz 動作時)			
I/O ポート		83 (5Vトレラント: 31)		80 (5Vトレラント: 28)	
タイマ	16ビット・タイマ	8ch			
	リアルタイム・カウンタ	1ch			
	ウォッチドッグ・タイマ	1ch			
10ビット A/D コンバータ		12ch			
8ビット D/A コンバータ		2ch			
シリアル・インタフェース		CSI:3ch CSI/UART:1ch CSI/I2C バス:1ch UART/I2C バス:2ch UART:3ch UART(9bit 対応):1ch			
USB コントローラ		-		USB2.0 ファンクション (フルスピード) × 1ch	
DMA コントローラ		4ch			
割り込み要因	外部	9			
	内部	55			

品名	V850ES/JG3-L			
	μ PD70F3841	μ PD70F3842	μ PD70F3843	μ PD70F3844
パワー・セーブ機能	HALT/IDLE1/IDLE2/STOP/サブ・クロック/サブ IDLE/低電圧 STOP/ 低電圧サブ・クロック/低電圧サブ IDLE/RTC バックアップ・モード			
その他の機能	低電圧検出回路、リアルタイム出力 キーリターン機能、CRC 回路 クロックモニタ機能			
オンチップ・デバッグ	あり (MINICUBE, MINICUBE2 対応)			
動作電源電圧	VDD = 2.0~3.6 V			
動作周囲温度	TA = -40~+85 °C			
パッケージ	100 ピン LQFP (14mm×14mm) 121 ピン FBGA (8mm×8mm)			

以上