

2011年3月7日

「RS47X」の主な仕様

項目	「RS47X」仕様	
製品名	RS47XWT	RS47XDB
CPU コア	16ビット「RS-4」コア	
内蔵EEPROM(バイト)	144K	
内蔵マスクROM(バイト)	352K	
内蔵RAM(バイト)	8K+512	
暗号演算用コプロセッサ	<ul style="list-style-type: none"> ・トリプルDESコプロセッサ ・剰余乗算コプロセッサ ・AESコプロセッサ 	
周辺機能	<ul style="list-style-type: none"> ・内部クロック発振器 ・CRC(Cyclic Redundancy Check)コプロセッサ ・UART ・インターバルタイマ他 	
セキュリティ機能	<ul style="list-style-type: none"> ・電圧・周波数等の各種異常検出器 ・内蔵メモリデータチェック機能 ・ウォッチドッグタイマ ・乱数生成器等 	
インタフェース	<ul style="list-style-type: none"> ・接触:ISO/IEC 7816 ・非接触:ISO/IEC14443 Type A/B、FeliCa 	
内部動作周波数/動作電圧	1~20MHz/3.0V 1~20MHz/5.0V	
出荷形態	ウェハ	COT

* FeliCa は、ソニー株式会社の登録商標です。その他、本仕様中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。

以上