

## Smart Analog用 アナログフロントエンド回路設計ツール SA-Designer V1.03.00への リビジョンアップのお知らせ

Smart Analog用アナログフロントエンド回路設計ツール SA-Designer を V1.02.00からV1.03.00にリビジョンアップしました。

### 1. リビジョンアップ内容

#### 1.1 サポートICの追加

Smart Analog IC101: RAA730101 (16 ビット $\Delta\Sigma$ /Dコンバータ内蔵型)に対応しました。

#### 1.2 新機能および変更点

- 回路図パネルで、AVDD端子の電圧値を指定できるようになりました。
- 回路図パネルで、各ブロック色を使用状況に合わせて表示する機能を追加しました。  
使用時 : ピンク  
未使用時: グレー
- レジスタリストで、フォントサイズ変更に連動してリスト縦横の長さが自動で調整されるようになりました。
- 回路図パネルの背景色を変更しました。
- Windows 8.1に対応しました。
- Webシミュレータ Renesas VA V2.0.0.3に対応しました。
- 統合開発環境 CubeSuite+ V2.02.00に対応しました。

### 2. アップデート方法

無償でオンラインアップデートできます。

以下のURLからインストーラをダウンロードしてアップデートしてください。

(4月21日から公開予定)

<https://www.renesas.com/products/software-tools/tools/circuit-design-tool/sa-designer.html#downloads>

---

**[免責事項]**

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。

© 2010-2016 Renesas Electronics Corporation. All rights reserved.