

Smart Analog用 アナログフロントエンド回路設計ツール SA-Designer V1.01.00への リビジョンアップのお知らせ

Smart Analog用アナログフロントエンド回路設計ツール SA-Designer をV1.00.00からV1.01.00にリビジョンアップしました。

1. リビジョンアップ内容

1.1 サポートICの追加

以下のICを新たに追加しました。

Smart Analog IC502: RAA730502Z (高速計装アンプ型)

1.2 新機能

Smart Analog設定用のソース生成機能について、IAR社製コンパイラ、および KPIT社製GNU Cコンパイラ用のソースを生成できるようにしました。

2. アップデート方法

無償でオンラインアップデートできます。

以下のURLからアップデートプログラムをダウンロードしてアップデートしてください。(11月6日から公開予定)

<https://www.renesas.com/products/software-tools/tools/circuit-design-tool/sa-designer.html#downloads>

[免責事項]

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。

