

RXファミリ

R20AN0292JJ0104

Rev.1.04

Oct.31.2022

RSAライブラリ Firmware Integration Technology

要旨

本アプリケーションノートは、Firmware Integration Technology (FIT) を使用した RX ファミリ RSA ライブラリ (以下 RSA FIT ライブラリ) を導入するための情報を記します。RSA ライブラリは RSA 署名を RX マイコンで実現するためのソフトウェアライブラリです。

またこの RSA FIT ライブラリは RSA ドライバの機能も含めます。

RSA ライブラリの使用方法については、パッケージに格納されているユーザーズマニュアル (R20UW0115JJ0200) を参照してください。

動作確認デバイス

RX ファミリ

本アプリケーションノートを他のマイコンへ適用する場合、そのマイコンの仕様にあわせて変更し、十分評価してください。

ターゲットコンパイラ

Renesas Electronics C/C++ Compiler Package for RX Family

GCC for Renesas RX

IAR Embedded Workbench for Renesas RX

コンパイラの動作確認環境に関する詳細な内容は、セクション「4.1 動作確認環境」を参照してください。

関連ドキュメント

Firmware Integration Technology ユーザマニュアル (R01AN1833)

ボードサポートパッケージモジュール Firmware Integration Technology (R01AN1685)

e2studio に組み込む方法 Firmware Integration Technology (R01AN1723)

CS+に組み込む方法 Firmware Integration Technology (R01AN1826)

Renesas e2studio スマート・コンフィグレータ ユーザガイド (R20AN0451)

目次

1. 概要.....	3
1.1 RSA FIT ライブラリとは.....	3
1.2 RSA FIT ライブラリの概要.....	3
1.3 API関数.....	3
1.4 バージョン情報.....	3
1.5 RSA FITライブラリの製品構成.....	3
1.5.1 アプリケーションノート構成.....	3
1.5.2 ファイル構成.....	4
2. API情報.....	5
2.1 ハードウェアの要求.....	5
2.2 ソフトウェアの要求.....	5
2.3 制限事項.....	5
2.4 サポートされているツールチェーン.....	5
2.5 ヘッダファイル.....	5
2.6 整数型.....	5
2.7 RSAライブラリROM / RAM / Stack Size / 処理サイクル数.....	6
2.7.1 ROM/RAMサイズ.....	6
2.7.2 スタックサイズ.....	6
2.7.3 処理サイクル数.....	6
2.8 FITモジュールの追加方法.....	7
3. デモプロジェクト.....	8
3.1 rsa_demo_65n_2m.....	8
3.2 ワークスペースにデモを追加する.....	8
4. 付録.....	9
4.1 動作確認環境.....	9
5. 参考ドキュメント.....	10
ホームページとサポート窓口.....	11
改訂記録.....	12

1. 概要

1.1 RSA FIT ライブラリとは

本ライブラリは、APIとして、プロジェクトに組み込んで使用します。本ライブラリの組み込み方については、「2.8 FITモジュールの追加方法」を参照してください。

1.2 RSA FIT ライブラリの概要

RSA ライブラリの署名生成と署名検証は、SHA FIT ライブラリ (R20AN0157JJ0104) を使用する場合、SHA-1、SHA-256、SHA-384 をサポートします。

パッケージに格納されているユーザーズマニュアル (R20UW0115JJ0200) を参照してください。

1.3 API 関数

RSA ライブラリは以下の関数をサポートしています。

各 API 関数の詳細については、ユーザマニュアル (R20UW0115JJ0200) を参照してください。

表 1-1 RSA ライブラリの API 関数

API	Outline
R_rsa_signature_generate_pkcs	RSA 署名生成 (RSASSA-PKCS1 V1_5)
R_rsa_signature_verify_pkcs	RSA 署名検証 (RSASSA-PKCS1 V1_5)
R_rsa_mod_exp	べき乗剰余演算

1.4 バージョン情報

RSA では、R_aes_version 変数に文字列でバージョン情報を格納しています。以下の extern 宣言により、この変数にアクセスすることが出来ます。また、本製品のライブラリに格納されているデータは以下の通りです。

```
extern const char R_rsa_version[];
```

1.5 RSA FIT ライブラリの製品構成

1.5.1 アプリケーションノート構成

本アプリケーションノートは、以下の表 1-2 アプリケーションノート構成となっています。

表 1-2 アプリケーションノート構成

ファイル / フォルダ(太字)名	内容
r20an0292jj0104-rx-rsa.pdf	RSA FIT ライブラリ アプリケーションノート (日本語)
r20an0292ej0104-rx-rsa.pdf	RSA FIT ライブラリ アプリケーションノート(英語)
r20uw0115jj0200-rsa.pdf	RSA FIT ライブラリ ユーザーマニュアル (日本語)
r20uw0115ej0200-rsa.pdf	RSA FIT ライブラリ ユーザーマニュアル (英語)
FITDemos	FIT モジュールデモプログラムフォルダ
rsa_demo_65n_2m.zip	RSA FIT モジュール モプログラム
FITModules	FIT モジュールフォルダ
r_rsa_rx_v1.04.zip	RSA FIT Module
r_rsa_rx_v1.04.xml	RSA FIT Module XML ファイル
r_rsa_rx_v1.04_extend.mdf	RSA FIT Module MDF ファイル

1.5.2 ファイル構成

r_rsa_rx_v1.04.zip を解凍したフォルダには、以下の表 1-3 ファイル構成のファイルが含まれます。

表 1-3 ファイル構成

ファイル / フォルダ(太字)名	内容
r_rsa_rx	FIT Module フォルダ
doc	ドキュメントフォルダ
en	ドキュメントフォルダ(英語)
r20an0292ej0104-rx-rsa.pdf	RSA FIT ライブラリ アプリケーションノート (英語)
r20uw0115ej0200-rsa.pdf	RSA FIT ライブラリ ユーザーマニュアル (英語)
ja	ドキュメントフォルダ(日本語)
r20an0292jj0104-rx-rsa.pdf	RSA FIT ライブラリ アプリケーションノート (日本語)
r20uw0115jj0200-rsa.pdf	RSA FIT ライブラリ ユーザーマニュアル (日本語)
ref	参照フォルダ
r_rsa_config_reference.h	コンフィグ参照ファイル
src	ソースコードフォルダ
rsa_api.c	RSA ライブラリファイルの本体
mc_lib.c	多バイト長演算関数
mc_lib.h	多バイト長演算関数ヘッダファイル
rsa_internal_header.h	RSA ライブラリ用内部ヘッダファイル
r_rsa_version.c	RSA ライブラリのバージョン情報定義
r_sample_rsa_if.c	ユーザ定義関数 (署名/認証用)
r_mw_version.h	バージョン情報ヘッダファイル
r_stdint.h	型定義ヘッダファイル
r_rsa_rx_if.h	API インタフェース定義ヘッダファイル
readme.txt	readme ファイル
r_config	コンフィグファイルフォルダ
r_rsa_config.h	コンフィグファイル(デフォルト設定)

2. API 情報

2.1 ハードウェアの要求

ハードウェアの要求はありません。

2.2 ソフトウェアの要求

ソフトウェアの要求はありません。

2.3 制限事項

本ライブラリは、マイコンオプション `fint_register=0` (高速割り込み専用レジスタ [なし]) 以外では使用できません。本オプションの省略時解釈は、`fint_register=0` です。

2.4 サポートされているツールチェーン

本 FIT モジュールは「4.1 動作確認環境」に示すツールチェーンで動作確認を行っています。

2.5 ヘッダファイル

すべての API 呼び出しとそれをサポートするインタフェース定義は、`r_rsa_rx_if.h` に記載してあります。

2.6 整数型

このプロジェクトは、ANSI C99 を使用しています。これらの型は、`stdint.h` で定義されています。

2.7 RSA ライブラリ ROM / RAM / Stack Size / 処理サイクル数

以下の最適化オプションを指定してビルドした際の各種サイズや処理サイクルを参考として記します。

CCRX : 最適化レベル 2

GCC : -O2

IAR : レベル高 (サイズ)

2.7.1 ROM/RAM サイズ

ライブラ名	Little/Big Endian	ROM size [byte]			RAM size [byte] 【注】		
		CCRX	GCC	IAR	CCRX	GCC	IAR
RSA ライブラリ	Little	2913	3634	2133	0	0	0

【注 1】 作業領域を割り当てるために構造体 R_RSA_WORK_t 型, R_RSA_KEY_t 型の変数が少なくとも 1 つ, R_RSA_BYTEDATA_t 型の変数が少なくとも 2 つ必要です。

【注 2】 API 関数が mc_lib.c で定義されている関数群を使用するため、2 ファイルの ROM サイズの合計が必要。

各構造体のサイズは以下のとおりです。

構造体	Little/Big Endian	1 つの構造体変数のメモリ [byte]		
		CCRX	GCC	IAR
R_RSA_WORK_t	Little/Big	3680	3680	3680
R_RSA_BYTEDATA_t	Little/Big	8	8	8
R_RSA_KEY_t	Little/Big	16	16	16

2.7.2 スタックサイズ

API	Little/Big Endian	stack size [byte] 【注】		
		CCRX	GCC	IAR
R_rsa_signature_generate_pkcs	Little/Big	40	44	28
R_rsa_signature_verify_pkcs	Little/Big	44	44	28
R_rsa_mod_exp	Little/Big	52	52	48

【注】 サンプルプログラムを実行した場合の値です。ユーザがユーザ定義関数の実装を変更した場合は、スタックサイズが変化します。

2.7.3 処理サイクル数

RSA ライブラリの処理サイクル数。

測定条件は、CC-RX 最適化レベル 2 です。

関数名	Little/Big Endian	性能 (単位 : サイクル)		
		SHA-1	SHA-256	SHA-384
R_rsa_signature_generate_pkcs	Little	492527004	492517210	492536410
	Big	503468244	503475786	503472902
R_rsa_signature_verify_pkcs	Little	2926278	2925734	2934712
	Big	3005624	3005454	3016348
R_rsa_mod_exp	Little	2915646		
	Big	2996680		

【注】 サンプルプログラムを実行した場合の値です。ユーザが鍵データを変更した場合や、ユーザ定義関数の実装を変更した場合は、サイクル数が変化します。

2.8 FIT モジュールの追加方法

本モジュールは、使用するプロジェクトごとに追加する必要があります。ルネサスでは、Smart Configurator を使用した(1)、(3)の方法を推奨しています。ただし、Smart Configurator は、一部の RX デバイスのみサポートしています。サポートされていない RX デバイスについては、(2)、(4)の方法を使用してください。

- (1) e2 studio 上で Smart Configurator を使用して FIT モジュールを追加する場合
e2 studio の Smart Configurator を使用して、自動的にユーザプロジェクトに FIT モジュールを追加します。詳細はアプリケーションノート「Renesas e2 studio スマート・コンフィグレータ ユーザガイド (R20AN0451)」を参照してください。
- (2) e2 studio 上で FIT Configurator を使用して FIT モジュールを追加する場合
e2 studio の FIT Configurator を使用して、自動的にユーザプロジェクトに FIT モジュールを追加することができます。詳細は、アプリケーションノート「RX ファミリ e2 studio に組み込む方法 Firmware Integration Technology (R01AN1723)」を参照してください。
- (3) CS+上で Smart Configurator を使用して FIT モジュールを追加する場合
CS+上で、スタンドアロン版 Smart Configurator を使用して、自動的にユーザプロジェクトに FIT モジュールを追加します。詳細は、アプリケーションノート「Renesas e2 studio スマート・コンフィグレータ ユーザガイド (R20AN0451)」を参照してください。
- (4) CS+上で FIT モジュールを追加する場合
CS+上で、手動でユーザプロジェクトに FIT モジュールを追加します。詳細は、アプリケーションノート「RX ファミリ CS+に組み込む方法 Firmware Integration Technology (R01AN1826)」を参照してください。

3. デモプロジェクト

デモプロジェクトは、スタンドアロンプログラムです。デモプロジェクトには、本 FIT モジュールとそのモジュールに依存するモジュール (例 : r_bsp) を使用する main() 関数が含まれます。本 FIT モジュールには、以下のデモプロジェクトがあります。

3.1 rsa_demo_65n_2m

rsa_demo_65n_2m は、RSA ライブラリの API の使い方を示しています。このデモプロジェクトでは、べき乗剰余演算、RSA 署名生成および署名検証 (RSASSA-PKCS1v1_5) を行います。

3.2 ワークスペースにデモを追加する

デモプロジェクトは、本アプリケーションノートで提供される圧縮ファイルの中の FITDemos サブディレクトリにあります。ワークスペースにデモプロジェクトを追加するには、

- ・ 「ファイル」 → 「インポート」を選択します。
- ・ 「インポート」ダイアログから「一般」の「既存プロジェクトをワークスペースへ」を選択して「次へ」ボタンをクリックします。
- ・ 「インポート」ダイアログで「アーカイブ・ファイルの選択」ラジオボタンを選択します。
- ・ 「参照」ボタンをクリックして、FITDemos サブディレクトリを開きます。
- ・ 使用するデモの zip ファイルを選択して「終了」をクリックします。

上記処理で、ワークスペースにデモプロジェクトの追加ができます。

4. 付録

4.1 動作確認環境

本 FIT モジュールの動作確認環境を以下に示します。

表 4-1 動作確認環境 (Rev.1.04)

項目	内容
総合開発環境	ルネサスエレクトロニクス製 e2 studio 2022-01 IAR Embedded Workbench for Renesas RX 4.20.3
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler for RX Family V3.04.00 コンパイルオプション: 総合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99 GCC for Renesas RX 8.3.0.202104 コンパイルオプション: 統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション: 「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄 (discard) することを回避 (work around) するための対策です。 IAR C/C++ Compiler for Renesas RX version 4.20.3 コンパイルオプション: 統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン/リトルエンディアン
モジュールのバージョン	Rev.1.04
使用ボード	Target Board for RX65N Target Board for RX130 Renesas Envision Kit for RX72N

5. 参考ドキュメント

テクニカルアップデートの対応について

本モジュールは、以下のテクニカルアップデートの内容を反映しています。

なし

ホームページとサポート窓口

ルネサス エレクトロニクスホームページ

<http://japan.renesas.com/>

お問合せ先

<http://japan.renesas.com/contact/>

すべての商標および登録商標は、それぞれの所有者に帰属します。

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.04	2022.10.31	-	動作確認環境更新
1.03	2022.08.10	-	FIT 化に伴い、タイトルと FIT 関連情報を追加しました。 ライブラリの提供形態を Lib.形式から C ソースに変更。 RSAES-PKCS1-V1_5 のサポートを終了しました。 それに伴い、R_rsa_encrypt_pkcs、R_rsa_decrypt_pkcs の API を削除しました。
1.00	2014.03.31	-	初版作成

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 静電気対策

CMOS製品の取り扱いの際は静電気防止を心がけてください。CMOS製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS製品を実装したボードについても同様の扱いをしてください。

2. 電源投入時の処置

電源投入時は、製品の状態は不定です。電源投入時には、LSIの内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. 電源オフ時における入力信号

当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れしないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。

4. 未使用端子の処理

未使用端子は、「未使用端子の処理」に従って処理してください。CMOS製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI周辺のノイズが印加され、LSI内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。

5. クロックについて

リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

6. 入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS製品の入力がノイズなどに起因して、 V_{IL} (Max.) から V_{IH} (Min.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、 V_{IL} (Max.) から V_{IH} (Min.) までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。

7. リザーブアドレス（予約領域）のアクセス禁止

リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

8. 製品間の相違について

型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違っていると、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ幅射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関連する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
5. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
6. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等

高品質水準： 輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等

当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じて、当社は一切その責任を負いません。

7. あらゆる半導体製品は、外部攻撃からの安全性を 100%保証されているわけではありません。当社ハードウェア/ソフトウェア製品にはセキュリティ対策が組み込まれているものもありますが、これによって、当社は、セキュリティ脆弱性または侵害（当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限りません。）から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為（「脆弱性問題」といいます。）によって影響を受けないことを保証しません。当社は、脆弱性問題に起因またはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア/ソフトウェア製品について、商品性および特定目的との合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
 8. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
 9. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
 10. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
 11. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
 12. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものいたします。
 13. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
 14. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。
- 注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。
- 注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1 2020.10)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/