



			RZ/V2H
Step	Custom board development	Contents Type	Contents Name
	LPDDR4/4X コントローラ設定ガイド	圧縮ファイル  --- ドキュメント  --- ドキュメント  --- ツール	[NDA]DDRTOP Application Note Application Note LPDDR4/4X Controller Configuration Guide Setting tool  <a href="#">Link</a>
	PCB設計ガイド	ドキュメント	[NDA]PCB Design Guidelines <a href="#">Link</a>
	熱設計ガイド	ドキュメント	Thermal Design Guide <a href="#">Link</a>
	ライフタイム見積ガイド	ドキュメント	[NDA]Lifetime Guideline <a href="#">Link</a>
	LSIデザインモデル (IBIS)	Model	[NDA]LSI IBIS <a href="#">Link</a>
	インターフェースデザインモデル (Spara, IBIS)	Model	[NDA]Interface (Spara, IBIS) <a href="#">Link</a>
	Reference Desing Data	圧縮ファイル  --- デザインデータ  --- デザインデータ  --- デザインデータ  --- デザインデータ  --- デザインデータ	CPU Board Design Data  --- Schamtics  --- BOM List  --- Circuit Data (.DSN)  --- Layout Data (.brd)  --- Gerber Data  <a href="#">Link</a>
	Reference Desing Data	圧縮ファイル  --- デザインデータ  --- デザインデータ  --- デザインデータ  --- デザインデータ  --- デザインデータ	EXP Board Design Data  --- Schamtics  --- BOM List  --- Circuit Data (.DSN)  --- Layout Data (.brd)  --- Gerber Data  <a href="#">Link</a>
			RZ/V2H
Step	Information for engineers	Contents Type	Contents Name
	RZ/V Series 64-bit MPU ( <b>Renesas info</b> )	Link summary	Introduction,Boards,Software and Documentation <a href="#">Link</a>
	FAQ	Link summary	よくあるお問い合わせ <a href="#">Link</a>
	お問合せ	マイチケット	技術問合せ <a href="#">Link</a>