

統合開発環境

e<sup>2</sup> studio

ユーザーズマニュアル

クイックスタートガイド

User's Manual: Quick Start Guide

ルネサスマイクロコントローラ

RX, RL78, RH850, RISC-V MCU ファミリ

本資料に記載の全ての情報は本資料発行時点のものであり、ルネサス エレクトロニクスは、予告なしに、本資料に記載した製品または仕様を変更することがあります。  
ルネサス エレクトロニクスのホームページなどにより公開される最新情報をご確認ください。

## ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害(お客様または第三者いずれに生じた損害も含みます。以下同じです。)に関し、当社は、一切その責任を負いません。
  2. 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
  3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
  4. 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
  5. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
  6. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。  
標準水準: コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット等  
高品質水準: 輸送機器(自動車、電車、船舶等)、交通制御(信号)、大規模通信機器、金融端末基幹システム、各種安全制御装置等  
当社製品は、データシート等により高信頼性、Harsh environment向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム(生命維持装置、人体に埋め込み使用するもの等)、もしくは多大な物的損害を発生させるおそれのある機器・システム(宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等)に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえば、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。
  7. あらゆる半導体製品は、外部攻撃からの安全性を100%保証されているわけではありません。当社ハードウェア/ソフトウェア製品にはセキュリティ対策が組み込まれているものもありますが、これによって、当社は、セキュリティ脆弱性または侵害(当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限りません。)から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為(「脆弱性問題」といいます。)によって影響を受けないことを保証しません。当社は、脆弱性問題に起因したまたはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア/ソフトウェア製品について、商品性および特定目的との合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
  8. 当社製品をご使用の際は、最新の製品情報(データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等)をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
  9. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
  10. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
  11. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
  12. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものとなります。
  13. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
  14. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。
- 注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。
- 注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1 2020.10)

## 本社所在地

〒135-0061 東京都江東区豊洲3-2-24(豊洲フォレスト)

[www.renesas.com](http://www.renesas.com)

## お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

[www.renesas.com/contact/](http://www.renesas.com/contact/)

## 商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。

## 製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

### 1. 静電気対策

CMOS製品の取り扱いの際は静電気防止を心がけてください。CMOS製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS製品を実装したボードについても同様の扱いをしてください。

### 2. 電源投入時の処置

電源投入時は、製品の状態は不定です。電源投入時には、LSIの内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

### 3. 電源オフ時における入力信号

当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。

### 4. 未使用端子の処理

未使用端子は、「未使用端子の処理」に従って処理してください。CMOS製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI周辺のノイズが印加され、LSI内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。

### 5. クロックについて

リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子(または外部発振回路)を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子(または外部発振回路)を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

### 6. 入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS製品の入力がノイズなどに起因して、 $V_{IL}(\text{Max.})$ から $V_{IH}(\text{Min.})$ までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、 $V_{IL}(\text{Max.})$ から $V_{IH}(\text{Min.})$ までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。

### 7. リザーブアドレス(予約領域)のアクセス禁止

リザーブアドレス(予約領域)のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられているリザーブアドレス(予約領域)があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

### 8. 製品間の相違について

型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違えば、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ幅射量などが異なる場合があります。型名が異なる製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

# このマニュアルの使い方

このマニュアルは、アプリケーション・システムを開発する際の統合開発環境であるe<sup>2</sup> studioについて説明します。

e<sup>2</sup> studioはルネサスエレクトロニクス製デバイス・ファミリ (RX、RL78、RH850、RA、RE、RZ、RISC-V MCU)用の統合開発環境で、ソフトウェア開発における、設計、実装、デバッグなどの各開発フェーズに必要なツールを単一のプラットフォームに統合しています。

統合することで、さまざまなツールを使い分けずにすべての開発を本製品のみで行うことができます。

|            |   |
|------------|---|
| <b>対象者</b> | このマニュアルは、e <sup>2</sup> studioを使用してソフトウェアやハードウェアのアプリケーション・システムを開発するユーザを対象としています。本書ではRX、RL78、RH850、RISC-V MCUのユーザを対象とします。<br>その他のデバイス・ファミリについては各デバイス・ファミリ向けの文書を参照してください。     |
| <b>目的</b>  | このマニュアルは、ユーザがターゲットデバイスを使用してハードウェアやソフトウェアのシステム開発を始める際のe <sup>2</sup> studioの機能を説明します。<br>ソフトウェアパッケージ(FIT、FSP等)、およびコード生成機能(スマート・コンフィグレータ、FSPコンフィグレータ)については各ユーザーズガイドを参照してください。 |
| <b>構成</b>  | このマニュアルは、大きく分けて次の内容で構成しています。<br><br><b>第1章 概説</b><br><b>第2章 インストール</b><br><b>第3章 プロジェクトの生成</b><br><b>第4章 ビルド</b><br><b>第5章 デバッグ</b><br><b>第6章 ヘルプ</b>                       |
| <b>読み方</b> | このマニュアルを読むにあたっては、PC、マイクロコンピュータに関する一般知識が必要となります。   |
| <b>凡例</b>  | データ表記の重み : 左が上位桁、右が下位桁<br>アクティブ・ロウの表記 : XXX(端子、信号名称に上線)<br>注 : 本文中につけた注の説明<br>注意 : 気をつけて読んでいただきたい内容<br>備考 : 本文中の補足説明<br>数の表記 : 10進数 ... XXXX<br>: 16進数 ... 0xXXXX           |

# 目次

|        |                                       |    |
|--------|---------------------------------------|----|
| 1.     | 概説                                    | 1  |
| 1.1    | システム構成                                | 1  |
| 1.2    | システム要件                                | 1  |
| 1.3    | サポートするツールチェーン                         | 2  |
| 1.4    | サポートするエミュレータ                          | 2  |
| 1.5    | サポートするシミュレータ                          | 2  |
| 2.     | インストール                                | 3  |
| 2.1    | e <sup>2</sup> studio (64ビット版)のインストール | 3  |
| 2.2    | e <sup>2</sup> studio (32ビット版)について    | 14 |
| 2.3    | e <sup>2</sup> studioのアンインストール        | 15 |
| 2.4    | コンパイラ製品のインストール                        | 15 |
| 2.5    | チュートリアル                               | 17 |
| 3.     | プロジェクトの作成                             | 18 |
| 3.1    | 新規プロジェクトの作成                           | 18 |
| 3.2    | デバッグ専用プロジェクトの作成方法                     | 26 |
| 3.3    | サンプルプロジェクトのインポート                      | 29 |
| 3.4    | ワークスペースへのプロジェクトのインポート                 | 30 |
| 3.4.1  | 既存プロジェクトのインポート                        | 30 |
| 3.4.2  | スマートブラウザービューでのダウンロードとインポート            | 37 |
| 4.     | ビルド                                   | 38 |
| 4.1    | ビルドオプションの設定                           | 38 |
| 4.2    | サンプルプロジェクトのビルド                        | 41 |
| 4.3    | プロジェクトレポート機能 (ビルドオプション一覧の出力)          | 43 |
| 5.     | デバッグ                                  | 44 |
| 5.1    | 既存デバッグ構成の変更                           | 44 |
| 5.2    | 新規デバッグ構成の作成                           | 49 |
| 5.3    | Launch Bar                            | 50 |
| 5.4    | 基本的なデバッグ機能                            | 51 |
| 5.4.1  | ブレークポイントビュー                           | 52 |
| 5.4.2  | 式ビュー                                  | 53 |
| 5.4.3  | レジスタービュー                              | 55 |
| 5.4.4  | メモリービュー                               | 56 |
| 5.4.5  | 逆アセンブルビュー                             | 58 |
| 5.4.6  | 変数ビュー                                 | 60 |
| 5.4.7  | イベントポイントビュー                           | 61 |
| 5.4.8  | IO Registersビュー                       | 64 |
| 5.4.9  | トレースビュー                               | 65 |
| 5.4.10 | メモリー使用量ビュー                            | 68 |
| 6.     | ヘルプ                                   | 72 |

## 1. 概説

e<sup>2</sup> studioは、ルネサス製マイクロコントローラをサポートする統合開発環境です。e<sup>2</sup> studioは、オープンソースEclipse IDEとCDT (C/C++ 開発ツール)をベースに作られており、ビルド(エディタ、コンパイラ、リンカ)から、デバッグまでをカバーします。デバッグはGDB(GNU Debugger)の拡張インターフェースにより実現されます。

この章では、RXファミリシリーズマイクロコントローラ用のアプリケーション開発を例として、e<sup>2</sup> studioのシステム構成と動作環境を説明します。

### 1.1 システム構成

一般的なシステム構成の例を以下に示します。

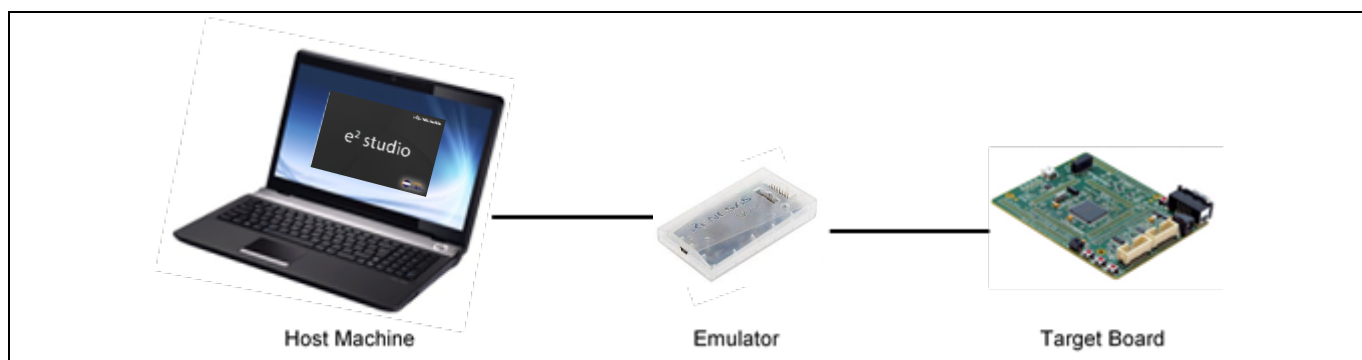


図 1-1 システム構成

### 1.2 システム要件

本製品に対するシステムの必要条件を以下に示します。

PCハードウェア環境:

プロセッサ: x64ベースプロセッサ 推奨2GHz以上(デュアルコアやマルチコアに対応)

メインメモリ: 推奨8GB以上、最低4GB以上

ハードディスク: 空き領域2GB以上

ディスプレイ: 解像度1,024 x 768ピクセル以上; 65,536 色以上

インターフェース: USB 2.0

[Windows PC]

サポート対象OS: Windows 10、Windows 11 (64ビット版)  
(32ビット版はe<sup>2</sup> studio V7.8.0で利用可能)

Microsoft Visual C++ 2010 SP1 ランタイムライブラリ \*1

Microsoft Visual C++ 2015-2022 ランタイムライブラリ \*1

\*1. e<sup>2</sup> studioインストール時に一緒にインストールされます。

[Linux PC]

サポート対象OS:

・Ubuntu 20.04 LTS Desktop (64-bit version)

・Ubuntu 22.04 LTS Desktop (64-bit version)

Linux版で対応する機能内容はバージョンにより異なりますのでRelease Noteにてご確認ください。

Linux版がリリースされていないコンパイラ製品(CC-RX, CC-RL, CC-RH)についてはビルド機能が利用できませんのでWindows版をご使用ください。

本書ではWindows版をベースにした記述になっています。Linux版のインストール方法についてはe<sup>2</sup> studioのRelease Note、およびRelease Noteに記載されたFAQページを参照してください。  
起動後の操作方法はWindows版と同様です。

### 1.3 サポートするツールチェーン

[ルネサス RXファミリ用 C/C++ コンパイラパッケージ \(CC-RX\)](#)

[ルネサス RL78ファミリ用 C コンパイラパッケージ \(CC-RL\)](#)

[ルネサス RH850ファミリ用 C コンパイラパッケージ \(CC-RH\)](#)

[GCC for Renesas RX Toolchain](#)

[LLVM and GCC for Renesas RL78 Toolchain](#)

[LLVM for Renesas RISC-V MCU Toolchain](#)

注1: ルネサス製コンパイラパッケージにはそれぞれ「統合開発環境付き」(CS+に同梱)、「統合開発環境なし」(コンパイラ単体)がありますが、e<sup>2</sup> studioにはいずれも適用可能です。

注2: e<sup>2</sup> studioはRH850用に作られたロードモジュールをデバッグに利用できますが、ELF/DWARF形式で作られている必要があります。ビルド環境はIARシステムズ社製IAR Embedded WorkbenchまたはGreen Hills Software社製MULTIをお使いください。

### 1.4 サポートするエミュレータ

E2 emulator Lite (RX, RL78, RISC-V MCU)

E1 (RX, RL78, RH850) \*1

E2 (RX, RL78, RH850, RISC-V MCU)

E20 (RX) \*2

Segger 社製J-Link (RX, RISC-V MCU)

\*1: E1エミュレータは生産を終了しております。

\*2: E20エミュレータはRH850第4世代(G4MHコア)以降のデバイス(RH850/E2xなど)をサポートしません。RH850についてはE2エミュレータをご利用ください。

### 1.5 サポートするシミュレータ

Renesas Simulator (RX, RL78)

GDB Simulator (RH850)

## 2. インストール

ルネサスウェブサイトから最新のe<sup>2</sup> studio統合開発環境インストーラパッケージを無償でダウンロードできます。e<sup>2</sup> studioのインストーラおよび関連するドキュメントはe<sup>2</sup> studioの製品ページ(<https://www.renesas.com/e2studio>)のデバイス・ファミリ別の情報ページで入手してください。ソフトウェアのダウンロードには無償のユーザ登録が必要です(MyRenesasページでのログインを求められます)。e<sup>2</sup> studioには32ビット版(V7.8.0以前)と64ビット版(2020-04以降)がありますが、OS環境が32ビット版でなければ64ビット版をご使用ください。

この章では、e<sup>2</sup> studioのインストールおよびアンインストールについて説明します。

e<sup>2</sup> studioのインストーラは新規のインストールおよびアップデートに使用できますが、互換性のないバージョン間の更新(例えばV7.8.0から2020-04以降、2024-01から2024-04への更新)には対応しません。エラーになる場合は旧バージョンをアンインストールするか、インストール先のフォルダを別に作成して新規にインストールを行ってください。

詳しいインストール方法を以下に示します。

### 2.1 e<sup>2</sup> studio (64ビット版)のインストール

1. e<sup>2</sup> studio インストーラを起動します。2023-07 以降の e<sup>2</sup> studio では新規インストールには 3 つのモード (Lite/Standard/Custom)があります。



図 2-1 e<sup>2</sup> studio のインストール — インストール・タイプの選択

Liteはプロジェクトのビルド、デバッグに必要な最小限の機能をインストールします。Standardはそれに加えて拡張した機能がインストールできます。Customでは任意の機能がインストールできます。

インストーラ最初のページに表示される "[ここをクリックしてください](#)" のリンクをクリックすると、Lite、Standardでインストールされる機能の一覧が見られますので先に進む前にご確認ください。



注：既にe<sup>2</sup> studioがインストールされている場合は、[インストール]の他に[変更](インストール済e<sup>2</sup> studioの変更)や[削除] (アンインストール)の選択肢が表示されます。



図 2-2 e<sup>2</sup> studio のインストール — インストール済の e<sup>2</sup> studio がある場合

## 2. ようこそページ

[変更...]をクリックすると、インストール先のフォルダを変更できます。[Next]で次に進みます。

注1： 複数バージョンの e<sup>2</sup> studio を利用したい場合は新しいフォルダを指定してください。

注2： インストール先のフォルダ名にマルチバイト(全角)文字を使用しないでください。



図 2-3 e<sup>2</sup> studio のインストール — ようこそページ

ここでインストーラがRenesas Webサイトへのアクセスを確認できない場合は以下のような警告を表示します。

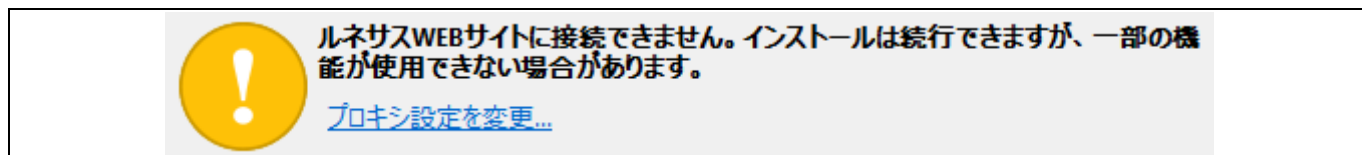


図 2-4 e<sup>2</sup> studio のインストール — Web サイトアクセスの警告

メッセージにある通り、インストールは続行できます。後述する追加ソフトウェアの選択画面に表示されるコンパイラ製品などがインストールされませんが、e<sup>2</sup> studioのインストール後にそれらを別途インストールして戴けば問題ありません。なお、インストーラでプロキシ設定してもインストールされたe<sup>2</sup> studioに設定は引き継がれませんので注意してください。

## 3. デバイス・ファミリ

お使いになるデバイス・ファミリを選択してください。[Next] で次に進みます。

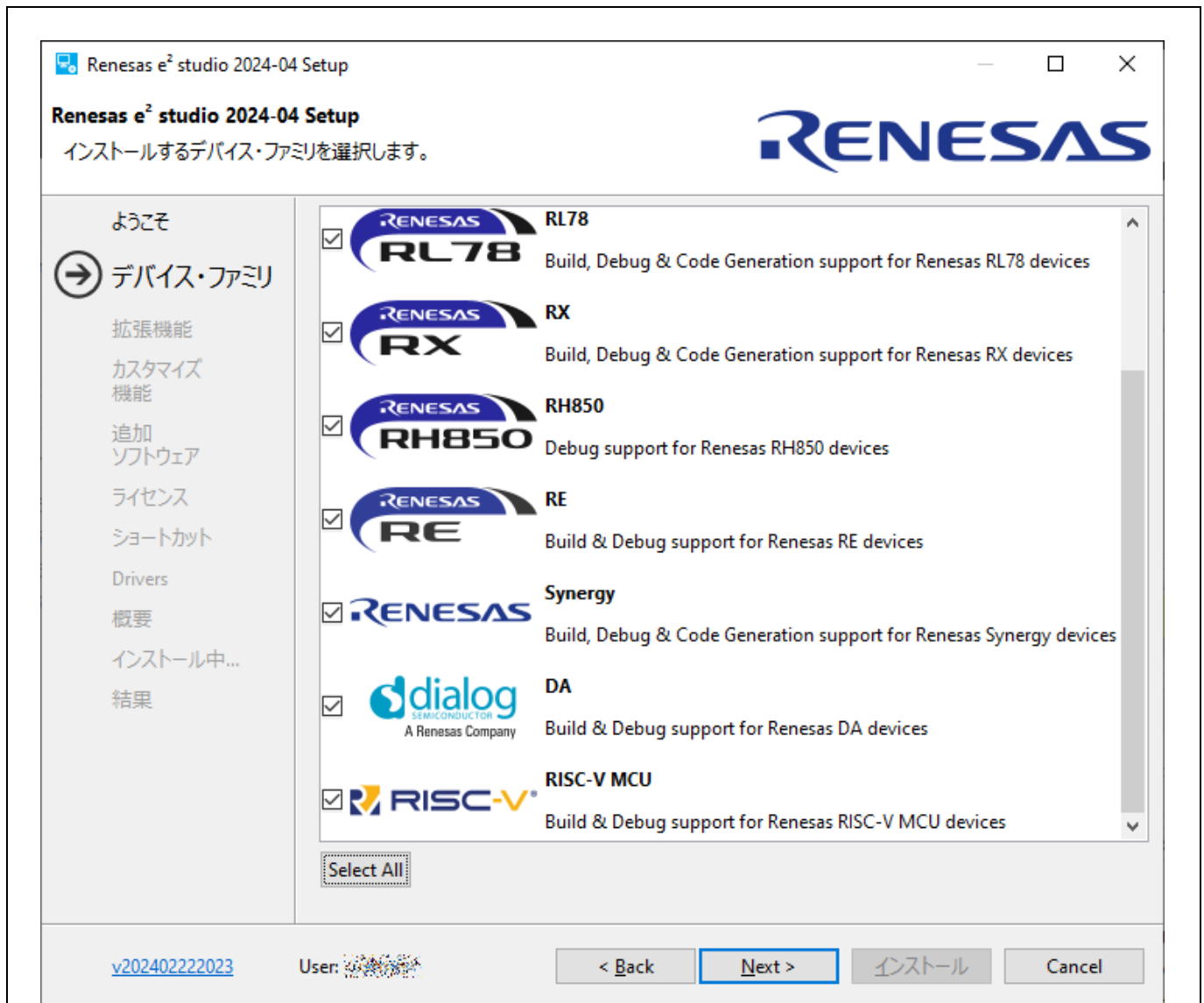


図 2-5 e<sup>2</sup> studio のインストール — デバイス・ファミリの選択

## 注意:

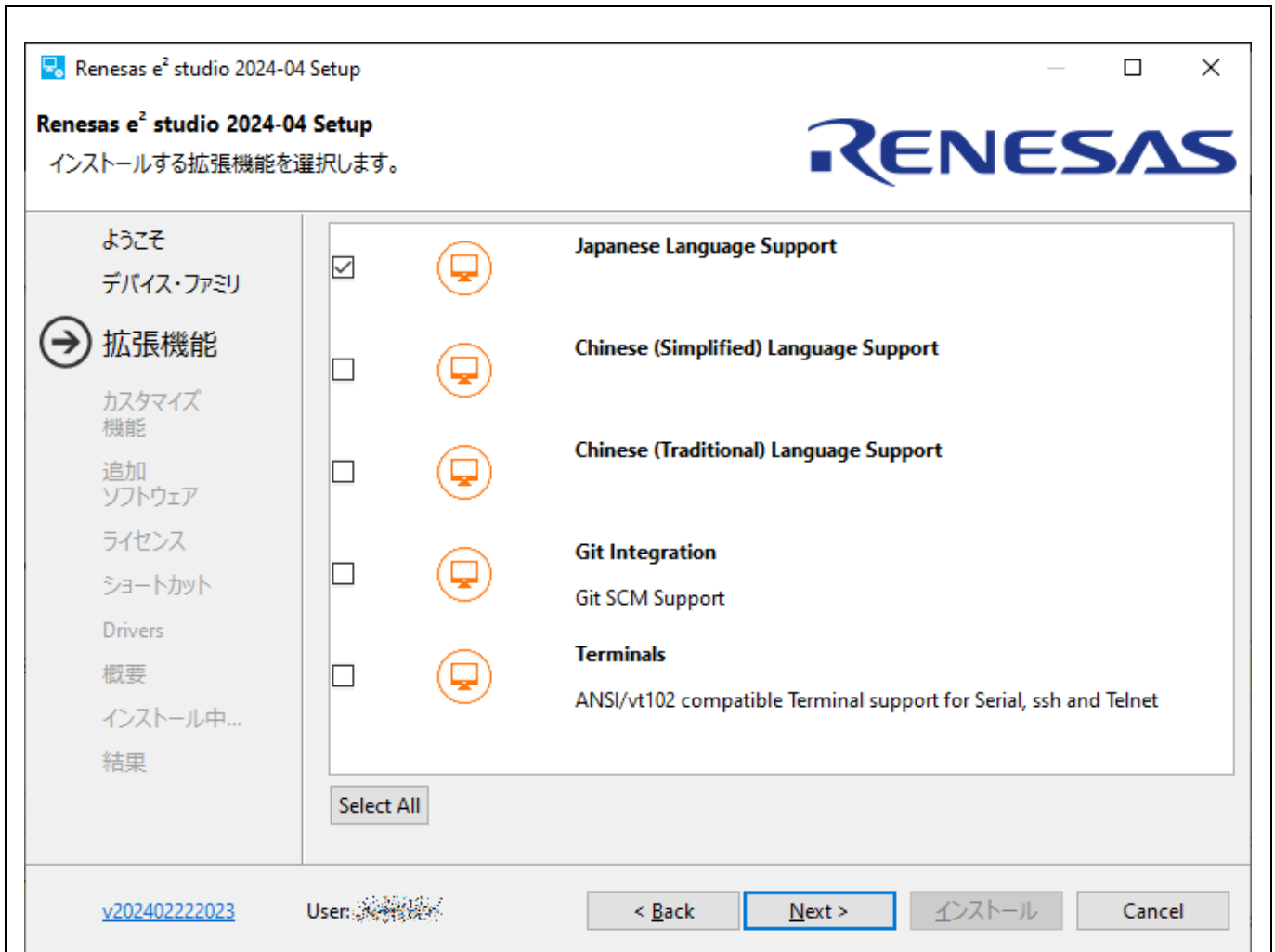
ここで選択されなかったデバイス・ファミリはビルド機能(プロジェクトの作成やインポート、プロジェクトのビルドなど)やデバッグ機能が利用できません。お使いになる見込みのあるデバイス・ファミリは全て選択してください。後から開発対象に加える場合は再度インストーラを実行して追加してください。

## 4. 拡張機能

この画面は Lite/Standard モードでは表示されません。インストールする拡張機能（言語パックや Git 等）を選択してください。

英語以外の言語を利用する場合はここで言語パックを選択しておく必要があります。

[Next]で次に進みます。



## 5. カスタマイズ機能

インストールするコンポーネントを選択する画面です。[Next] で次に進みます。

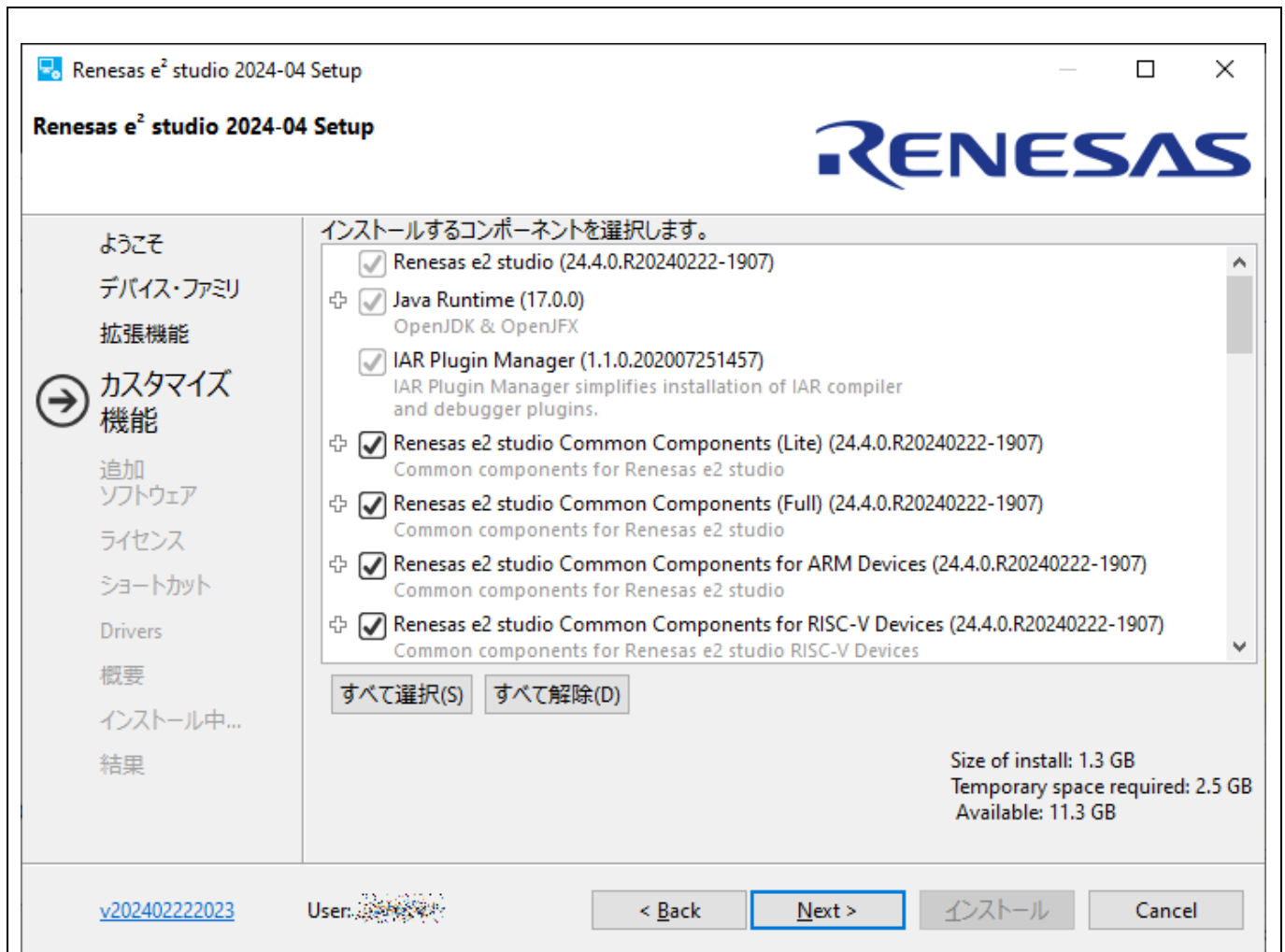


図 2-7 e<sup>2</sup> studio のインストール — カスタマイズ機能

## 6. 追加ソフトウェア

追加でインストールするソフトウェア（コンパイラ、ユーティリティ、QE など）を選択してください。  
[Next] で次に進みます。

注：インターネット接続のない環境ではこの画面はスキップされます。必要なソフトウェアは別途インストールしてください。

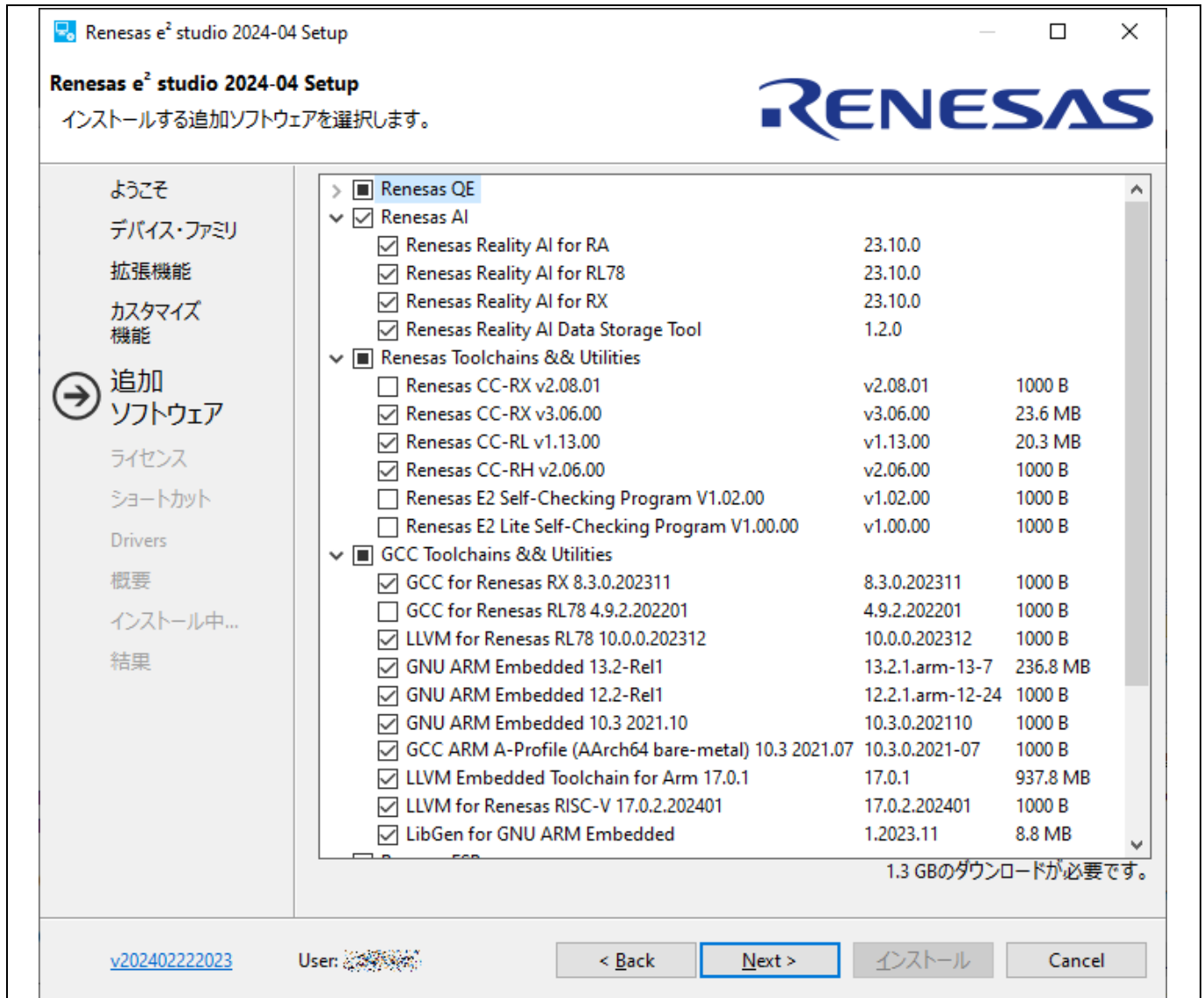


図 2-8 e<sup>2</sup> studio のインストール — 追加ソフトウェア

## 7. ライセンス

ソフトウェア契約の条項を確認したのち、同意戴けましたらチェックを入れて [Next] ボタンを押してください。同意戴けない場合はインストールを継続できません。

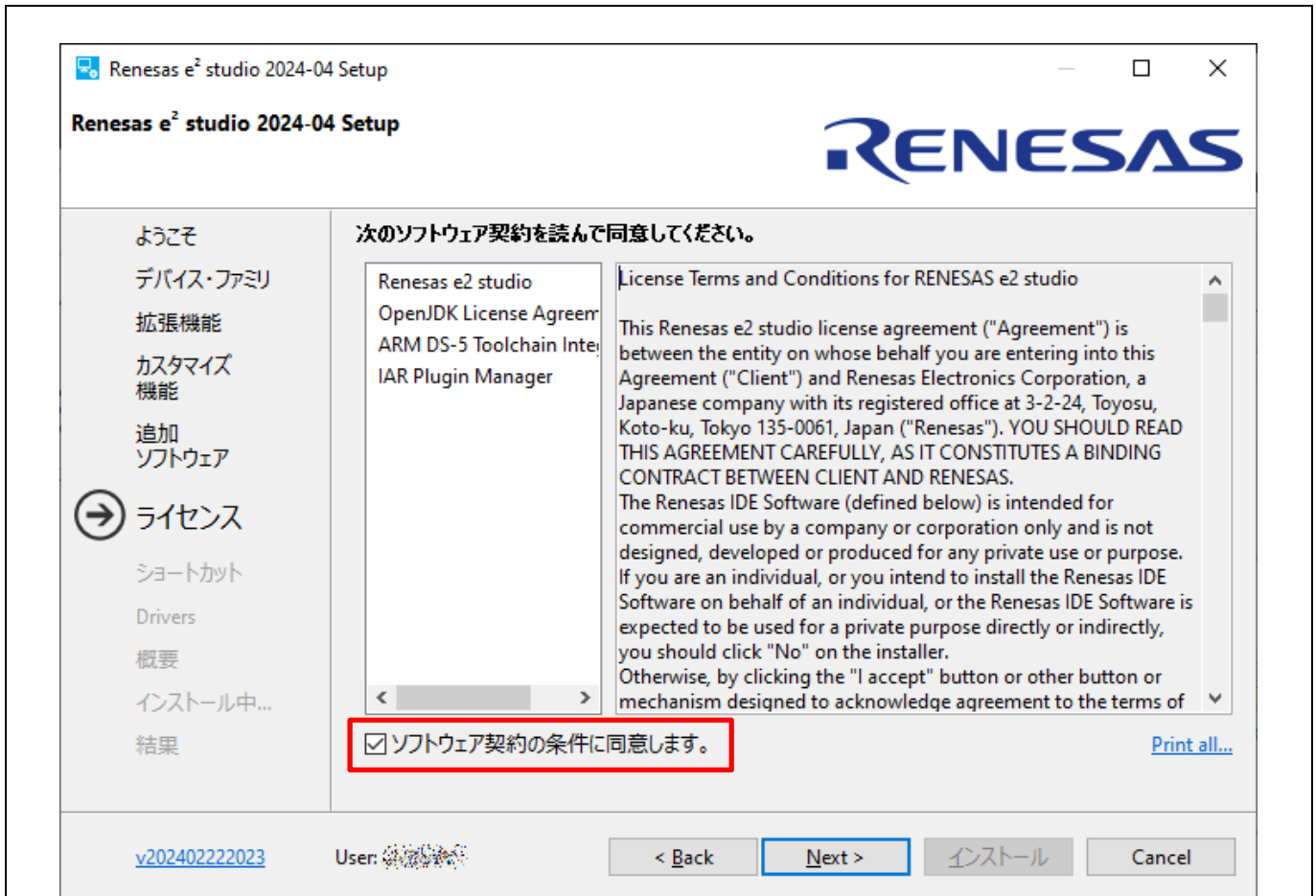


図 2-9 e<sup>2</sup> studio のインストール — ライセンス

ここに表示された内容はインストール後でも確認できます。e<sup>2</sup> studio 「ヘルプ」メニューの「e<sup>2</sup> studio について」で表示されたアイコンをクリックするか「インストール詳細」で「フィーチャー」タブを開いて「ライセンス」で読むことができます。

## 8. ショートカット

スタートメニューに登録するショートカット名を入力します(必須ではありません)。 [Next]で次に進みます。

**注：** 既に別のバージョンの e<sup>2</sup> studio がインストールされている場合はそれと区別が付くような名前書き換えておくことをお勧めします。



図 2-10 e<sup>2</sup> studio のインストール — ショートカット



## 9. ドライバ

ドライバをインストールするかを尋ねる画面です。同じバージョンの e<sup>2</sup> studio をインストールしたことがある場合は省略できます。

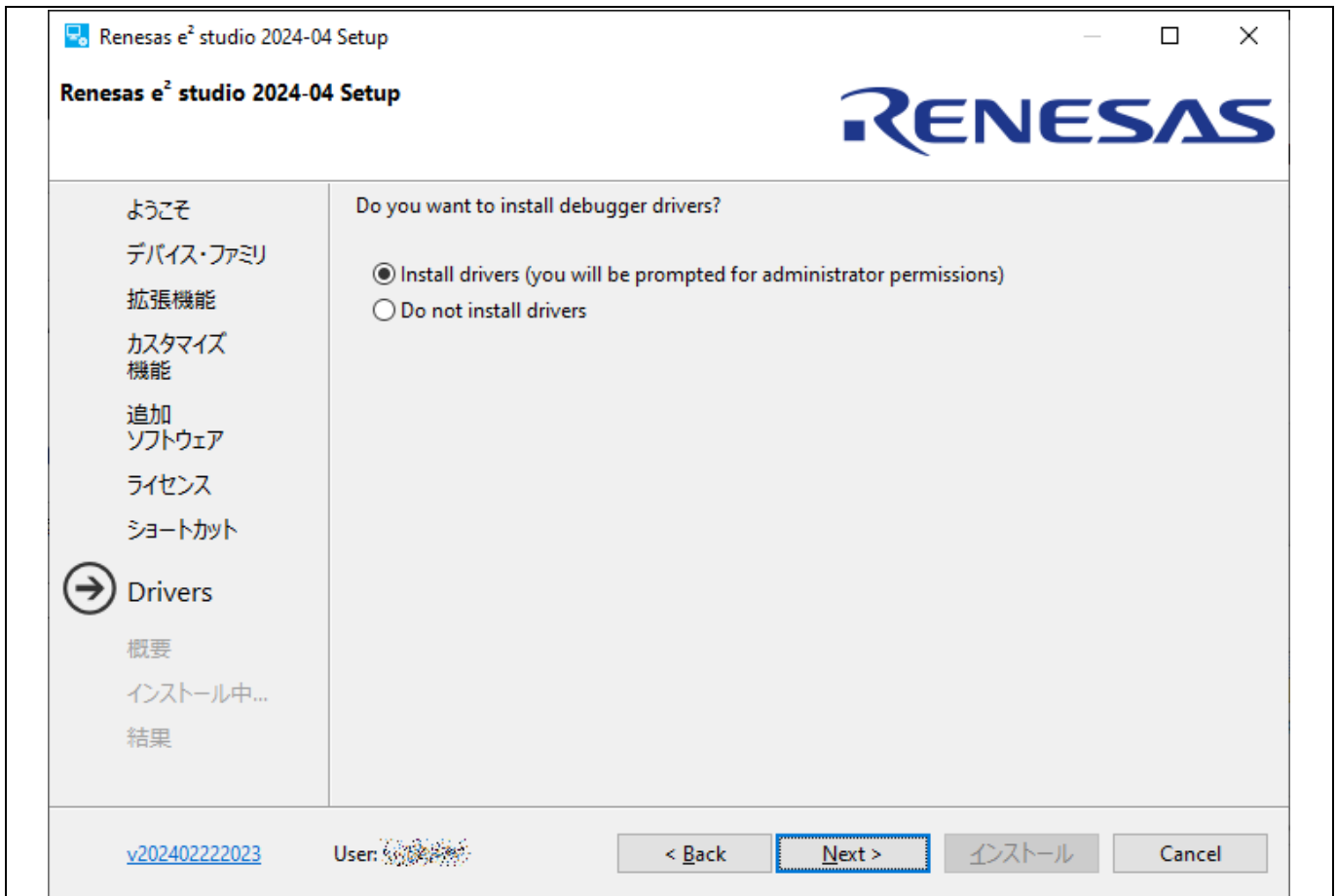


図 2-11 e<sup>2</sup> studio のインストール — ドライバ

## 10. 概要

これからインストールされるコンポーネントが一覧で表示されます。内容を確認してから[インストール]ボタンを押すと e<sup>2</sup> studio のインストールが始まります。

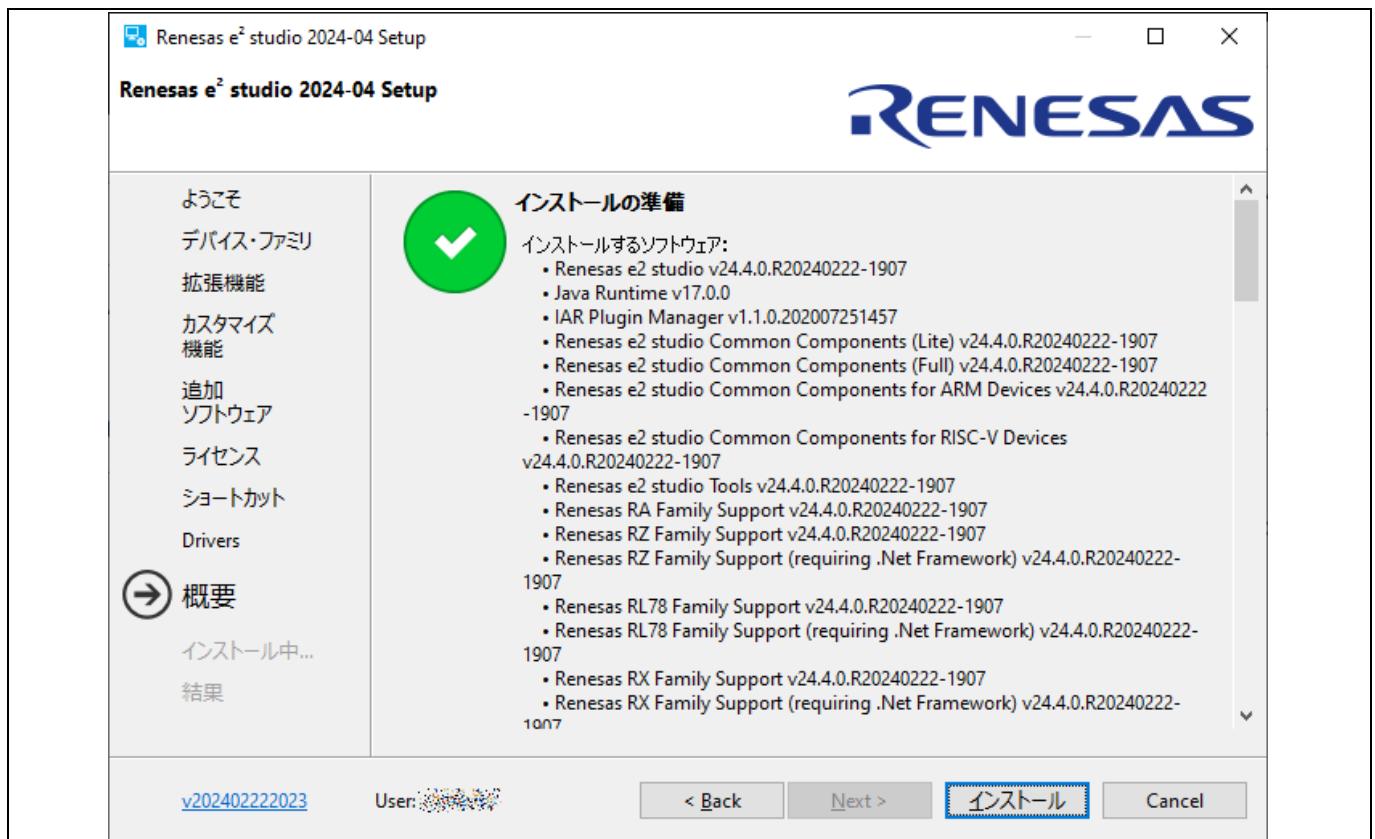


図 2-12 e<sup>2</sup> studio のインストール — 概要

## 11. インストール中...

インストールが進行中です。選択した追加ソフトウェアによっては、それらのインストーラが途中で起動しますので画面に従って操作を行ってください。

## 12. 結果

インストールを行った結果が表示されます。エラーが表示されていないかをご確認ください。

[OK]を押すとインストーラが終了します。

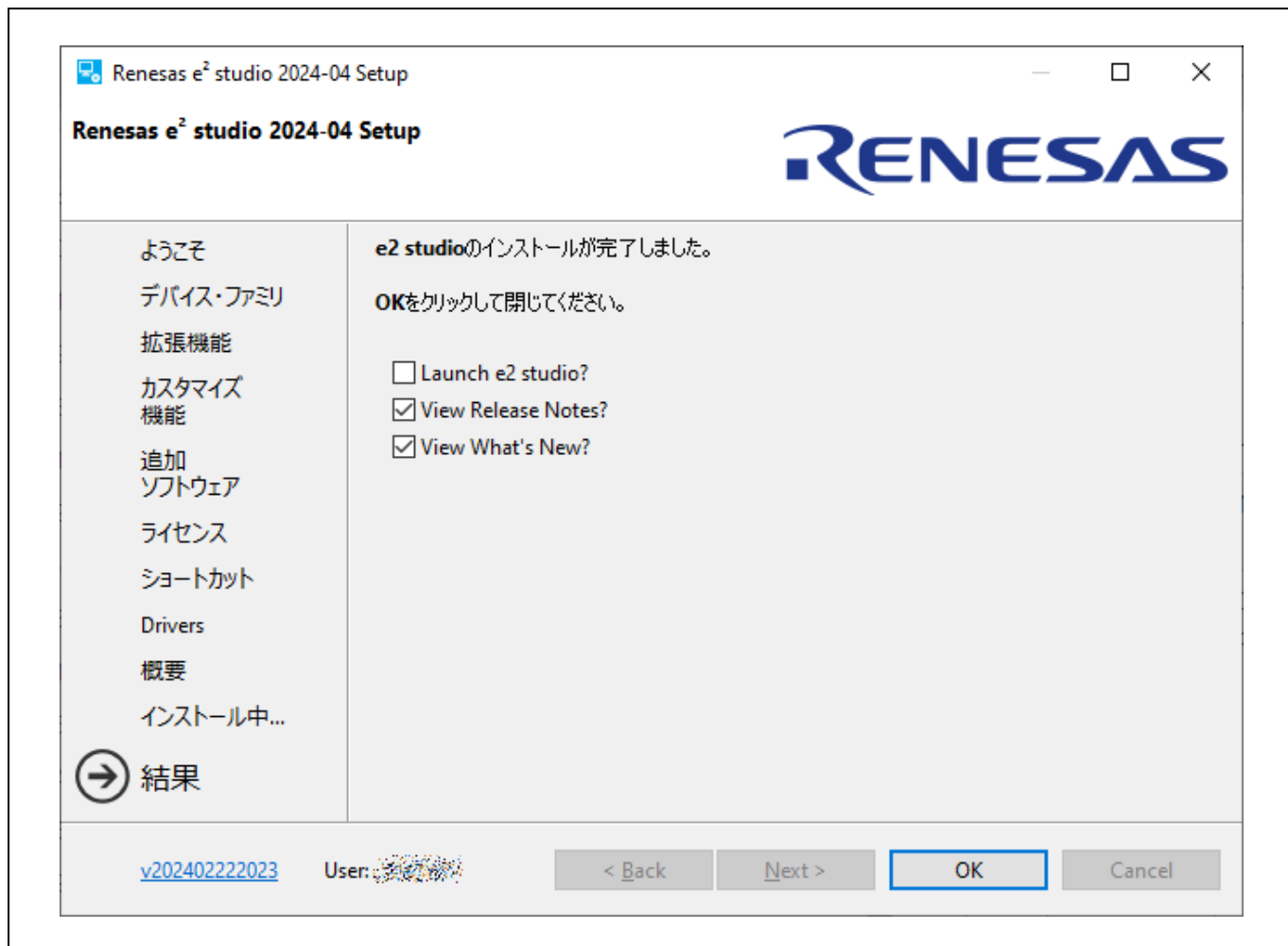


図 2-13 e<sup>2</sup> studio のインストーラ – 結果

注: 管理者権限付きの別アカウントなど、普段お使いになるユーザと別のアカウントでインストールした場合はこの画面で「Launch e2 studio?」にチェックを入れて e<sup>2</sup> studio を起動しないでください。起動した場合はその際に使用したワークスペースは破棄してください。

## 2.2 e<sup>2</sup> studio (32ビット版)について

e<sup>2</sup> studio V7.8.0 またはそれ以前のインストーラでは Lite/Standard モードの選択はありません。

表示内容が部分的に異なりますが、インストーラの画面の流れはおおむね 64bit 版と共通ですのでご利用の際は上述の解説を参照してください。

64bit 版の e<sup>2</sup> studio が動作しない 32 ビットの OS 環境をお使いのユーザのために e<sup>2</sup> studio V7.8.0 は e<sup>2</sup> studio の製品ページで公開されています。このバージョンを特に使用する理由がなければ 64 ビット版 (202x-xx) をご使用ください。

## 2.3 e<sup>2</sup> studioのアンインストール

Windows OS では[スタート] → [コントロールパネル] → [プログラムと機能]でインストール済みプログラムのリストから、"e<sup>2</sup> studio" を選択してアンインストールできますが、アンインストールができない場合は、以下のフォルダにあるアンインストーラを直接実行してください。

{e<sup>2</sup> studioのインストールフォルダ}\uninstall\uninstall.exe

これもうまく行かない場合、同じバージョンの e<sup>2</sup> studio インストーラの削除機能で削除するか、単にインストール先のフォルダを削除してください。

## 2.4 コンパイラ製品のインストール

これまでの解説した手順で示した通り、インターネット接続時には「追加ソフトウェア」の画面でコンパイラパッケージをインストールできますが、インストール時にコンパイラを選択しなかった場合、あるいはインターネット接続のない環境ではコンパイラパッケージのインストールは別途行ってください。

コンパイラパッケージはそれぞれ下記のサイトからダウンロードしてください。コンパイラパッケージのインストール方法については各パッケージのダウンロードページをご覧ください。

RXファミリ用: [http://www.renesas.com/rx\\_c](http://www.renesas.com/rx_c)

RL78ファミリ用: [http://www.renesas.com/rl78\\_c](http://www.renesas.com/rl78_c)

RH850ファミリ用: [http://www.renesas.com/rh850\\_c](http://www.renesas.com/rh850_c)

RL78ファミリ用LLVM & GNUツールチェーン: <https://llvm-gcc-renesas.com/rl78-download-toolchains/>

RXおよびRL78用GNUツールチェーン: <https://llvm-gcc-renesas.com/rx-download-toolchains/>

RISC-V MCU用LLVMツールチェーン: <https://llvm-gcc-renesas.com/riscv-download-toolchains/>

コンパイラがインストール済みであるかを確認するには、[ヘルプ] メニューから[Renesasツールチェーンの追加] をクリックして、[Renesasツールチェーン管理] (下図)を開きます。e<sup>2</sup> studioに登録したいツールチェーンを確認してください。使用したいコンパイラがリストにない場合は、[追加] ボタンをクリックしてインストールされている場所を指定してください。

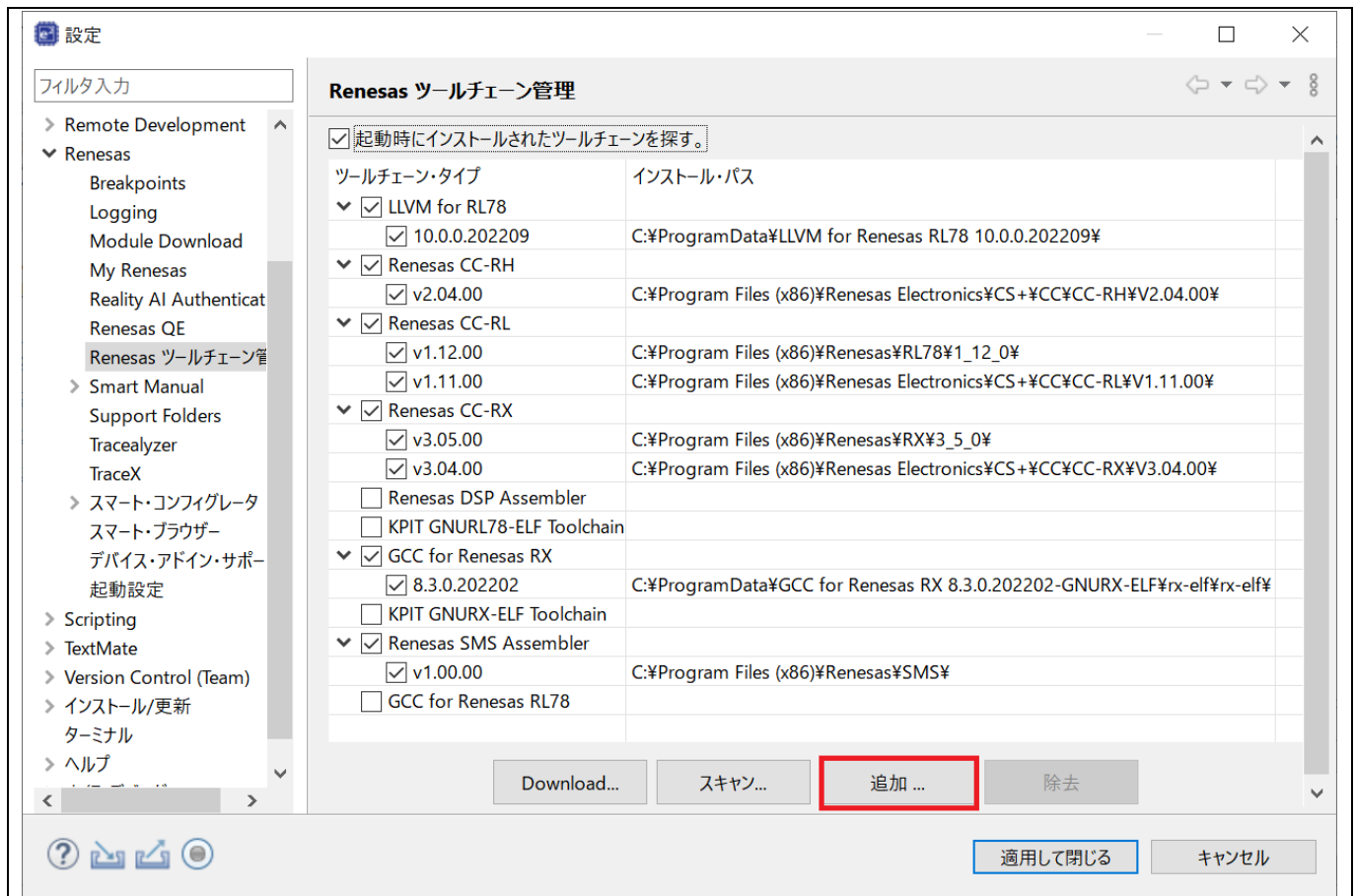


図 2-14 ツールチェーン管理

[Download]ボタンはコンパイラ製品のインストールに使用します(ダウンロード可能な環境で利用できます)。

## 2.5 チュートリアル

以降の章ではプロジェクトの作成からデバッガの起動までの流れを解説しますが、e<sup>2</sup> studioのヘルプには同様の内容でデバイス・ファミリとツールチェーン(コンパイラ)の種類別のチュートリアルも用意されておりますので併せてご覧ください。

注意: インストール時に選択したサポート対象のデバイス・ファミリに対応したものがチュートリアルとして表示されます。

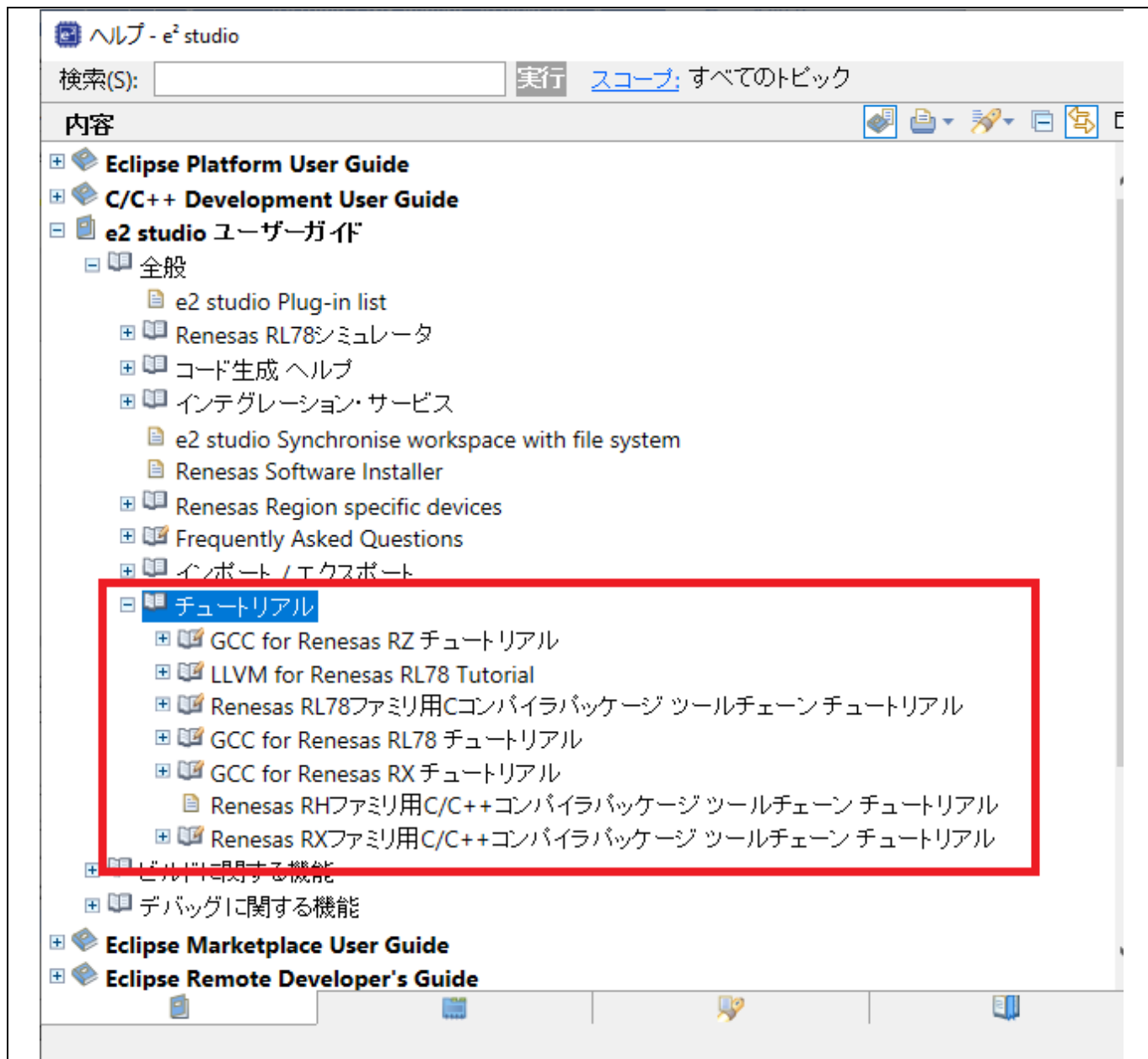


図 2-15 チュートリアル

### 3. プロジェクトの作成

e<sup>2</sup> studioでは、「プロジェクト」がビルドやデバッグ操作の基本単位です。この章では、新規プロジェクトの作成、および既存のe<sup>2</sup> studioプロジェクト、HEW統合開発環境プロジェクト、CS+プロジェクトのe<sup>2</sup> studioへのインポートについて説明します。

- 注意:**
1. e<sup>2</sup> studioを使用するには、e<sup>2</sup> studioだけでなくコンパイラパッケージのインストールも必要です。
  2. e<sup>2</sup> studioをインストールするフォルダや、プロジェクト名、ワークスペースフォルダのパスには空白文字やマルチバイト文字が混じらないようにしてください。

#### 3.1 新規プロジェクトの作成

Windowsの [スタート] メニューからe<sup>2</sup> studioを起動し、ワークスペースディレクトリを指定します。このワークスペースに作成したプロジェクトが追加されます。

新規にプロジェクトを作成するには、以下の手順を実行してください。

- (1) [ファイル] → [新規] → [C/C++ Project] の順にクリックすると、新規プロジェクト作成ウィザードが起動します(下図)。

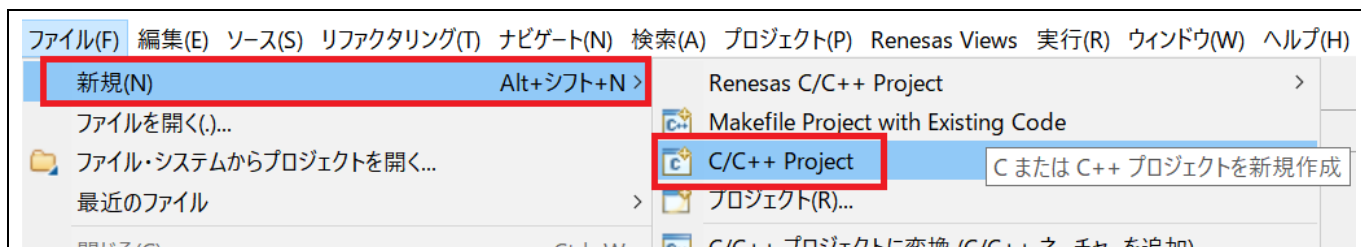


図 3-1 新規プロジェクト作成ウィザードの起動

(2) デバイスとプロジェクトの種類を選択します(例えば RX デバイスの場合は「Renesas CC-RX C/C++ Executable Project」)。もし使用したいデバイス・ファミリーが表示されない場合はそのデバイス用のビルド・デバッグサポートプラグインがインストールされていないかもしれません。その場合はインストーラで「変更」を選択し、プラグインを追加するか再インストールしてください。

[次へ(N)>] をクリックすると次の画面に進みます。

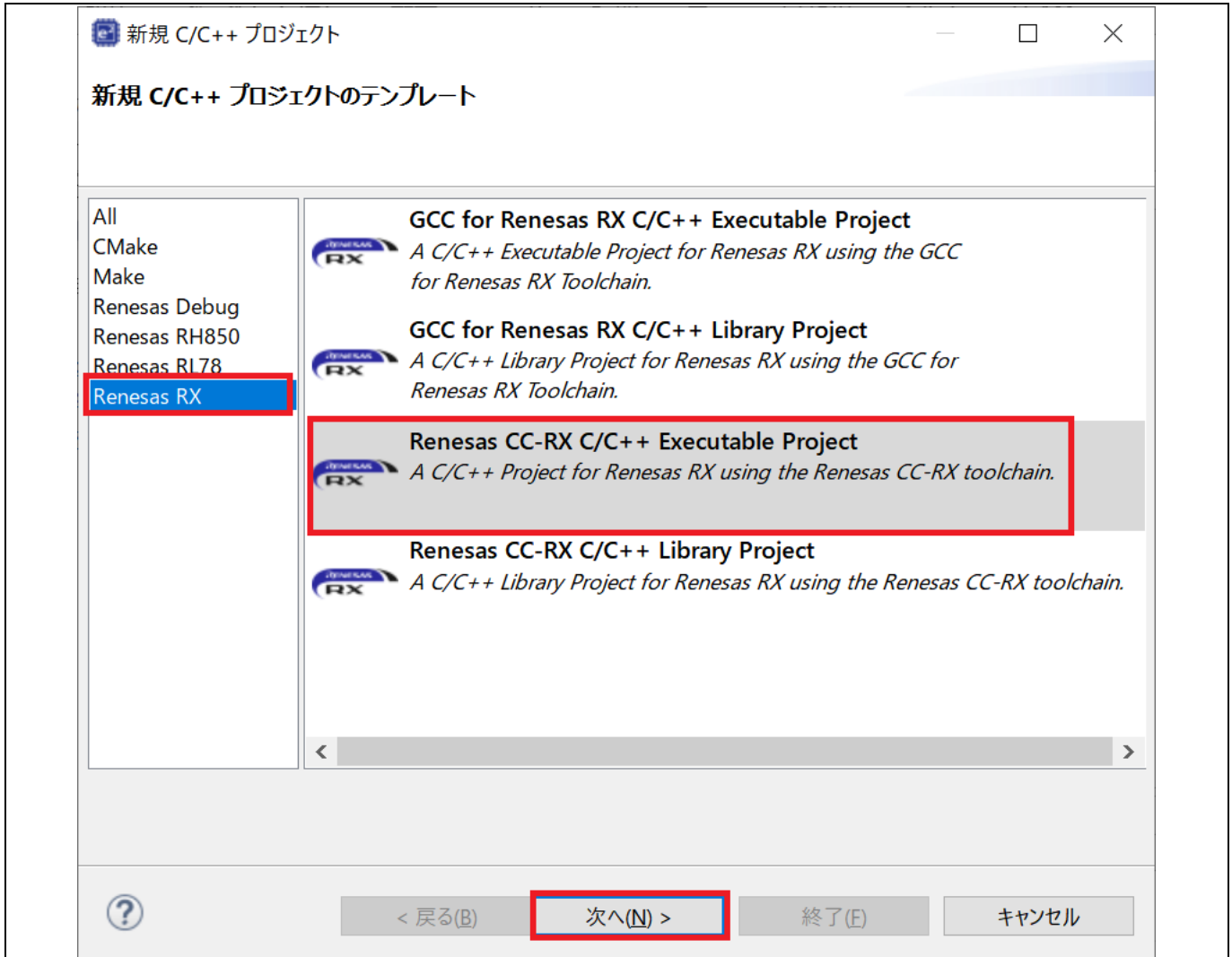


図 3-2 新規プロジェクト作成ウィザード (1/6)



(1) プロジェクト名を入力し、[次へ(N)>] で進めます。

**New Renesas CC-RX Executable Project**  
New Renesas CC-RX Executable Project

プロジェクト名(P): Tutorial

デフォルト・ロケーションの使用(D)

ロケーション(L): C:\Renesas\workspace\GSG\Tutorial 参照(R)...

Create Directory for Project

ファイル・システムを選択(Y): デフォルト

ワーキング・セット

ワーキング・セットにプロジェクトを追加(I) 新規(W)...

ワーキング・セット(O): 選択(E)...

< 戻る(B) **次へ(N) >** 終了(E) キャンセル

図 3-3 新規プロジェクト作成ウィザード (2/6)

(2) [言語]、[ツールチェーン] [ツールチェーン・バージョン]、[RTOS]、[RTOS Version]、[Target・Board]、[ターゲット・デバイス]、[Configurations]を指定してください。

[次へ(N)>] ボタンで次の画面に進みます。

注 1: “E2 Lite”と同様に”E1”や”E2”も [Hardware Debug 構成を生成] プルダウンメニューから選択できます。

注 2: C++ソースファイルを含むプロジェクトを作成する際は「言語」欄で C++を選択してください。

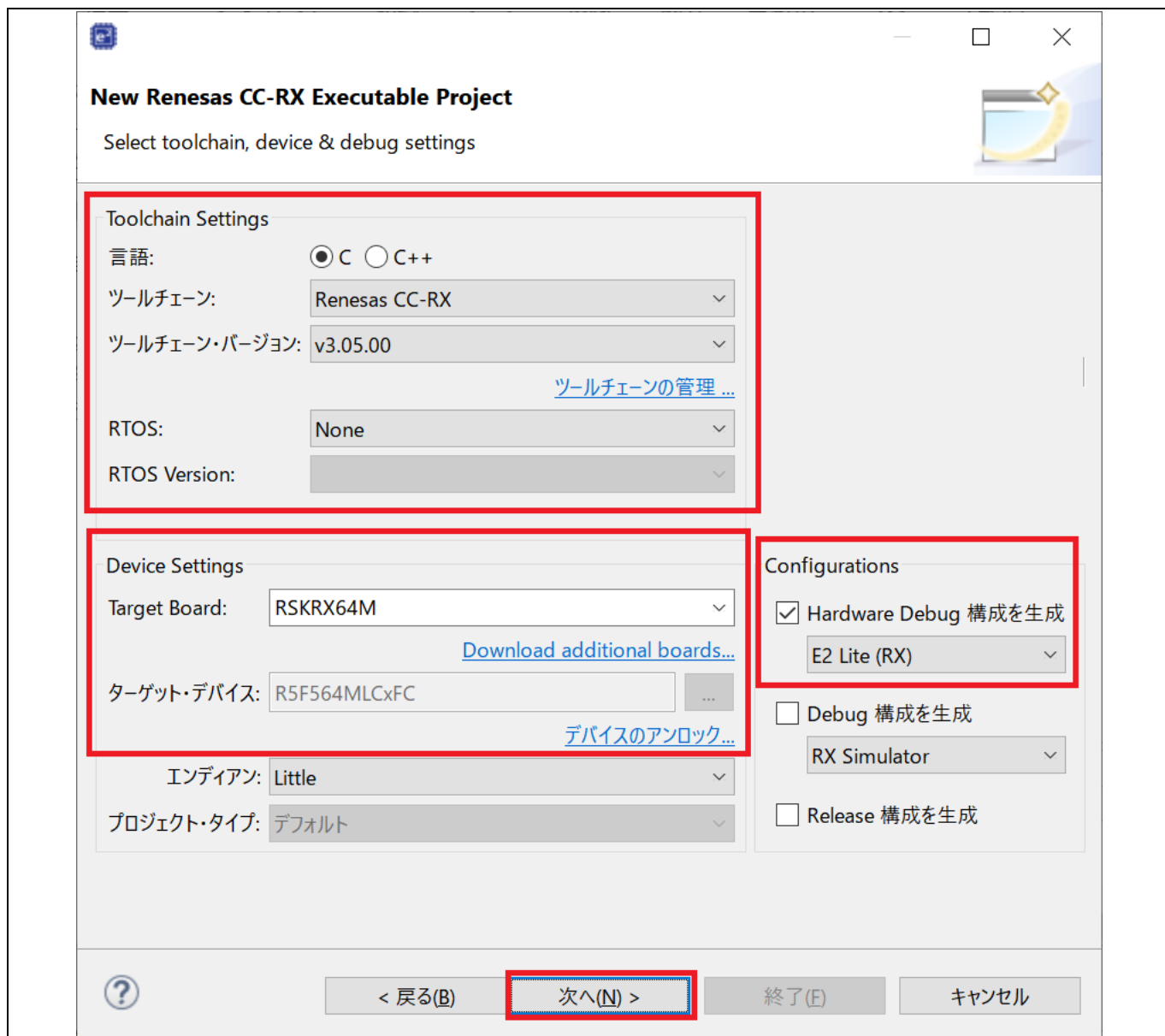


図 3-4 新規プロジェクト作成ウィザード (3/6)

(3) コーディング支援機能を必要に応じて選択できます。[次へ(N)>] ボタンで次の画面に進みます。

[コード生成] — ドライバや周辺機能のコードを GUI 画面から API 関数として生成する機能です。レジスタの初期化コードや割り込みハンドラが生成されます。

[FIT] — プロトコル制御や周辺機能を使ったサンプルアプリケーションなど、コード生成機能よりも上位層のコードを出力します。FIT モジュールは共通のインターフェースを持つので自由に入れ替えることができます。

[スマート・コンフィグレータ] — コード生成と FIT コンフィグレータを1画面で統一的に扱えるようにしたインターフェースです。クロック設定、割り込み設定、ピン設定が全て含まれます。

注: コード生成、スマート・コンフィグレータのいずれが利用可能かはデバイスによって異なります。

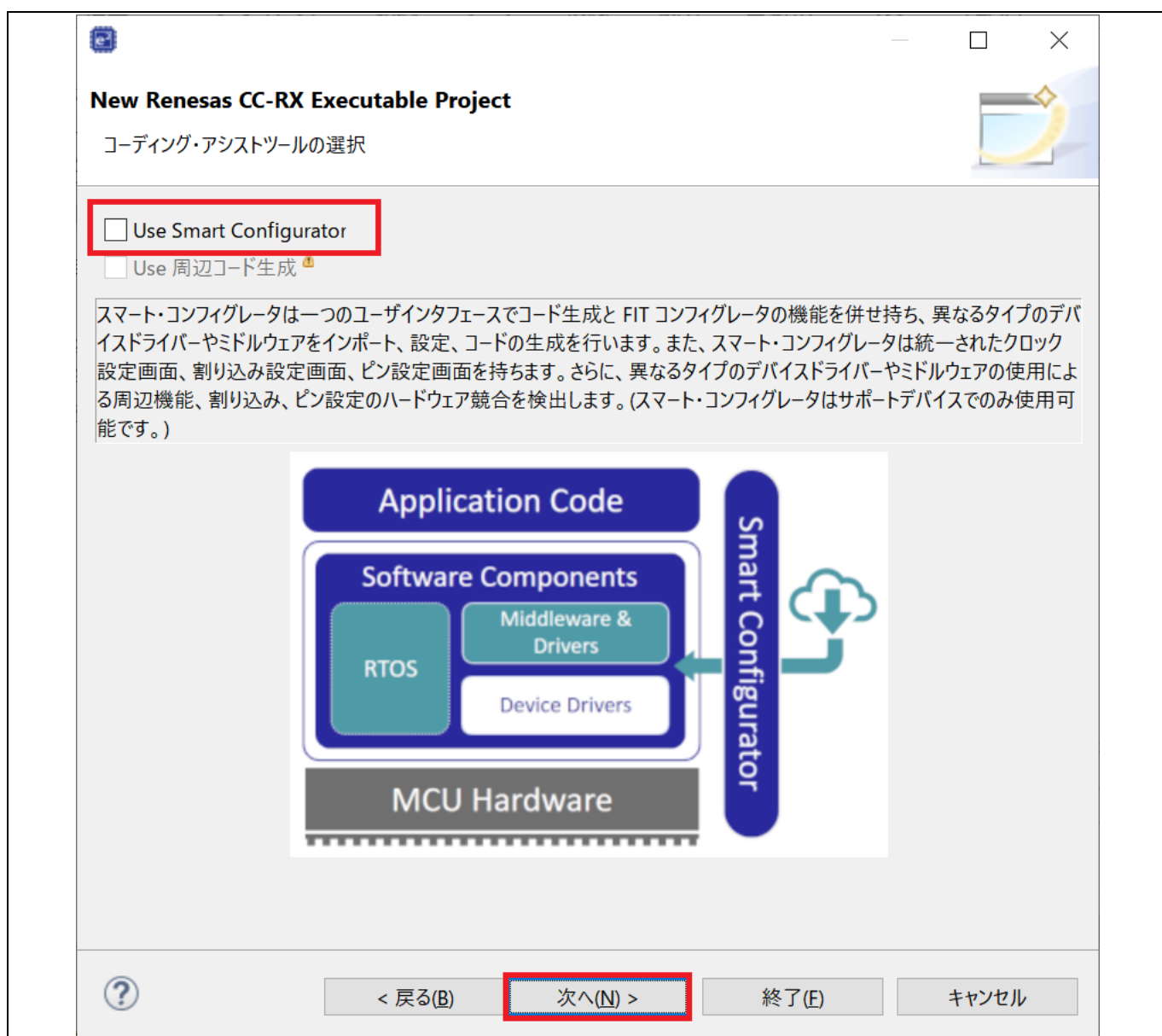


図 3-5 新規プロジェクト作成ウィザード(4/6)

(6) ここでは“Renesas デバッグ仮想コンソールを使用する”にチェックを入れないまま [次へ]で進めてください。

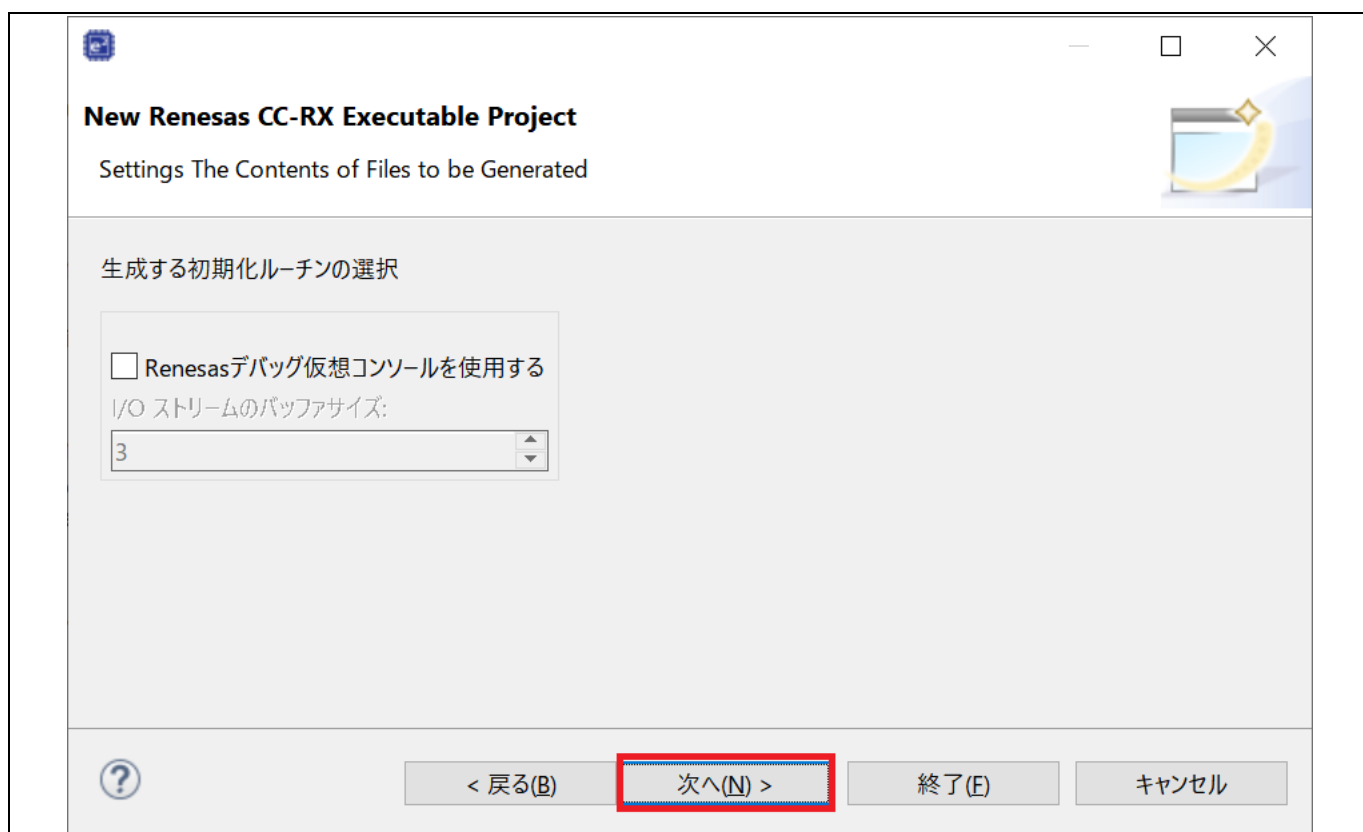


図 3-6 新規プロジェクト作成ウィザード (5/6)

(7) プロジェクトの概要が表示されます。最後に[終了(F)]ボタンを押すとプロジェクトの作成が完了します。

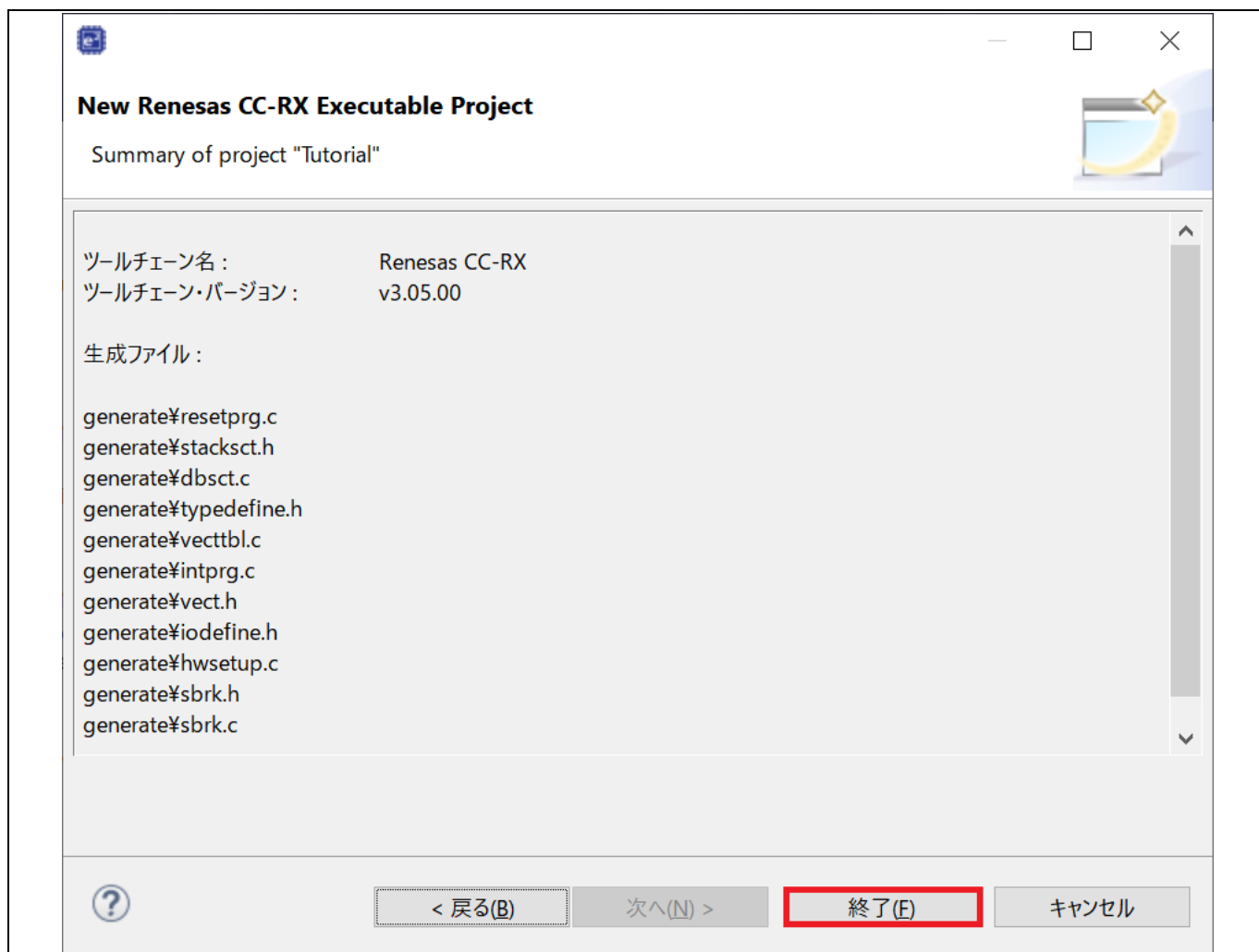


図 3-7 新規プロジェクト作成ウィザード (6/6)

(8) “Tutorial”の名前でプロジェクトが作成されました。

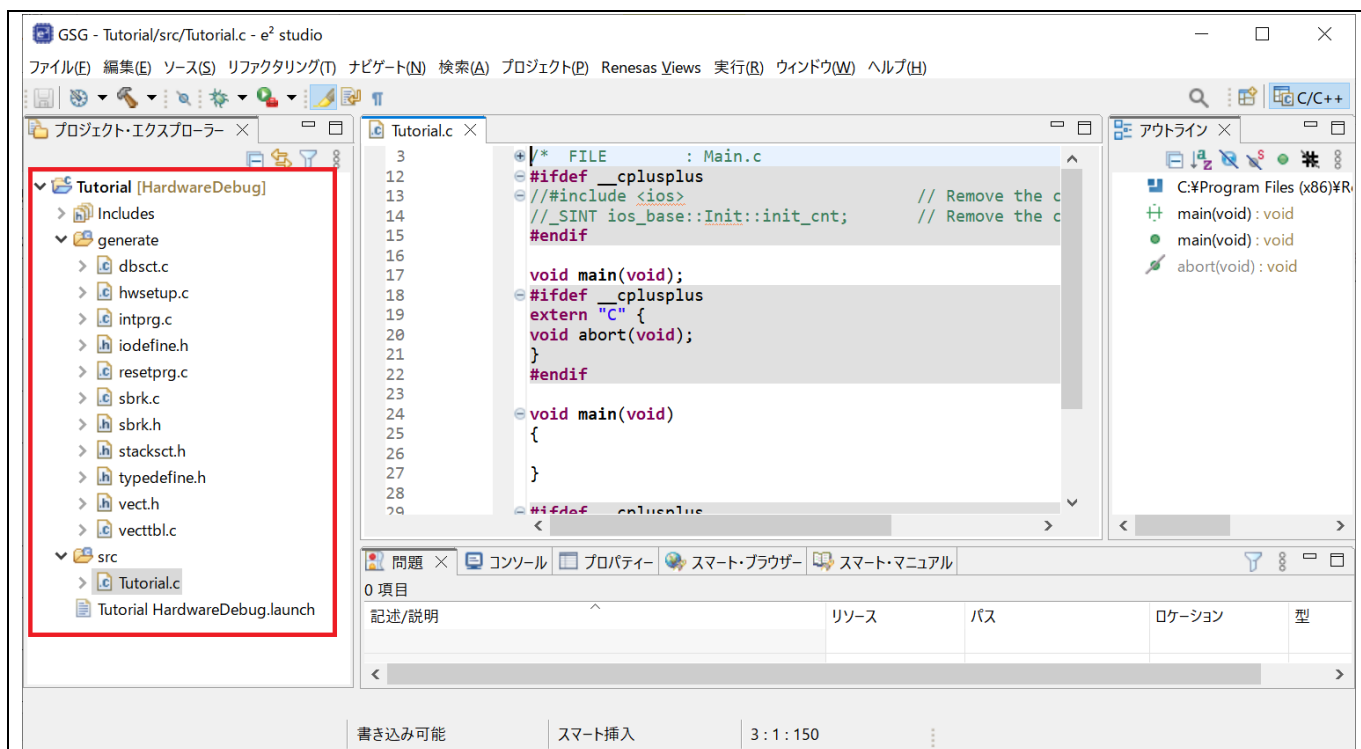


図 3-8 作成された新しい C プロジェクト

このプロジェクトは、“Tutorial.c”というアプリケーションファイルと、標準的なスタートアップファイル (dbsct.c, intprg.c, sbrk.c など) から構成されています。[プロジェクト・エクスプローラー] パネルではすべてのプロジェクトおよびソースファイルを Windows エクスプローラーと同様のフォルダ階層として表示します。

### プロジェクトをバックアップする際の注意事項:

- 「.」(ドット)で始まる名前のファイルやフォルダ (.project や cproject) にはプロジェクトの設定情報が含まれますので、バックアップを取る際にはこれらのファイルやフォルダも含めてプロジェクトのフォルダ全体を圧縮するなどしてください。
- 他のプロジェクトのファイルを参照する設定など、プロジェクト間で共有される設定を保存するためには、ワークスペース全体をバックアップする必要があります。

## 3.2 デバッグ専用プロジェクトの作成方法

デバッグ専用のプロジェクトを作成すると、他の環境で作成されたロードモジュールをe<sup>2</sup> studio上でデバッグすることができます。この機能によりデバッグ設定入りのプロジェクトが作成されます。

注: e<sup>2</sup> studioではIAR Systems社のIAR Embedded Workbench やGreen Hills SoftwareのMULTIで作成したELF/DWARF形式のロードモジュールを利用できます。

以下の手順でデバッグ専用プロジェクトが作成できます。

- (1) 「ファイル」メニューの「新規(N)」→「C/C++ Project」を選択し、プロジェクト作成ウィザードを起動します。

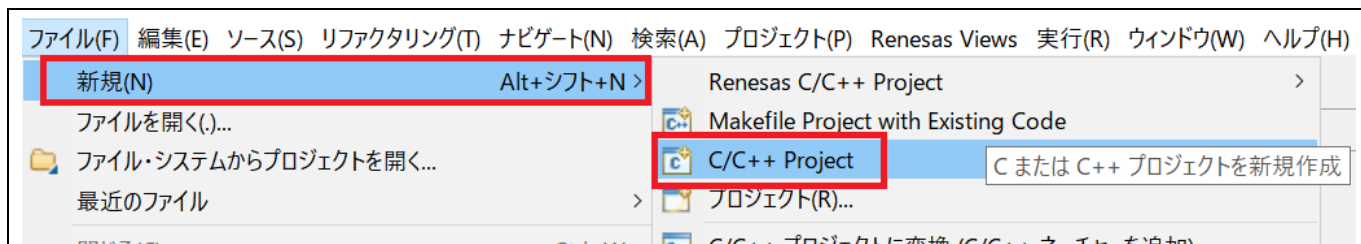


図 3-9 プロジェクト作成ウィザードの起動

- (2) 新たに作成するプロジェクトのテンプレートとして、[Renesas Debug]カテゴリ内の"Renesas Debug Only Project"を選択して[次へ(N)>]ボタンを進めます。



図 3-10 プロジェクトテンプレートの選択

(3) プロジェクト名を入力し、[次へ(N)>]ボタンで進めます。

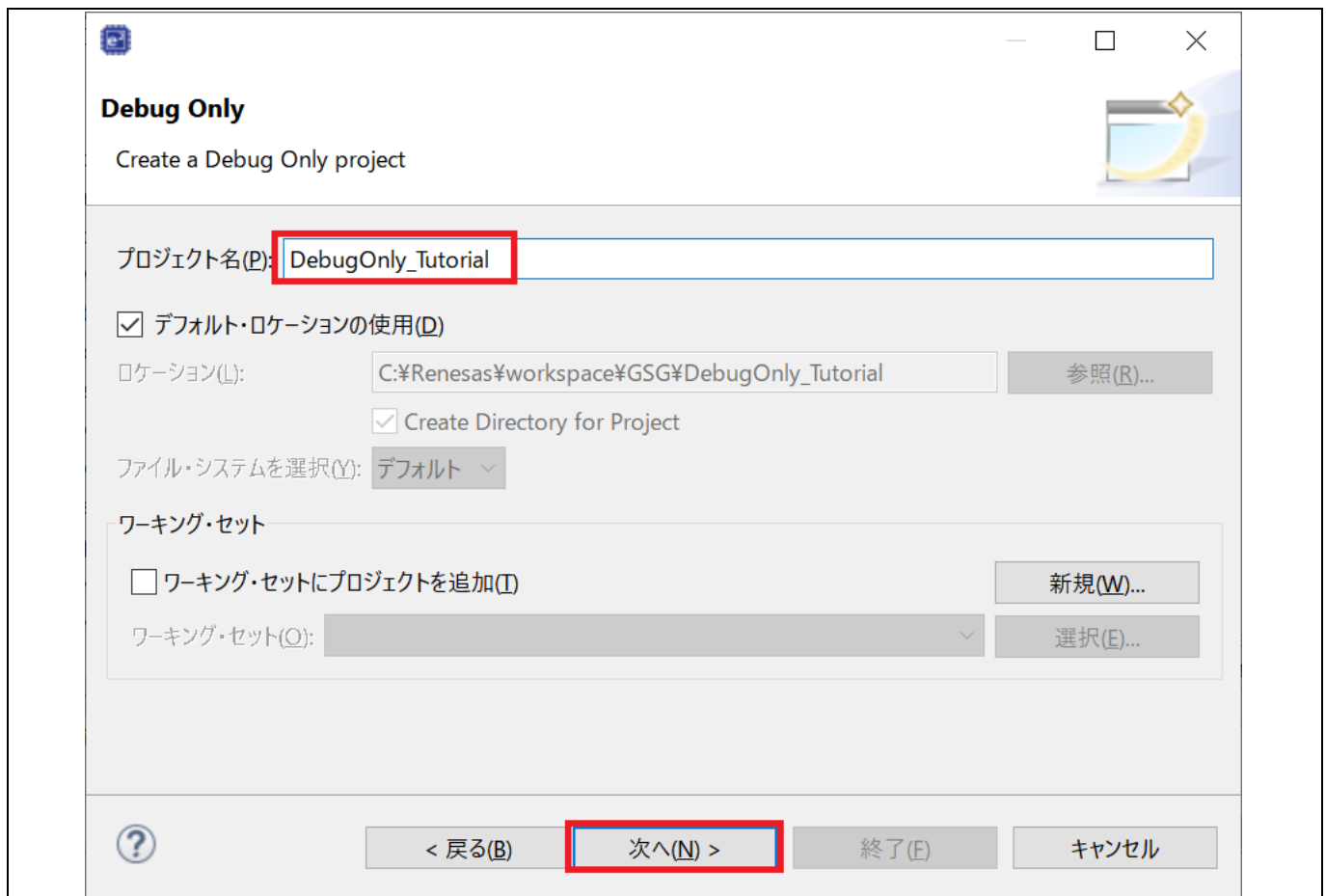


図 3-11 プロジェクト名の入力

(4) エミュレータ等のデバッグハードウェア、デバッグ対象のデバイス名を指定します(下図の例では"E2 (RH850)"と "R7F701007xAFP")。ここで指定するデバイス名はロードモジュールの作成時に指定したデバイスと矛盾しないものを選択してください。Executable Path 欄右の [...]ボタンでロードモジュール(他の開発環境で作成された ELF/DWARF 形式の実行ファイル)の置かれたパスを指定します。[終了(F)]を押すとプロジェクトが作成されます。



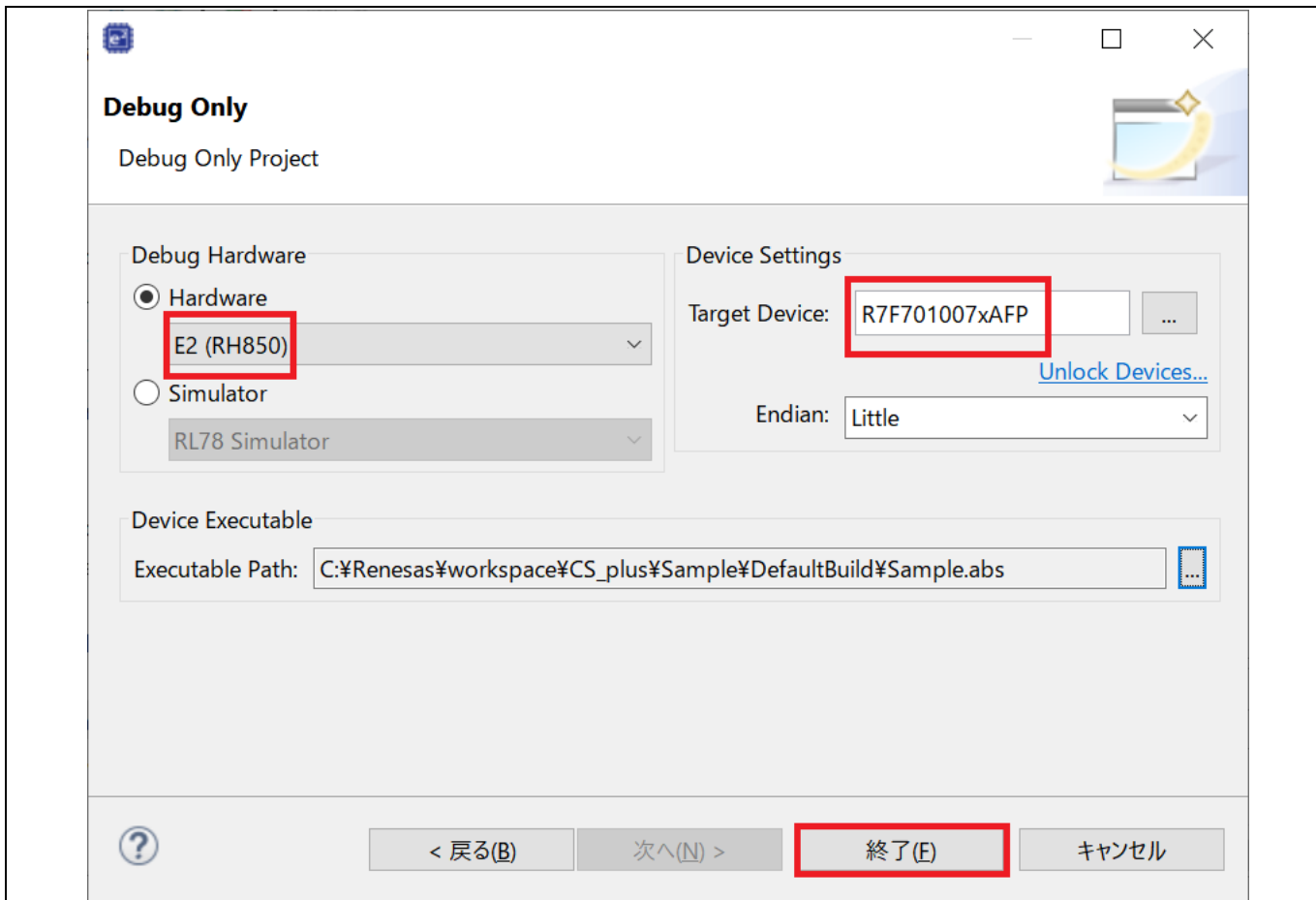


図 3-12 プロジェクトの設定

(5) 以下のようにプロジェクト名 "DebugOnly\_Tutorial" が作成されました。デバッグ専用プロジェクトはデバッガの設定変更とデバッガの実行のみができるようになっています。

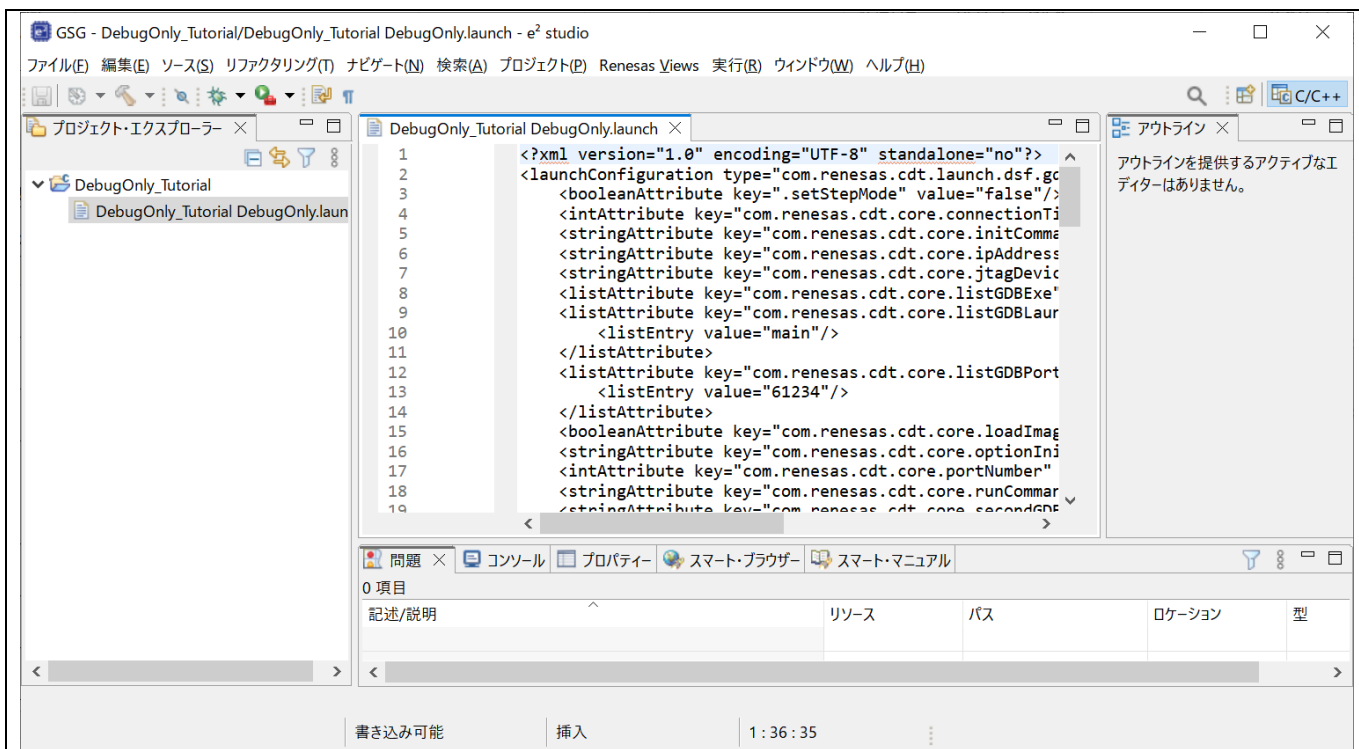


図 3-13 作成されたデバッグ専用プロジェクト

### 3.3 サンプルプロジェクトのインポート

Renesas Web サイトで公開されているサンプルプロジェクトを e<sup>2</sup> studio の画面上で検索し、インポートすることができます。

「ファイル」メニューの「インポート」でインポートウィザードを開き、「Renesas Web サイト上のサンプルプロジェクト」を選択します。

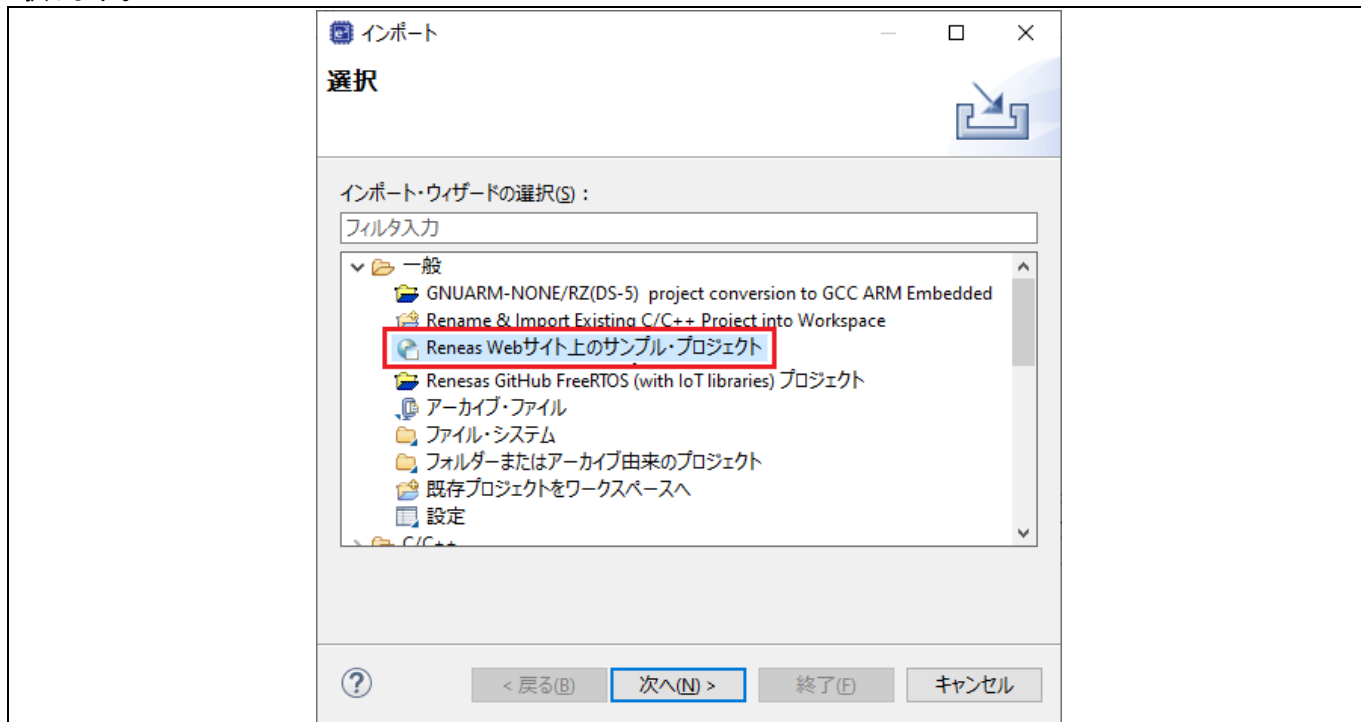


図 3-14 サンプルプロジェクトのインポート

「オンライン」(またはローカル)カテゴリの中から対象デバイスを選択するとデバイスに対応したサンプルプロジェクトの一覧が表示されます。「終了」ボタンで現在のワークスペースにプロジェクトがインポートされます。PC やネットワーク環境の制限によりこの画面にプロジェクトが表示されない場合は次章の手順を参照してください。

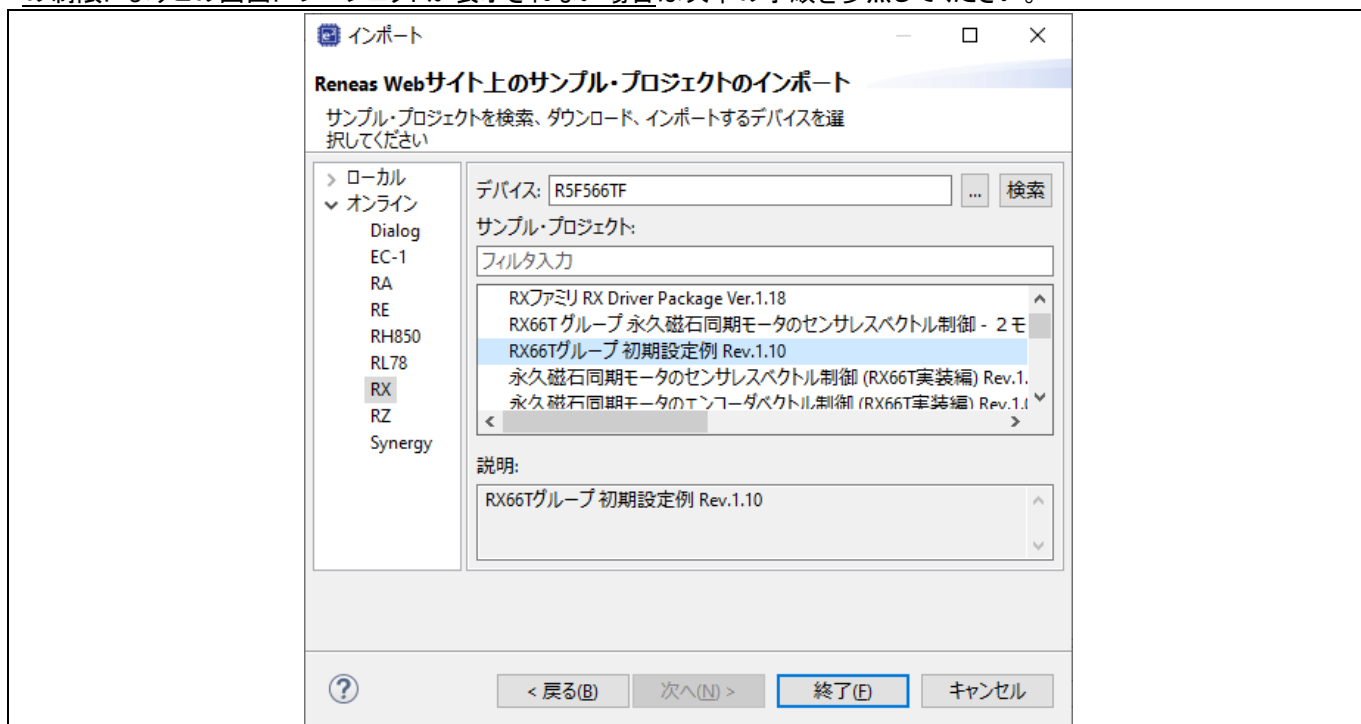


図 3-15 対象デバイスのプロジェクト一覧

### 3.4 ワークスペースへのプロジェクトのインポート

各 IDE 間のプロジェクト移行方法(CS+/HEW からのインポートや CS+へのエクスポート)は以下のページで詳しく解説されています。

統合開発環境の移行方法:

<https://www.renesas.com/jp/ja/software-tool/migration-tools-ide>

#### 3.4.1 既存プロジェクトのインポート

作成済の e<sup>2</sup> studio プロジェクトを現在のワークスペースにインポートできます。ここでは Renesas Web サイトからダウンロードしたサンプルプロジェクトをインポートしてデバッグ(5章参照)するまでの手順を示します。

(1) Renesas Web サイト(<https://www.renesas.com/search/key-word-search.html>)でサンプルプロジェクトを検索します。(下図の例では“RX65N Starter Kit Sample Code”をキーワード検索した例です)

The screenshot shows the Renesas website search interface. The search bar contains the text "RX65N Starter Kit Sample Code". Below the search bar, it says "Found more than 10 results for 'RX65N Starter Kit Sample Code'". A search button labeled "検索" is visible. Below the search results, there is a table titled "ドキュメント / ダウンロード" (Documents / Downloads). The table has columns for "タイトル" (Title), "分類" (Category), "言語" (Language), and "日付" (Date). The second row in the table is highlighted with a red box and a red arrow pointing to it. The highlighted row is: "RX65N Renesas Starter Kit+ Sample Code (e<sup>2</sup> studio for CC-RX) Rev.1.10 - Sample Code", with a category of "Sample Code", language of "英語" (English), and date of "2020年12月21日".

| タイトル  | 分類          | 言語  | 日付          |
|---|-------------|-----|-------------|
| RX65N Renesas Starter Kit Sample Code (CS+ for CC-RX) - Sample Code (r01an3500ej0100)           | Sample Code | 日本語 | 2016年9月30日  |
| RX65N Renesas Starter Kit+ Sample Code (e <sup>2</sup> studio for CC-RX) Rev.1.10 - Sample Code | Sample Code | 英語  | 2020年12月21日 |
| RX65N Renesas Starter Kit+ Sample Code (e <sup>2</sup> studio for CC-RX)                        |             |     |             |



図 3-16 サンプルコードのダウンロード

(2) 以下はダウンロードした圧縮ファイルの内容例です。“Tutorial”プロジェクトが見えます。

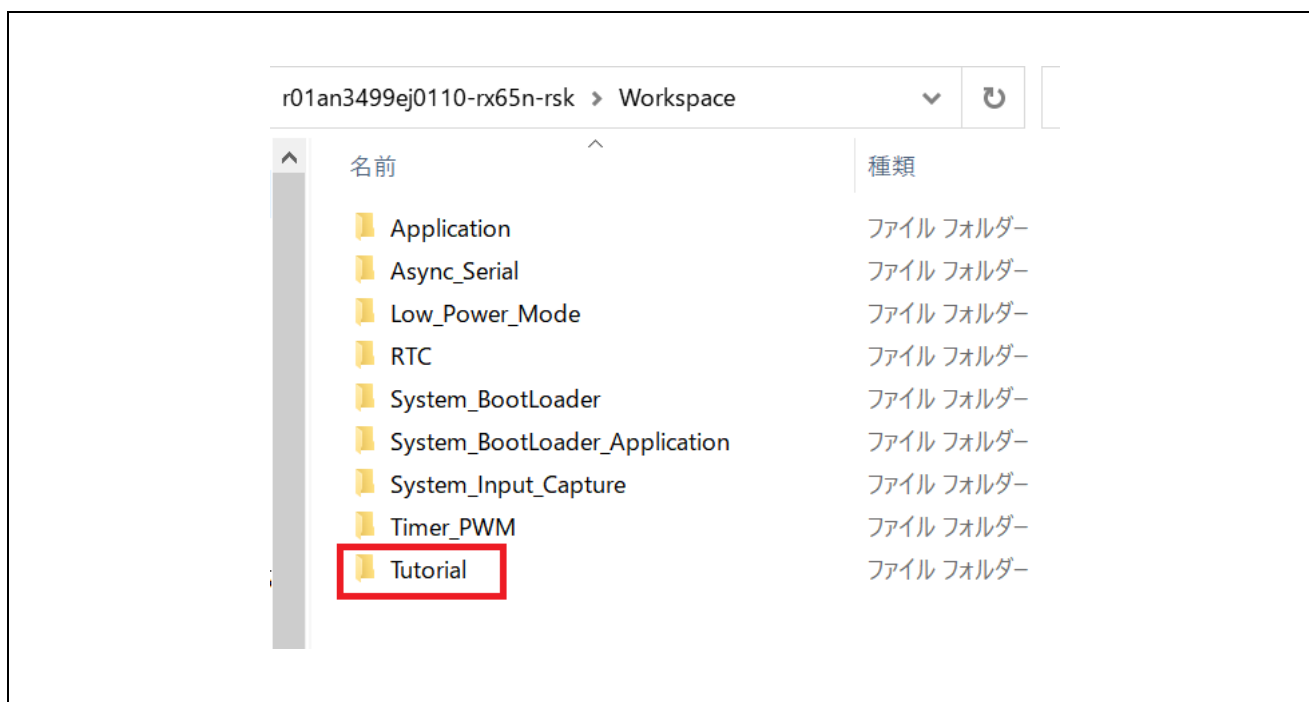


図 3-17 ダウンロードしたファイルの内容

(3) e<sup>2</sup> studio の [ファイル(F)] → [インポート(I)...]を選びます。

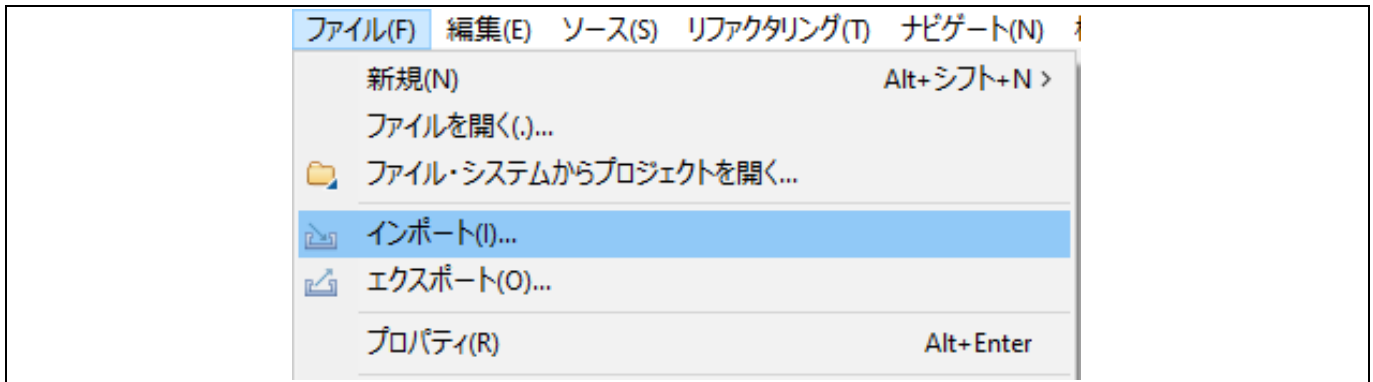


図 3-18 サンプルプロジェクトのインポート

(4) [インポート] ダイアログの [一般] → [既存プロジェクトをワークスペースへ]を選んで [次へ(N)]で進めます。

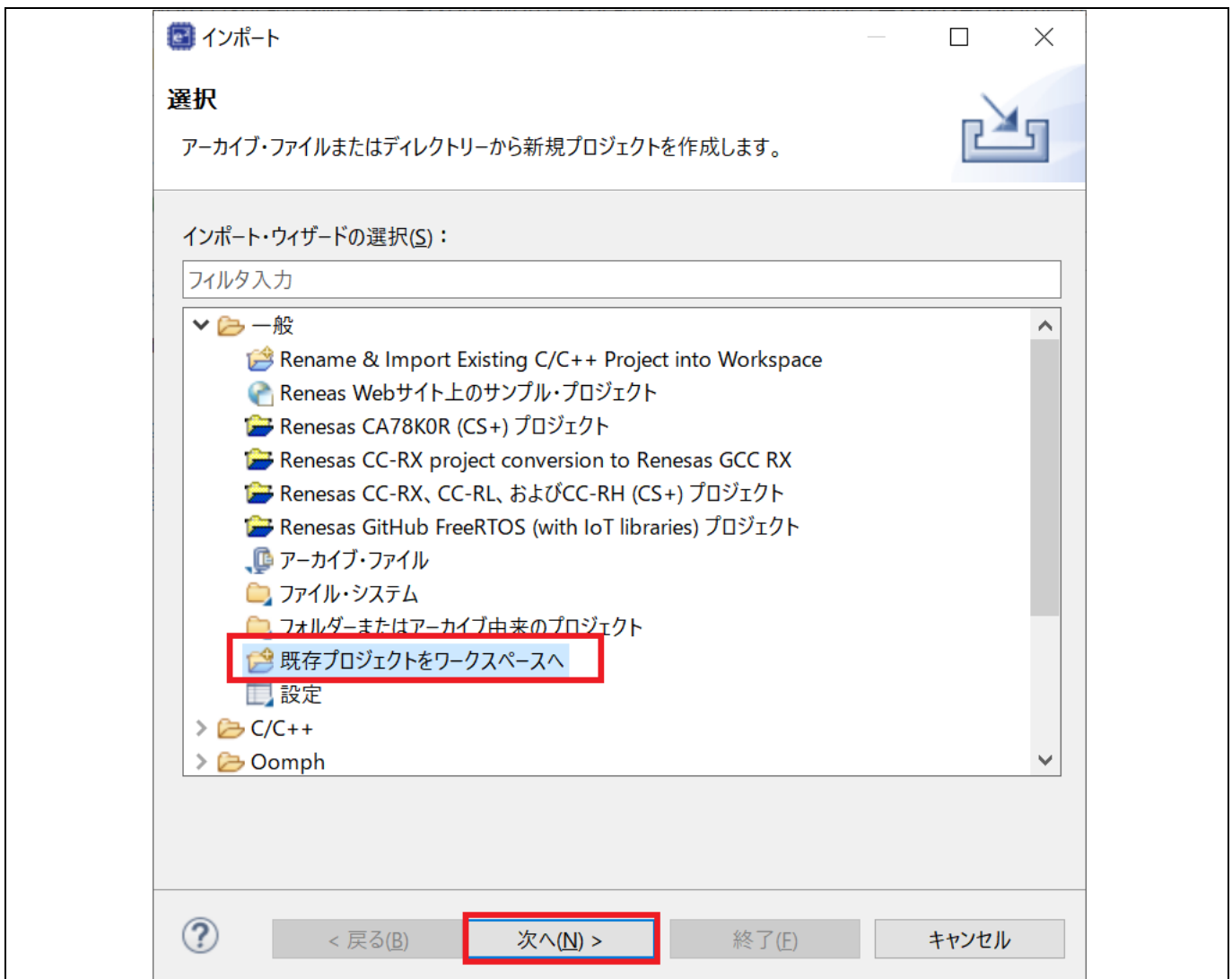


図 3-19 インポート・ウィザードの選択

- (5) [プロジェクトのインポート]画面で“アーカイブ・ファイルの選択”を選び、右の [参照...]ボタンでダウンロードしたサンプルプロジェクト圧縮ファイルを選択します。

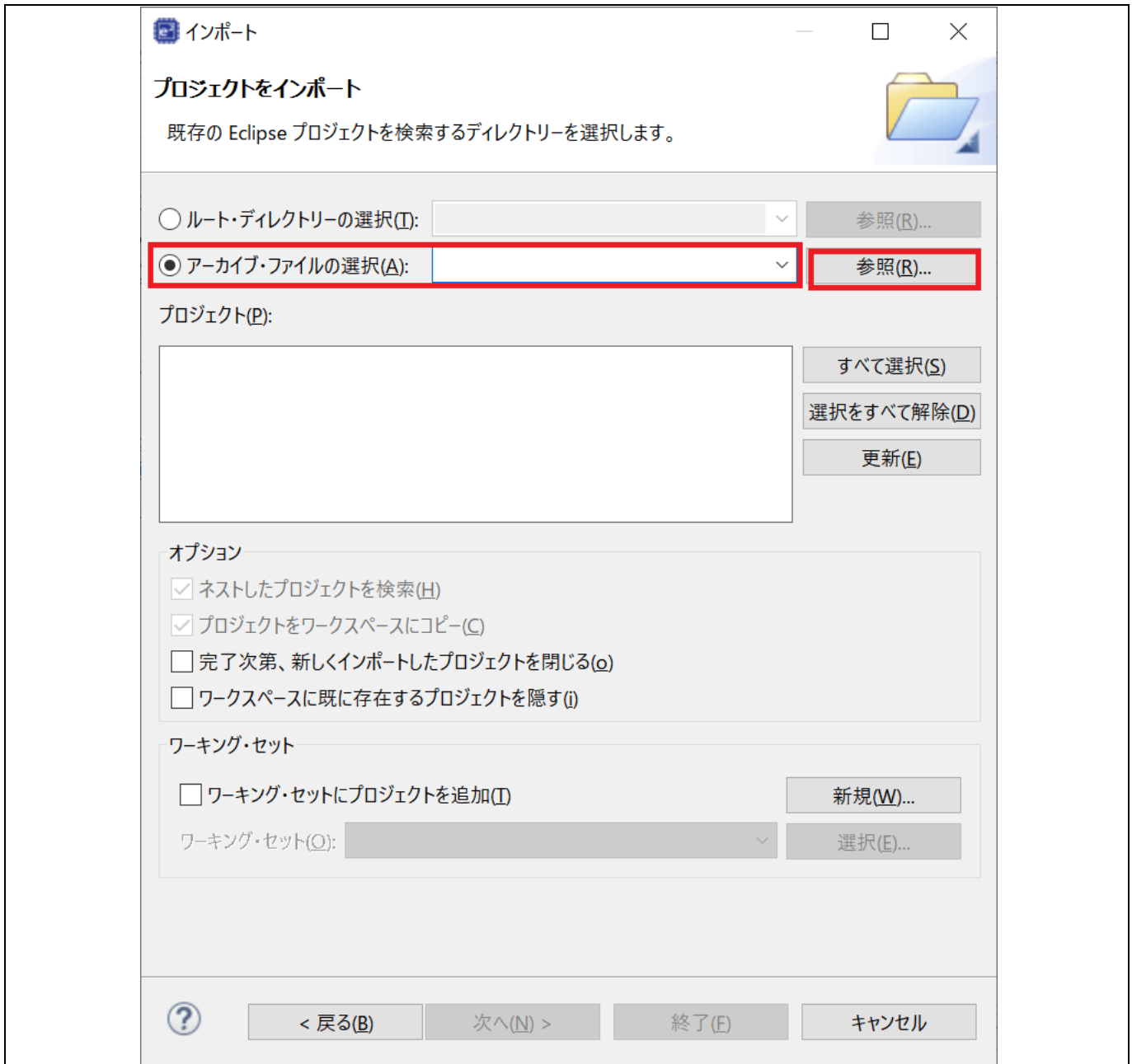


図 3-20 インポート対象プロジェクトの選択

(6) 表示された中から “Tutorial” プロジェクトを選択し、[終了(F)]を選択するとプロジェクトがインポートされます。

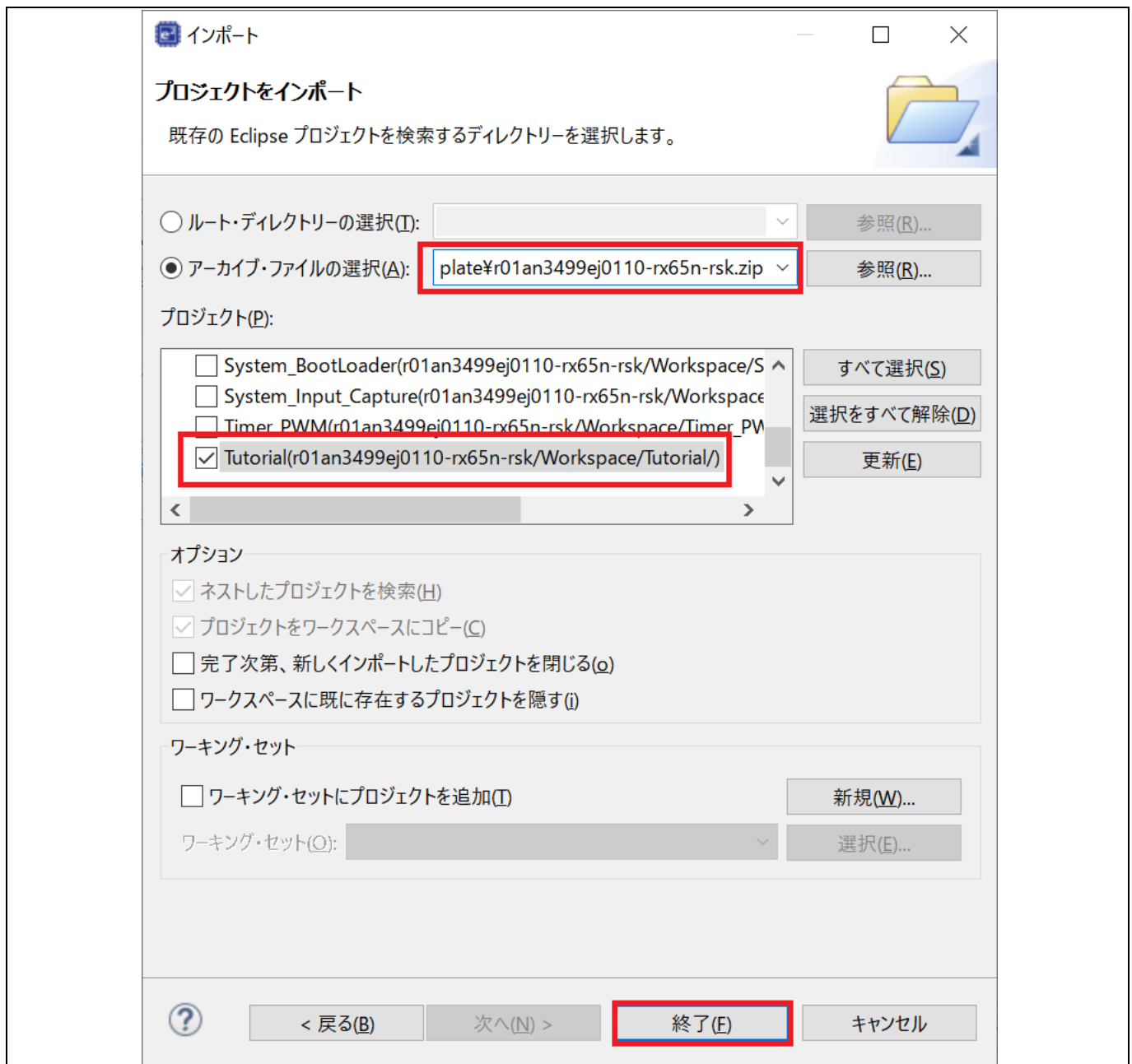


図 3-21 プロジェクトインポートの完了

(7) 古い形式のプロジェクトであればプロジェクトを右クリックして、「古い e2studio プロジェクトを更新...」のメニューが表示されていますのでこれを実行します。表示されていない場合はステップ 9 に進んでください。

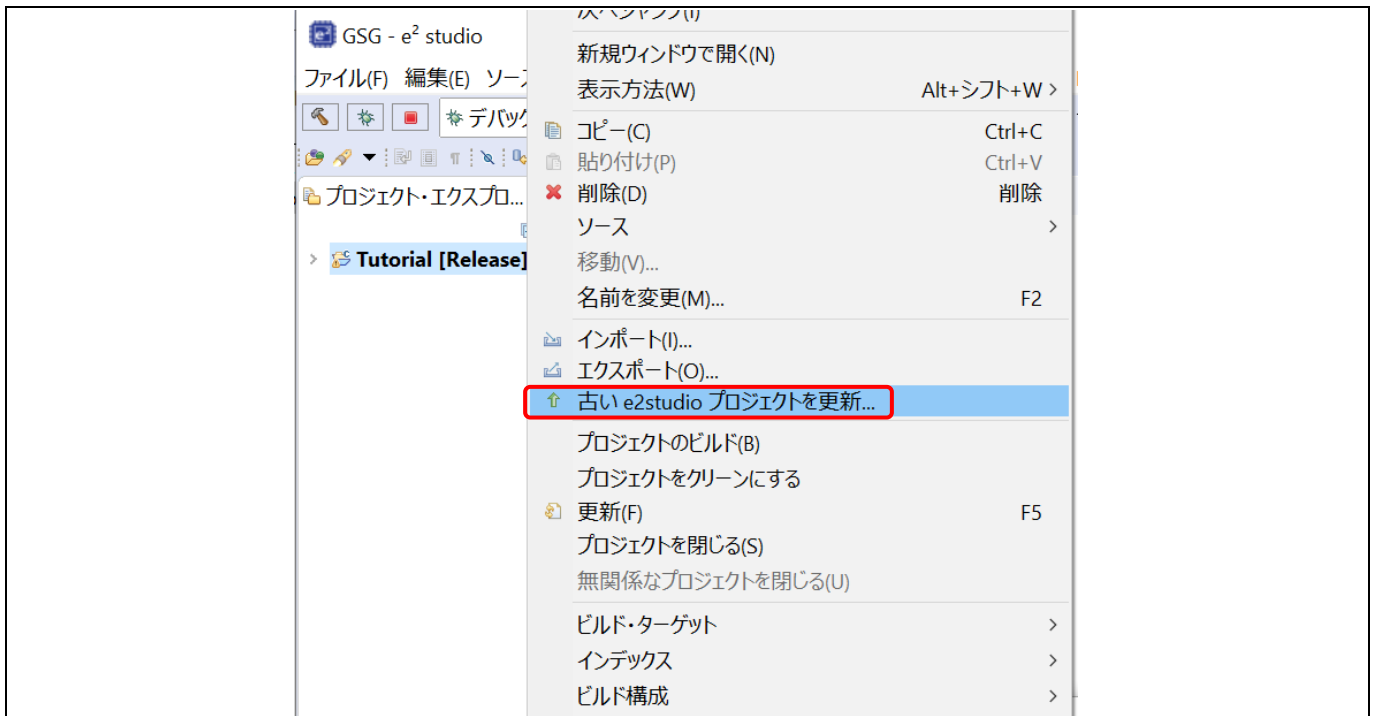


図 3-22 インポートしたプロジェクトの更新

(8) 更新するプロジェクト(ここでは“Tutorial”)を選択して [終了(F)]でプロジェクトが更新されます。

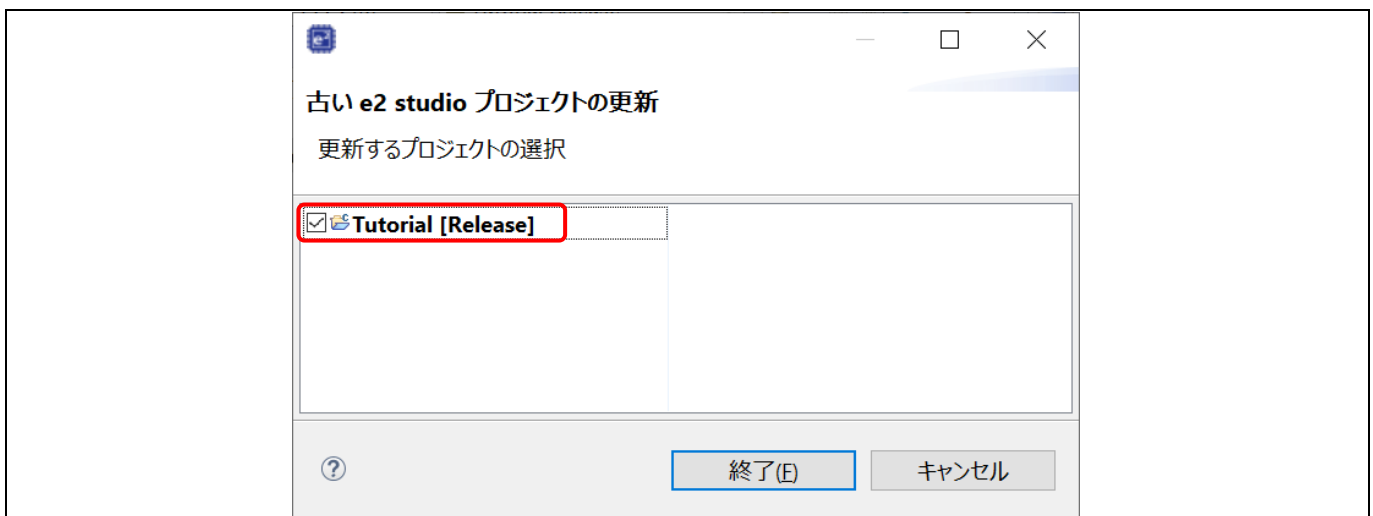


図 3-23 プロジェクト更新の完了



(9) プロジェクトのプロパティ(プロジェクト名の上で右クリック→[プロパティ(R)])ダイアログを開き、左ペインの[C/C++ビルド] → [設定]を選択します。[Toolchain]タブでツールチェーンの種類とバージョンを確認してください。もし空欄であればいずれかを選択してください。[適用して閉じる]で設定を終わります。

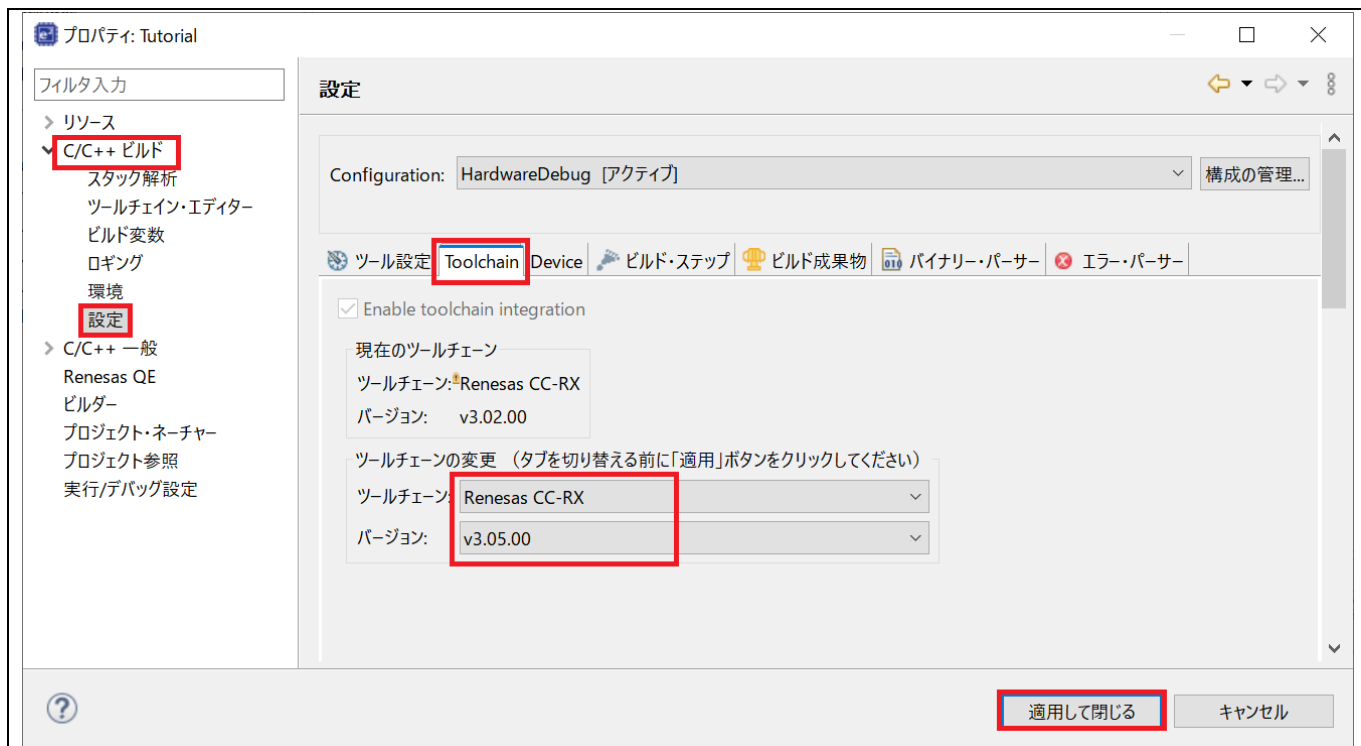


図 3-24 プロジェクトのツールチェーン設定

(10)プロジェクトのビルドが正常に終わるかを確認してください。

### 3.4.2 スマートブラウザービューでのダウンロードとインポート

「スマート・ブラウザー」ビューの「アプリケーション・ノート」タブ内でサンプルプロジェクトを右クリックし、サンプルコードのインポートを選べば現在のワークスペースにインポートすることができます。「サンプル・コード」欄に「○」が付いているアプリケーションノートにはサンプルプロジェクトが提供されています。



図 3-25 スマートブラウザービュー上のサンプル・プロジェクト

## 4. ビルド

この章ではe<sup>2</sup> studioのビルドに関する設定や主なビルド機能について解説します。

### 4.1 ビルドオプションの設定

デフォルトのオプションで新規に作成されたプロジェクトは正常にビルドできます。ビルドオプション(toolchainのバージョンや、最適化オプション)を変更したい場合はビルドする前に以下の手順を実行してください。

- (1) プロジェクト・エクスプローラーのプロジェクト名を右クリックし[プロパティ(R)]を選択することで、プロパティ画面を開きます。

ワークスペースのプロパティ画面はプロジェクトおよびソースファイルの単位で設定できます。プロジェクト単位のプロパティ画面ではそのプロジェクト内の全てのファイルに対して共通の設定を持つことができます。

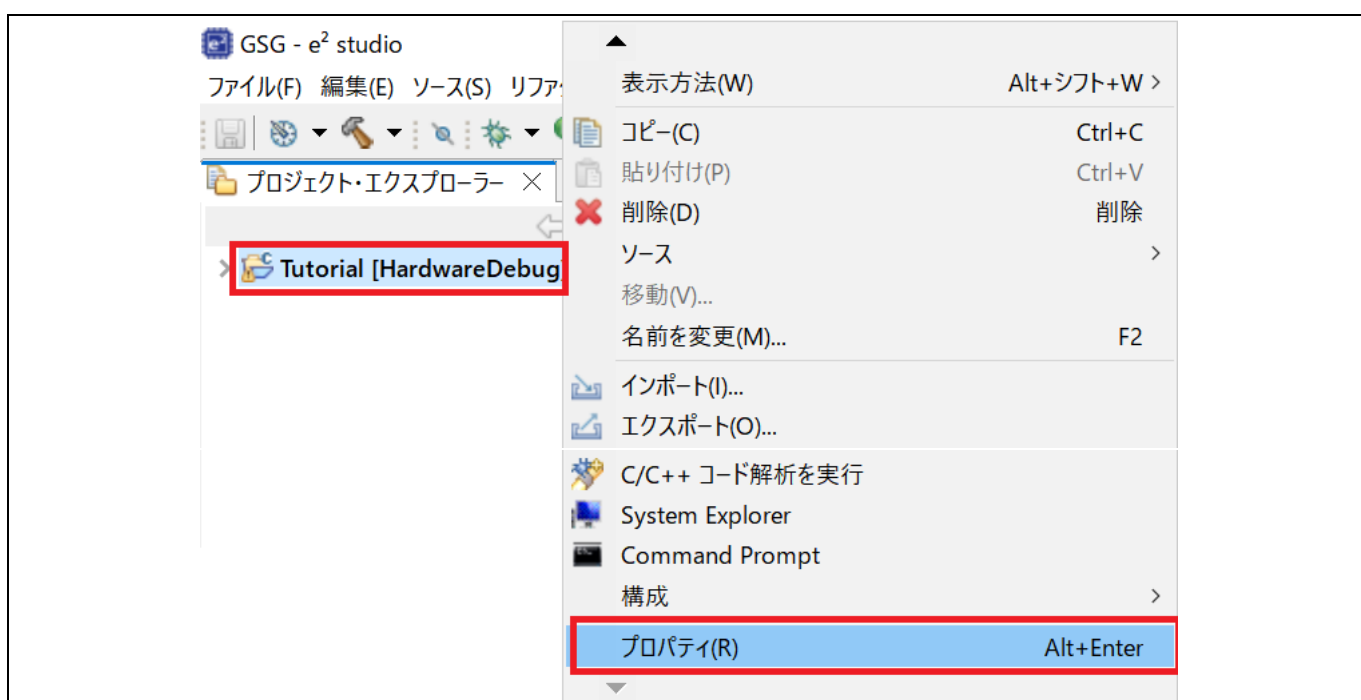


図 4-1 プロジェクトプロパティ画面の表示メニュー

(2) 左カラムの[C/C++ ビルド]→[設定]を選択し、[Toolchain]タブをクリックするとツールチェーンバージョンの確認と変更ができます。

(2つ以上のバージョンが利用可能であれば)[バージョン]欄でツールチェーンバージョンが選択できます。

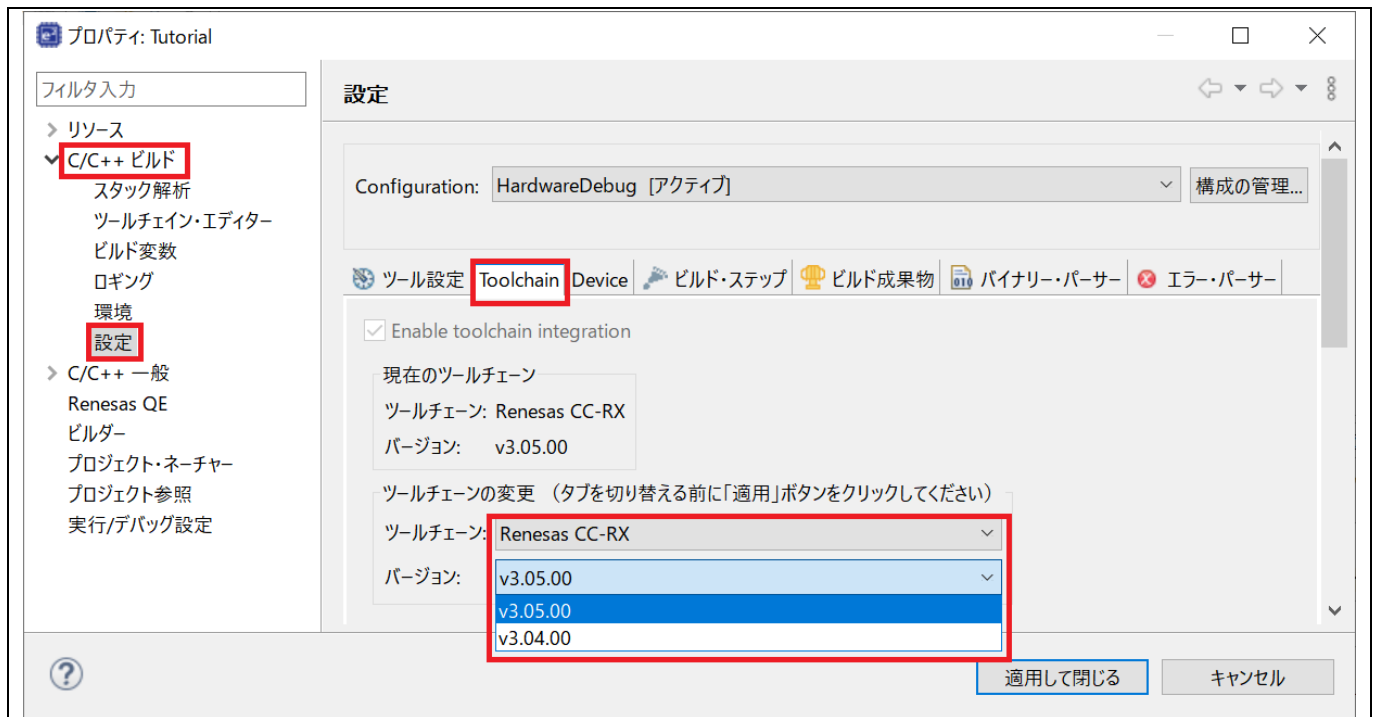


図 4-2 ツールチェーンバージョンの変更

(3) [C/C++ ビルド] → [環境] でビルドに使われる環境変数の追加や変更ができます。

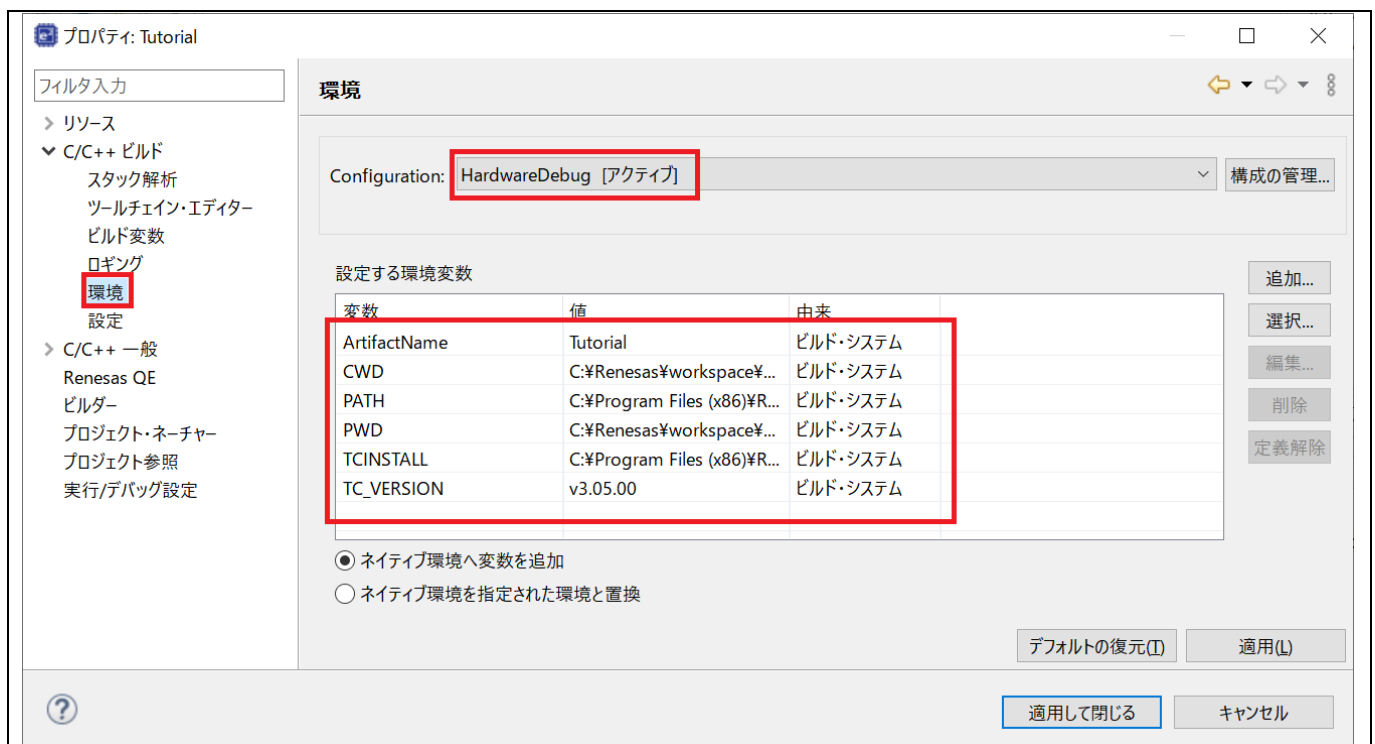



図 4-3 ビルド用環境変数の設定

## (4) ビルドオプションの設定

プロジェクト・エクスプローラーのプロジェクト名を右クリック→プロパティか、ツールバーの  ボタンでプロパティ画面が表示されます。

コンパイラ、リンカなどのビルドオプションは[C/C++ ビルド]→[設定]の[ツール設定]タブで設定できます。設定可能なビルドオプションはすべてこのタブ内にあります。

画面上部のドロップダウンリスト「Configuration:」で「ビルド構成」を切り替えられます。ビルド構成とは、ビルドオプション一式をまとめて管理する単位です。

[適用して閉じる]で変更した設定内容が保存されます。



図 4-4 ビルドオプションの設定画面

ビルドオプションの詳細は、各コンパイラ製品のユーザーズマニュアル(ヘルプ)を参照してください。CC-RX/CC-RL/CC-RHのIDEなし版の場合は、インストールディレクトリのdocフォルダ内にあります。(例: C:\Program Files (x86)\Renesas\RX\3\_5\_0\doc\)

**注:** “C/C++ ビルド”→”Tool chain エディター”の設定は変更しないでください。この設定はRenesasのビルドサポートプラグインがサポートしていないツールチェーンで使われるべきものです。

## 4.2 サンプルプロジェクトのビルド

以下のような手順でプロジェクトをビルドできます。

- (1) プロジェクトを右クリックして[プロジェクトのビルド(B)]を選択



図 4-5 “Tutorial”プロジェクトのビルド

- (2) 「コンソール」タブを確認してください。ビルドが完了していれば下記のようなメッセージが表示されます。

ビルドを実行した後は\${CONFIGDIR} (ビルド構成名; 上図では“HardwareDebug”)フォルダに “makefile”, “Tutorial.abs”, “Tutorial.map”, “Tutorial.mot”, “Tutorial.x” 等が出力されています。

“Tutorial.abs” (拡張子 \*.abs) はRenesas標準のELF/DWARF形式のファイルですが、e<sup>2</sup> studio ではGDB (GNU Debugger) に対応するELF/DWARFロードモジュール形式(拡張子 \*.xまたは\*.elf)に変換したもの(ここでは “Tutorial.x”)をデバッグに使用します。

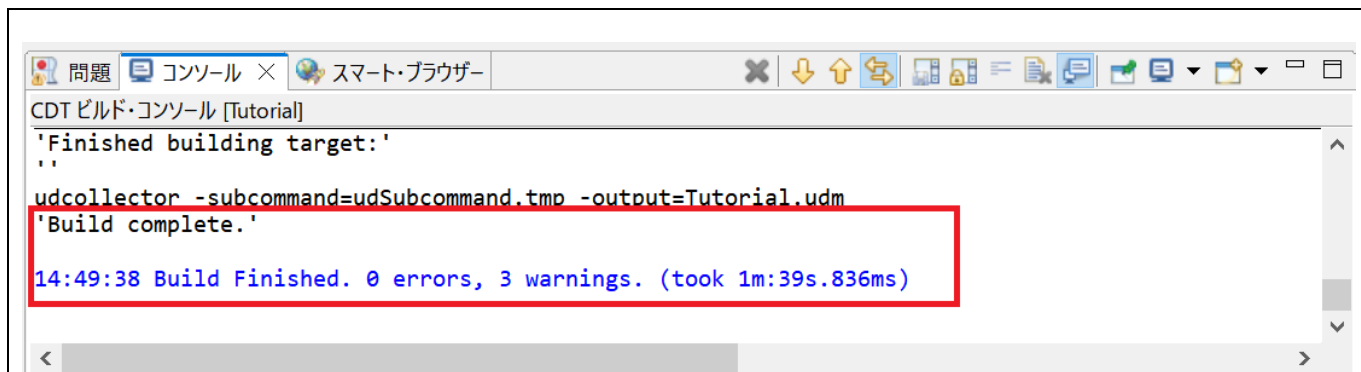
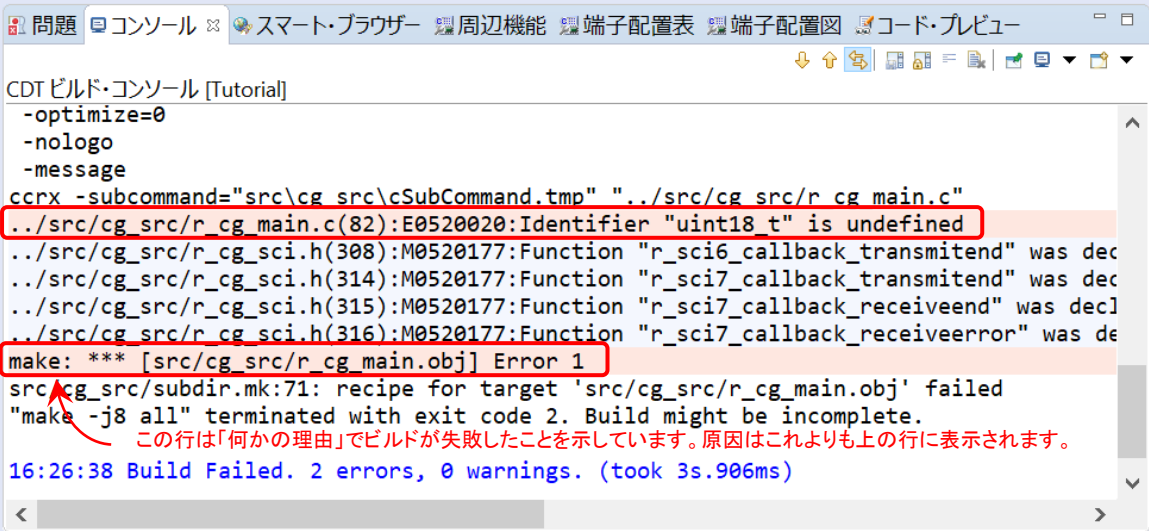


図 4-6 プロジェクトビルドの成功例

(3) ビルドに失敗する場合があります。コンソールに表示されるエラーを確認し、ソースコードや設定内容を見直してからビルドをやり直してください。



```
CDT ビルド・コンソール [Tutorial]
-optimize=0
-nologo
-message
ccrx -subcommand="src\cg_src\cSubCommand.tmp" "../src/cg_src/r_cg_main.c"
./src/cg_src/r_cg_main.c(82):E0520020:Identifier "uint18_t" is undefined
./src/cg_src/r_cg_sci.h(308):M0520177:Function "r_sci6_callback_transmitend" was dec
./src/cg_src/r_cg_sci.h(314):M0520177:Function "r_sci7_callback_transmitend" was dec
./src/cg_src/r_cg_sci.h(315):M0520177:Function "r_sci7_callback_receiveend" was decl
./src/cg_src/r_cg_sci.h(316):M0520177:Function "r_sci7_callback_receiveerror" was de
make: *** [src/cg_src/r_cg_main.obj] Error 1
src/cg_src/subdir.mk:71: recipe for target 'src/cg_src/r_cg_main.obj' failed
"make -j8 all" terminated with exit code 2. Build might be incomplete.
この行は「何かの理由」でビルドが失敗したことを示しています。原因はこれよりも上の行に表示されます。
16:26:38 Build Failed. 2 errors, 0 warnings. (took 3s.906ms)
```

図 4-7 エラーによるプロジェクトビルドの失敗例

### 4.3 プロジェクトレポート機能 (ビルドオプション一覧の出力)

プロジェクトレポート機能により、プロジェクトとビルド構成をe<sup>2</sup> studioからファイルに出力して、プロジェクトやビルド環境の設定を容易にチェックし、比較することができます。

- (1) [プロジェクト・エクスプローラー] を右クリックしてコンテキスト・メニューを開きます。
- (2) [Renesas C/C++ Project Settings] から[Save build setting report] を選択してファイル名を入力すると、レポートがファイルに保存されます。

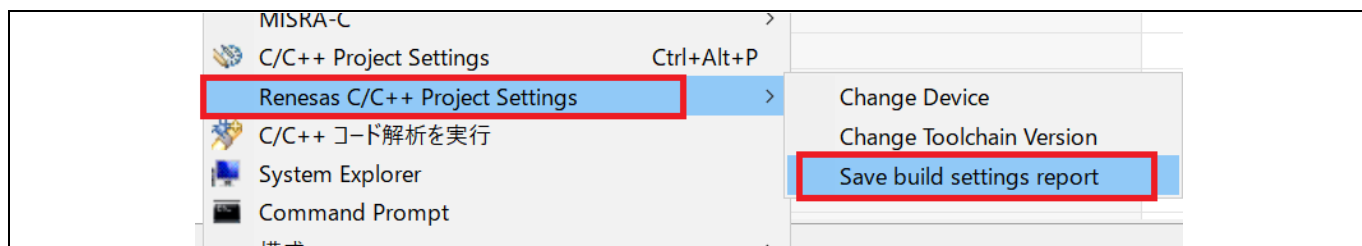


図 4-8 プロジェクトレポート機能



## 5. デバッグ

この章では、e<sup>2</sup> studio統合開発環境のデバッグ構成(Debugger Launch Configuration)と主要なデバッグ機能の使い方について説明します。以下では、EシリーズエミュレータとRSK RX64Mボードを動作環境とする“Tutorial”プロジェクト(4章参照)を例に説明します。

e<sup>2</sup> studioで“Tutorial”プロジェクトワークスペースを開き、[デバッグ] パースペクティブをクリックします。

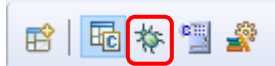


図 5-1 [デバッグ] パースペクティブへの切り替え

パースペクティブでワークベンチのウィンドウのレイアウト表示(開発ツール関連)を定義します。それぞれのパースペクティブは、特定の用途に向けたビュー、メニュー、ツールバーの組み合わせで構成されます。

例えば、[C/C++] パースペクティブは、ユーザがC/C++プログラム開発を行うために必要なビューを持ち、[デバッグ] パースペクティブは、プログラムのデバッグに必要なビュー表示をすることができます。ユーザが [C/C++] パースペクティブ表示中にデバッグに接続しようとする場合、e<sup>2</sup> studioは [デバッグ] パースペクティブに切り替えるようユーザを促します。


一つのワークベンチのウィンドウのなかに、一つまたは複数のパースペクティブを表示することができます。ユーザはそれらをカスタマイズし、新しいパースペクティブを追加することができます。

**注意:** デバッグについての詳細は、6章で説明する「e<sup>2</sup> studioデバッグ・ヘルプ」を参照してください。

### 5.1 既存デバッグ構成の変更

初めてデバッグを行う際には、一度だけデバッグ構成を設定する必要があります。既存のデバッグ構成は以下のように変更できます。

(1) [プロジェクト・エクスプローラー] の“Tutorial”プロジェクトをクリックします。

[実行] → [デバッグの構成...] あるいは  アイコン(下向き矢印) → [デバッグの構成] の順にクリックし、[デバッグ構成] ウィンドウを開きます。

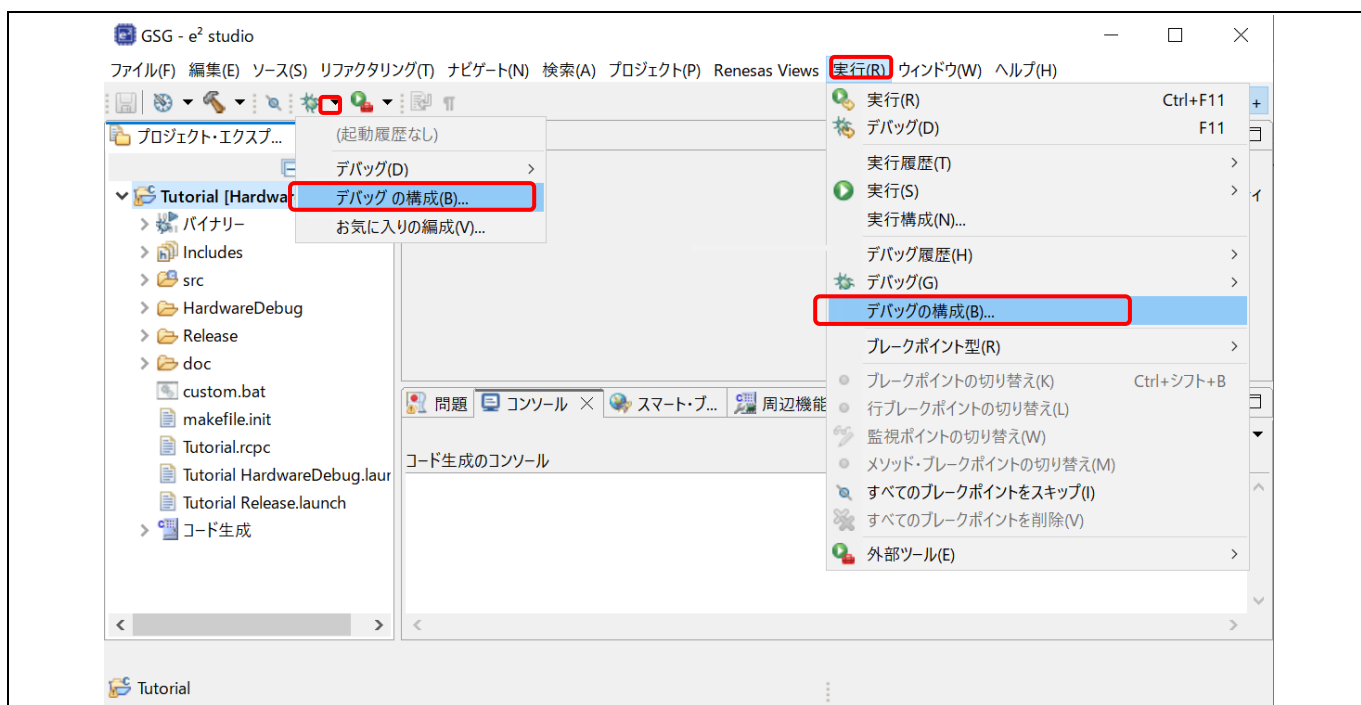


図 5-2 [デバッグ構成] ウィンドウを開く

- (2) [デバッグ構成] ウィンドウで、“Renesas GDB Hardware Debugging” デバッグ構成の表示を展開し、既存のデバッグ構成をクリックしてください。[メイン] タブを選択し、デバッグ対象のロードモジュール(\*.x または\*.elf)が指定されているかを確認してください。

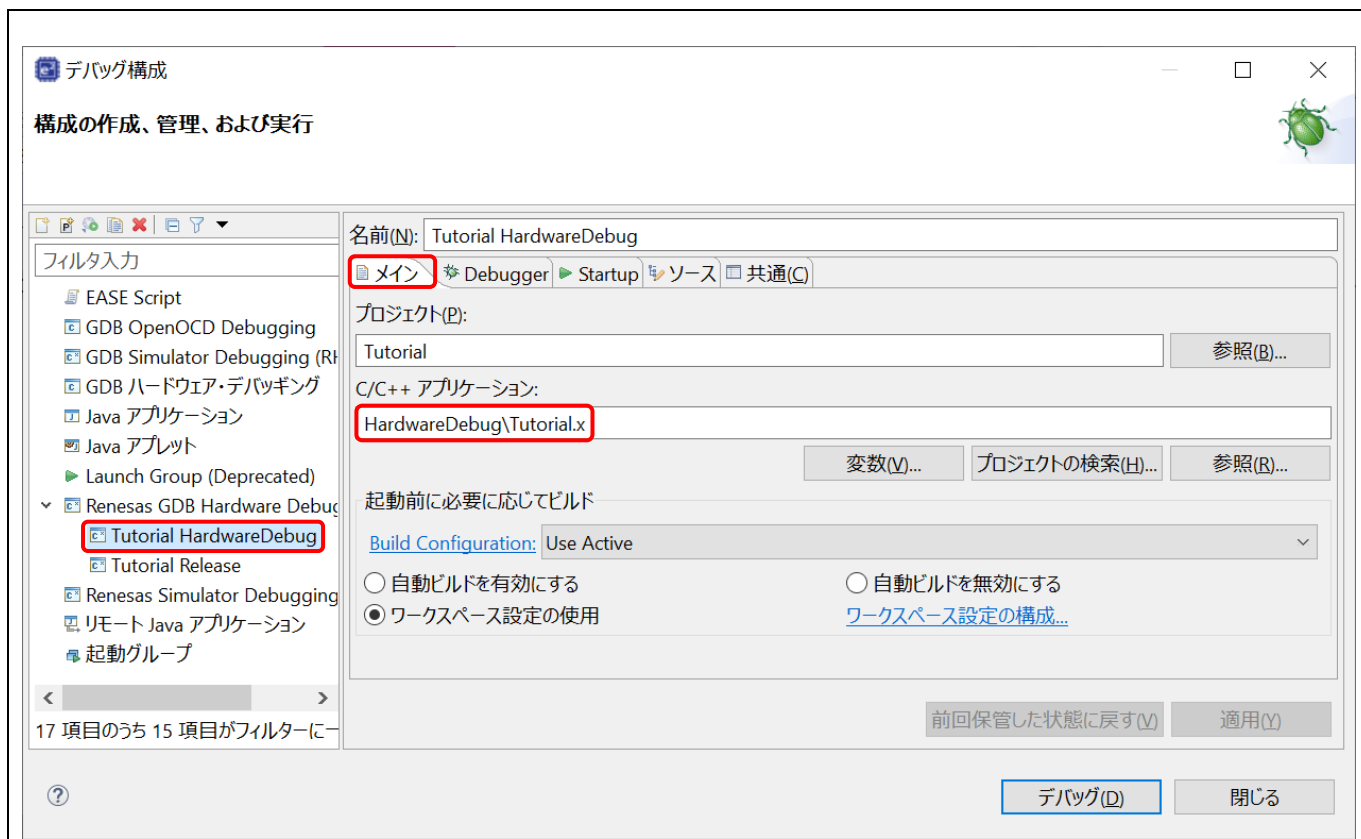


図 5-3 ロードモジュールの選択

- (3) [Debugger] タブに切り替え、エミュレータの種類とデバイス名を選択してください。  
下記の例では Debug Hardware に“E2 Lite”、Target Device に “R5F564ML”を設定しています。

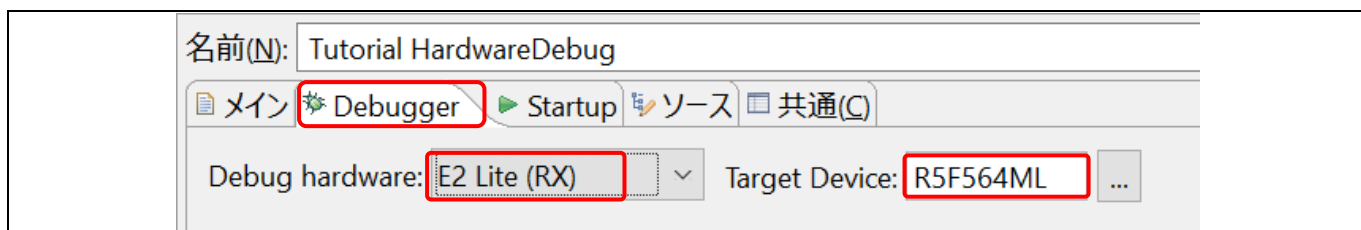


図 5-4 ターゲットデバイスの選択

- (4) [Debugger] タブの中の [Connection Settings] サブタブでは、エミュレータの接続に関する設定を行います。  
E2 Lite エミュレータと RSK RX64M ボードを例にとると、以下のような設定内容になります。

- クロック
  - メイン・クロック・ソース = “EXTAL”
  - Extal 周波数[MHz] = “24.0000”

**注意:**この設定はクロックの逡倍率を考慮せず、発信子の周波数をそのまま与えてください。

- ターゲット・ボードとの接続
  - 接続タイプ = “JTag”
  - JTag クロック周波数[MHz] = “6.00”
  - ホット・プラグ = “いいえ”

ホット・プラグ接続可能なデバイスでのみ "はい" を選択できます。詳しくはデバイスのハードウェアマニュアルおよびオンチップデバッグ機能一覧をご参照ください。

- 電源

- エミュレータから電源を供給する (MAX 200mA) = "いいえ"

ここを "はい" に設定すると、エミュレータは外部電源を使用することなくターゲットボードに電源を供給します(最大電流200 mA)。外部電源を接続している場合は"いいえ"を選択してください。

- 通信モード

- モード= "デバッグ・モード"

通信モード "内蔵フラッシュメモリへの書き込み" を選択するとIDコード領域を含めて書込むことができます。ただし書き込み終了後にデバッグは終了します。

**注意:** この章での設定内容は例として示したものです。誤った設定は誤作動やハードウェアの故障の原因となりますので、接続の前に設定値がボードの仕様と合っているかを慎重にご確認ください。

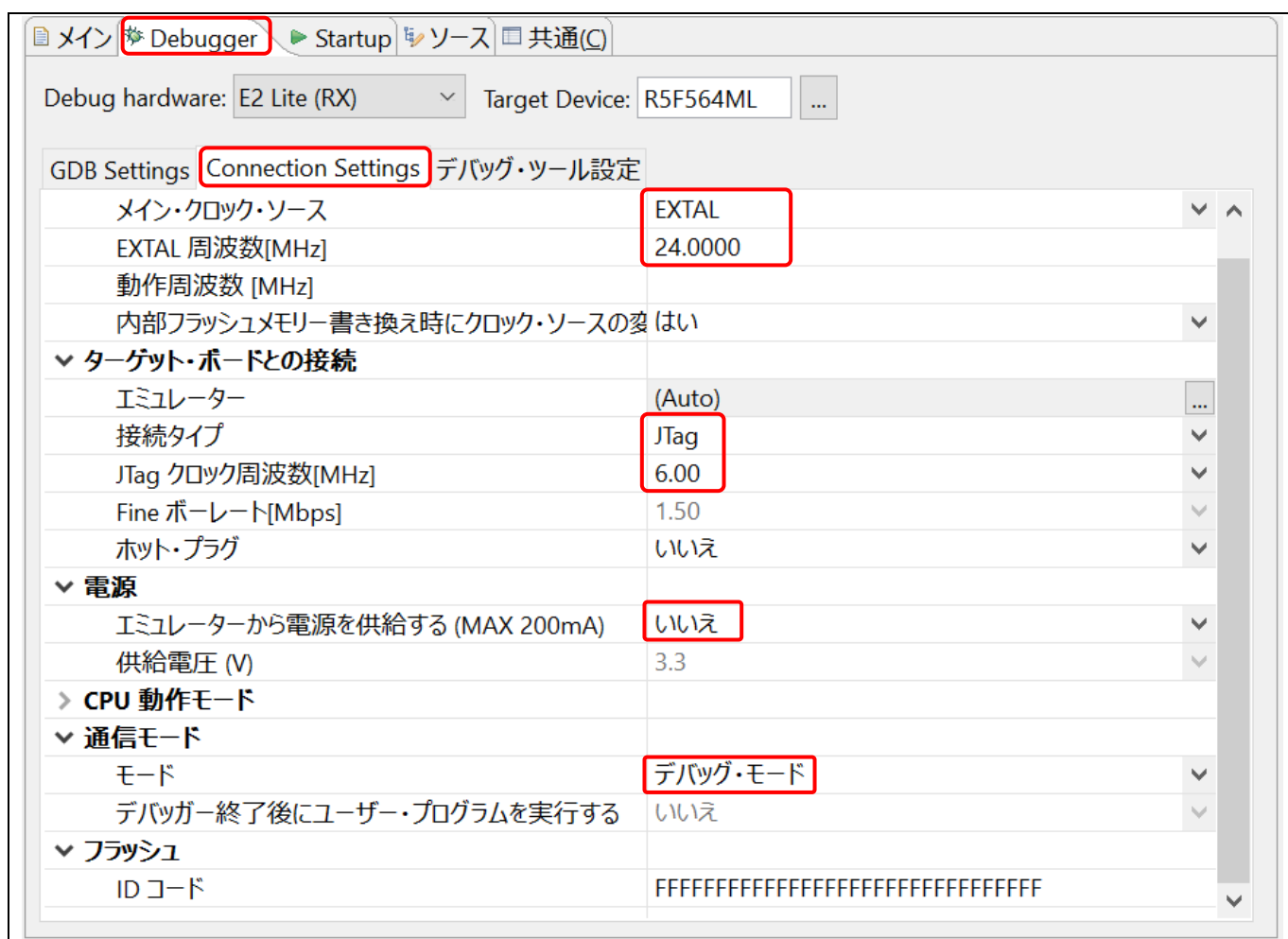


図 5-5 接続設定の変更

- (5) サブタブ [デバッグ・ツール設定] では、デバッガが起動した後の動作に関する設定を行います。  
 詳しい設定項目の内容は、ヘルプの「e<sup>2</sup> studio ユーザガイド」→「デバッグに関する機能」をご覧ください。

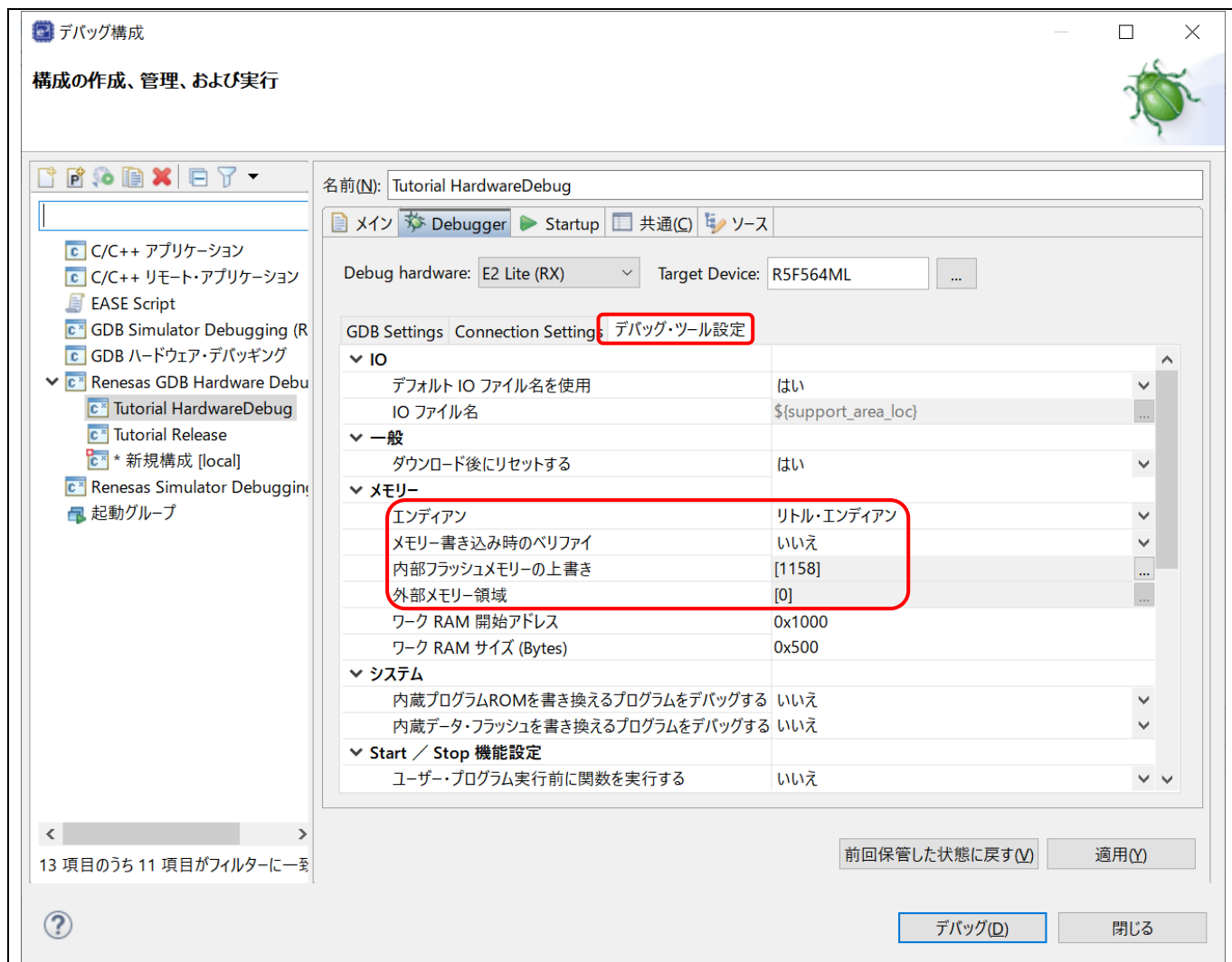


図 5-6 デバッグ・ツール設定の変更

- メモリー

- エンディアン= “リトル・エンディアン”

デバッガでメモリ参照する際のエンディアンを指定します。プログラムの動作内容を変更するものではありません。

- 内部フラッシュメモリーの上書き、外部メモリー領域

ロードモジュールのダウンロード時に書き込みを許可/禁止する領域を指定します。デフォルトでは全てのブロックが書き込み対象となっています。メモリの内容を保持したい領域があれば書き込み対象から外してください。

- (6) [適用(Y)] ボタンを押すと設定が保存されます。[デバッグ(D)] ボタンを押すと、デバッガが起動しボードへの接続、ロードモジュールのダウンロードが開始されます。

(7) 正しく接続できた場合は、図に示すような[デバッグ]ビュー画面が表示されます。接続後はエントリポイント (この例では“r\_cg\_resetprg.c”の“PowerON\_Reset\_PC()”) でプログラムの実行が一旦中断されます。

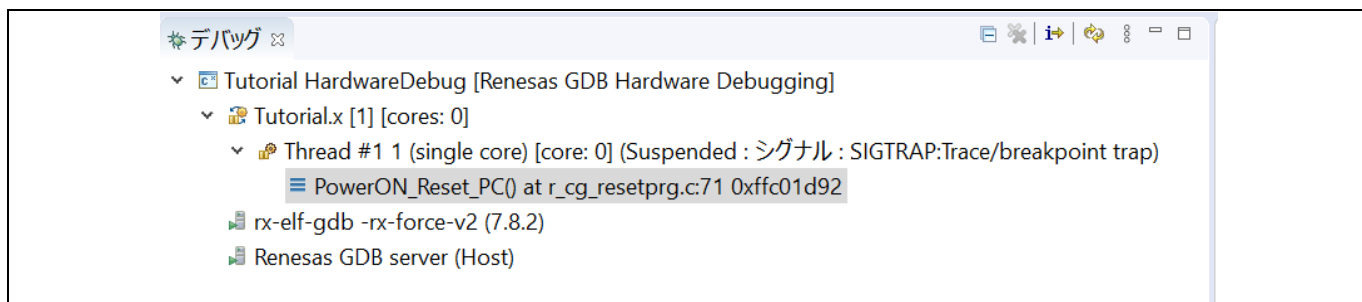



図 5-7 ターゲット接続後の[デバッグ]ビュー表示

## 5.2 新規デバッグ構成の作成

別な種類のエミュレータを使用したいなどで、デバッグ構成を追加する場合に、簡単な方法は既存の構成を複製する方法です。以下の手順で行います。

- (1) 5.1 章の(1)と同様の手順で[デバッグ構成]ダイアログを表示します。
- (2) 左ペインに表示されたデバッグ構成 (例: “Tutorial HardwareDebug”) を選択し  アイコンをクリック(現在選択している起動構成をコピー)すると、複製されたデバッグ構成 (例: “Tutorial HardwareDebug (1)”) が作成されます。デバッグ構成名(「名前:」欄)や設定を変更して[適用]ボタンを押すと保存されます。

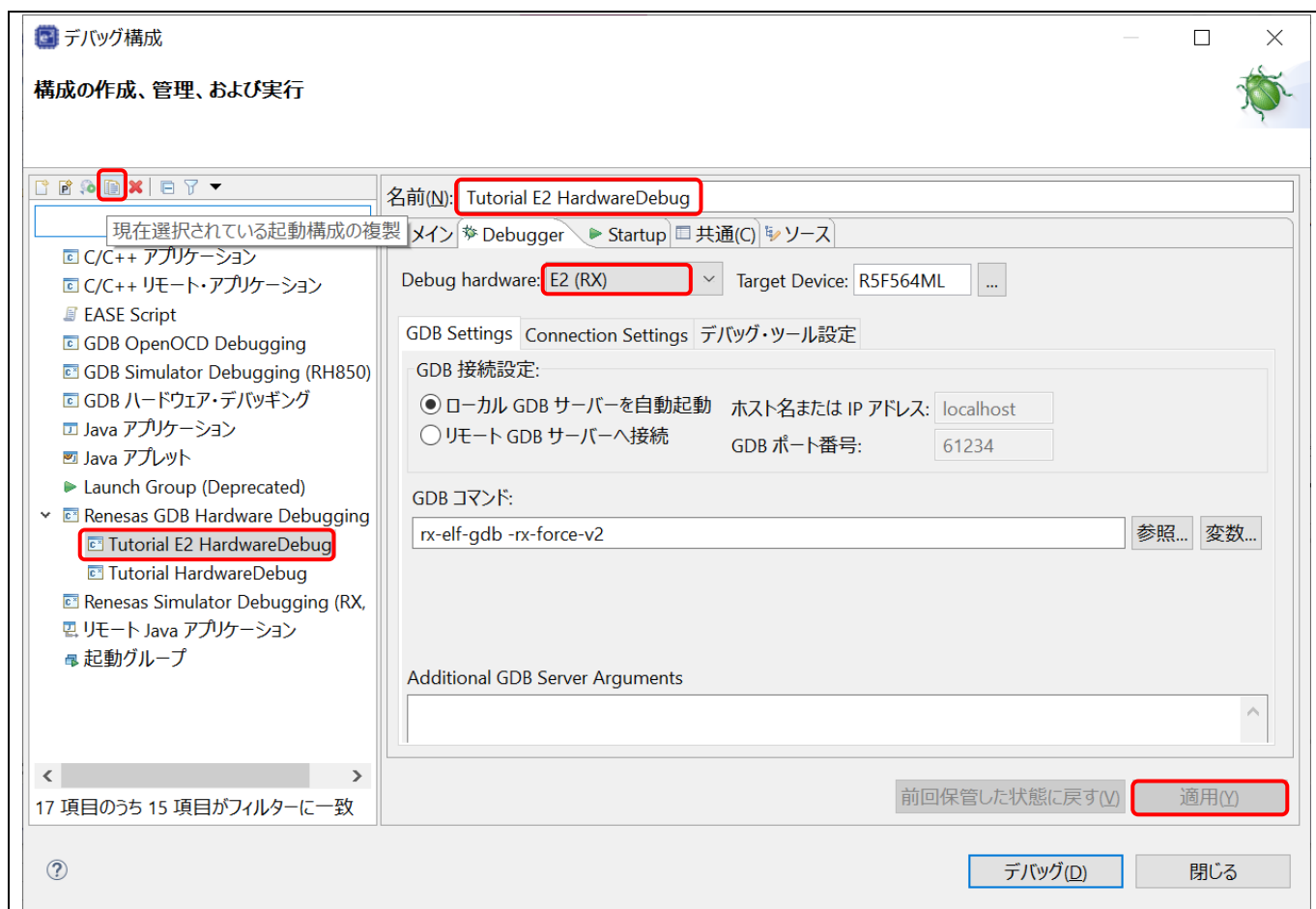


図 5-8 選択したデバッグ構成の複製

注意: デバッグ構成が作られておらず複製ができない場合には、プロジェクト・エクスプローラ内でロードモジュール(拡張子\*.xや\*.elf)を右クリックし、「デバッグ」→「Renesas GDB Hardware Debugging」(シミュレータの場合はRenesas Simulator Debugging)により一旦デバッグの起動を試みてからデバッグ構成の画面で必要な設定を行ってください。

- (3) デバッグ構成は 5.1 章の方法で設定できます。この例ではエミュレータを “E2 (RX)” に変更しています。
- (4) デバッグ構成を追加した時、デバッグ構成のツリーに\*印と[local]との警告が表示されますが、その状態ではプロジェクトに関連付けられていませんので、下図のように「共通」タブで保存先をプロジェクトフォルダに指定してください。

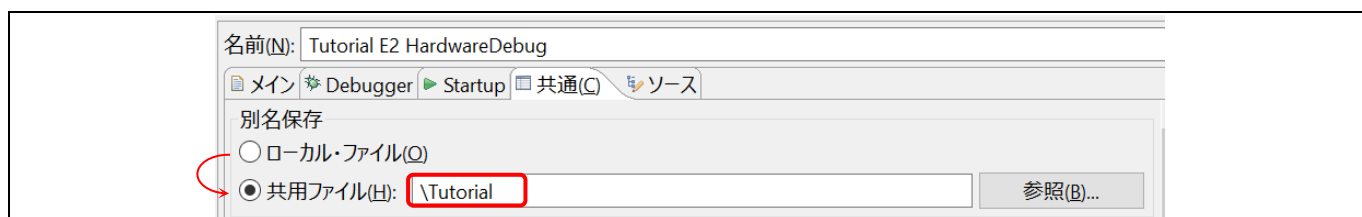


図 5-9 デバッグ構成のプロジェクトへの関連付け

### 5.3 Launch Bar

Launch Bar(下図のツールバー)の使い方を説明します。e<sup>2</sup> studioのバージョンによってはデフォルトで非表示になっています。

以下に示すようにこのインターフェースはデバッガで起動対象とするターゲットに対してビルドやデバッグを行います。(プロジェクト・エクスプローラでアクティブになっている(太字で表示されている)プロジェクトとは違うものが選ばれているかもしれませんので注意してください)

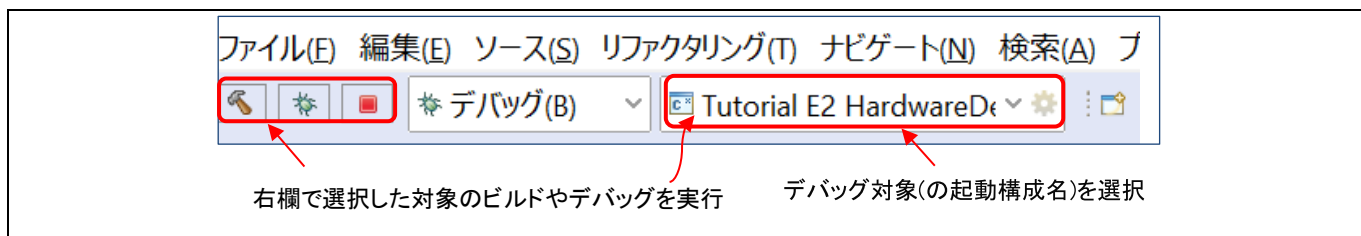






図 5-10 Launch Bar

Launch Barの各ボタンは以下の動作を行います:

-  ボタンを押すと、右欄で選択されたデバッグ対象のロードモジュールをビルドします。  
**注意:**「ファイル」ツールバーにも同様のボタン  がありますが、そちらはプロジェクト・エクスプローラでアクティブ状態にしたビルド構成のビルドを行うものです。Launch Barのビルドボタンを押した時とはビルドされるものが異なる場合があります。
-   ボタンでデバッグの開始/終了(ブレークではなくデバッグセッションの終了)を行います。

Launch Barの機能が不要な場合は、「ウィンドウ」メニュー → 「設定」→ 「実行/デバッグ」→ 「起動中」の「Launch Bar」の設定でツールバーやボタンを非表示にすることができます。

## 5.4 基本的なデバッグ機能

本節では、e<sup>2</sup> studioがサポートする以下の典型的なデバッグビューについて説明します。

- Eclipse フレームワークに標準的な GDB デバッガの機能のビュー(ウィンドウ): ブレークポイント、式、レジスタ、メモリ、逆アセンブル、変数
- GDB デバッガの Renesas による拡張機能のビュー: イベントポイント、IO レジスタ、トレース

[デバッグ] ビューには、下記のような便利なツールバーがあります。

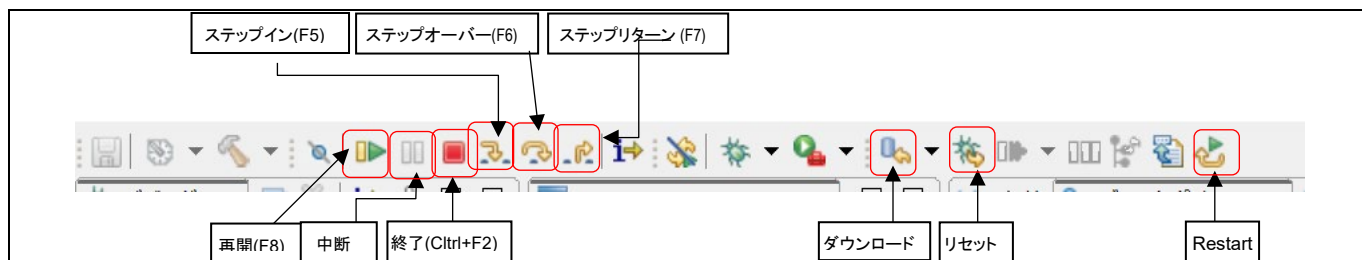


図 5-11 デバッグビューの便利なツールバー

プログラムを実行するには ボタンをクリックするか[F8]キーを入力します。

プログラムは、ブレークポイントで、あるいは ボタンをクリックすることで一時停止します。一時停止中は以下の操作が可能です。

- ボタンまたは[F5] キーは、現在実行中のプログラム行にある次の関数呼び出しへステップイン実行します (関数内に入って1ステップ実行)。
- ボタンまたは[F6] キーは、現在実行中のプログラム行にある次の関数呼び出しをステップオーバー実行します (1行実行するが関数内には入らない)。
- ボタンで、実行を再開します。

デバッグセッションの停止は、選択したデバッグセッション/プロセスを ボタンで停止するか、選択したプロセスとデバッガを ボタンで切断します。

他に以下のような操作が可能です。

- ボタンは、エントリポイントからプログラムを再実行します ( → の順にクリックするのと同じ)。
- ボタンは、プログラムをパワーオンリセットのエントリポイントにリセットします。
- ボタンは、ターゲットシステムにバイナリファイルを再びダウンロードします。

以下の章の操作説明には、3.4.1章で示したサンプルプロジェクトを使用します。



### 5.4.1 ブレークポイントビュー

ブレークポイントビュー(Breakpoints view)には、プログラムの実行可能な行に設定されたブレークポイントが表示されます。デバッガでプログラムを実行中、有効なブレークポイントの行またはアドレスに達すると実行が中断されます。e<sup>2</sup> studioではソフトウェアブレークポイント(🟡のマーカ)とハードウェアブレークポイント(🟢のマーカ)を区別して設定できます。ダブルクリックによりブレークポイントを設定すると、デフォルトのブレークポイント型が適用されます。ハードウェアブレークポイントの場合、ブレークポイント用のハードウェアリソースが残っていないときは設定できません。その場合は、ソフトウェアブレークポイントに置き換えるとのメッセージが表示されます。

ブレークポイントを設定するには、デバッガが起動した状態で以下の操作を行います。

#### (1) エディタ画面上でブレークポイントを設定する

ソースファイルエディタの左余白をダブルクリックすると、デフォルトの種別でブレークポイントが設定され、ブレークポイントマーカが表示されます。マーカが🟢ならハードウェアブレークポイント、🟡ならソフトウェアブレークポイントです。

ダブルクリックではなく、ソースコードの左余白を右クリックすると [Toggle Software Breakpoint] または [Toggle Hardware Breakpoint] で直接ブレークポイント種別を選択できます。

#### (2) 「ブレークポイント」ビューでブレークポイントプロパティを設定する

[ウィンドウ]メニューの[ビューの表示](または[ALT] + [Shift] + [Q]ショートカットに続けて[B]を押す)で[ブレークポイント]ビュー(🔍のアイコンのビュー)を開くとブレークポイントの有効・無効、ブレークポイント種別やブレークポイントを設定する行番号やアドレス等の変更が行えます。

以下の方法でブレークポイントを無効(ブレークポイントで止まらない)にすることができます。

- エディタの左余白に表示されたブレークポイントマーカ(🟡または🟢)を右クリックし、コンテキストメニューの「ブレークポイントを使用不可にする」を選択すると無効に切り替わります。無効になるとブレークポイントマーカが白くなります(○ または ○)。再度コンテキストメニューの「ブレークポイントを使用可能にする」で有効に戻せます。あるいは、シフトを押しながらダブルクリックすると無効・有効が切り替わります。
- 全てのブレークポイントを一括して無効に切り替えるには、ツールバーまたはブレークポイントビューの🔍 ボタンをクリックします。一括して無効になっている間は、全てのブレークポイントマーカに斜線(\)が重ねて表示され、どのブレークポイントでも止まらなくなります。

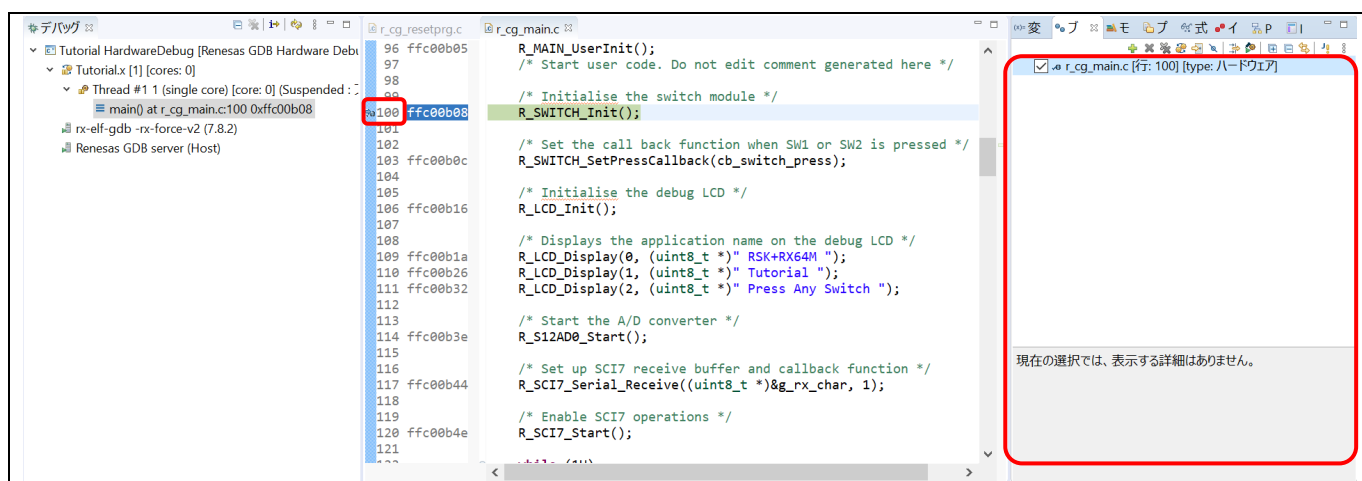


図 5-12 [ブレークポイント]ビュー

### 5.4.2 式ビュー

式ビュー(Expressions view)では、デバッグ中のグローバル変数、静的変数、ローカル変数の値をモニタできます。「リアルタイムリフレッシュ」を有効にすると、デバッガ実行中に設定された周期で変数の値が更新されます。変数名で登録する他に、計算式(例: “Aval+Bval\*2”)や型キャスト(例: “(struct mystr \*)&buf[1]”)を使って表示させることができます。

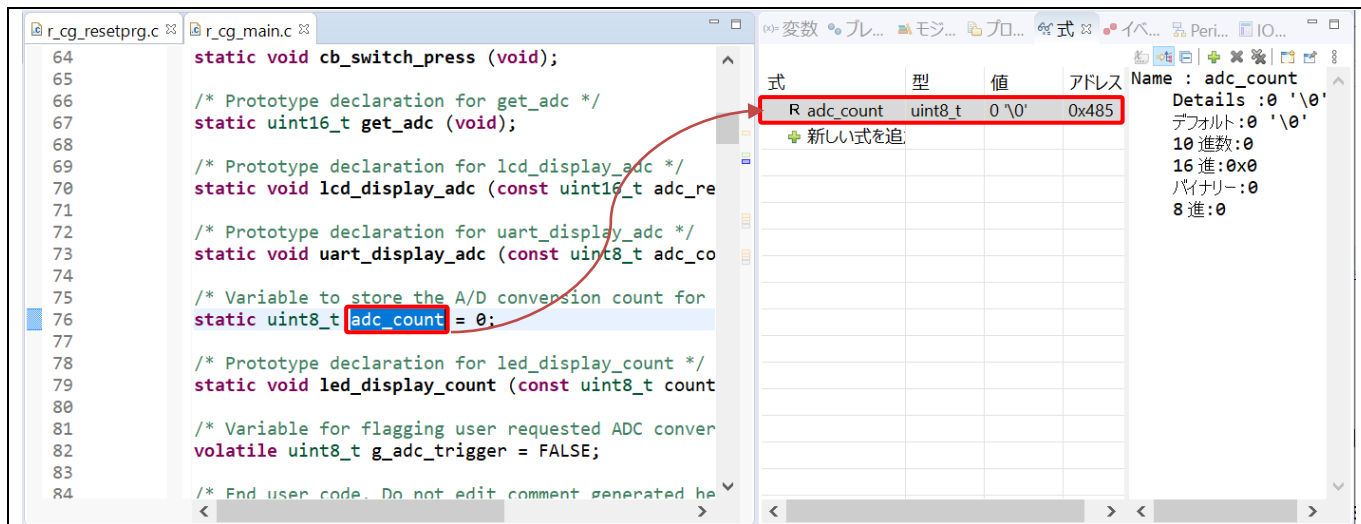



図 5-13 [式] ビュー

変数を見るには、

- (1) [ウィンドウ]メニュー [ビューの表示] → [式] あるいはアイコン  をクリックし、[式] ビューを開きます。
- (2) エディタ上で変数名を選択状態にしてから[式] ビューヘドラッグ&ドロップします。(または、グローバル変数を右クリックして“監視式を追加(A)...”メニューアイテムを選択し、[式] ビューに追加します。)
- (3) [式] ビュー内で変数の行を右クリックして“リアルタイム・リフレッシュ”を選択すると、先頭に“R”が表示されプログラムの動作中は一定周期で値が更新されるようになります。
- (4) 再度右クリックして“リアルタイム・リフレッシュを無効にする”を選択すると、リアルタイム・リフレッシュが無効になります。

式ビューにはローカル変数も同様にして表示することができますが、スコープ(その変数が属する関数またはブロック)外の行を実行している時には値が表示されません。

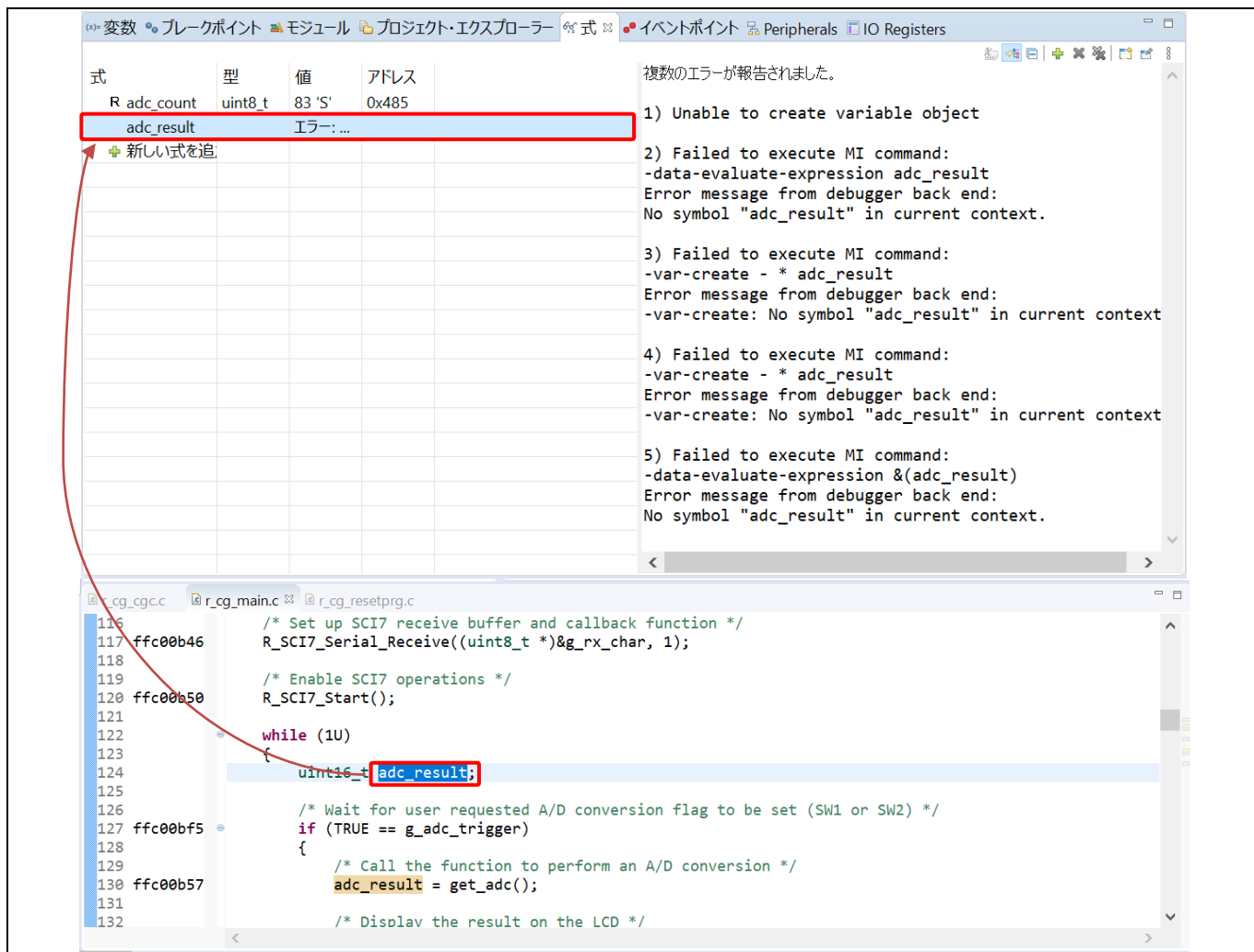


図 5-14 ローカル変数を式ビューで表示

アドレスが一意に決まる変数(static変数)に対しては、明示的にスコープを指定することで変数のスコープ外を実行している時でも値の参照が可能になります。

例えば関数 myfunc() のスコープ内の変数 "myval" を参照する場合は、式ビューに「myfunc::myval」(間にコロン二つ)の書式で登録します。

### 5.4.3 レジスター ビュー

レジスタービュー(Registers view)は汎用レジスタについての情報を表示します。

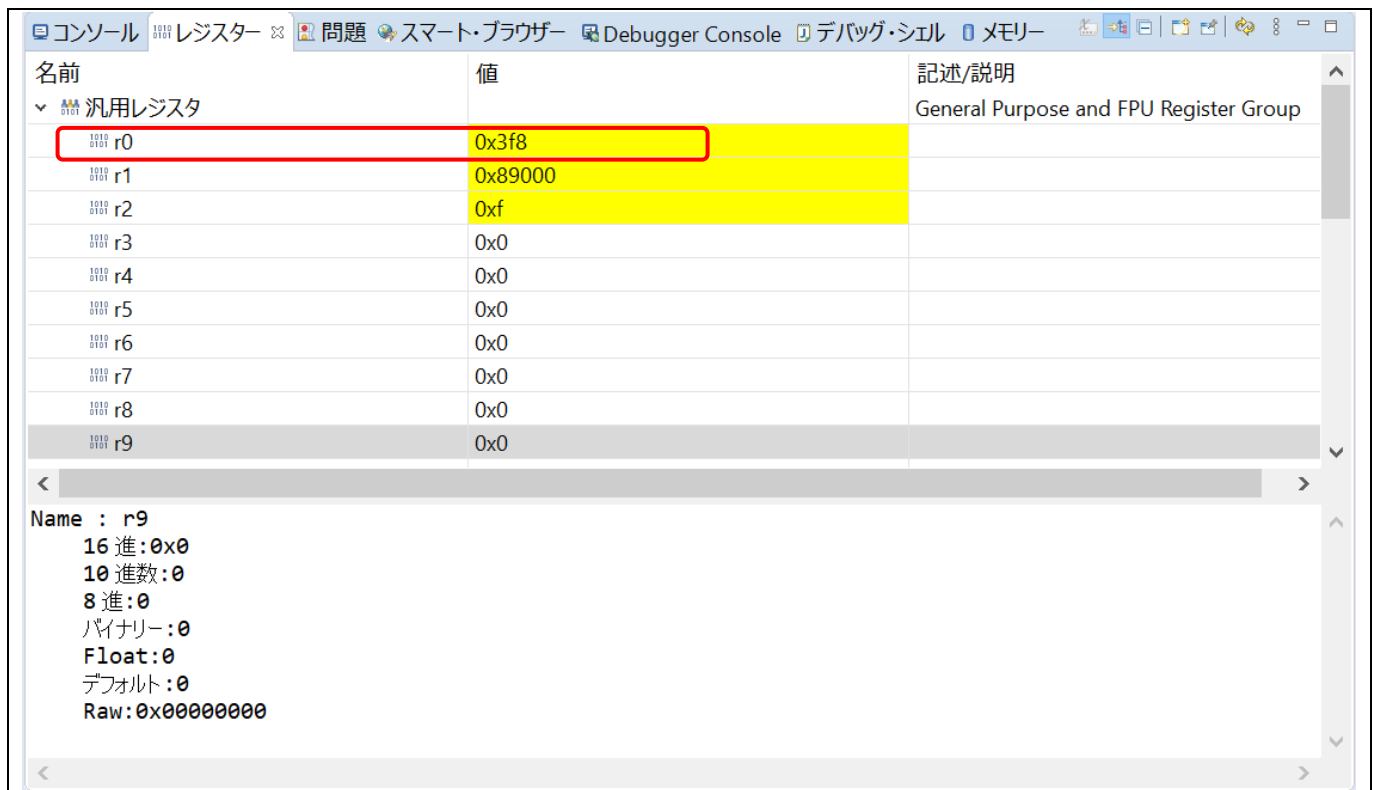



図 5-15 [レジスター] ビュー



汎用レジスタの値を見るには、

- (1)  のアイコンが付いた[レジスター]ビューを選択するか、表示されていない場合は[ウィンドウ]メニューの[ビューの表示]→ [レジスター]を選択して表示させます。
- (2) レジスタ名を選択すると詳細欄には各基数のフォーマットで値が表示されます。前回ブレーク時以降に変化のあった値は強調表示(背景色が黄色)になっています。

#### 5.4.4 メモリー ビュー

メモリービュー(Memory view)では、ユーザは“メモリーモニター”(表示開始アドレスと表示形式の組み合わせ)を指定してメモリーを表示し編集することができます。各モニターは“ベースアドレス”と呼ばれる格納位置によって特定される記憶場所を表します。各メモリーモニターの中のメモリーデータは異なる“メモリーレンダリング”で表示することができます。メモリーレンダリングはあらかじめ設定したデータフォーマット(例えば、16進数、符号付き整数、符号なし整数、ASCII、イメージなど)です。

変数(例: adc\_count)をメモリービューで確認するには、

- メモリービュー(  のアイコン)が表示されていればそれを選択、表示されていなければ [ウィンドウ] → [ビューの表示] → [メモリー] でビューを開いてください。
- ビュー内の  をクリックして[モニター・メモリー]のダイアログを開き、メモリーの表示開始アドレスを指定してください。下記の例では変数のアドレス&adc\_countを指定しています。

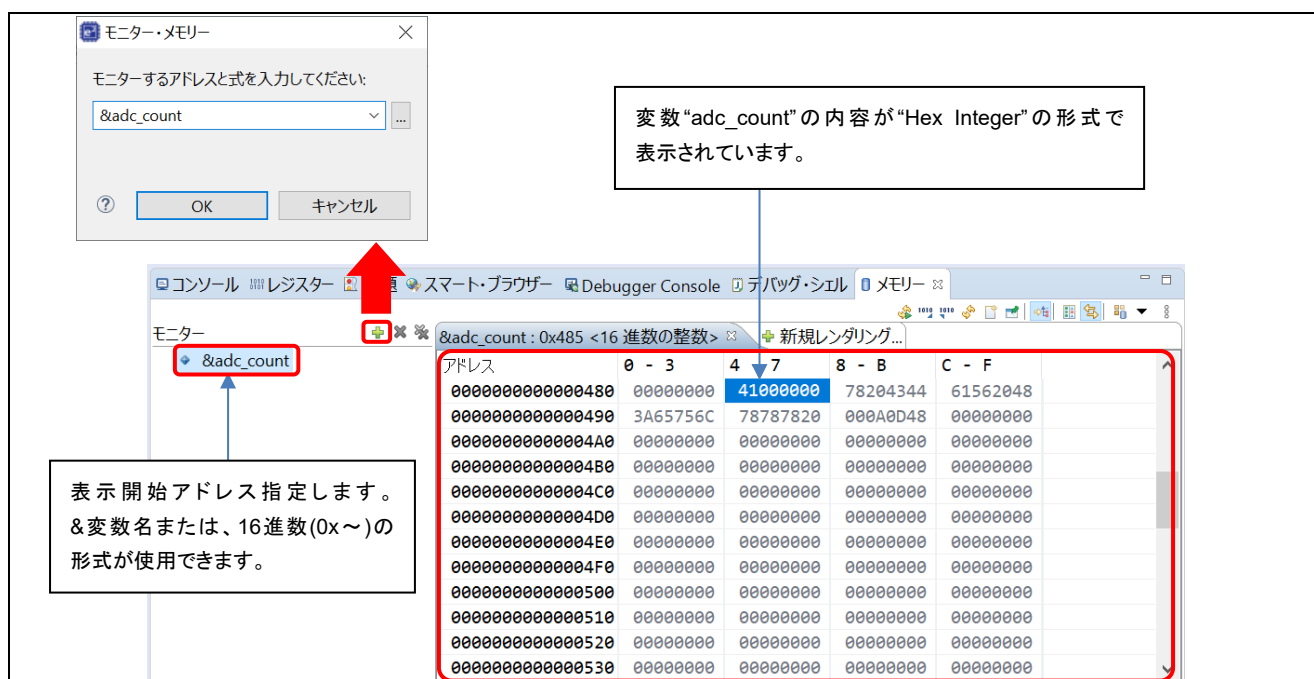


図 5-16 [メモリー] ビュー(1/2)

指定したメモリー・モニターに対するレンダリング(表示形式)を追加するには、

- (3) **新規レンダリング...**のタブをクリックし、レンダリングを選択してから[レンダリングの追加]ボタンをクリックすると指定したレンダリングで表示するタブが追加されます。

下記の例では変数 `adc_count` を「16進数の整数」と[ASCII]の二種類で表示を切り替えられるようにしています。

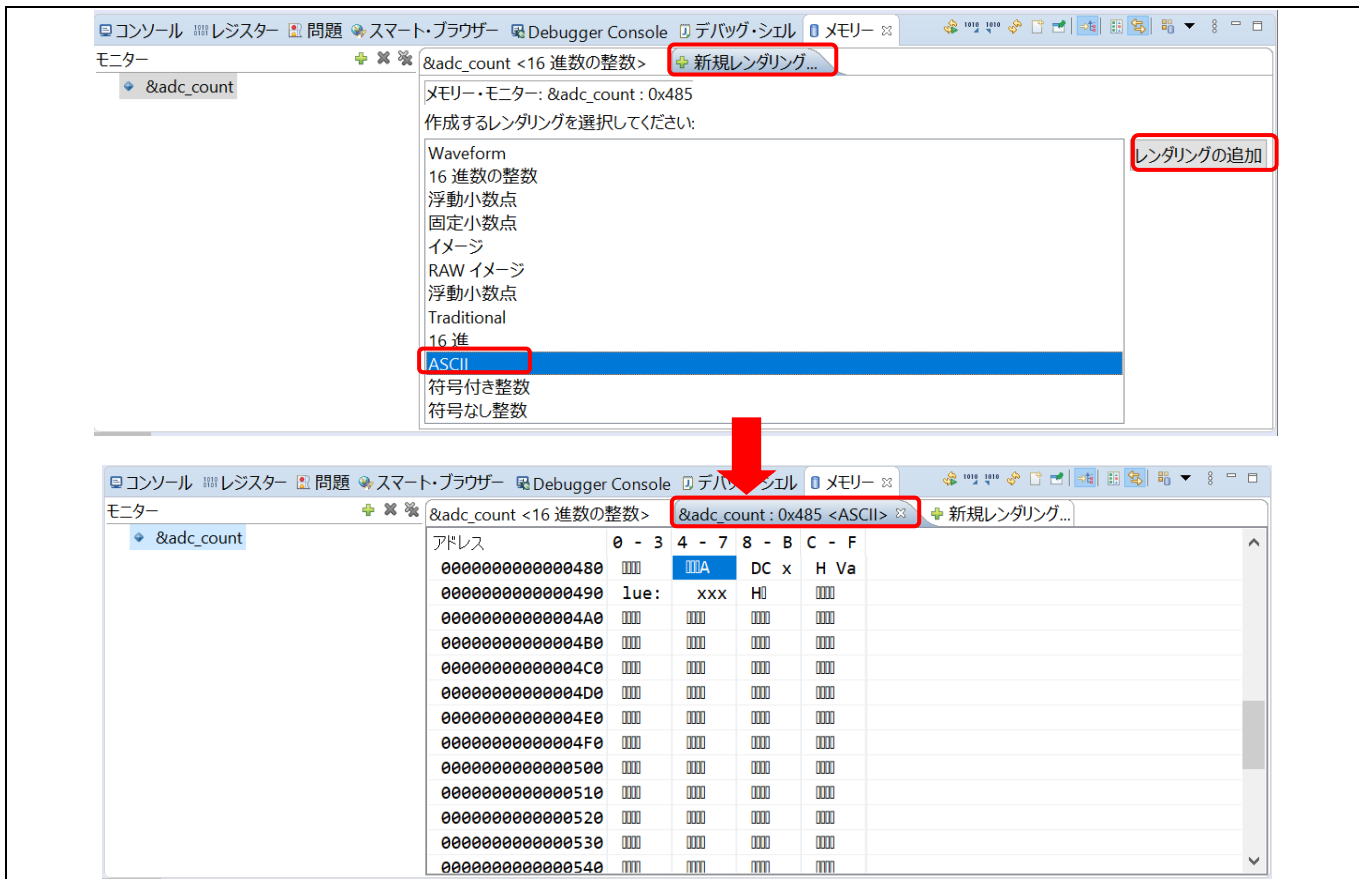


図 5-17 [メモリー] ビュー (2/2)

## 5.4.5 逆アセンブル ビュー

逆アセンブル ビュー(Disassembly view)は、ロードしたプログラムのソースコードとアセンブラ命令を混在して表示します。現在実行中の行は画面上で矢印のマーカで強調表示されます。逆アセンブルビューでは、アセンブラ命令へのブレークポイントの設定、ブレークポイントの有効化/無効化、逆アセンブル命令のステップ実行、プログラムの特定の命令へのジャンプが可能です。

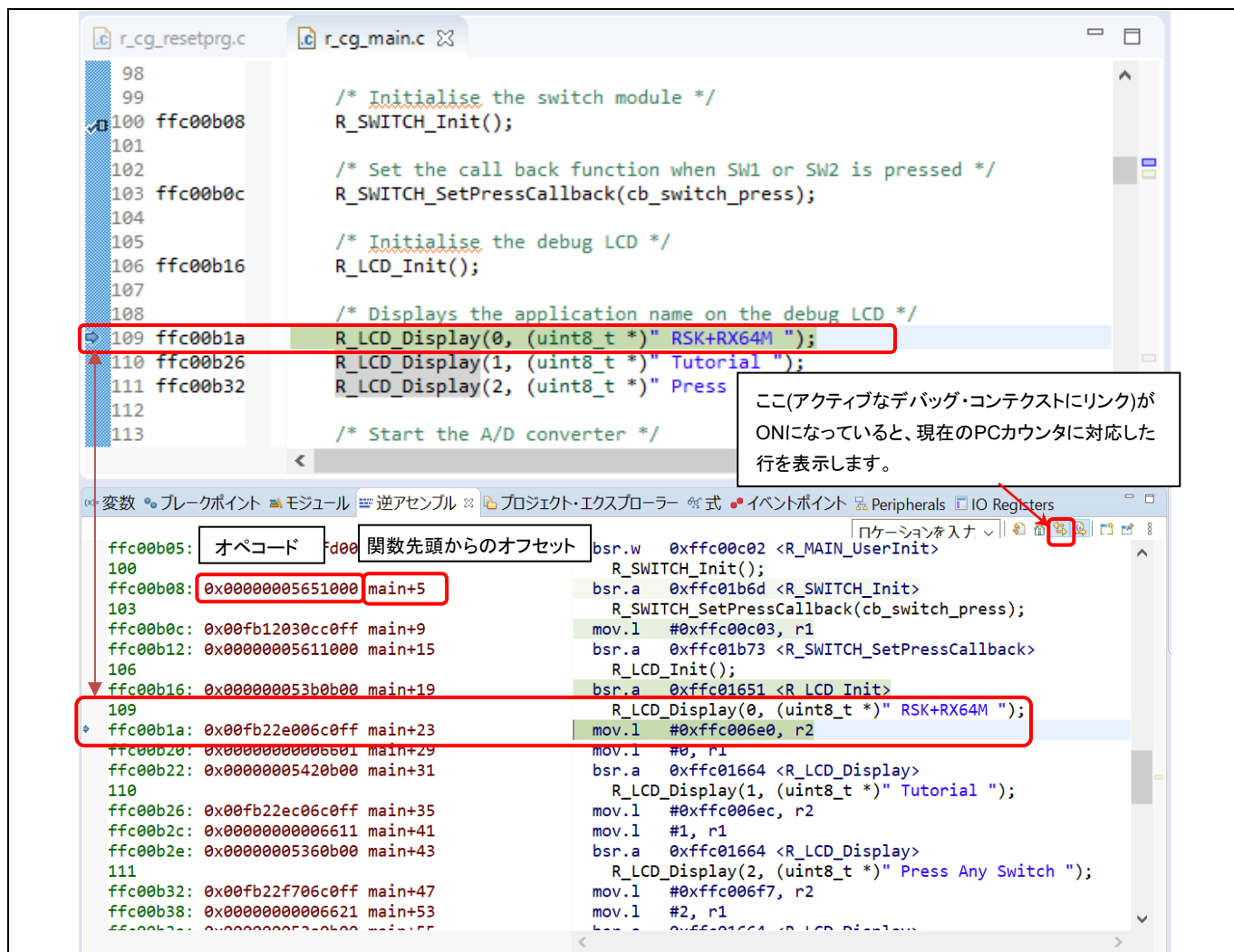


図 5-18 [逆アセンブル] ビュー

逆アセンブル ビューを使うには、

- (1) デバッガを起動し、エディタ左端のアドレスが表示されている場所を右クリックし[逆アセンブリーヘジャンプ]を選ぶか、[ウィンドウ] → [ビューの表示] → [逆アセンブル]を選択します。既に[逆アセンブル]ビュー ( アイコンのついたタブ)が表示されていればそれをクリックします。
- (2) (アクティブなデバッグ・コンテキストにリンク)ボタンが有効になっていれば逆アセンブルビューは PC カウンタのアドレスに対応した行に自動的にスクロールします。
- (3) [逆アセンブル]ビューの左端、アドレス欄を右クリックし[オペコードを表示]、[関数オフセットを表示]でオペコードと関数先頭からのオフセットの表示を切り替えられます。

同様に、エディタ ビューで左端のコンテキストメニューを使ってアドレスの表示が切り替えられます。

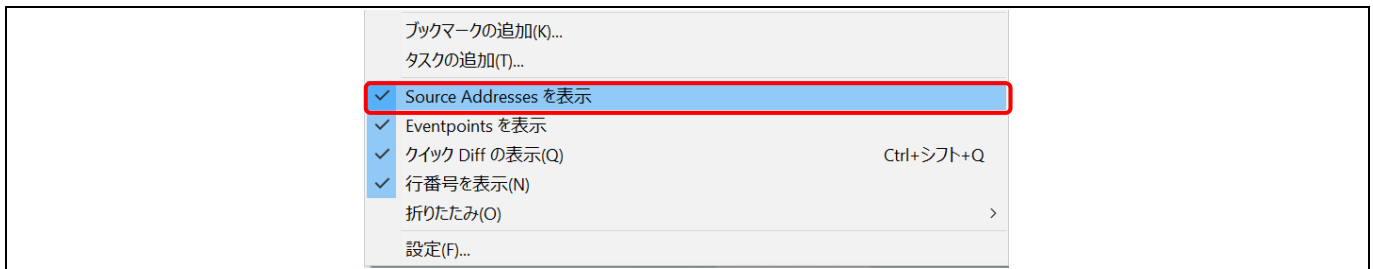


図 5-19 エディタのコンテキストメニュー(ソース行アドレス)

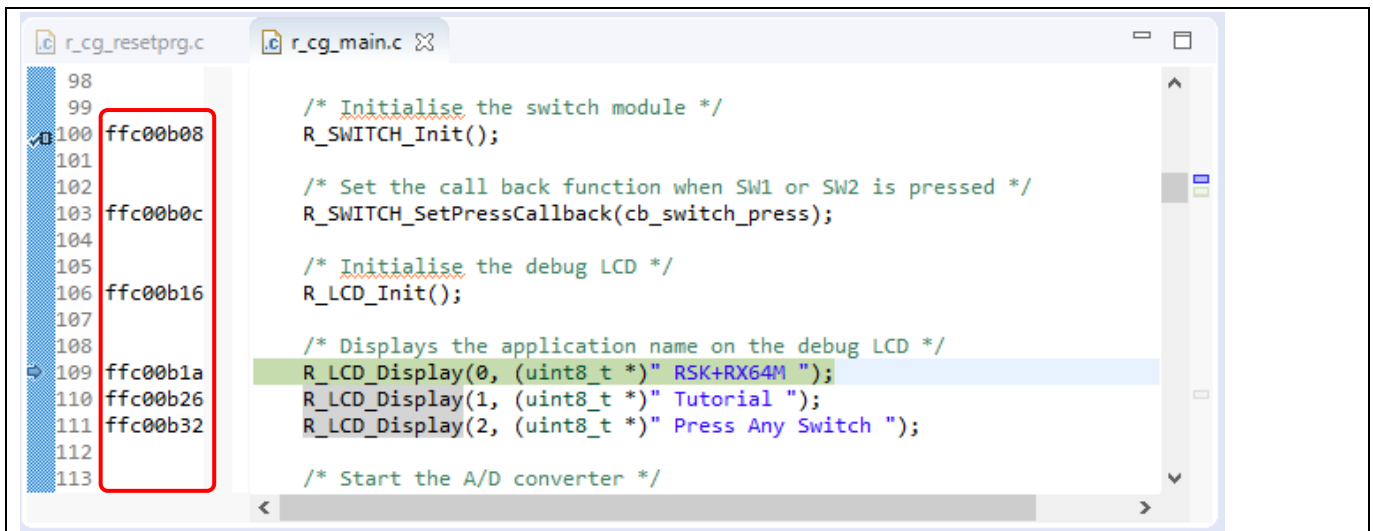


図 5-20 エディタにアドレスが表示されている様子



### 5.4.6 変数 ビュー

変数ビュー(Variables view)は、現在実行中のスコープ内で表示可能な全てのローカル変数を表示します。

グローバル変数やスコープ外でスタティック変数を参照したい場合は[式]ビュー(5.4.2 参照)をお使いください。

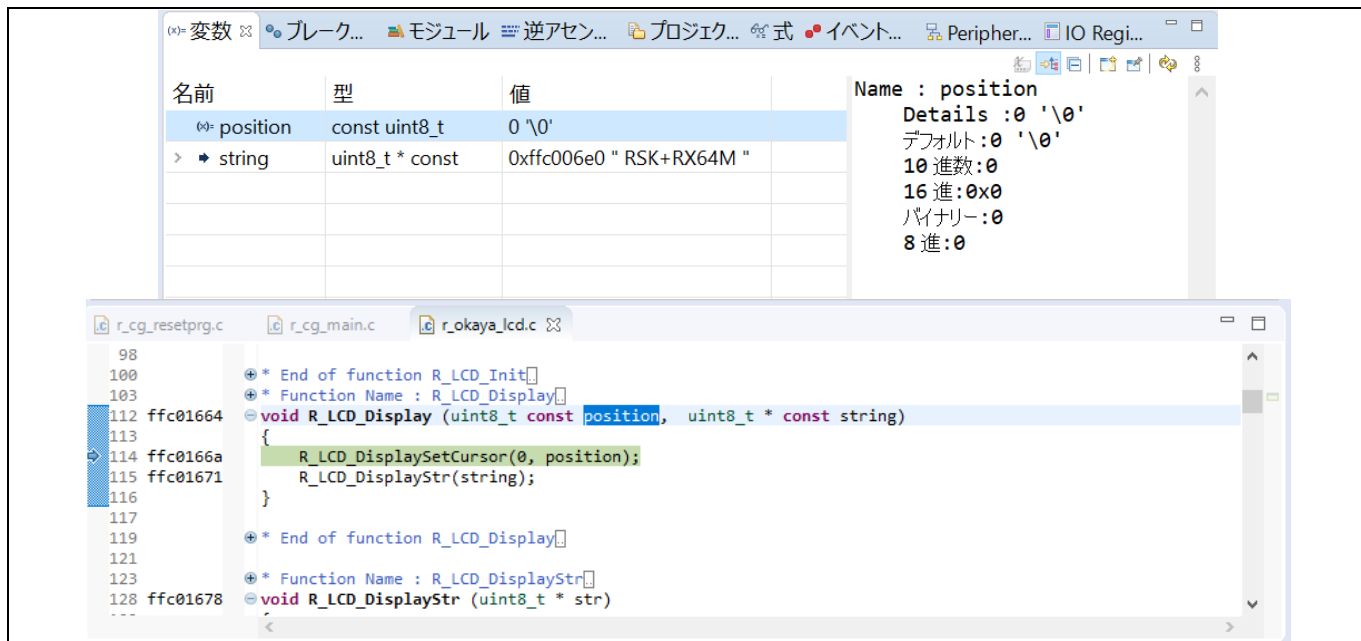



図 5-21 [変数] ビュー

ローカル変数を見るには、

- (1) [変数] ビュー(  のアイコン)を選択するか、[ウィンドウ] → [ビューの表示] → [変数]でビューを開きます。
- (2) ステップ実行で関数内に入ると、変数ビューにローカル変数(上記の例では position と string) とその値が表示されます。

**注:** コンパイラやリンクの最適化処理により、変数の実体なくなる(変数に対応するメモリを保持する必要がない場合や、変数や変数の演算に使用するレジスタが他の用途にも使われる場合など)と、[変数]ビューに値が表示されることがあります。その際は[逆アセンブリ]ビューで変数に対応するレジスタやメモリがどれかを確認し、[レジスター]ビュー等でその値を直接見てください。

最適化を無効とすれば多くの場合デバッグ時に変数値の確認は容易になります。ただし処理速度の低下やメモリ消費量の増加等のデメリットを伴いますので、最適化を無効にするかどうかはそれらも勘案の上でご検討ください。

### 5.4.7 イベントポイントビュー

イベントは、プログラム実行中にブレークあるいはトレース機能を実行するために設定された条件の組み合わせです。ユーザはイベントポイントビュー(Eventpoints view)で、異なる種類の定義されたイベント、たとえば、トレース開始、トレース終了、トレース・レコード、イベント・ブレーク、実行前PCブレーク、タイマー開始、およびタイマー終了、などを設定、表示することができます。

設定できるイベント数や設定条件はMCUIによって異なります。以下に挙げる2種類のイベントがあります。

- 実行アドレス: エミュレータは CPU が特定のアドレスの命令を実行しようとしたことを検出します。これが“実行前PC”ブレーク(例えば、イベントにより、条件は指定アドレスで命令の実行直前に成立する)、あるいは他のイベント(例えば、イベントにより、条件は指定アドレスで命令の実行直後に成立する)となります。
- データ・アクセス: エミュレータは指定された条件での指定アドレスあるいは指定アドレス範囲へのアクセスを検出します。これにより、アドレスとデータを組み合わせ条件を設定することができます。

イベントの組み合わせは(OR, AND(およびその組み合わせ), およびシーケンシャル)は2つ以上のイベントに使用できます。

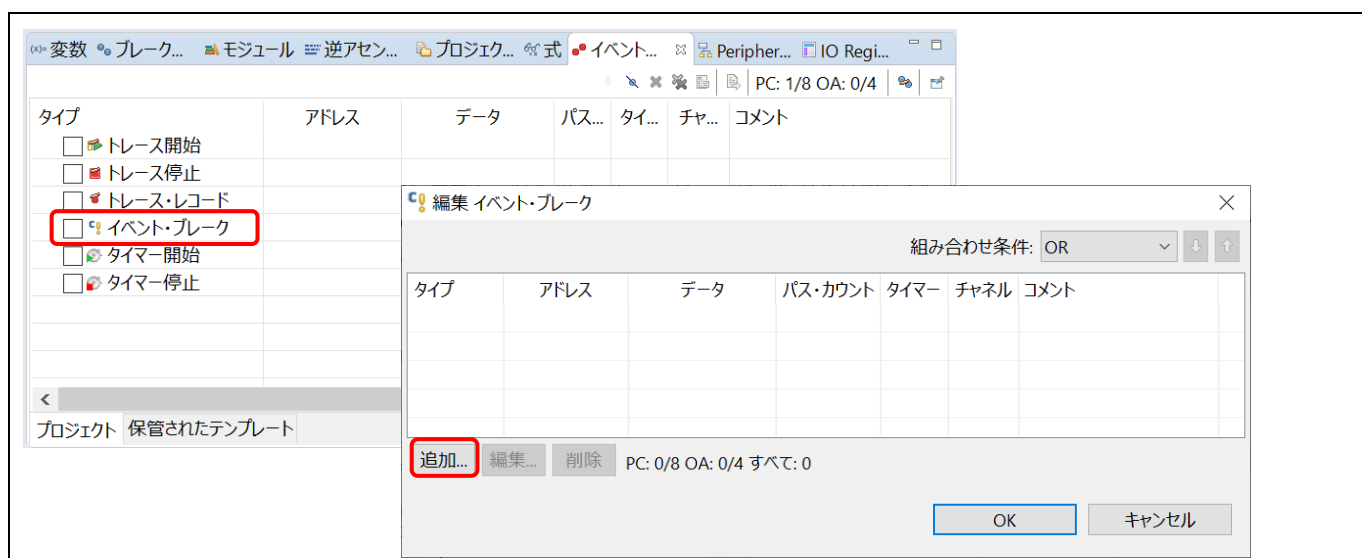



図 5-22 [イベントポイント]ビュー (1/2)

アドレスまたはデータが一致する条件(例えば、`adc_count = "0x6"` のとき)で、グローバル変数にイベント・ブレークを設定するには、

- (1) [イベントポイント]ビュー(  のアイコン)を選択するか、[ウィンドウ] → [ビューの表示] → [その他...]で[デバッグ]から[イベントポイント]でビューを開きます。
- (2) タイプ欄の「イベント・ブレーク」をダブルクリックし、[編集 イベント・ブレーク]のダイアログを開きます。
- (3) [追加...]ボタンをクリックして以下の操作を行います。

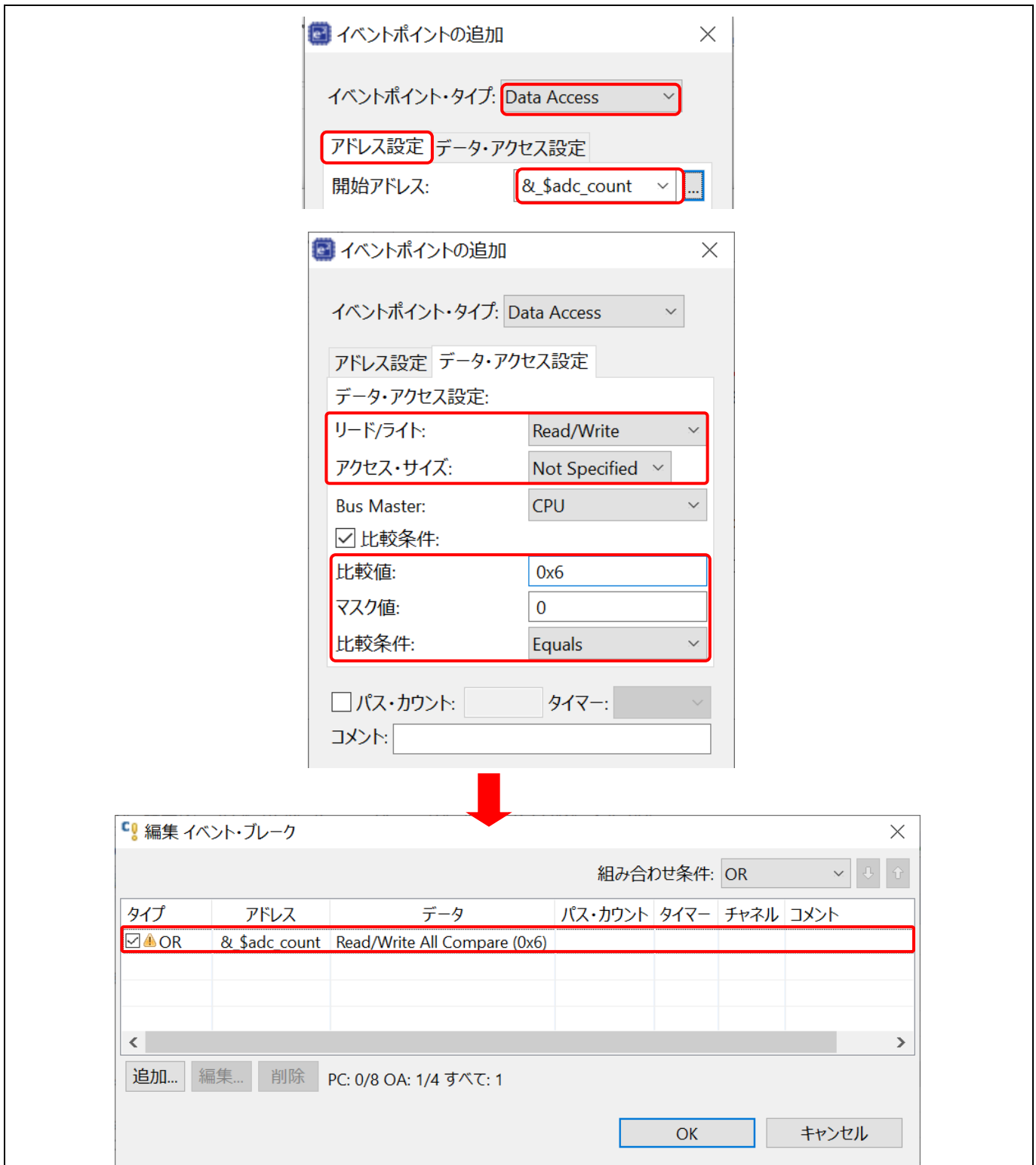



図 5-23 [イベントポイント] ビュー(2/2)

- (4) イベントポイントの種類に“Data Access”を選択します。
- (5) [アドレス設定] タブに進み、アイコン  をクリックしてシンボル “\_adc\_count” を検索します。  
(スタティック変数には “\_” が付加され、アドレスは “&\_adc\_count” で示されます)
- (6) 次に、[データ・アクセス設定] タブに切り替え、[比較条件] チェックボックスを有効にして比較値を “0x6” に設定します。[OK] をクリックしてください。

(7) [イベントポイント]ビューで、イベント・ブレークが設定されて有効になっていることを確認してください。プログラムを最初から実行するためにリセットした後、設定した条件が成立するまで実行してください。

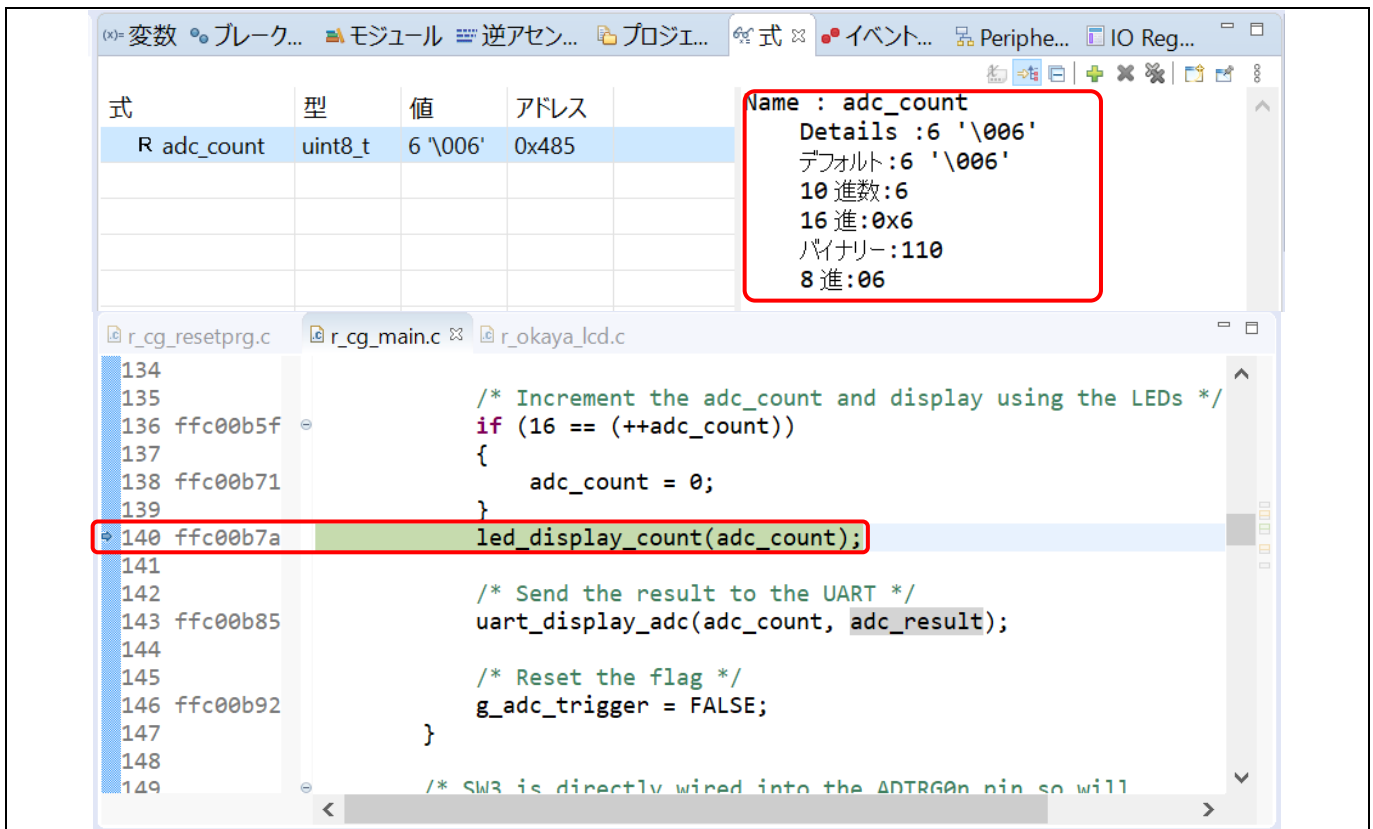


図 5-24 イベントブレークの実行

図5-24 は、条件が成立してイベント・ブレークが掛かった様子を示します。adc\_countが6になった次の行でブレークしています。

### 5.4.8 IO Registers ビュー

IO Registersビュー(IOレジスタビュー)は、ターゲット専用のIOファイルで定義された全レジスタセットの名前、アドレス、値(16進数および2進数)を表示します。ユーザは、[選択されたレジスタ]に必要なIOレジスタを選択して追加することによって、IOレジスタビューをカスタマイズすることができます。

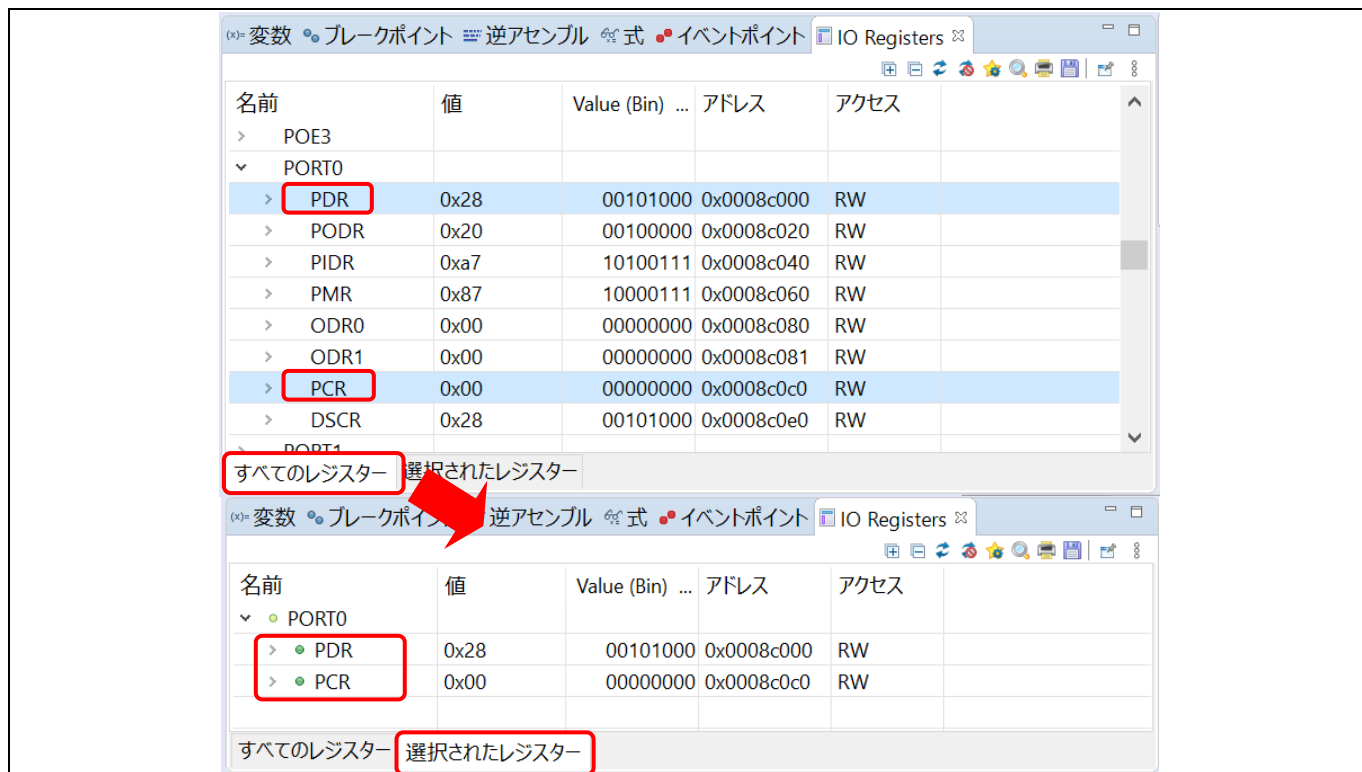




図 5-25 [IO Registers] ビュー

選択したIOレジスタの値(この例ではPORT0のPDRとPCR)を見るには、

- (1) [IO Registers] ビュー(  のアイコン)を選択するか、[ウィンドウ] → [ビューの表示] → [その他...]で[デバッグ]から [IO Registers]を選択してビューを開いてください。
- (2) 「すべてのレジスタ」タブの中から名称を探るか、検索ボタン  を押して文字列検索を行ってください。例えば上図の "PDR" レジスタを検索すると、PORT0 から一致するものが順次表示されます。
- (3) "PDR"と"PCR"を[選択されたレジスタ]ペインにドラッグ & ドロップします。レジスタ名左側の ● は、選択されたレジスタであることを示します。
- (4) [選択されたレジスタ] タブを選んで"PORT0" IO レジスタの"PDR"と"PCR"が表示されることを確認してください。

[すべてのレジスタ] タブだと表示に時間が掛かるので、複数のレジスタを見るには[選択されたレジスタ] を使うことを勧めます。

### 5.4.9 トレースビュー

トレースとは、ユーザプログラム実行中、1サイクルごとのバス情報をトレースメモリから取得することを意味します。取得されたトレース情報はトレースビューに表示されます。それによりユーザはプログラムの実行を追跡し、問題が発生した箇所を探することができます。

トレースバッファは有限(1~32Mバイトのサイズ)なため、バッファが一杯になると、最も古いトレースデータを新しいデータで上書きします。

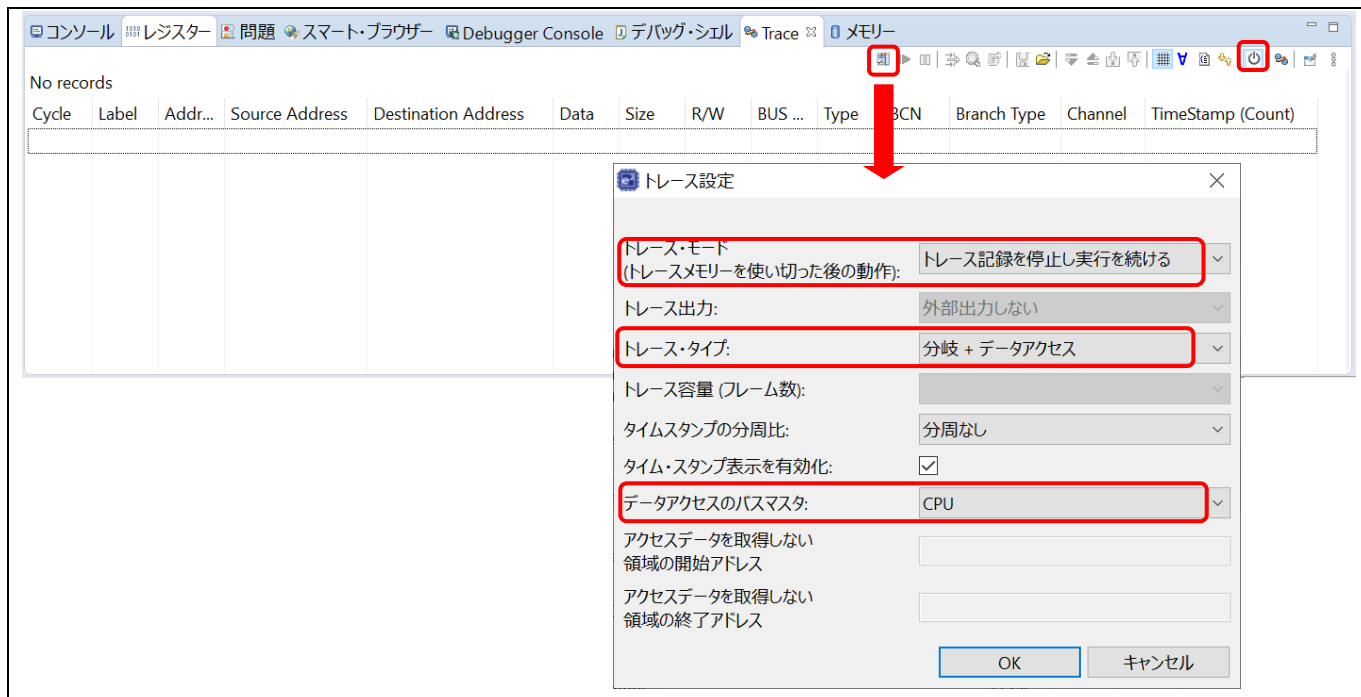





図 5-26 [Trace] View (1/2)

2つの関数の間 (例えば、“main()” と “R\_LCD\_Display ()” 間) のpoint-to-pointトレースを設定するには、

- (1) [Trace] ビュー(  のアイコン)を選択するか、[ウインドウ] → [ビューの表示] → [その他...]で「デバッグ」カテゴリ内の[Trace]を選択してビューを開いてください。
- (2) トレースビューの  アイコンをクリックしてトレースの収集を有効にしてください。
- (3)  (Acquisition) のアイコンをクリックして、以下を設定します。
  - トレース・モード: “トレース記録を停止し実行を続ける”
  - トレース・タイプ: “分岐”
  - データアクセスのバスマスタ: “CPU”
- (4) [OK]をクリックします。

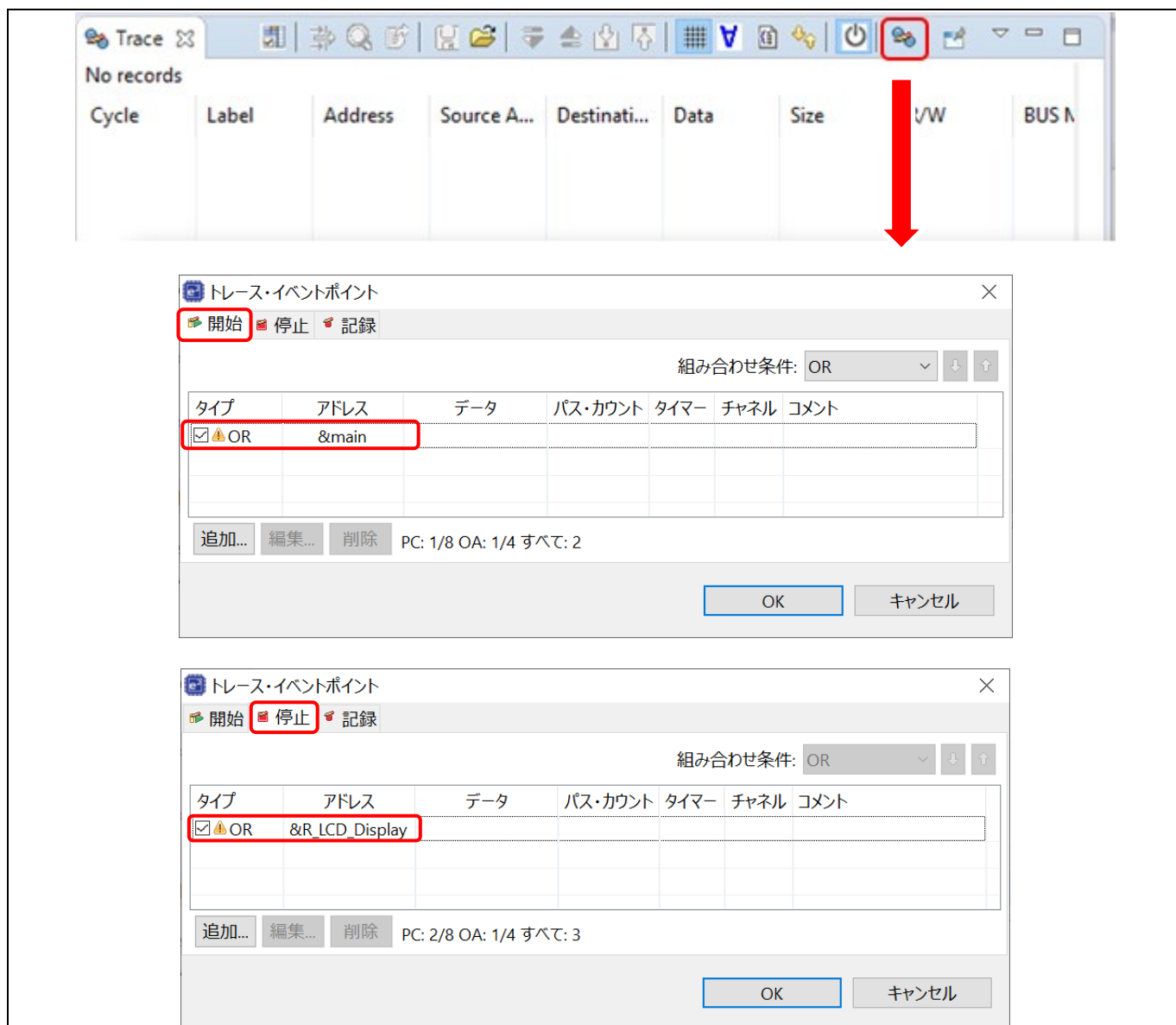


図 5-27 [Trace] View (2/2)

- (5) ボタン (トレース・イベントポイントを編集)をクリックし、[トレース・イベントポイント]ダイアログを開きます。
- (6) [開始]タブ内に 1 番目のイベントポイントとして main( ) 関数 (実行開始アドレスとして “&main”)を追加します。
- (7) 同様に、[停止]タブ内に 2 番目のイベントポイントとして R\_LCD\_Display( )関数のアドレス “&R\_LCD\_Display” を追加します。
- (8) リセット後にプログラムを実行します。

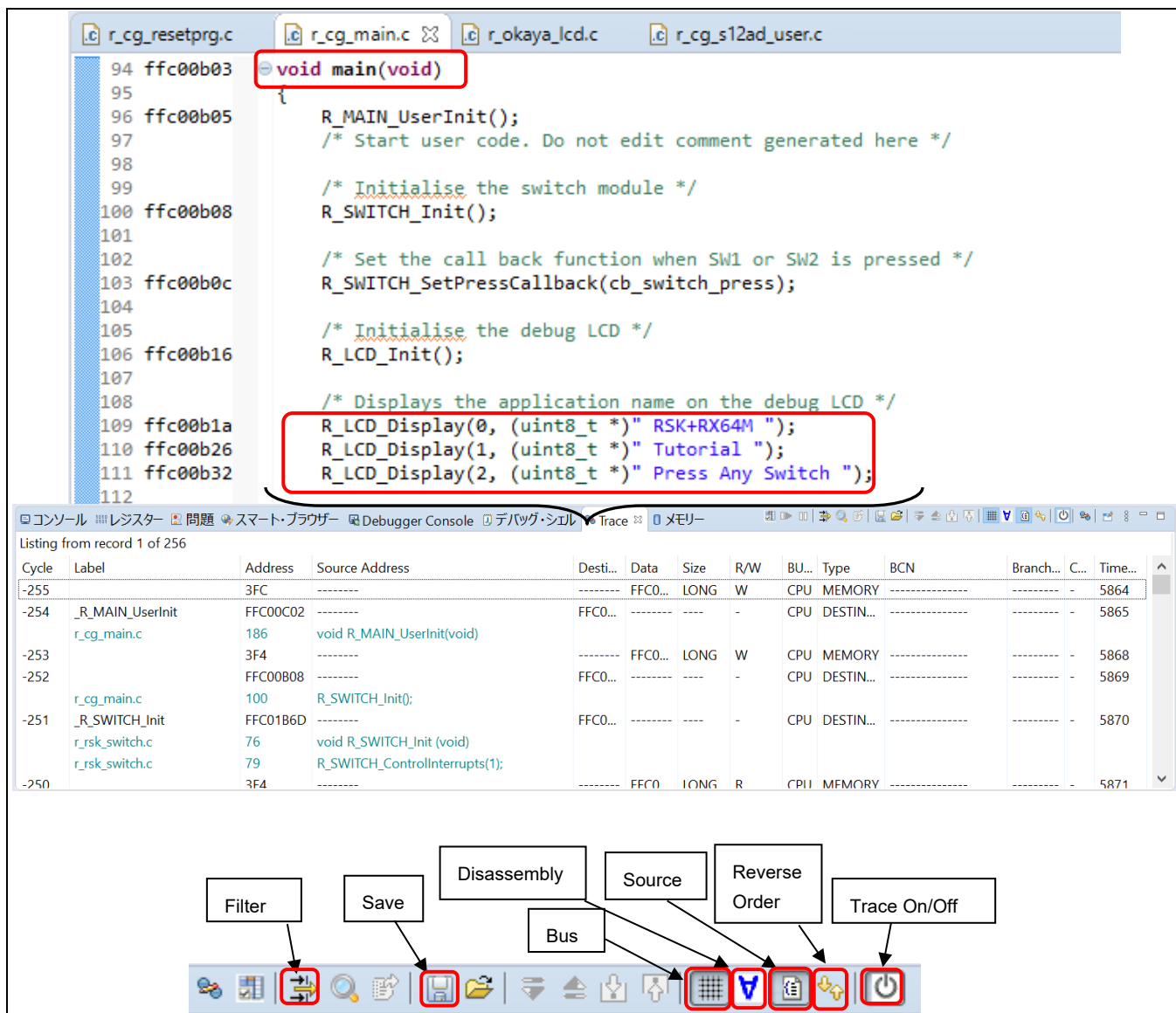


図 5-28 関数から関数までの2点間トレース

上に示した図は、関数“main()”から“R\_LCD\_Display()”間のトレース結果を示しています。トレース結果はトレースパラメータ(例えば、分岐タイプ、アドレス範囲)でフィルタし、.xmlフォーマットで(バス、アセンブリ、ソース情報を含む)保存することができます。

**注意:**

RXデバイスでE2/E20エミュレータにより外部トレース機能を使うには、Mictor-38pinインターフェースを経由する必要があります。E2/E20エミュレータを使用している場合でも14pin JTAG/FINEコネクタで接続した場合には外部トレース機能を利用することができませんので注意してください。RXエミュレータの接続に関する詳細は以下のドキュメントをご参照ください。

E1/E20/E2エミュレータ, E2エミュレータLiteユーザーズマニュアル別冊(RX接続時の注意事項)  
<https://www.renesas.com/search/keyword-search.html?q=R20UT0399>



### 5.4.10 メモリー使用量 ビュー

[メモリー使用量] ビューが表示するのは対象プロジェクトの合計のメモリーサイズ、ROM/RAMの各使用率、セクション/オブジェクトシンボル/モジュール単位の情報、ベクタテーブルやクロスリファレンスです。

メモリー使用量ビューを使うには、

- [ウィンドウ] → [ビューの表示] → [その他...]の [デバッグ]カテゴリから [メモリー使用量]を選択してビューを開いてください。
- プロジェクトによって最初に表示される内容は異なります。
  - Renesas 製ツールチェーン向けの実行可能プロジェクト(Executable project)では、メモリー使用量ビューは (1) サイズ (2) RAM/ROM 使用量とアドレス空間使用量(使用されているアドレス範囲の表示)、(3) 詳細 が表示され、画面下にはマップファイルのパスが表示されます。

サイズ: (1)

|             |          |
|-------------|----------|
| ■ プログラム:    | 5819 バイト |
| ■ 定数:       | 1915 バイト |
| ■ 初期化済みデータ: | 48 バイト   |
| ■ 未初期化データ:  | 1176 バイト |
| ■ データ:      | 48 バイト   |
| ■ スタック:     | 1024 バイト |
| ■ その他:      | 0 バイト    |

RAM/ROM使用量 | アドレス空間使用量

RAM/ROM使用量:

RAM 1% 552KB 2KB 使用 (2)

ROM 1% 4096KB 7KB 使用

セクション

| セクション         | グループ    | 先頭アドレス     | 最終アドレス     | サイズ (...) | アライメン... | 属性  | ロード・アドレ... |
|---------------|---------|------------|------------|-----------|----------|-----|------------|
| SU            | スタック    | 0x00000000 | 0x000000FF | 256       | 4        | --- | ---        |
| SI            | スタック    | 0x00000100 | 0x000003FF | 768       | 4        | --- | ---        |
| B_1           | 未初期化データ | 0x00000400 | 0x00000483 | 132       | 1        | --- | ---        |
| R_1           | データ     | 0x00000484 | 0x000004A1 | 30        | 1        | --- | ---        |
| B_2           | 未初期化データ | 0x000004A2 | 0x000008A9 | 1032      | 2        | --- | ---        |
| R_2           | データ     | 0x000008AA | 0x000008AF | 6         | 2        | --- | ---        |
| B             | 未初期化データ | 0x000008B0 | 0x000008BB | 12        | 4        | --- | ---        |
| R             | データ     | 0x000008BC | 0x000008C7 | 12        | 4        | --- | ---        |
| \$ADDR_C 1... | 定数      | 0x00120050 | 0x0012005F | 16        | 1        | --- | ---        |

マップ・ファイル Tutorial\HardwareDebug\Tutorial.map Map file location

図 5-29 Renesas 製ツールチェーン向けの実行可能プロジェクトでの表示例

- GCC ツールチェーン向けの実行可能プロジェクトでは、(2)の RAM/ROM 使用量が”メモリー領域使用量”(Memory region 毎の使用量)に置き換わります。



図 5-30 GCC ツールチェーン向けの実行可能プロジェクトでの表示例

- c. Renesas ツールチェーン向けのライブラリプロジェクト<sup>注</sup>では(1)がライブラリ情報に置き換わり、画面下にはライブラリリストファイルのパスが表示されます。

注: CC-RX、CC-RLおよびCC-RH ツールチェーンをサポートしています。

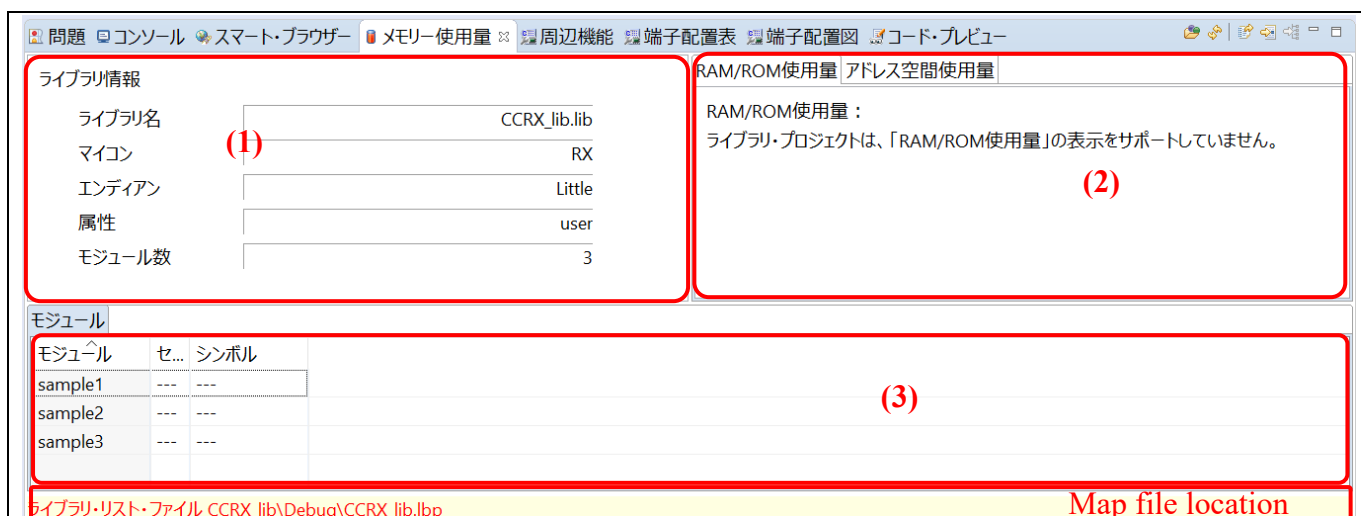


図 5-31 Renesas 製ツールチェーン向けのライブラリプロジェクトでの表示例

- d. GCC ツールチェーン向けのライブラリプロジェクトでは、メモリ使用量ビューは未対応です。

メモリ使用量 ビューの各表示領域の機能を以下に示します。

**サイズ:**

グループ毎の合計サイズを表示します。グループはプログラム、定数、初期化済みデータ、未初期化データ、データ、スタック、その他に分類されます。

注: この機能はサポートされるツールチェーンで作られた実行可能プロジェクトで利用可能です。

**ライブラリ情報:**

選択されたライブラリリストファイル(\*.lib)の情報を、以下の項目として表示します。

- ライブラリ名

- デバイス種別(デバイスファミリー)
- エンディアン
- 属性
- モジュール数(ライブラリを構成するオブジェクト数)

#### RAM/ROM 使用量:

RAM/ROM使用量をバイト数と使用率%、および使用率の棒グラフを以下の色で表示します。

- 75%未満 : 緑
- 75%以上 90%未満 : オレンジ
- 90%以上 : 赤

#### メモリ領域使用量:

GCCツールチェーンを使ったプロジェクトで、リンクスクリプトのMemory Region(MEMORYブロック)のアドレス範囲に対する使用率を表示します。それ以外はRAM/ROM使用量の機能と同様です。

#### アドレス空間使用量 :

プロジェクトが使用するデバイスのメモリ領域別の情報を表示します。各領域について名称、開始・終了アドレス、領域全体のサイズに対する使用量(バイト数と%)を表示します。

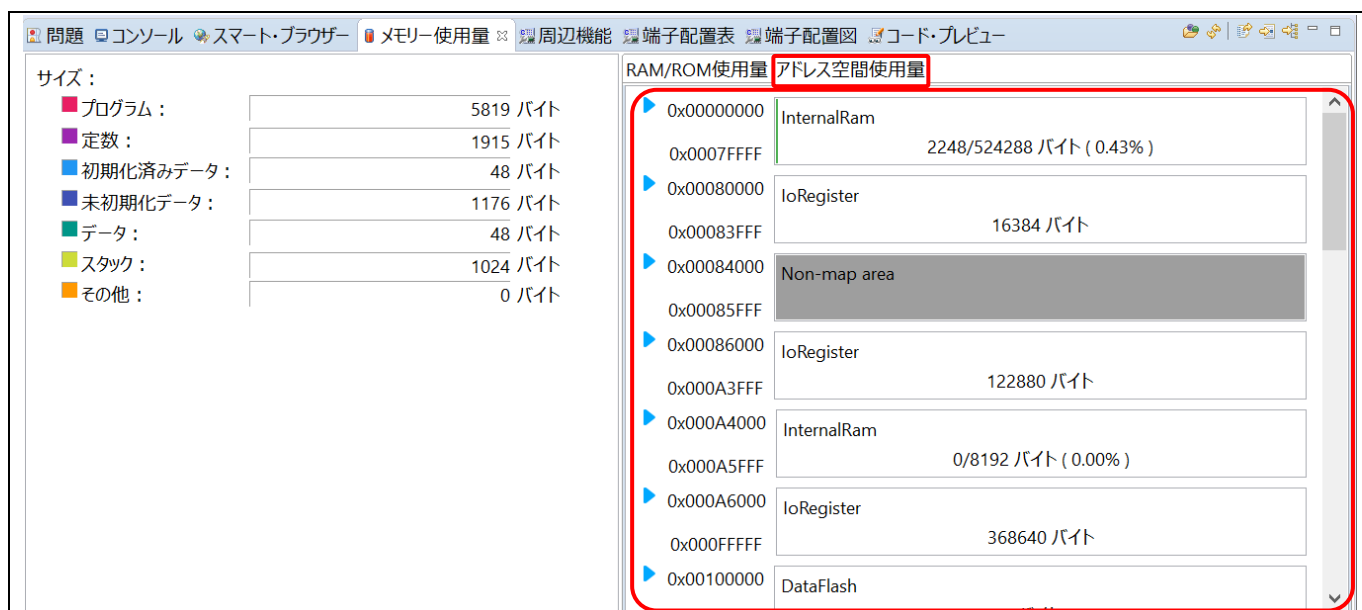


図 5-32 アドレス空間使用量の表示例

メモリ領域を ▶ で展開すると、そのメモリ領域に配置されるセクションが全て表示されます。使用量の棒グラフと同様、セクション毎の使用率で色分けされています。

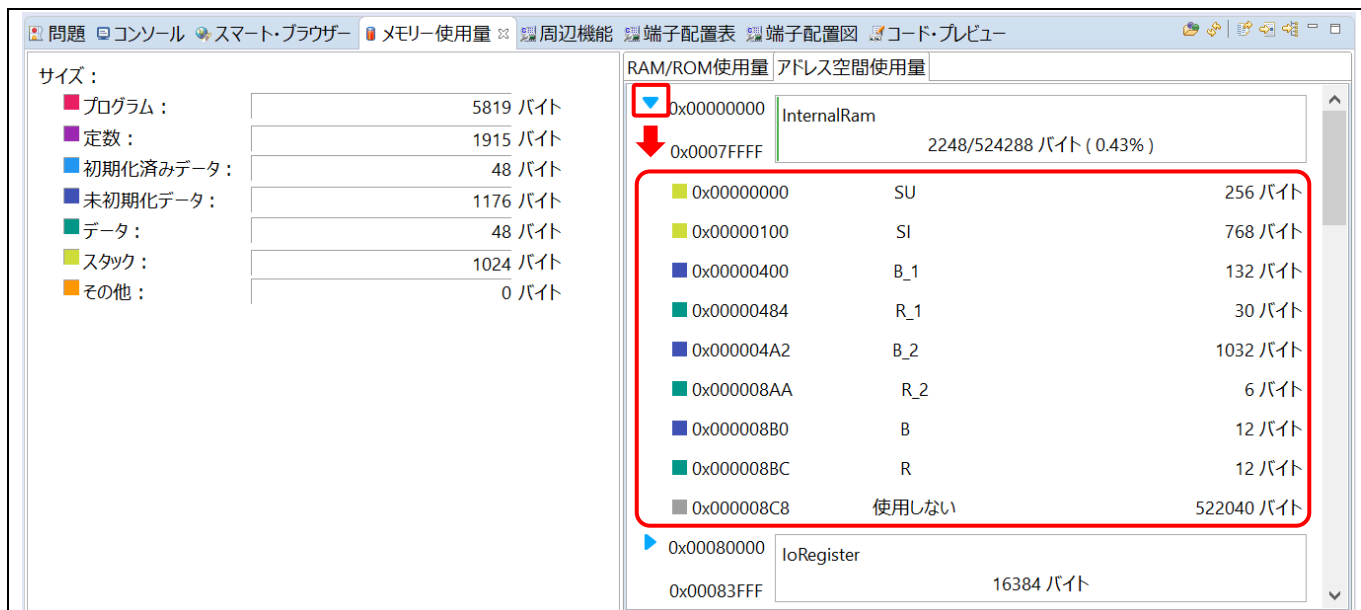


図 5-33 メモリ領域を拡げた様子

### 詳細表示(セクション、オブジェクトファイル、シンボルの一覧) :

アクティブなプロジェクトのマップファイルまたは指定されたマップファイルの情報を表示します。

- [セクション] タブ: マップファイルから得たセクション情報の詳細を一覧で表示します。
- [オブジェクト・ファイル] タブ: マップファイルから得た オブジェクトファイル毎の情報を一覧表示します。
- [シンボル] タブ: マップファイルに出力されたシンボルの詳細を表示します。
- [ベクタ] タブ: マップファイルからベクタテーブルの情報を表示します。Renesas CC-RX/CC-RL/CC-RH のプロジェクトで、マップファイルへのベクタテーブル情報出力オプションが指定された時のみ利用できます。
- [クロスリファレンス] タブ: クロスリファレンスを表示します。実行可能プロジェクトでクロスリファレンス情報がマップファイルに出力されている場合に利用できます。
- [モジュール] タブ: ライブラリに含まれるオブジェクトの情報を表示します。Renesas CC-RX/CC-RL/CC-RH ツールチェーンのライブラリプロジェクトで利用できます。

### マップファイルのパス:

メモリ使用量 ビューの下部に、マップファイル(\*.map)またはライブラリリストファイル(\*.lbp)のワークスペース相対パスを表示します。

## 6. ヘルプ

ヘルプシステムによって、ユーザはワークベンチ内の各ヘルプウィンドウやヘルプ画面から、ヘルプドキュメントのブラウズ、検索、ブックマーク、印刷が可能です。また、ヘルプメニューからe<sup>2</sup> studio専用のオンラインフォーラムにアクセスできます。

[ヘルプ] をクリックしてヘルプメニューをプルダウンしてください。

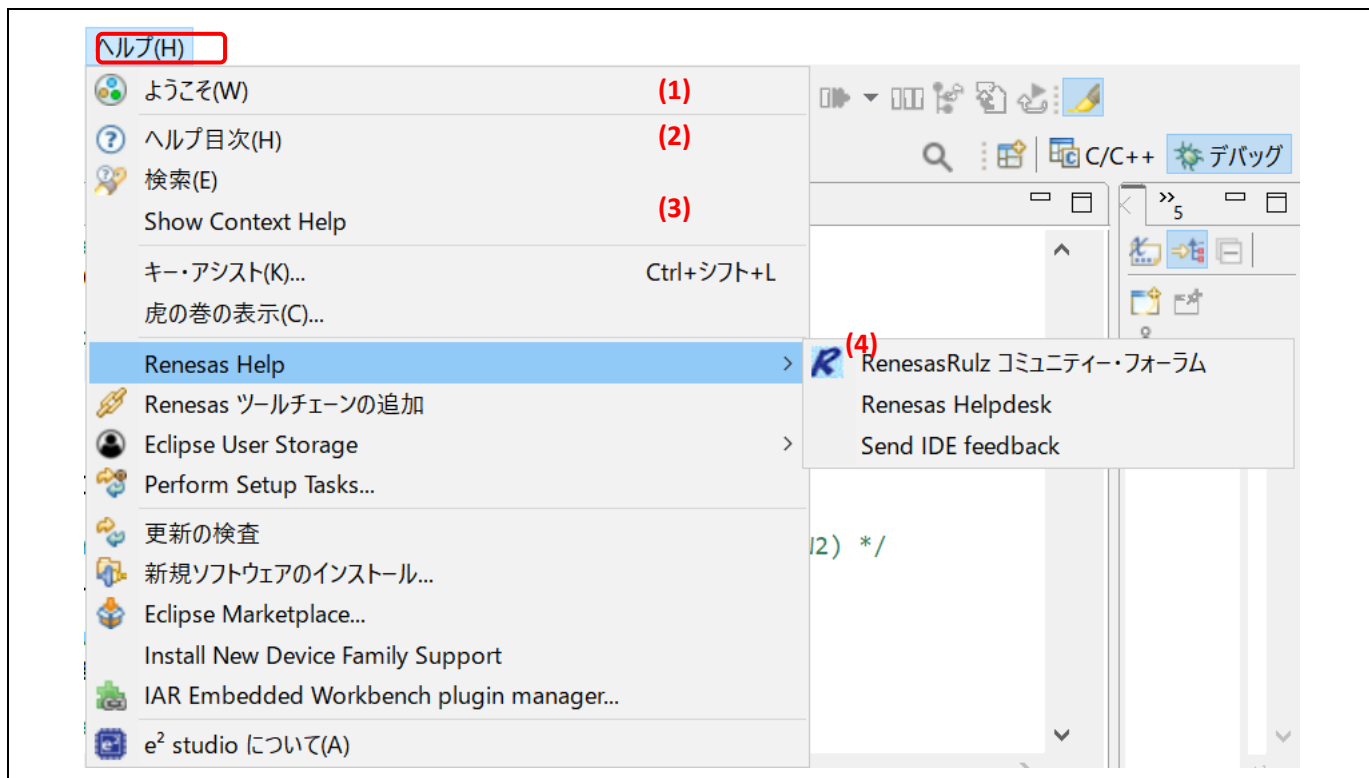


図 6-1 ヘルプ メニュー

ヘルプメニューの機能：

- ① [ようこそ] をクリックすると、e<sup>2</sup> studioの概要、e<sup>2</sup> studioチュートリアルとサンプルプログラムへのリンク、リリースノートを表示します。
- ② [ヘルプ目次] をクリックすると、新たにヘルプウィンドウが開きヘルプを検索できます。  
ヘルプ目次内には多くの有用なコンテンツが入っています。例えば“e<sup>2</sup> studioデバッグ・ヘルプ”にはデバッグの設定、ブレークポイントの使用可能数、などが書かれています。
- ③ [Show Context Help] をクリックすると、ワークベンチにヘルプ画面を開きます。
- ④ [RenesasRulzコミュニティ・フォーラム] をクリックすると、e<sup>2</sup> studio関連のディスカッション参加型オンラインフォーラムにアクセスします。インターネット接続が必要です。

## 改訂記録

## e<sup>2</sup> studio統合開発環境ユーザズマニュアル クイックスタートガイド

| Rev. | 発行日        | 改訂内容 |  |
|------|------------|------|--|
|      |            | ページ  | 概要   |
| 1.00 | 2023.06.21 | -    | 新規発行   |
| 1.10 | 2024.03.26 |      | 64ビット版インストーラの説明内容追加、32ビット版インストーラの説明省略、対応デバイス・ファミリの変更 |

---

e<sup>2</sup> studio ユーザーズマニュアル  
クイックスタートガイド

発行年月日      2024年 3月26日      Rev.1.10

発行              ルネサス エレクトロニクス株式会社

---

e<sup>2</sup>studio  
RX/RL78/RH850/  
RISC-V MCU ファミリ