

ルネサス8ビットシングルチップマイクロコンピュータ  
M37548G2-XXXFP  
QzROM書き込み確認書

(注) 印をすべて記入ください。

ROM番号		
受 付 欄	年 月 日	
	責任者印	担当者印

貴社記入欄	貴社名		発行印	責任者印
	ご連絡先電話番号	( )		
	発行日	年 月 日		

1. ご確認事項

発注される品種名を指定してください。  
フロッピーディスクで発注される場合は3.5インチ2HD/IBMformatを用意してください。  
1マスクファイル当たりフロッピーディスクが1枚必要になります。

マイクロコンピュータ型名 M37548G2-XXXFP

ファイルコード 

--	--	--	--	--	--	--	--

 (16進表示)

マスクファイル名 

--	--	--	--	--	--	--	--

 .MSK(英数字8桁)

(ご注意) 下記のROMデータ領域以外には、データを入れないでください。  
ROMデータ領域……F080<sub>16</sub> ~ FFD3<sub>16</sub>番地、FFD8<sub>16</sub> ~ FFDA<sub>16</sub>番地、FFDC<sub>16</sub> ~ FFFD<sub>16</sub>番地  
オプションデータ領域……10<sub>16</sub>番地

(ご注意2) 機能設定ROMデータ0~2 (FFD8<sub>16</sub> ~ FFDA<sub>16</sub>番地) はデータシートを参考にし、設定値に"1"または"0"が指定されているビットには必ず指定された値を設定してください。

連絡事項(ルネサス 貴社)

注1. ROMデータ確認依頼

当社では提出いただいたファイルの内、マスクファイル変換ユーティリティで生成されたマスクファイルを処理してROM書き込みを行います。したがって、このマスクファイルと生成される製品に書き込まれたROMデータが異なる場合のみ当社はその責を負います。提出いただくマスクファイルの内容については十分に確認をお願いします。  
量産納入の初品にて、必ずシステムとしての機能確認をお願いします。問題があった場合は、早急にご連絡ください。  
初品納入後、二週間以内にご連絡無き場合には、問題がなかったものと判断させていただきます。

注2. ROMオプション(マスクファイル変換ユーティリティ内では"マスクオプション"表記)

ご発注されるROMオプションデータの番地(10<sub>16</sub>番地)には次のデータのいずれかを設定してください。  
ただし、プロテクトしない場合には第三者にROMデータを読み出される可能性があります。

ROMデータをプロテクトする場合… 10<sub>16</sub>番地 

00 <sub>16</sub>
------------------

  
ROMデータをプロテクトしない場合… 10<sub>16</sub>番地 

FF <sub>16</sub>
------------------

(ご注意) ROMオプションデータの番地(10<sub>16</sub>番地)に上記データ以外の設定をされた場合、又は未設定の場合は、弊社でのROMデータ作成ができませんので、データの再提出をお願いすることになります。  
弊社製造時にROMオプション番地(10<sub>16</sub>番地)のデータが、実際のROMコードプロテクト番地(FFDB<sub>16</sub>番地)に書き込まれます。その為、ROMデータ内のROMコードプロテクト番地(FFDB<sub>16</sub>番地)には、FF<sub>16</sub>を設定してください。FF<sub>16</sub>以外のデータが設定されている場合、データの再提出をお願いすることがあります。

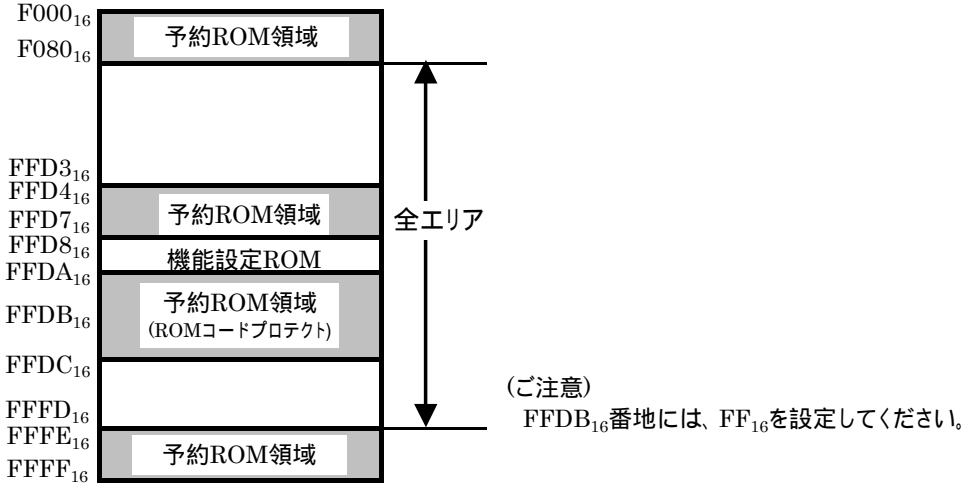
注3. マーク指定

別紙のマーク指定書によりマーク指定をすることが可能です。マーク指定書の提出がない場合は、標準マークになります。マーク指定は20P2E/Fのマーク指定書に必要事項を記入のうえ、本QzROM書き込み確認書に添付して提出してください。

(ご注意) QzROMマイコンでの特殊字体マーキング(貴社商標など)は対応できません。

# ルネサス8ビットシングルチップマイクロコンピュータ M37548G2-XXXXFP QzROM書き込み確認書

## ROMプロテクトエリア



### 2. ご使用条件について

当社出荷検査の参考とさせていただきますので、発注される製品の使用条件について質問します。

(1) 源発振は、次のどの条件で使用されますか？

- セラミック共振子
- 水晶発振子
- RC発振
- 高速オンチップオシレータ
- 外部クロック入力
- その他( )
- 低速オンチップオシレータ

また、その周波数は何MHzですか。  $f(XIN) =$   MHz

(2) 電源電圧は何Vで使用されますか？

標準 =  V    最小 =  V    最大 =  V

(3) 周囲温度は何 で使用されますか？

標準 =     最小 =     最大 =

(4) クロック分周比はどの条件で使用されますか？

- 倍速モード ( $f(\varphi) = \varphi\text{SOURCE}$ の1分周)
- 高速モード ( $f(\varphi) = \varphi\text{SOURCE}$ の2分周)
- 中速モード ( $f(\varphi) = \varphi\text{SOURCE}$ の4分周)
- 低速モード ( $f(\varphi) = \varphi\text{SOURCE}$ の8分周)

(5) P2<sub>0</sub>/X<sub>OUT</sub>/X<sub>COU<sub>T</sub></sub>、P2<sub>1</sub>/X<sub>IN</sub>/X<sub>CIN</sub>端子はどの条件で使用されますか？

- 発振端子を使用しない (P2<sub>0</sub>、P2<sub>1</sub>は入出力ポート)
- X<sub>IN</sub>、X<sub>OUT</sub>端子
- X<sub>CIN</sub>、X<sub>COU<sub>T</sub></sub>端子
- 外部クロック入力 (P2<sub>1</sub>は入出力ポート)

ルネサス8ビットシングルチップマイクロコンピュータ  
M37548G2-XXXXFP  
QzROM書き込み確認書

(6) タイマについて質問させていただきます。

(i) どのタイマを使用されますか？

タイマ1       タイマ2       タイマA

(ii) 使用しているタイマのカウントソースはどの条件で使用されますか？

・タイマ2

$\phi$ SOURCE/16        $\phi$ SOURCE/256       プリスケーラ12出力       タイマAアンダーフロー

・タイマA

[   $\phi$ SOURCE/16        $\phi$ SOURCE/2        $\phi$ SOURCE/32        $\phi$ SOURCE/64  
  $\phi$ SOURCE/128        $\phi$ SOURCE/256       低速オンチップオシレータ出力       X<sub>CIN</sub>入力クロック ]

(iii) アウトプットコンペアは使用されていますか？

使用している (            )チャンネル       使用していない

(iv) インプットキャプチャは使用されていますか？

使用している (            )チャンネル       使用していない

(7) シリアルI/Oは使用されていますか？

使用している       使用していない

[  クロック同期型シリアルI/Oモード       非同期型シリアルI/O (UART) モード ]

(8) A/Dコンバータは使用されていますか？

使用している       使用していない

(9) WDTは使用されていますか？

使用している       使用していない

(10) 発振停止検出回路は使用されていますか？

使用している       使用していない

ご協力ありがとうございました。

3. 特記事項

4. 今後の製品開発の参考とさせていただきますので、本製品へのご要望(改善してほしい特性や機能など)がございましたら、ご記入ください。