

2013年7月23日

「RL78/I1B」の主な仕様

グループ名		RL78/I1B			
項目		仕様			
端子数		80ピン		100ピン	
品名		R5F10MMEDFB	R5F10MMGDFB	R5F10MPEDFB	R5F10MPGDFB
コード・フラッシュ(バイト)		64K	128K	64K	128K
RAM(バイト)		6K	8K	6K	8K
システム・クロック		外部高速クロック 1MHz~20MHz 高速オンチップ・オシレータ・クロック 3MHz~24MHz			
サブシステム・クロック		32.768KHz			
高速オンチップ・オシレータ・クロック周波数補正機能		あり			
低速内蔵発振クロック		15KHz			
24ビット ΔΣA/D コンバータ	入力チャネル数	3ch		4ch	
	SNDR	~80dB (ゲイン×1)			
	サンプリング 周波数	3.906kHz/1.953kHz			
	PGA	電流 ch: ×1, ×2, ×4, ×8, ×16, ×32 電圧 ch: ×1, ×2, ×4, ×8, ×16			
	内部リファレンス	あり			
8/10ビットA/Dコンバータ		4ch		6ch	
コンパレータ		2ch			
LCD	セグメント/コモン 信号組み合わせ	30/8, 32/6, 34/4		38/8, 40/6, 42/4	
	駆動電圧生成方式	内部昇圧/容量分割/外部抵抗分割			
タイマ機能		16ビット:8ch, 12ビット・インターバル・タイマ:1ch, 8ビット・インターバル・タイマ:4ch			
高精度 RTC		1ch			

シリアル I/F	CSI/UART/簡易 I2C	1ch
	UART/簡易 I2C	1ch
	UART/IrDA	1ch
	マルチマスタ I2C	1ch
外部割込み		10ch
データトランスファコントローラ		30 要因
バッテリー・バックアップ機能		あり
他周辺機能		ウォッチドッグ・タイマ, 電圧検出回路(LVD), パワーオンリセット(POR), 安全機能
電源電圧範囲		1.9V~5.5V
動作温度		-40°C~85°C

以上