

2011年6月21日

「EMMA™3SE/P」、「EMMA3SL2/LP」の仕様

■DVB-T/C デモジュレータ

- DVB-T ETS 300-744 準拠
- DVB-C ETS 300-429 準拠

■内蔵 CPU 仕様

- メイン CPU
 - MIPS32® 4KEc®コア搭載
- サブ CPU
 - MIPS32 4KEc コア搭載

■メモリインタフェース

- DDR3:1333MHz, 16bit バス、最大容量 512M バイト
- NOR, NAND, Serial Flash ROM に対応
- 最大 256Gbit の NAND をサポート

■MPEG トランスポート・ストリーム処理エンジン

- ストリーム 3 入力に対応
- MPEG 準拠のトランスポート・ストリームに対応

■ビデオデコーダ

- MPEG2 MP@HL(EMMA3SE/P), MP@ML(EMMA3SL2/LP)
- MPEG4 AVC : HP@L4.2(EMMA3SE/P), HP@L3.0(EMMA3SL2/LP)
- MPEG4 MVC : Stereo HP@L4.1
- VP6, Sorenson Spark

■オーディオコントローラ

- MPEG1 / MPEG2 layer 1 or 2, MP3
- MPEG2 AAC, MPEG4 AAC, HE-AAC V1 L2/L4, V2 L2/L4
- Dolby® Digital, Dolby Digital Plus, MS10 対応
- DTS®
- SPDIF 出力

■ディスプレイ&グラフィクス

- ビデオ 2 プレーン, OSD 2 プレーン, バックグラウンド 1 プレーン
- サブディスプレイ 2 プレーン

■ ペリフェラル

- SATA 1 系統
- HDMI 出力 1 系統
- USB2.0 ホスト・コントローラ 2 系統
- イーサネット・コントローラ 1 系統
- UART 2 系統
- スマートカード I/F 2 系統
- I²C 2 系統
- IR レシーバ, タイマー

■ パッケージ

- 336 ピン プラスチック BGA 17mm×17mm 0.8mm ピッチ

以 上

* MIPS32、4KEc は MIPS Technologies, Inc.の登録商標もしくは商標です。Dolby は Dolby Laboratories, Inc.の登録商標です。DTS は DTS, Inc.の登録商標です。EMMA はルネサス エレクトロニクス株式会社の日本、米国及びその他の国における登録商標または商標です。その他、本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。