

2010年12月2日

R8C/3MQ グループの主な仕様

項目	仕様				
製品名	R8C/3MQ グループ				
型名	R5F213 MCQNNP	R5F213 MAQNNP	R5F213 M8QNNP	R5F213 M7QNNP	R5F213 M6QNNP
CPU	R8C CPU コア				
電源電圧	VCC:2.7V~3.6V(16MHz 動作時)、VCC:2.2V~3.6V(8MHz 動作時)、VCC:1.8V~3.6V(4MHz 動作時)				
最小命令実行時間	62.5nsec(16MHz 動作時)				
基本命令数	89 種				
動作温度範囲	-20~85°C				
内蔵フラッシュメモリ/ 内蔵 RAM	128KB/7.5KB	96KB/7KB	64KB/6KB	48KB/4KB	32KB/2.5KB
内蔵データ フラッシュ	1KB×4 ブロック BGO(バックグラウンドオペレーション)機能付				
内蔵周辺 機能	電圧検出機能 <ul style="list-style-type: none"> • パワーオンリセット • 電圧検出 2 点(電圧検出 1 は検出レベル選択可能) 				
	ウォッチドッグタイマ(14ビットプリスケアラ付)×1 チャンネル				
	データトランスファコントローラ×1 チャンネル				
	タイマ RA 8ビット(8ビットプリスケアラ付)×1 チャンネル				
	タイマ RB 8ビット(8ビットプリスケアラ付)×1 チャンネル				
	タイマ RC 16ビット(キャプチャ/コンペアレジスタ 4 本付)×1 チャンネル				
	タイマ RE 8ビット×1 チャンネル				
	シリアルインタフェース(UART0)(クロック同期/非同期兼用)×1 チャンネル				

項目	仕様
	シンクロナスシリアルコミュニケーションユニット(SSU) (I ² C バスと兼用) ×1 チャンネル
	I ² C バス(SSU と兼用) ×1 チャンネル
	I/O ポート プログラマブル入出力ポート CMOS 入出力:18 (XCIN, XCOU 含む)、プルアップ抵抗選択可能(一部)
アナログフロントエンド部	RF <ul style="list-style-type: none"> RF 周波数:2405MHz~2480MHz 受信感度:-95dBm 送信出力レベル:0dBm
	ベースバンド <ul style="list-style-type: none"> 127 バイト送信 RAM、127 バイト受信 RAM×2 自動 ACK 返信機能 26 ビットタイマ:コンペア機能 3 チャンネル
クロック発生回路	3 回路 <ul style="list-style-type: none"> XIN クロック発振回路 XCIN クロック発振回路(32kHz) 低速オンチップオシレータ 発振停止検出:XIN クロック発振停止検出機能 周波数分周回路:1、2、4、8、16 分周選択 低消費電力機構:標準動作モード(高速クロック、低速クロック、低速オンチップオシレータ)、 ウェイトモード、ストップモード
暗号化機能	有り
パッケージ	40 ピン HWQFN (6.0mm×6.0mm×0.75mm)

以上