

2017 年 11 月 13 日

■RX65N/651 グループの主な仕様(最大仕様)

項目		コードフラッシュ 1.0MB 以下		コードフラッシュ 1.5MB 以上	
グループ名		RX65N	RX651	RX65N	RX651
CPU コア		RXv2			
動作周波数		120 MHz			
Vcc		2.7 - 3.6V			
メモリ	コードフラッシュ	512KB, 768KB, 1MB		1.5MB, 2.0MB	
	Dualbank 機能	-		Yes	
	BGO 機能	-		Yes	
	データフラッシュ	-		32KB	
	SRAM	256 KB		640KB (256KB+384KB)	
DMA		DMAC x 8ch, データトランスファーコントローラ(DTC), EXDMAC x 2ch			
外部バス		8/16 ビットセパレート/マルチプレックス, SDRAM		8/16/32 ビットセパレート/マルチプレックス, SDRAM	
タイマ	汎用タイマ	16 ビットマルチファンクションタイマユニット 8ch 32 ビットマルチファンクションタイマユニット 1ch 16 ビットタイマパルスユニット 6ch 8 ビットタイマ 4ch 16 ビットコンペアマッチタイマ 4ch 32 ビットコンペアマッチタイマ 2ch			
	リアルタイムクロック(バッテリバックアップ機能付き)	1ch			
	独立ウォッチドッグタイマ/ウォッチドッグタイマ	1ch / 1ch			
通信インターフェース	シリアルコミュニケーションインターフェース/シリアルコミュニケーションインターフェース(FIFO 付)	11ch / 2ch			
	I ² C バスインターフェース	2ch		3ch	
	シリアルペリフェラルインターフェース	3ch			

	クワッドシリアルペリフェラル インタフェース	1ch		
	Ethernet, EDMAC	1ch	-	1ch -
	USB2.0 フルスピード	1ch (host/function/OTG)		
	CAN モジュール	2ch		
	SD ホストインタフェース/ SD スレーブインタフェース	1ch / 1ch		
	MMC Host Interface	1ch		
アナログ	A/D コンバータ	12 ビット x 8ch (3ch S&H) + 12 ビット x 21ch		
	D/A コンバータ	2 ビット x 2ch		
暗号	AES	Yes	Yes (Trusted Secure IP に内蔵)	
	True Random Number Generator (TRNG)	Yes	Yes (Trusted Secure IP に内蔵)	
	Trusted Secure IP	-	Yes	
HMI (Human Machine Interface)	CMOS カメライ ンタフェース	PDC (Parallel Data Capture)	1ch	
	グラフィック	GLDC (グラフィ ック LCD コントロ ーラ)	-	1ch
		DRW2D (2D 描画 エンジン)	-	Yes
	その他	CRC32, データオペレーション回路, ポートアウトプットイネーブル, イベントリンクコントローラ, 温度センサ		
	パッケージ	100 ピン LQFP (0.5mm ピッチ, 14x14mm) 144 ピン LQFP (0.5mm pitch, 20x20mm) 100 ピン TFLGA (0.65mm pitch, 7x7mm) 145 ピン TFLGA (0.5mm pitch, 7x7mm)		

		176 ピン LQFP (0.5mm pitch, 24x24mm) 176 ピン LFBGA (0.8mm pitch, 13x13mm) 177 ピン TFLGA (0.5mm pitch, 8x8mm)
--	--	--

以上

*本リリース中の製品名やサービス名は全てそれぞれの所有者に属する登録商標または商標です。