

2013年11月19日

Smart Analog IC101 の主な仕様

機能	性能
入力部(PGA など)	差動 or シングル:4ch 入力
	Zin=5M Ω min.
	PGA 利得:1~32 倍 (10 段階)
	センサーオフセット調整 D/A コンバータ搭載
$\Delta \Sigma$ A/D コンバータ (sps: サンプル/秒)	分解能:16bit (データレート:0.5-16ksps)
	SINAD: 86dB typ.(@3.9ksps)
クロック用発振器	内蔵:20MHz/外付入力可
メモリ(回路初期値内蔵用)	256Bytes flash
温度センサ	内蔵
センサ用バイアス電源	1.2~2.2V(0.1V Step)
出力 I/F	SPI™、UART(データレート:250kbps)
回路電流	1.3mA (TYP)
動作電源範囲	2.7~5.5V
動作温度	-40 ~ 125°C
パッケージ	36pin FPBGA(4×4mm)

以上

* 本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。